

# Ahmad Fatoum

Lebenslauf

## PRAKTISCHE ERFAHRUNG

OKT. 2015 – HEUTE

Werkstudent, SIEMENS PD PA CI TI

*PROFINET, Switching, TSN, Embedded Linux*

Prototypische Evaluation von neuen Switch-ASICs (Marvell SOHO) für die SCALANCE-Reihe. Evaluation, Implementierung und Testen von TSN-bezogenen Technologien unter Linux

OKT 2016 – FEB 2017 & OKT 2017 – FEB 2018

Tutor, Karlsruher Institut für Technologie

*Betriebssysteme / Systemarchitektur*

Halten von wöchentlichen Tutorien zum Fach Betriebssysteme, eine Pflichtveranstaltung im Informatik-Bachelor. Korrektur von Übungsblättern zur Linux-Systemprogrammierung.

FEB 2015 — AUG 2015

Studentische Hilfskraft, Hochschule Aschaffenburg

*Labor für Embedded Systems*

Uploader und Eclipse-Umgebung für C-Programmierung der (Linux) LEGO EV3 Roboter (<http://c4ev3.github.io>).

Bestandteil der Informatikübungen der Bachelorstudiengänge Mechatronik und Elektrotechnik seit 2015. EDUCON-Paper: <http://ieeexplore.ieee.org/document/7474616/>

FEB 2014 — JAN 2015

Werkstudent, Financial.com AG

*Customer Support*

## GRUPPENPROJEKTE

EPL-VIZ 2016 – 2017

*Visualisierungssoftware für Ethernet POWERLINK*

Whitepaper: <https://epl-viz.github.io/whitepaper.pdf>

WIRESHARK 2017

*Netzwerkanalyser*

Erweiterung Ethernet POWERLINK, Abfrage von Hardware-Timestamps, Implementierung Tibia-Protokoll

GLASGOW HASKELL COMPILER (GHC) 2017

*De facto Standard Haskell Compiler*

Überarbeitung Marshalling von Strings zur Windows API

R3K.VHDL 2017

*Basispraktikum Hardwarenaher Systementwurf, KIT*

MIPS R3000 CPU auf FPGA-Basis mit MMIO/VGA

Vollständige Auflistung:

<http://a3f.at/contributions.html>



Friedenstraße 18, 76337 Waldbronn

+49 (0)15 21 809 1044

[ahmad@a3f.at](mailto:ahmad@a3f.at)

<http://a3f.at>

<https://github.com/a3f>

## BACHELORARBEIT

**Generic Industrial Ethernet Communication for the Linux Kernel (Nov 2017–Mär 2018)**

Entwurf einer generischen Kernel/Treiber-Schnittstelle für Echtzeit-Ethernet. Implementierung am Beispiel von openPOWERLINK.

## AUSBILDUNG

2015 – Mai 2018 **Bachelor of Science**

(Voraussichtlich) INFORMATIK

Ergänzungsfach: Nachrichtentechnik  
*Karlsruher Institut für Technologie*

2013 – 2015 **B. Eng. (Ohne Abschluss)**

MECHATRONIK

*Hochschule Aschaffenburg*

2011 – 2013 **Bakkalaureus (Ohne Abschluss)**

MASCHINENBAU

*Ain Shams Universität, Kairo*

2008 – 2011 **Oberschule**

FACHRICHTUNG MATHEMATIK

*Tala, Menoufia, Ägypten*

## AUSZEICHNUNGEN

Okt 2017 **4<sup>th</sup> European Industrial Ethernet Award**  
3. Platz, EPL-Viz

## TECHNISCHE FERTIGKEITEN

Erfahren in C und Unix-Ökosystem

Vertraut mit Perl/XS, VHDL, MIPS und x86 Assembler

Umgang mit Java, C++, Haskell, Prolog u.a.

## VERSCHIEDENES

GRÜNDUNGS- Schaffenburg e.V.

MITGLIED Makerspace im Raum Aschaffenburg

SPRACHEN Deutsch & Arabisch (Muttersprachen)  
Englisch (Verhandlungssicher)