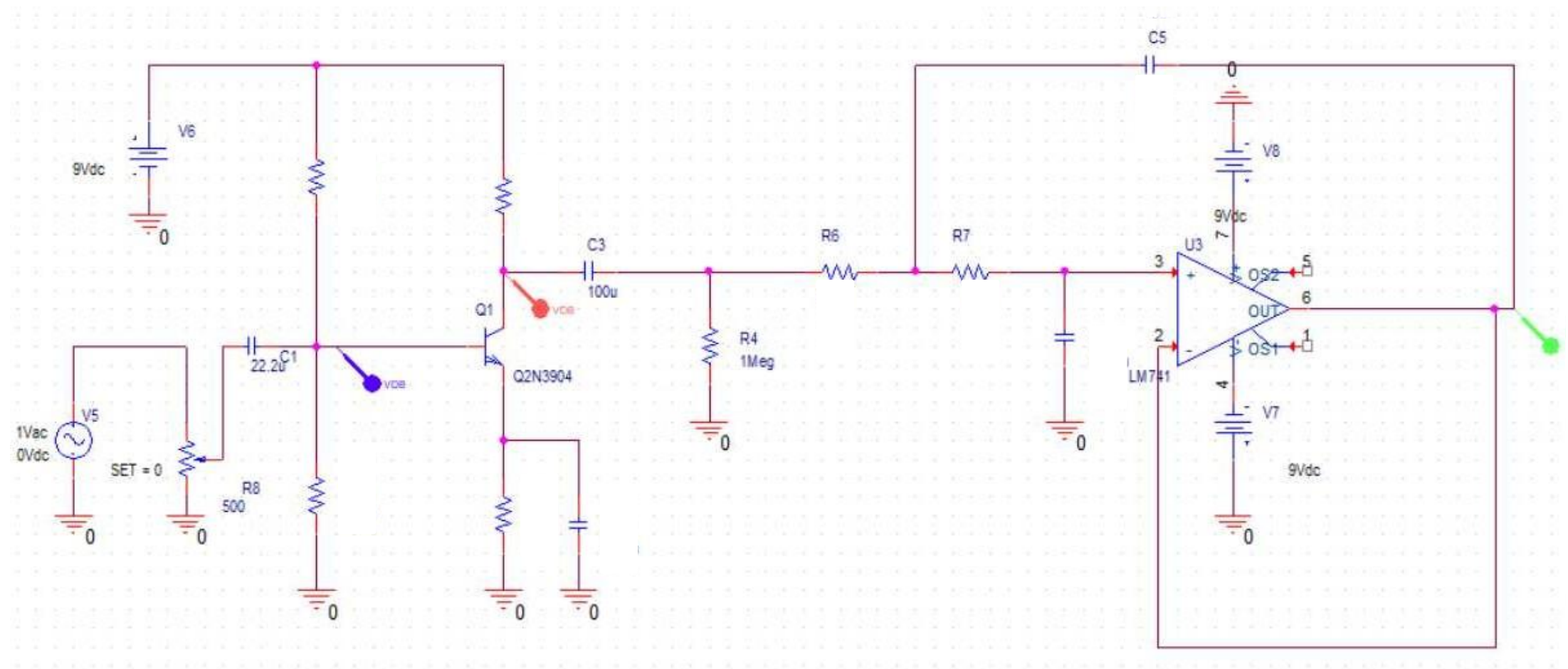


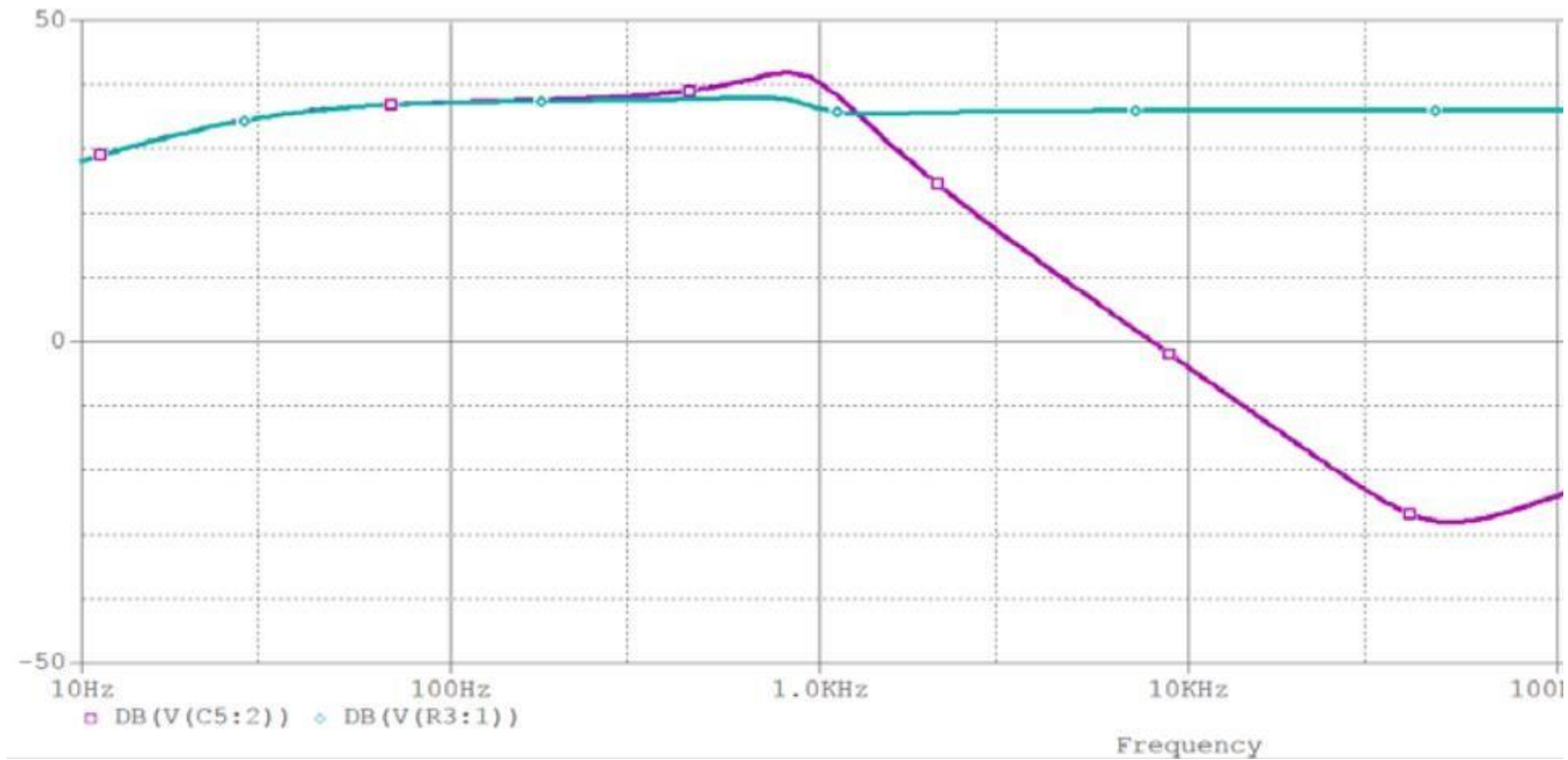
Electronic Circuit Design and Experiment II Project

Project pspice & pads logic

Pspice circuit



Pspice simulation



Process

- Draw schematic by using “PADS LOGIC”
- You can learn how to use PADS Logic by referring to the PADS Design Manual 2024 available on Blackboard.
- Draw layout by using “PADS LOGIC”
- You can learn how to use PADS Logic by referring to the PADS Layout_manual available on Blackboard.
- The tool performs auto-routing, but if the routing pattern is unsatisfactory or fails verification, it needs to be modified.
- Once the layout is completed, a CAM file must be extracted. This process can also be found in the PADS Layout Manual.

*** If you believe you can create a better-performing speaker, you may change the values to something different from the report. However, the CAM file must be submitted by the class on November 26th.**

Available resistor

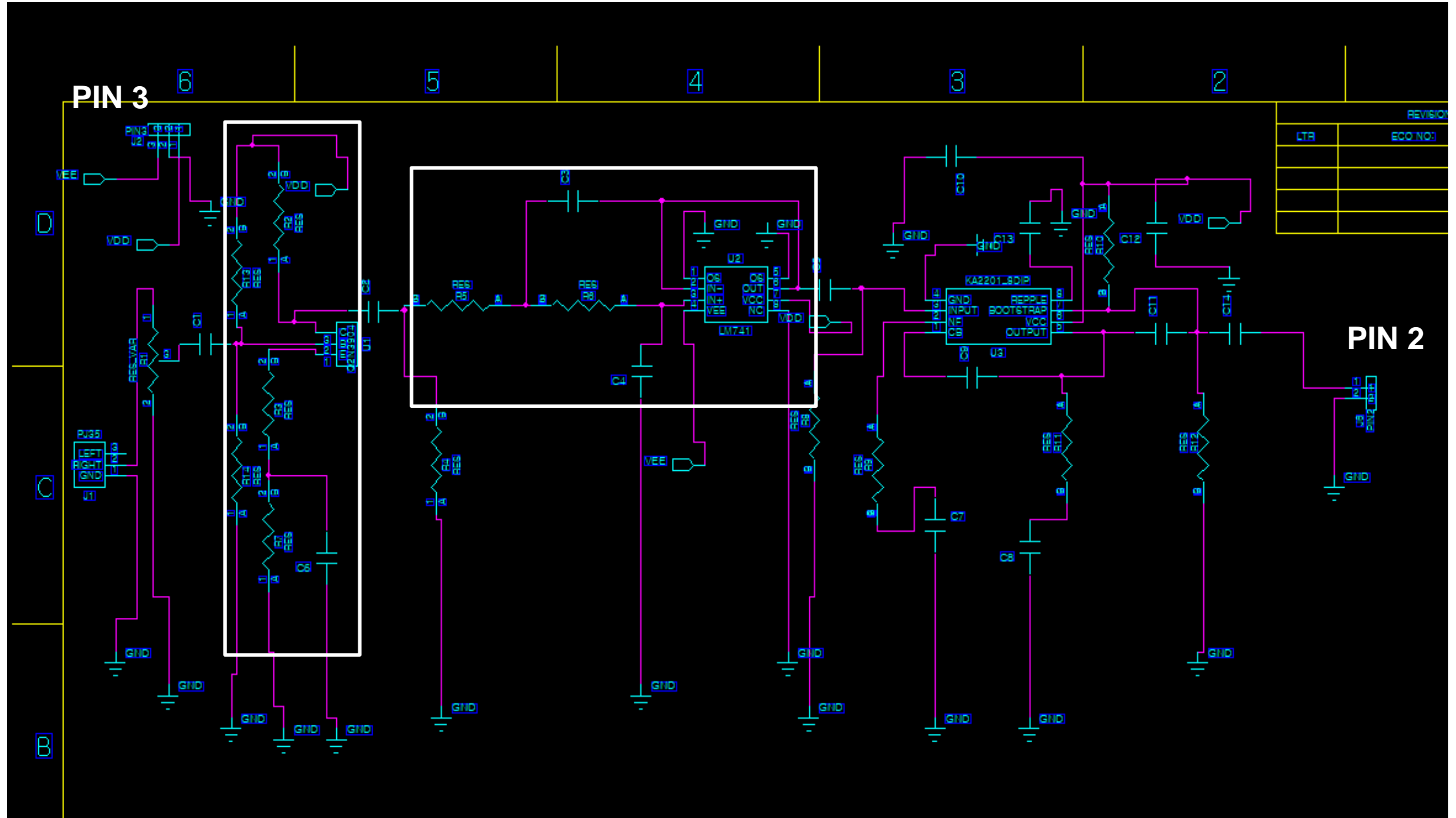
저항	
51에서	56으로 변경
600에서	620으로 변경
13k에서	12k로 변경
165k에서	150k로 변경
3k에서	2.7K로 변경
4k에서	3.9k로 변경
5.1k에서	5K로 변경
5.5k에서	5.6k로 변경
51k에서	47K로 변경
8k에서	8.2k로 변경
9k에서	9.1k로 변경

Available capacitor

캐패시터	
12nF에서	10nF으로 변환
130uF에서	100uF으로 변환
150uF에서	100uF으로 변환
16nF에서	18nF으로 변환
200uF에서	220uF으로 변환
20uF에서	22uF으로 변환
21nF에서	22nF으로 변환
270nF에서	220nF으로 변환
300uF에서	330uF으로 변환
36nF에서	33nF으로 변환
370uF에서	330uF으로 변환
3nF에서	3.3nF으로 변환
450uF에서	470uF으로 변환
4nF에서	3.9nF으로 변환
500uF에서	470uF으로 변환
5nF에서	4.7nF으로 변환
620uF에서	680uF으로 변환

***The list of available resistors and capacitors has been updated.
Please use similar values as replacements.**

Schematic



Schematic

