

Data Acquisition System

La medición constituye un pilar fundamental de la investigación científica. Sin embargo, la cuantificación de una magnitud física solo se puede llevar a cabo a través de la interacción con el sistema y la extracción de la información de interés. A partir de estos conceptos es posible enmarcar la guía del presente capítulo, explorando los métodos que permiten convertir fenómenos físicos en señales que transporten información y las tecnologías que hacen posible la adquisición de dichas señales y su representación en un formato útil para el observador o usuario [1]. El conjunto de procesos diseñados para extraer información de un sistema físico se denomina sistema de adquisición de datos e incluye varias etapas que se ilustran en la figura 1 y se describen a continuación.

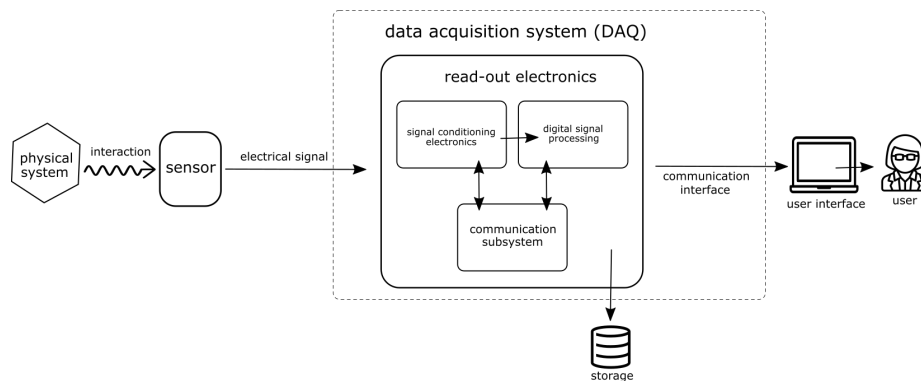


Figure 1: Ilustración de los principales componentes de un sistema de adquisición de datos genérico

En primer lugar, es fundamental identificar un sistema de interés y las variables que se desean medir. Cualquier objeto físico puede ser estudiado siempre que se cuente con el marco teórico y los métodos experimentales adecuados para extraer sistemáticamente sus medidas. Por ejemplo, si se considera el universo observable, es posible medir su tasa de expansión mediante argumentos cosmológicos y un sistema de telescopios que observe cambios en las características de la luz proveniente de diversas galaxias, lo que evidencia la expansión del

universo [2]. Por otro lado, un tumor cerebral puede evaluarse al analizar los cambios en los espines nucleares de los átomos de hidrógeno en los tejidos cerebrales al aplicar un campo magnético potente para alinear estos espines, y luego pulsos de radiofrecuencia para perturbar esta alineación. La respuesta de los espines al campo magnético y a los pulsos de radiofrecuencia se detecta y se utiliza para crear imágenes detalladas de los tejidos cerebrales [3]. Aunque estos ejemplos pueden parecer desconectados, comparten un elemento clave: son sistemas físicos cuyos atributos pueden medirse mediante la interacción con un medio capaz de extraer información.

El medio mencionado es diseñado sistemáticamente para interactuar con el objeto de interés. Estos medios son comúnmente dispositivos llamados sensores, un tipo de transductor capaz de convertir estímulos físicos en señales, generalmente eléctricas. Como se ha mencionado, existe una amplia variedad de sensores diseñados para medir todo tipo de magnitudes físicas, los cuales explotan distintos fenómenos en función de los requisitos de la medición [1]. Por ejemplo, para medir la temperatura de un objeto, se pueden utilizar aleaciones metálicas que cambian su resistividad eléctrica ante variaciones de temperatura [4]. Sin embargo, una cámara fotosensible al espectro infrarrojo también podría cumplir la misma función [5]. Estos sistemas se diferencian en la metodología con la que la información de los cambios de temperatura es transferida al usuario. En el primer caso, se requiere la lectura de la resistividad eléctrica y el conocimiento de su tasa de cambio en función de la temperatura, mientras que en el segundo caso, se emplea un sistema óptico equipado con la tecnología necesaria para convertir la radiación electromagnética en señales eléctricas. Finalmente estas señales pueden ser manipuladas para calcular la temperatura del objeto original utilizando la ley de Planck [6].

Para lograr la extracción y transferencia efectiva de información hacia el observador, esta debe ser presentada en un formato que permita su codificación, transporte y almacenamiento sin pérdidas. En este contexto, las señales eléctricas, y por ende los dispositivos electrónicos, desempeñan un papel crucial en los sistemas modernos de adquisición de datos. Estos sistemas integran tanto componentes analógicos como digitales en sus diferentes etapas, tal como se ilustra en la figura 1.

En general, las señales provenientes del sensor o detector deben ser tratadas y acondicionadas según las características que se deseen resaltar y preservar. Por ejemplo, es común que factores externos e internos de los sistemas electrónicos introduzcan señales no deseadas, conocidas como ruido, en la señal de interés, lo que hace necesario el uso de filtros de frecuencia o amplitud. Además, puede ocurrir que la señal generada por el sensor sea muy débil y las etapas subsecuentes no tengan la resolución adecuada para procesarla, por lo que se deben implementar amplificadores de distintos tipos. En otros casos, es necesario transformar el tipo de señal que transporta la información, por ejemplo, de carga a voltaje o de voltaje a corriente. Estas tareas suelen ser realizadas por cir-

cuitos de dispositivos analógicos, conocidos como etapas de acondicionamiento de señales, que algunos autores denominan analog front-end [7].

Sin embargo, ante grandes volúmenes de datos, se requieren sistemas de cómputo con la capacidad de manejar señales con alta precisión, almacenar datos sin degradación y ejecutar operaciones complejas a gran velocidad, predominando los circuitos digitales como la tecnología principal en este ámbito. Como resultado, las etapas de procesamiento en los sistemas de adquisición de datos (DAQ) modernos están generalmente basadas en esta tecnología. Estos sistemas utilizan señales discretas, que representan información en forma de bits (0s y 1s), en contraste con las señales analógicas continuas. Como se mencionó anteriormente, estos sistemas aplican sobre las señales diversas operaciones, que pueden incluir clasificación, discriminación y la ejecución de operaciones matemáticas. Entre los principales exponentes de la electrónica digital se encuentran plataformas como procesadores o CPUs, FPGAs, ASICs, GPUs, DSPs, SoCs y computadoras cuánticas. Cada una de estas plataformas posee características únicas que las hacen especialmente adecuadas para diversas aplicaciones en el procesamiento de datos [8].

Si bien las plataformas mencionadas pueden ejecutar operaciones en línea, es decir, procesan las señales en la medida que ingresan al sistema, es necesario enviar la información a etapas externas del DAQ para llevar a cabo actividades como el almacenamiento, posprocesamiento, interacción con otros sistemas de detección (trigger) y transferencia a interfaces de alto nivel de abstracción como las computadoras de escritorio, para que el usuario pueda acceder a ella. Dependiendo de la complejidad de la aplicación y por ende del DAQ, distintos tipos de interfaces de comunicación pueden ser utilizados. Algunos ejemplos de estos protocolos, abarcando desde tecnología de consumo hasta grandes distribuciones de servidores son: RS-232, RS-485, USB, GPIB, Ethernet, Wi-Fi, Modbus/TCP, CAN Bus, Profibus, Profinet, SCADA, EtherCAT, MMS, MQTT, OPC UA, LHC Computing Grid, INFN-Tier-1 [9] [10].

Finalmente,

en el marco teórico se explicarán las principales partes de un DAQ con el fin de contextualizar y ampliar conceptos importantes en el trabajo

Como se expuso anteriormente, los electrones multiplicados son recogidos en los electrodos de salida del GEM, resultando una señal de corriente eléctrica que puede ser medida y analizada. Dependiendo de los objetivos del experimento, distintas etapas electrónicas pueden ser implementadas a continuación. Sin embargo, el objetivo de estas converge a preservar y transportar la información física de interés contenida en la señal, optimizando factores clave como [11]:

- Supresión de ruido
- Reducción del tiempo muerto

- Reducción del déficit balístico para mejorar la resolución y reducir la distorsión de los picos

Aunque los distintos tipos de detectores generan señales eléctricas únicas, dependiendo de los procesos físicos que ocurren en su interior, es posible identificar características comunes que facilitan la comprensión de conceptos clave en el acondicionamiento y procesamiento de señales.

0.0.1 Características generales de un pulso

Las señales producidas por un detector son, en general, de naturaleza pulsada. En este contexto, se puede asociar la detección de un evento con una perturbación, denominada pulso, que se define sobre la línea base de la señal de salida. La figura 2 muestra un ejemplo genérico de un pulso individual, utilizado para ilustrar algunas de sus características principales.

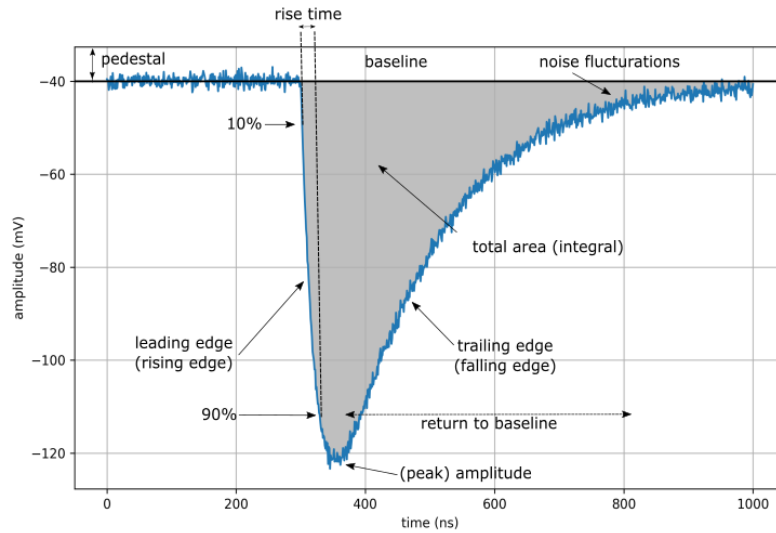


Figure 2: Pulso típico genérico para ilustrar las principales características. Reproducido a partir de [12]

Según [11], suponiendo que la señal generada por el detector es corta comparado con los tiempos típicos de procesamiento de la electrónica de lectura, las cantidades que caracterizan un pulso son:

- La amplitud máxima del pulso: también conocida como altura del pulso, es el valor máximo que alcanza la señal. En sistemas lineales, este valor es proporcional a la energía primaria depositada en el detector.

- Tiempo de pico: Es el momento en el tiempo en el que se alcanza la amplitud máxima del pulso.
- Área o integral del pulso: Representa el área bajo la curva del pulso. En sistemas lineales y para señales cortas tipo δ , su valor debería ser proporcional a la energía primaria depositada.
- Ancho del pulso: Se refiere a la duración del pulso, que generalmente se define como el ancho total a la mitad de la altura máxima (FWHM, por sus siglas en inglés).
- Bordes de subida y bajada: Son las pendientes ascendente y descendente del pulso.
- Tiempo de subida: Caracteriza la rapidez con la que el pulso aumenta. Comúnmente se define como el tiempo necesario para que el pulso pase del 10% al 90% de su amplitud máxima, aunque existen otras definiciones.
- Tasa de variación (Slew rate): Indica el cambio de voltaje por unidad de tiempo dV/dt y se expresa en unidades de V/s .
- Línea base o valor de pedestal: Es el valor de salida cuando no hay ninguna señal de entrada. Define el nivel 'cero' desde el cual se mide la altura de la señal. Aunque generalmente la línea base tiene un valor fijo, pueden ocurrir desviaciones durante un cierto (y breve) período de tiempo. Estas desviaciones se conocen como desplazamientos de la línea base.
- Tiempo de retorno a la línea base: Es el tiempo necesario para que la amplitud del pulso vuelva al valor de la línea base.
- Suboscilación: Se refiere a la parte de la amplitud de un pulso que tiene un signo opuesto (con respecto a la línea base) en comparación con la amplitud principal.
- Señal unipolar: Es una forma de pulso en la que, salvo por las fluctuaciones de ruido, el valor de la amplitud se mantiene por encima o por debajo de la línea base en todo momento t . Por lo general, también se incluyen en esta definición las señales con pequeñas suboscilaciones.
- Señal bipolar: Es una forma de pulso en la que la parte del pulso que ocurre más tarde en el tiempo tiene un signo opuesto al de la parte que ocurre primero.

0.1 Tratamiento y acondicionamiento de Señales

Próxima al detector, se encuentra la etapa denominada front-end, que típicamente comprende electrónica analógica para la amplificación de la señal, shaping y discriminación, así como digitalización y transporte. A continuación pueden encontrarse sistemas de más alto nivel como procesadores digitales y de adquisición de

datos, que permiten transformar las señales y extraer la información necesaria para su posterior estudio. En la figura 3 se observa un esquema genérico de la electrónica de front-end de un detector.

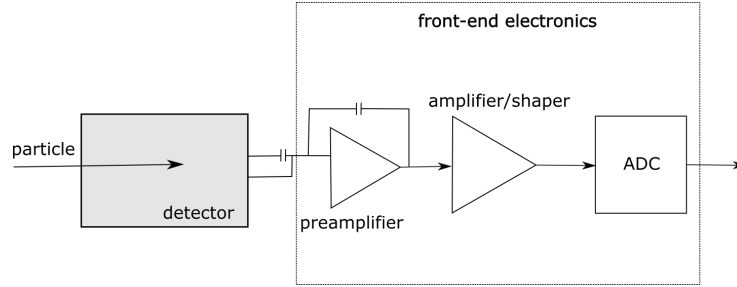


Figure 3: Un esquema de electrónica de front-end típico, utilizado a menudo para la lectura de un detector, que incluye amplificación, conformación de impulsos y digitalización (representada aquí por un ADC).

Los sistemas involucrados en la electrónica de front-end, deben cumplir con tres características: (a) ser causales, (b) invariantes en el tiempo, y (c) lineales al menos en la primera etapa de amplificación. Un sistema se considera causal si, en cualquier momento, solo depende del valor de su entrada en ese instante. Es invariante en el tiempo si la relación entre la salida y la entrada, por ejemplo, el ratio $\text{señal}_{\text{entrada}}/\text{señal}_{\text{salida}}$ no varía con el tiempo [12]. La linealidad del sistema implica que el pulso de salida (por ejemplo, $v_{\text{out}}(t)$) no depende del tamaño de la señal de entrada (por ejemplo, $i_{\text{in}}(t)$), esto es,

$$v_{\text{out}}(\alpha \times i_{\text{in}}(t)) = \alpha \times v_{\text{out}}(i_{\text{in}}(t))$$

Tal es el caso de los detectores GEM. Las corrientes típicas medidas en su salida pueden ser muy pequeñas, del orden de nanoamperios [citar]. Por lo tanto, es necesario implementar etapas de preamplificación y amplificación, hasta lograr señales con características adecuadas para su digitalización y el subsecuente procesamiento. Sin embargo, si se busca procesar señales de voltaje, es necesario conectar una resistencia R en serie con la salida del detector para medir una señal de voltaje V en sus terminales, de acuerdo a la ley de Ohm,

$$V = RI$$

Preamplificador

Como expone [11], La función principal del preamplificador es captar la señal del detector sin deteriorar notablemente la SNR inherente. Por ello, el preamplificador se ubica generalmente lo más cerca posible del detector para reducir la carga capacitiva (C) sobre este. El preamplificador de voltaje amplifica directamente la señal de voltaje V_{in} , manteniendo una alta impedancia de entrada Z_{in}

y una baja impedancia de salida Z_{out} para asegurar una transferencia eficiente y reducir la influencia del ruido. En ambos casos, la linealidad del preamplificador es crucial para que la relación $V_{\text{out}}/V_{\text{in}}$ se mantenga constante, lo cual es esencial para la precisión en la medición [13].

Por otro lado, un preamplificador de carga convierte una señal de carga Q generada por el detector en un voltaje proporcional V , dada la relación:

$$V = \frac{Q}{C}$$

La figura 4 ilustra su comportamiento típico sobre la señal del detector.

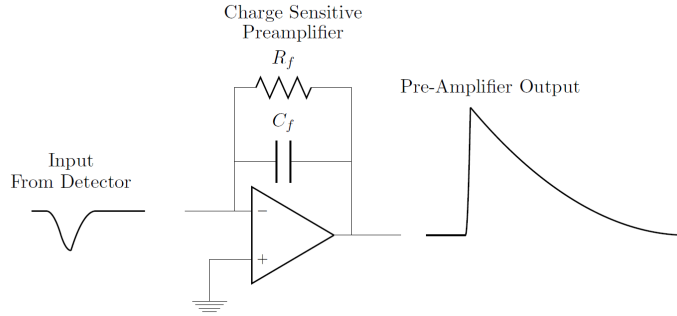


Figure 4: Ilustración del comportamiento típico del preamplificador de carga.

Como explica [8], la amplificación por etapas de una señal ofrece numerosas ventajas significativas. Principalmente, permite reducir el ruido generado en cada etapa individual, resultando en una señal final más limpia y menos propensa a la distorsión. Este método también mejora la estabilidad del sistema al distribuir la amplificación, evitando la saturación que podría ocurrir con una amplificación intensa en una sola etapa. Además, facilita el control preciso de la ganancia y la adaptación de impedancias entre diferentes componentes, lo cual mejora la eficiencia y la transferencia de la señal. La amplificación gradual es particularmente útil para manejar señales débiles, amplificándolas sin riesgo de distorsión. Asimismo, distribuye la carga térmica generada, disminuyendo el riesgo de sobrecalentamiento de los componentes.

Amplificador

En general, se realiza mediante un amplificador operacional con una resistencia en realimentación. Como modelo matemático, el detector, representado como una capacitancia a descargar, suministra la señal de corriente i_s a través de la resistencia R_s a un nivel de referencia en un tiempo Δt . Si el tiempo de descarga

es grande comparado al tiempo de duración de la señal

$$(\tau = R_S C_D \gg \Delta t)$$

en cierto sentido, el detector integra la señal de corriente en la capacitancia del detector

$$(V_D = Q_S / C_D)$$

y a la entrada del amplificador se tiene el voltaje

$$v_{in}(t) = V_D \exp(-t/R_S C_D)$$

El voltaje de salida es proporcional a v_{in} y el sistema opera como un amplificador de voltaje [1]:

$$v_{out}(t) = -\frac{R_f}{R_S} v_{in}(t) = -\frac{R_f V_D}{R_S} \exp(-t/R_S C_D).$$

Signal Shaping

En la cadena de modulación de señales de la electrónica de front-end, la etapa de shaping es un circuito electrónico diseñado para modificar la forma de una señal de pulso para mejorar su calidad y adecuarla a las necesidades de procesamiento posterior. Está encargado de transformar las señales pulsadas del detector, que pueden tener formas variadas, en pulsos uniformes y bien definidos. Esto es crucial para evitar la superposición de pulsos (pile-up) y reducir el ruido mediante filtrado de frecuencia [13].

Los pulsos electrónicos generados por el preamplificador tienen tiempos de decaimiento típicos que varían entre unos pocos nanosegundos y varios microsegundos. Si llegan señales adicionales durante el tiempo de decaimiento, puede ocurrir pile-up a pesar de que el capacitor de retroalimentación del preamplificador se descargue. Para mitigar esto, se utilizan filtros pasa-altos y pasa-bajos, que permiten separar las señales superpuestas y moldear los pulsos de salida en formas más Gaussianas. Además, los filtros ayudan a reducir el ruido blanco que afecta a todas las frecuencias, mejorando así la SNR [12].

Digitalización

De acuerdo a [11], la digitalización de las señales provenientes de un detector es crucial debido a la precisión y flexibilidad que ofrece frente a los métodos analógicos tradicionales. Con el avance de los convertidores analógico-digitales (ADC) de alta velocidad y buena resolución desde los años 90, la posibilidad de procesar digitalmente los pulsos de los detectores se ha consolidado.

Las ventajas de este enfoque incluyen una flexibilidad ilimitada en la elección de parámetros de conformación, mayor estabilidad al eliminar el riesgo de derivas

debido a cambios de temperatura o voltaje, y la capacidad de realizar análisis más detallados con múltiples salidas de un mismo detector. Además, la manipulación digital no introduce ruido adicional y permite la implementación precisa de formas de pulso que serían difíciles o imposibles de lograr en circuitos analógicos. Sin embargo, una desventaja potencial es la limitación en la precisión del tiempo de detección, ya que los sistemas digitales están restringidos a la frecuencia de muestreo más cercana, lo que puede ser menos exacto que los métodos analógicos simples en aplicaciones que requieren una temporización muy rápida.

La función principal de un ADC es generar un código digital o número en su salida, que sea proporcional a la tensión analógica suministrada a su entrada. En un ADC genérico, las conversiones se realizan de forma continua a una frecuencia de reloj fija. Por ejemplo, un reloj de 500 MHz producirá 500 MSPS (Megasamples per Second), lo que equivale a una muestra cada 2 ns.

Un número binario con n bits puede representar 2^n valores. Durante la digitalización, el rango de voltaje desde V_{\min} (usualmente $V_{\min} = 0$) hasta V_{\max} se subdivide en $2^n - 1$ intervalos, a cada uno de los cuales se le asigna un valor binario. Si la conversión es lineal, el rango se divide en intervalos de tamaño igual. El paso de voltaje más pequeño corresponde al bit menos significativo (LSB, por sus siglas en inglés), que se encuentra más a la derecha en un número binario. En un convertidor analógico-digital (ADC) de n bits, un LSB corresponde a un paso de voltaje de:

$$1 \text{ LSB} = \frac{V_{\max} - V_{\min}}{2^n - 1}$$

En un ADC ideal, cada conversión de voltaje de entrada a código de salida es independiente, perfectamente lineal y ocurre instantáneamente. Sin embargo, las imperfecciones en los ADCs reales limitan tanto la frecuencia máxima de muestreo como la linealidad y la precisión de la conversión [12].

0.2 DAQ and Digital Processing

Si bien existen diversos tipos de hardware programable para el despliegue de sistemas embebidos como los microcontroladores y procesadores, en función de los requerimientos impuestos por un ADC de alta velocidad y la necesidad de contar con una plataforma flexible para la evolución de un sistema de detección experimental, es necesaria la implementación de un dispositivo basado en FPGA. En la figura 5 se ilustra la ubicación típica de la plataforma digital de procesamiento en la cadena de lectura de un detector.

FPGA

Una FPGA es un tipo de circuito integrado reconfigurable que permite a los usuarios personalizar su arquitectura interna para realizar tareas específicas, lo

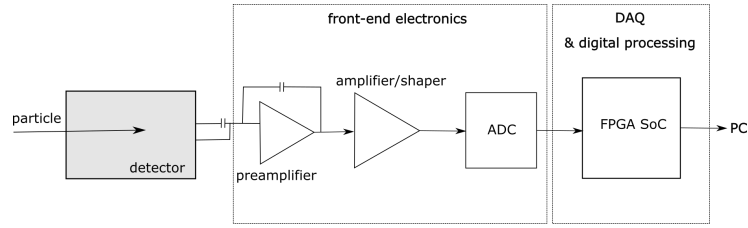


Figure 5: Un esquema de la cadena de electrónica usualmente utilizado para la lectura de un detector, que ilustra la etapa de adquisición y procesamiento digital a continuación de la etapa de front-end.

que las diferencia de los microprocesadores tradicionales que siguen un conjunto de instrucciones fijas. Estas matrices de puertas programables en campo son ampliamente utilizadas en aplicaciones que requieren procesamiento en paralelo y alta flexibilidad, como en sistemas de telecomunicaciones y procesamiento de señales digitales.

La capacidad de ser reprogramadas múltiples veces les otorga una ventaja significativa en términos de adaptabilidad a nuevas necesidades sin requerir cambios físicos en el hardware. Para programar una FPGA, se emplean lenguajes de descripción de hardware (HDL), como VHDL o Verilog, lo que permite definir circuitos personalizados que se cargan directamente en el dispositivo, haciendo que se comporten según el diseño especificado [14].

Este tipo de arquitectura ofrece baja latencia, lo cual es esencial para manejar el alto volumen de datos generados por los ADCs de alta velocidad. Además, su capacidad de procesamiento paralelo permite el manejo eficiente de altas tasas de muestreo, asegurando que los datos provenientes del detector se procesen minimizando la pérdida de información. En particular, las FPGA proporcionan una flexibilidad considerable en el diseño y la implementación de algoritmos de procesamiento de señales, contando con módulos de hardware dedicado a esta tarea llamados DSP (Digital Signal Processor) [15].

FPGA SoC

No obstante, como expone [16], los avances en tecnología FPGA se han direccionado al desarrollo de sistemas híbridos como los SoC. De acuerdo a [17], Un FPGA SoC es un dispositivo que combina en un solo chip la flexibilidad programable de una FPGA, también denominado PL (Programmable Logic), con las capacidades de procesamiento de un procesador o PS (Processing System), típicamente basado en la arquitectura ARM. La figura 6 ilustra la infraestructura típica de un SoC.

Esta configuración permite aprovechar lo mejor de ambos mundos: la capacidad de realizar tareas complejas y variables mediante software y, al mismo tiempo, la ejecución de operaciones intensivas en paralelo y en tiempo real mediante la lógica programable de la FPGA. Además, esta integración incluye funcionalidades adicionales como procesamiento digital de señales (DSP), dispositivos de señal mixta, y la posibilidad de reemplazar otros componentes dedicados como los ASICs (Application-Specific Integrated Circuits) o ASSPs (Application-Specific Standard Products), todo en un solo dispositivo, optimizando así el rendimiento y la eficiencia energética para aplicaciones específicas.

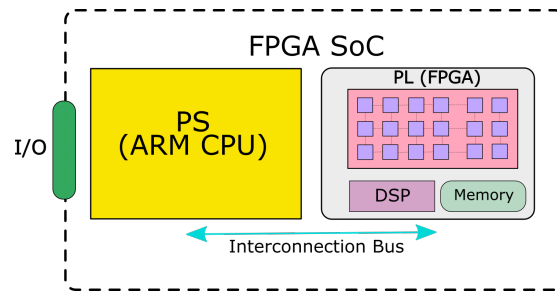


Figure 6: Arquitectura típica de un FPGA SoC.

0.2.1 Procesamiento Digital de Pulsos

Como se explicó en el apartado de electrónica de front-end, los filtros analógicos suelen aplicar una combinación de diferenciaciones e integraciones de la forma de onda de voltaje para transformarla en una forma similar a la de una gaussiana, cuya amplitud es proporcional al voltaje V y, por lo tanto, a la energía de la radiación. Sin embargo, de acuerdo a [18], en el enfoque digital, tras la digitalización de la señal utilizando un ADC, se aplica un filtro matemático a esta serie de valores digitales para eliminar los componentes de ruido de alta frecuencia, mejorando así la SNR y determinando la amplitud de voltaje V .

Este enfoque presenta ventajas significativas en comparación con el procesamiento de señales analógicas tradicional, entre las cuales destacan [19]:

- Aplicación de análisis considerando diferencias pulso a pulso: Permite analizar cada pulso individualmente, teniendo en cuenta sus particularidades.
- Análisis de señales de carga inducida transitoria: Facilita la interpretación de señales transitorias que pueden ser difíciles de captar con métodos analógicos.
- Mejora del parámetro de tiempo muerto: Reduce las limitaciones temporales que pueden afectar la adquisición continua de señales.

- Captura fácil de señales, incluida la implementación de análisis complejos: Simplifica la adquisición de datos y permite realizar análisis detallados y sofisticados.
- Procesamiento de señales con criterios basados en coincidencias (diferentes detectores o diferentes partes del mismo detector): Facilita la correlación de eventos entre múltiples detectores o áreas de un detector.
- Aplicación efectiva de post-procesamiento de datos: Permite el pre-análisis de formas de onda, modelado de pulsos y verificación de algoritmos de deconvolución de superposición de pulsos (pulse pile-up).

La implementación de procesadores digitales de pulsos (DPP) en FPGA, gracias a su riqueza en recursos lógicos digitales, les permite soportar múltiples modos de adquisición, como análisis de altura de pulso, escalado de canales múltiples, escalado de espectros múltiples y adquisición en modo de lista con marcas de tiempo. Además, ofrecen funcionalidades muy especializadas como discriminación y corrección de la forma del pulso, rechazo de superposición de pulsos (pulse pile-up), conteo sin pérdidas y otras características que respaldan la medición. Adicionalmente, múltiples DPP pueden operar de manera sincronizada para permitir la correlación temporal de eventos provenientes de múltiples fuentes de señal, como detectores separados o segmentos de un mismo detector.

En el capítulo System, se desarrolla la aplicación de los conceptos expuestos en este capítulo, en un sistema experimental de lectura y procesamiento para detectores GEM.

0.3 Montaje Experimental

0.4 Resultados

0.5 Análisis y conclusiones

Bibliography

- [1] J. G. Webster and H. Eren, *Measurement, Instrumentation, and Sensors Handbook: Two-Volume Set*. CRC press, 2018.
- [2] S. Weinberg, “The first three minutes,” *FLAMINGO, Fontana*, 1976.
- [3] R. R. Ernst, G. Bodenhausen, and A. Wokaun, *Principles of nuclear magnetic resonance in one and two dimensions*. Oxford university press, 1990.
- [4] R. Scarr and R. Settrington, “Thermistors, their theory, manufacture and application,” *Proceedings of the IEE-Part B: Electronic and Communication Engineering*, vol. 107, no. 35, pp. 395–405, 1960.
- [5] R. G. Driggers, M. H. Friedman, and J. Nichols, *Introduction to infrared and electro-optical systems*. Artech House, 2012.
- [6] K. S. Krane, *Modern physics*. John Wiley & Sons, 2019.
- [7] V. Kledrowetz, R. Prokop, L. Fucik, and J. Haze, “A fully differential analog front-end for signal processing from emg sensor in 28 nm fdsoi technology,” *Sensors*, vol. 23, no. 7, p. 3422, 2023.
- [8] J. G. Proakis, *Digital signal processing: principles, algorithms, and applications, 4/E*. Pearson Education India, 2007.
- [9] R. Zurawski, *Industrial communication technology handbook*. CRC press, 2014.
- [10] G. Bortolotti, A. Cavalli, L. Chiarelli, A. Chierici, S. Dal Pra, L. Dell’Agnello, D. De Girolamo, M. Donatelli, A. Ferraro, D. Gregori, et al., “The infn tier-1,” in *Journal of Physics: Conference Series*, vol. 396, p. 042016, IOP Publishing, 2012.
- [11] G. F. Knoll, *Radiation detection and measurement*. John Wiley & Sons, 2010.
- [12] H. Kolanoski and N. Wermes, *Particle Detectors: Fundamentals and Applications*. Oxford University Press, USA, 2020.

- [13] W. R. Leo, *Techniques for nuclear and particle physics experiments: a how-to approach*. Springer Science & Business Media, 1994.
- [14] S. D. Brown and Z. G. Vranesic, *Fundamentals of digital logic with VHDL design*, vol. 70125910. McGraw-Hill New York, 2000.
- [15] U. Meyer-Baese and U. Meyer-Baese, *Digital signal processing with field programmable gate arrays*, vol. 65. Springer, 2007.
- [16] I. Bravo-Muñoz, A. Gardel-Vicente, and J. L. Lázaro-Galilea, “New applications and architectures based on fpga/soc,” 2020.
- [17] AMD, “Zynq-7000 soc.” <https://www.amd.com/en/products/adaptive-socs-and-fpgas/soc/zynq-7000.html>, 2024. Último acceso: 13 de agosto de 2024.
- [18] J. F. Loude, “Energy resolution in nuclear spectroscopy,” *internal report, Laboratory for High Energy Physics LPHE, Lausanne, Switzerland*, 2000.
- [19] V. Radeka, “Optimum signal-processing for pulse-amplitude spectrometry in the presence of high-rate effects and noise,” *IEEE Transactions on Nuclear Science*, vol. 15, no. 3, pp. 455–470, 1968.