

Informe de Progreso

Integración de Sistemas Digitales – Bloque III

Responsable del grupo: Sergio Moreno Suay.

Fase: 3.2 y 4

1. Integrantes del grupo

Indica los nombres y apellidos de los integrantes del grupo.

1. Sergio Moreno Suay
2. Laura Rivero Miró
3. Mario Rico Ibáñez
4. Carolina García Martínez
5. Luis Garrido García
6.

2. Tareas realizadas por cada miembro del grupo

Indica las tareas realizadas por cada integrante del grupo. La descripción puede ser concisa pero descriptiva del trabajo realizado por cada alumno/a.

Alumno/a 1	Sergio Moreno Suay
Breve descripción de las tareas en que ha estado involucrado	Fase 3.2: Riesgo de control

Alumno/a 2	Laura Rivero Miró
Breve descripción de las tareas en que ha estado involucrado:	Fase 3.2: Riesgo estructural Fase 4: Diseño del programa ensamblador Diseño global con la GPIO

Alumno/a 3	Mario Rico Ibáñez
Breve descripción de las tareas en que ha estado involucrado	Fase 3.2: Riesgo de datos Fase 4: Diseño global con la GPIO

Alumno/a 4	Carolina García Martínez
Breve descripción de las tareas en que ha estado involucrado	Fase 3.2: Riesgo estructural Fase 4: Diseño global con la GPIO

Alumno/a 5	Luis Garrido García
Breve descripción de las tareas en que ha estado involucrado	Fase 3.2: Riesgo de datos Verificación riesgo de control

Alumno/a 6	
Breve descripción de las tareas en que ha estado involucrado	

3. Objetivos alcanzados/en desarrollo y grado de consecución.

Indica qué objetivos asociados a las tareas de la fase correspondiente han sido alcanzados o están en desarrollo, así como el grado de consecución aproximado (en %) de las tareas propuestas en tu opinión.

	Tareas realizadas y/o en desarrollo
Sub-Tareas Diseño	<p>Fase 3.2:</p> <p>La sub-tarea diseño para controlar riesgo estructural, se ha incluido el módulo Hazard detection para poder controlar el PC.</p> <p>Para el control de datos implementamos el módulo data_forwarding con sus distintos tipos de adelantos para distintos tipos de instrucciones.</p> <p>Para el riesgo de control se implementó el jump-predictor de dos bits para controlar las instrucciones de salto.</p> <p>Fase 4:</p> <p>Para el diseño de esta fase se ha diseñado un programa ensamblador de contador binario para que sea leído por la rom y procesado por la GPIO.</p>
Grado de consecución (%): 100 %	

	Tareas realizadas y/o en desarrollo
Sub-Tareas Verificación:	<p>Fase 3.2: Para la fase 3.2 se ha verificado la correcta implementación de cada tipo de riesgo mediante testbenches.</p> <p>Fase 4: Se ha comprobado el correcto funcionamiento bajando el programa a placa.</p>
Grado de consecución (%): 80%	

Fecha: 10/12/2022

Firmas de los integrantes del grupo:

Sergio Moreno Suay

Laura Rivero Miró

Mario Rico Ibáñez

Carolina García Martínez

Luis Garrido García