**东南大学电工电子实验中心**

**实 验 报 告**

**课程名称： 数字逻辑电路C**

**第三次实验**

**实验名称： 时序逻辑电路B**

**院 （系）： 网络空间安全学院**

**专 业： 计算机**

**姓 名： 朱浩嘉**

**学 号： JS319433**

**实 验 室: 实验组别：**

**同组人员： 无**

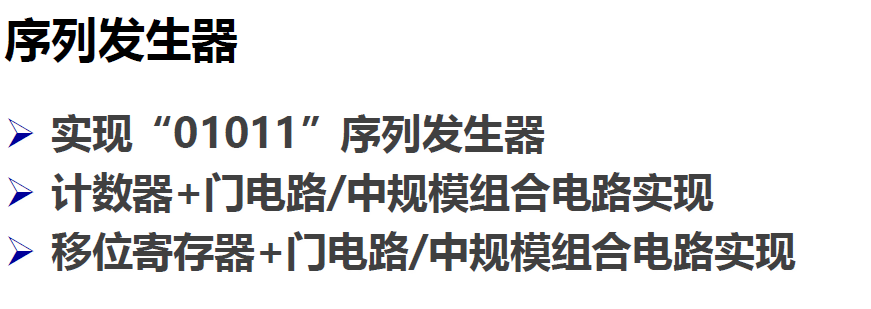
**实验时间： 2020 年 6 月 7 日**

**评定成绩： 审阅教师：**

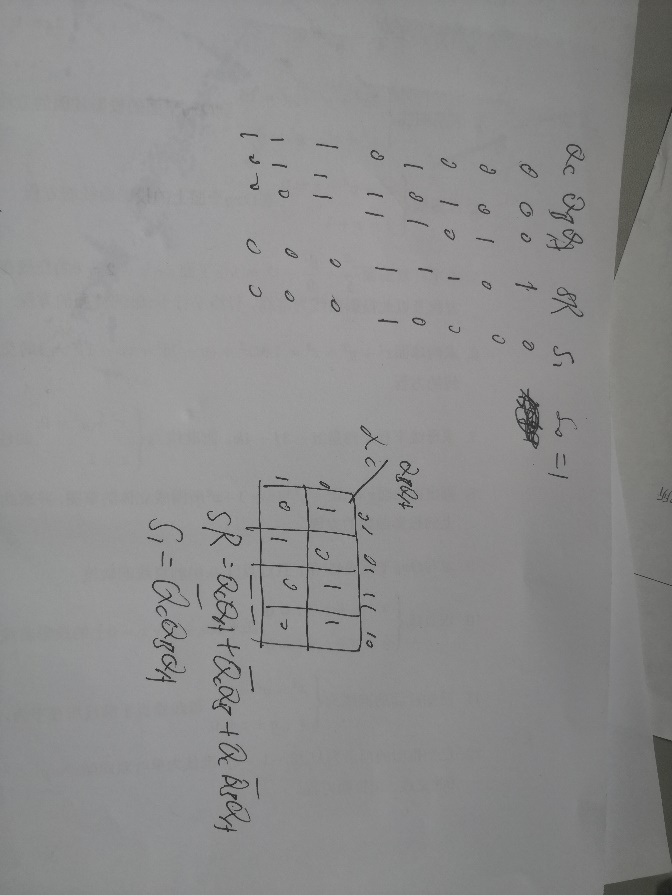
1. **实验目的**

**通过线上搭建仿真电路学习时序逻辑电路设计**

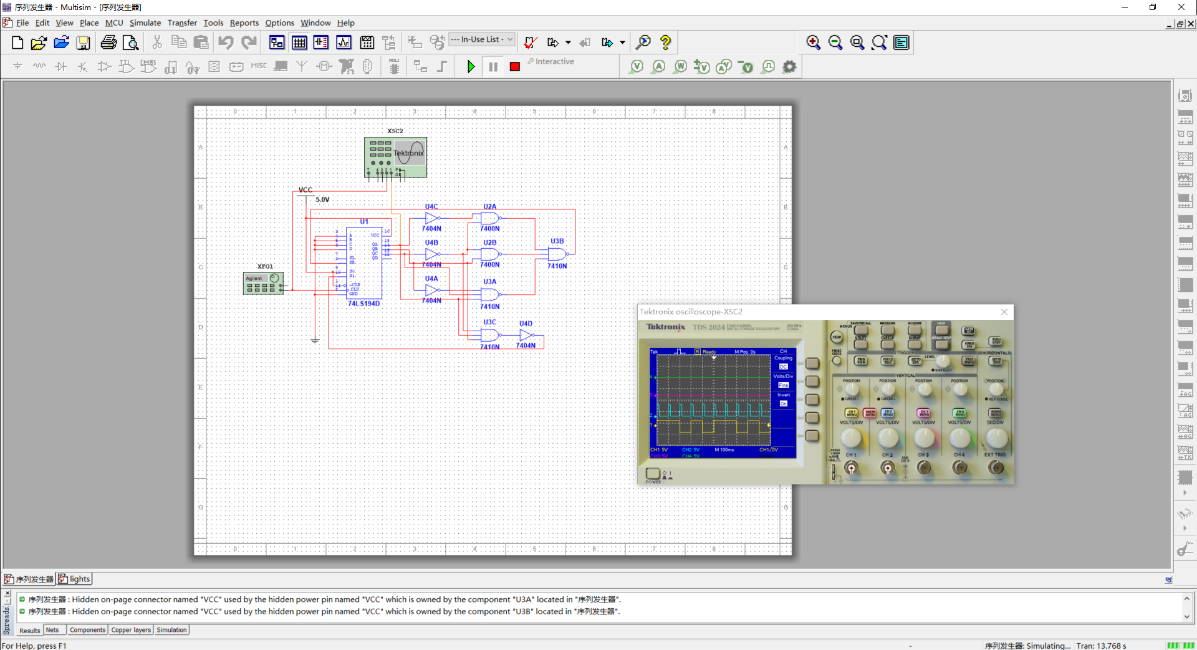
1. **实验内容**



**设计电路：**

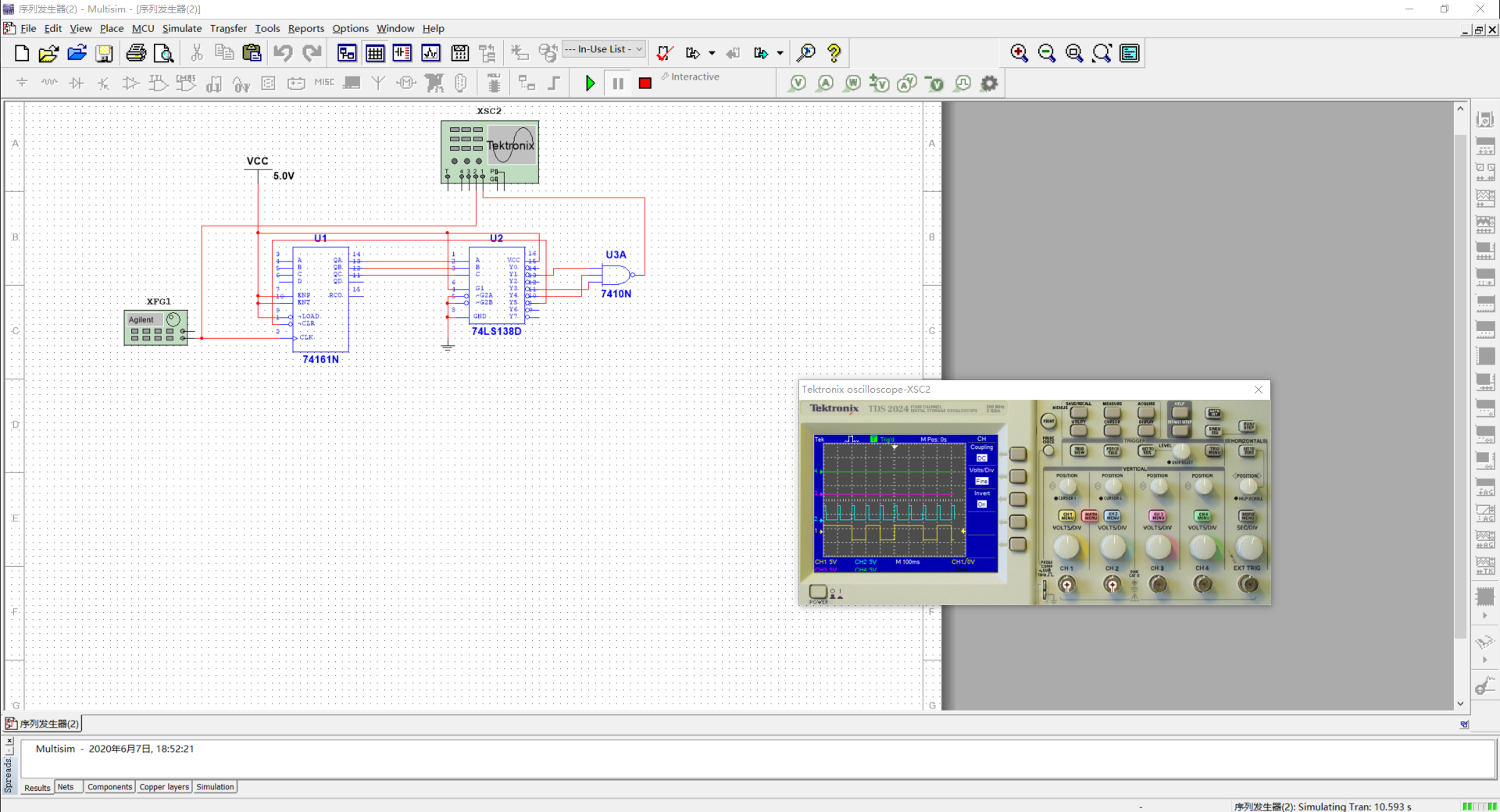
****

**根据ppt上的提示绘制真值表**

****

**移位寄存器实现方法**

**在不同的时候移入0或者1，在为011时置数重新开始**



**计数器实现方法**

**码长为5，每次到5清零，在第二个，第四个和第五个上输出1**

1. **实验总结**

1、本次实验复习了仿真软件Multisim的使用，复习了计数器构造和时序逻辑电路设计

2、使用示波器与函数发生器进行仿真

3、继续学习时序逻辑电路分析方法及其逻辑功能分析，熟悉了各类元件使用和电路连接。