Embedded Realtime OS FreeRTOS auf STM32F4

Michael Ebert

Ad-hoc Networks GmbH ebert@ad-hoc.network

Stichwörter

RTOS, FreeRtos, ARM, STM32, Real Time.

KURZFASSUNG

Im Rahmen dieser Arbeit wird das Echtzeitbetriebssystem FreeRtos vorgestellt. Hierzu werden zu Beginn die allgemeinen Eigenschaften für Echtzeitbetriebssysteme beschrieben. Im Verlauf des Textes wird an ausgewählten Beispielen dargestellt, wie FreeRos diese Anforderungen berücksichtigt und durch geeignete Programmfunktionen umsetzt.

WIP: Gliederung hat sich geändert

1. GRUNDLAGEN

1.1 Allgemeine Anforderungen an Betriebssysteme

Betriebssysteme verwalten den Hardwarezugriff und stellen sicher, dass eingesetzte Software die benötigte Rechenzeit zur Verfügung gestellt bekommt. Gleichzeitig regeln Sie den Hardwarezugriff und organiseren den konkurierenden Zugriff, beispielsweise auf Netzwerkkarten und Festplatten. Sie stellen Funktionen für die Interprozesskommunikation bereit udn übernehmen grundlegende Aufgaben wie die Organisation von Arbeitsspeicher.

WIP: Unterschied RTOS und normal Betriebssystem aufzeigen

1.2 Echtzeitsysteme und Echzeitbetriebsysteme

Mit der steigenden Leistungsfähigkeit von modernen μ Prozessoren, steigen auch die Anforderungen an die Software die auf diese Systeme aufsetzt. Viele dieser Systeme verlangen trotz ihrer Komplexität, dass Teile des Programmablauf in bestimmten zeitlichen Grenzen ausgeführt wird und somit vorhersehbar und deterministisch sind. Systeme die eine solche Anforderung unterliegen werden Echtzeitsysteme genannt. Echtzeitsysteme unterliegen einer weiteren Unterteilung in weiche Echtzeitsystem (soft realtime systems) und harte Echtzeitsysteme (hard realtime systems). Ein weiches Echtzeitsysteme soll eine Aufgabe in den vorgegeben zeitlichen Grenzen ausführen, ein überschreiten ist aber erlaubt und führt nicht unmittelbar zu einem Fehler. Ein hartes Echtzeitsystem hingegen muss die gestellte Aufgabe in den vorgegebenen Grenzen ausführen. Eine Überschreitung macht das System unbrauchbar. Einige Beispielsysteme und deren Echtzeitzuordnung wir in Tabelle 1 gezeigt. Um die grundsätzliche Funktionalität eines Echtzeitbetriebssystems zu erläutern, müssen zu erst die Grundmodelle für den Programmablauf eingebetter Systeme beschrieben werden. Der Programmablauf eingebetteter Systeme lässt sich auf drei Modelle zurückführen (Abbildung 1). Eingebettete Anwendungen können in einer

Christoph Bläßer

Bundesamt für Sicherheit in der Informationstechnik christoph.blaesser@gmx.de

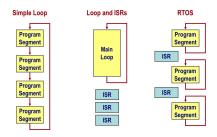


Abbildung 1. Übersicht Programmabläufe Quelle: http://www.embedded.com/

einzigen Schleife (mit oder ohne Interrupt Unterbrechungen) laufen oder aber in event-gesteuerten nebenläufigen eigenständigen Programmabschnitten (Thread oder Task¹) ausgeführt werden. Die nebenläufige Ausführung der unterschiedlichen Programmsegmente ist nur durch einen RTOS-Kernel (Scheduler) zu erreichen. Ein RTOS Kernel abstrahiert Timing Informationen und kümmert sich darum, dass die nächste Task rechtzeitig ausgeführt wird. Der Entwickler ist dafür verantwortlich, dass die Task die gewünschte Aufgabe im zeitlichen Rahmen ausführt. Wie sichergestellt werden kann, dass eine Task harten oder weichen Echtzeitanforderungen entspricht wird Abschnitt 5 beschrieben. Für viele kleine Anwendungen kann die Nutzung einer einzigen Schleife durchaus sinnvoll sein, sollten beispielsweise die Ressourcen so knapp sein, dass ein Overhead an Funktionalität ausgeschlossen werden muss. Ein großer Nachteil der "einschleifen Variante" ist die permanente Nutzung des Prozessors. Besonders bei akkubetriebenen Geräten wie IoT Devices oder Mobiltelefonen wird sehr genau auf die Energieaufnahme geachtet. Ein RTOS bietet hingegen Funktionen mit denen sehr leicht ermittelt werden kann, ob ein Gerät in einen Schlafmodus wechseln kann, dies wird in Abschnitt 2.9 an Beispielen von FreeRtos und einem ARM μ Prozessor demonstriert. Neben der Echtzeitfähig gibt es aber noch viele weitere Vorzüge für den Einsatz eines Echtzeitbetriebssystems. Durch das Herunterbrechen der Anwendung in Task entstehen viele kleine Module, die jeweils eine kleine Teilaufgabe des Gesamtsystems übernehmen. Durch ein sauber definiertes Interface zur Kommunikation der Tasks, lässt sich die Entwicklungsarbeit leicht auf mehrere Entwickler-Teams verteilen. Dies ermöglicht auch den Einsatz von agilen Entwicklungsmethoden wie Scrum in der Entwicklung von eingebetteten Systemen.

WIP: Christophs Part integrieren, Überleitung FreeRtos

¹Nachfolgenden wird Task benutzt, da dies der geläufige Begriff bei FreeRtos ist. In der Literatur zu Echtzeitsystemen ist der Begriff nicht exakt definiert.

| Beispiel | Echtzeit Typ |
|--------------------------|---------------|
| Tastatur Controller | Soft Realtime |
| Echtzeit Media Streaming | Soft Realtime |
| Controller CD Laufwerk | Hard Realtime |
| Airbag System | Hard Realtime |

Tabelle 1. Beispiele Echzeitsystem

2. FREERTOS

2.1 Geschichte WIP: Christoph

2.2 Zielsysteme STM32F4 (ARM Cortex M3)

32 bit Prozessor - Funktionsübersicht, Hinweis Port Teil von FreeRtos

2.3 Entwicklungsumgebung

FreeRTOS ist im Prinzip nicht an eine spezielle Entwicklungsumgebung gebunden. Bevor eine Entwicklung beginnt ist es dennoch ratsam sich einen Überblick über die verfügbaren IDEs² zu machen. Der wichtigste Punkt der hier zu nennen ist, ist das Debugging. Da ein Echtzeitbetriebssystem eine weitere Abstraktionsebene hinzufügt und wie eine Art Middleware fungiert, lassen Sich viele RTOS spezifische Funktionen und Eigenschaften wie Queues, Task Stacks etc. nur mühsam mit einem Debugger wie GDB oder OpenOCD untersuchen. Viele der marktgängigen Entwicklungsumgebungen bieten daher spezielle RTOS aware Pakete, so dass ein einfacherer Zugriff auf RTOS Objekte und Eigenschaften möglich ist. Wie die RTOS awareness beim Debugging eingesetzt wird und welche Funktionalitäten sie einem Entwickler bietet wird in Abschnitt 4 aufgezeigt. Ein weiterer Punkt der bei der Auswahl der IDE getroffen werden muss sind die Kosten. Bei Propritäre IDEs können oft mehrere tausend Euro Lizenzkosten anfallen, bieten aber den Vorteil der nahtlosen Einbindungen von μ Prozessoren und Echtzeitbetriebssystem (RTOS awareness). Bei der Entwicklung von ARM uProzessoren sind hier Keil (Arm), IAR Workbench und True Studio (Atollic) zu nennen. Diese Entwicklungsumgebungen lassen sich zum Teil auch frei verwenden, allerdings mit starken Einschränkungen wie z.B. maximal Codesize. Auf der nicht proprietären Seiten steht Eclipse CDT zur Verfügung, es ist komplett frei in der Verwendung und hat keine Beschränkungen. Nachteil ist hier das die Integration nicht so einfach ist wie bei den proprietären IDEs. RTOS awarness wird bei Eclipse durch die Installation weiterer Plugins erreicht. Ein weiterer Nachteil ist, dass es keine Beispielprojekte für Eclipse CDT und FreeRtos zur Verfügung stehen, daher müssen Projekte von Grund auf selbst konfiguriert und installiert werden. Da im Laufe dieser Arbeit Eclipse CDT für alle Beispiele verwendet wird, wird in Abschnitt 2.4 das Aufsetzen einer Basiskonfiguration erklärt.

WIP: COCOOX, Link CDT

2.4 Einrichten und Konfiguration

2.5 Memory Allocation

Beim Erzeugen von RTOS Objekten wie Tasks, Queues oder Semaphore wird Speicher im RAM benötigt. Für die dynamische Speicherverwaltung wird in C und C++ gewöhnlich * sizeof(StackType_t));

²Integrated Development Environment

die Standard C Funktionen malloc() und free() verwendet. malloc() dient zur Allokierung von Speicher und free() zur Freigabe von alloziertem Speicher. Für Echtzeitsysteme die auf einem RTOS aufsetzen und es somit zu Nebenläufigkeit kommt, sind diese Funktionen aber nicht zu empfehlen. Folgende Eigenschaften[2] zeigen die Gründe warum die Standard Funktionen eher ungeeignet sind:

- nicht thread safe
- nicht deterministisch
- tendieren zur Fragmentierung des RAM
- · schwer zu debuggen

und

Bibliotheksfunktionen benötigen viel Speicher

Des Weiteren sind für einige Einsatzgebiete von embedded Anwendungen Zertifikate erforderlich. In vielen dieser Anwendungen ist die dynamische Speicherverwaltung eine potentielle Fehlerquelle und ist nur mit gewissen Einschränkungen oder aber gar nicht erlaubt. Für einen solchen Fall bietet FreeRTOS ab Version 9.0 die Möglichkeit der statischen Speicherallozierung, diese werden wir am Ende dieses Abschnitts betrachten. In FreeRTOS werden malloc() und free() durch die Funktionen void *pvPortMalloc(size_t xSize)

void vPortFree(void *pv) ersetzt.

Dies hat den Vorteil, dass die Implementierung dieser Funktionen an die jeweilige Anwendung angepasst werden kann. Grundsätzlich bietet FreeRTOS fünf unterschiedliche Beispiel Implementierungen (Heap1.c bis Heap5.c), siehe Abbildung 2. Diese stellen prinzipiell schon die geläufigsten Implementierungen zur Speicherverwaltung. Es bleibt aber auch weiterhin die Möglichkeit seine eigene Speicherverwaltung zu implementieren. In dieser Arbeit werden wir Heap1 etwas tiefer betrachten um ein grundsätzliches Verständnis für die FreeRTOS Speicherverwaltung zu bekommen. Heap2 - Heap 5 werden nur kurz beschrieben und können im Detail in [2][1] nachgelesen werden. Wie schon am Anfang dieses Abschnitts beschrieben, werden für alle RTOS Objekte Speicher benötigt, der Speicher für Objekte wie Semaphore und Tasks wird automatisch in den Erzeugerfunktionen alloziert, in dem intern die Funktion pvPortMalloc() aufgerufen wird. Listing 1 zeigt wie die Funktion xTaskCreate(), pvPortMalloc() verwendet (Zeile 5, 11) um den Stack und den Task Control Block für die Task zu erzeugen.

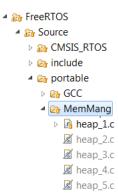


Abbildung 2. Einbindung von Heap
1. Heap2 bis Heap5 sind vom Build ausgeschlossen $\,$

```
9
     {
      /* Allocate space for the TCB. */
pxNewTCB = ( TCB_t * ) pvPortMalloc( sizeof(
10
11
           TCB_{-}t ) );
12
      if ( pxNewTCB != NULL )
13
14
15
       /* Store the stack location in the TCB. */
       pxNewTCB \rightarrow pxStack = pxStack;
16
17
18
     }
```

Listing 1. xTaskCreate() memory allocation

2.5.1 Memory Protection STM32F4 spezifisch, MPU vorhand

2.6 Scheduling

Blocked - Running :D FSM fertig

2.7 Intertask Kommunikation

Queues, Semaphore, Notify, Event Groups

2.8 Interrupt Handling

Deamon Task,

2.9 Low Power Modes auf Stm32F4

Tickless Idle, Idle Task, Nvic System Power Down

2.10 FreeRtos in der Praxis - Ein real System

Ad-hoc System?

3. KOMPLEXITÄT DURCH NEBENLÄUFIGKEIT

Probleme die bei der Entwicklung auftreten, Häufige Bugs

4. DEBUGGING VON ECHTZEITSYSTEMEN

TracerLyzer, RtosAwarenes, ThreadAwareness, Hardware Debugging Probes

5. ECHTZEITANALYSE

Uff:)

6. ZUSAMMENFASSUNG

Literatur

- 1. R. Barry. Freertos implemenation advanced.
- R. Barry. Mastering the FreeRtos Real time Kernel. Real time Engineers Ltd., pre-release 161204 edition edition, 2016.