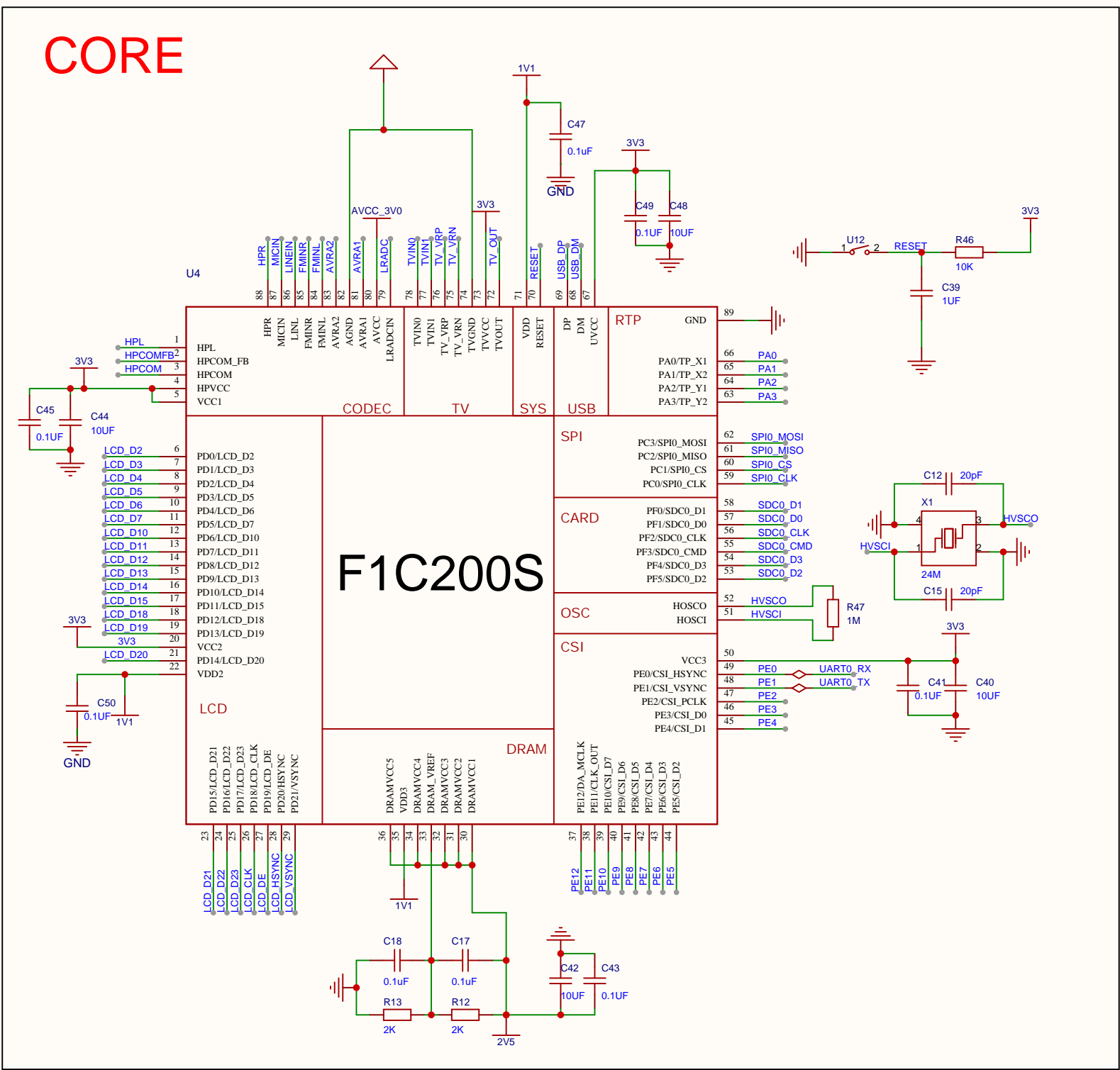
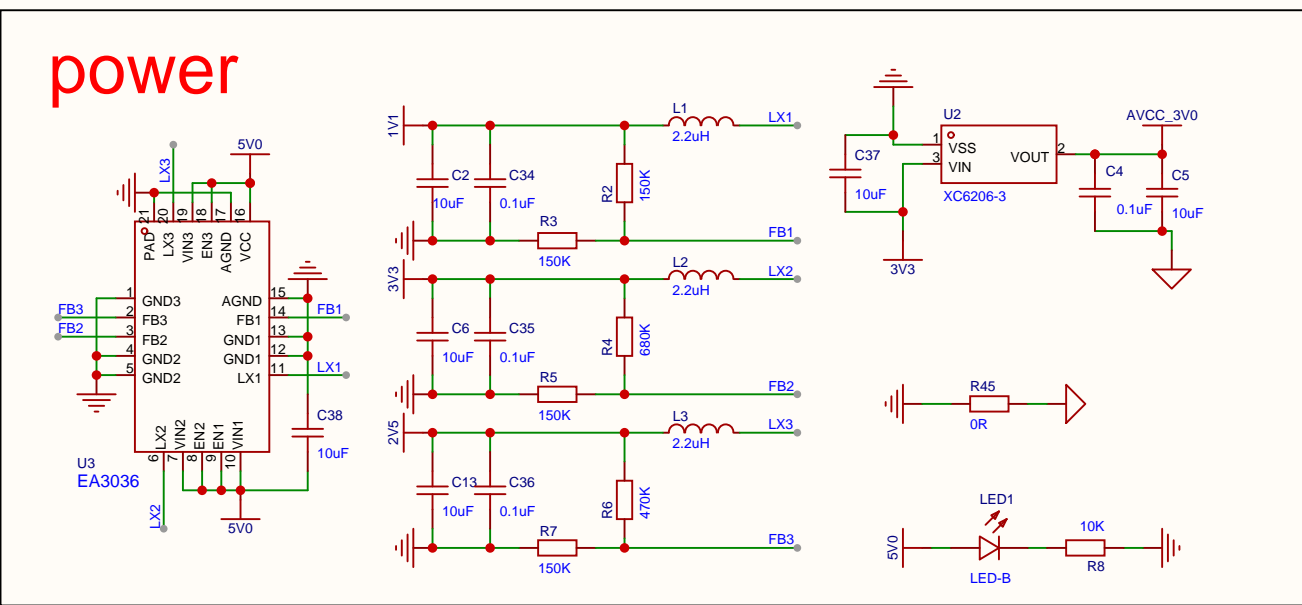


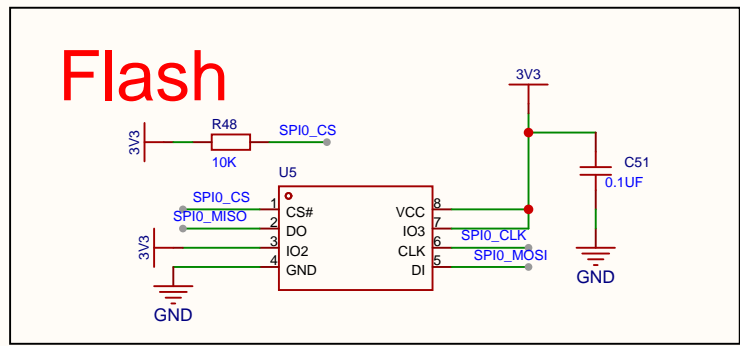
CORE



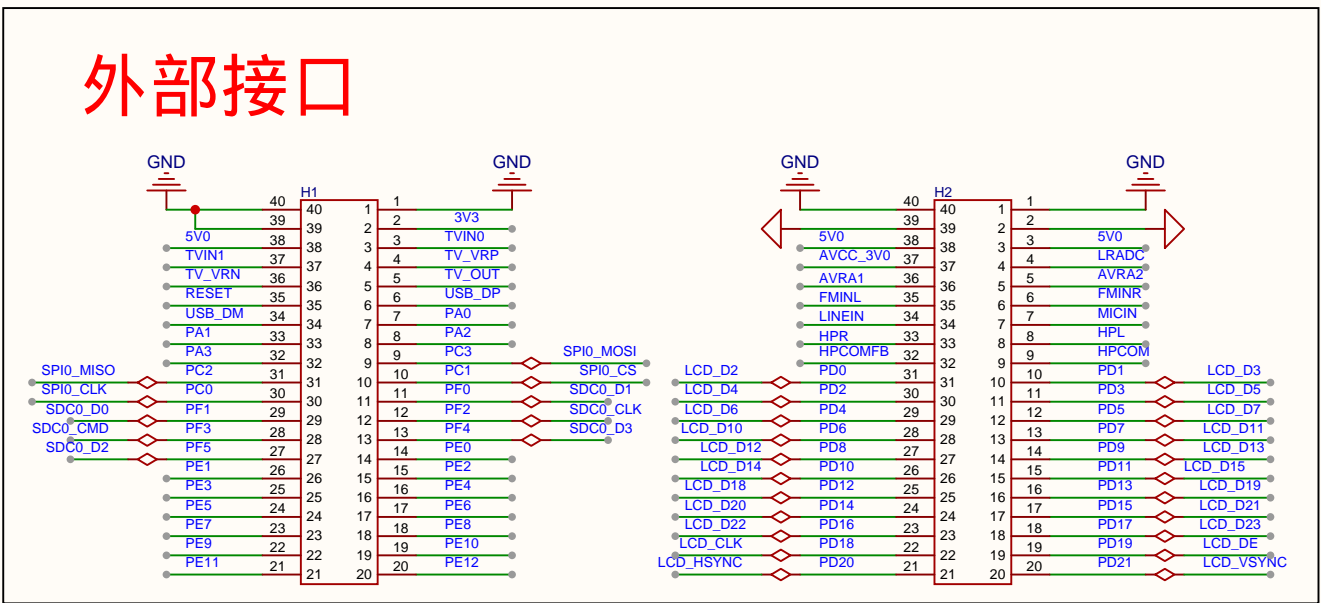
power




Flash



外部接口



V2和V1比起来就是V2把AVCC_3V0和AGND引了出来

原理图	Schematic1_1			创建日期	2025-10-25
				更新日期	2025-11-08
板子	核心板 V2			图页	P1
绘制		F1C100S/200S核心板底板设计			
审阅					
		版本	尺寸	页 1 共 1	
		V1.0	A4	嘉立创EDA	