Logic Design Lab Report: Week 5

2017-18538 황선영

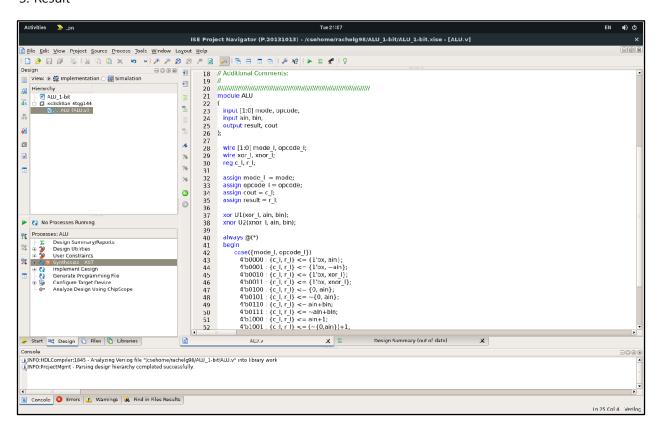
1. Introduction

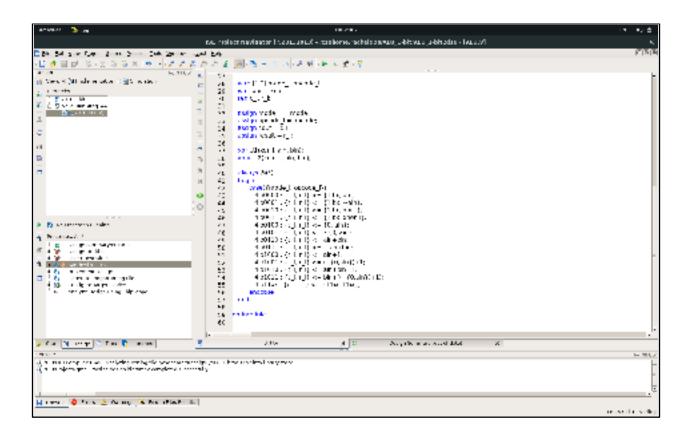
verilog 를 이용해 1-bit arithmatic logic unit 을 작성했다.

2. Implementation

Behavioral description 으로 작성했다.

3. Result





4. Conclusion/Discussion

verilog 를 이용해 직접 회로를 implement 할 수 있어서 유익했다.