Logic Design Lab Report: Week 10

2017-18538 황선영

1. Introduction

이번 lab에서는 외부의 토글에 따라 숫자가 줄어드는 방향이 바뀌는 2-bit-counter를 verilog를 이용하여 implement하고 simulate했다.

2. Implementation

verilog를 통하여 구현한다. 그 다음 장치를 컴퓨터와 연결하여 작동시킨다.

3. Result

첨부한 동영상을 보면 정상적으로 작동하는 것을 볼 수 있다. 리셋버튼은 왼쪽에서 첫번째 버튼이고, 토글버튼은 왼쪽에서 세번째 버튼이다.

4. Conclusion / Discussion

Verilog를 이용하여 2-bit-counter를 구현할 수 있었다.