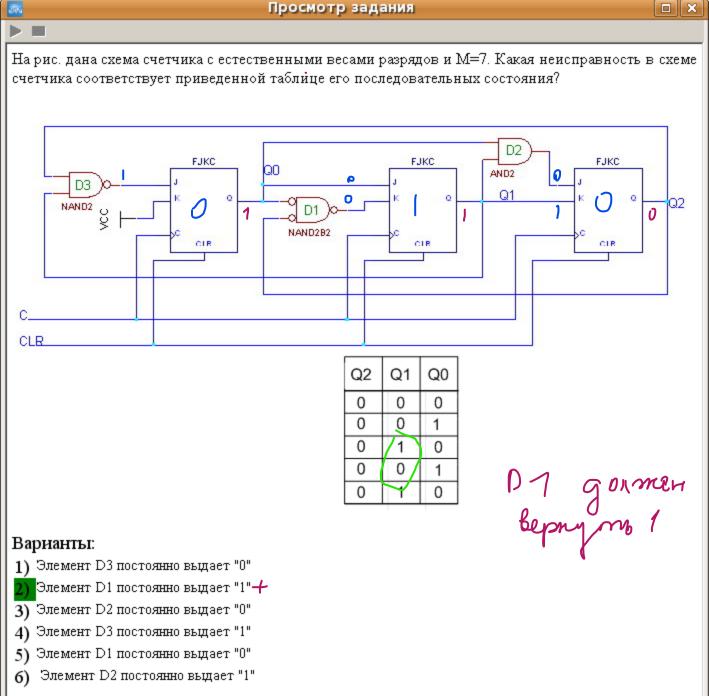
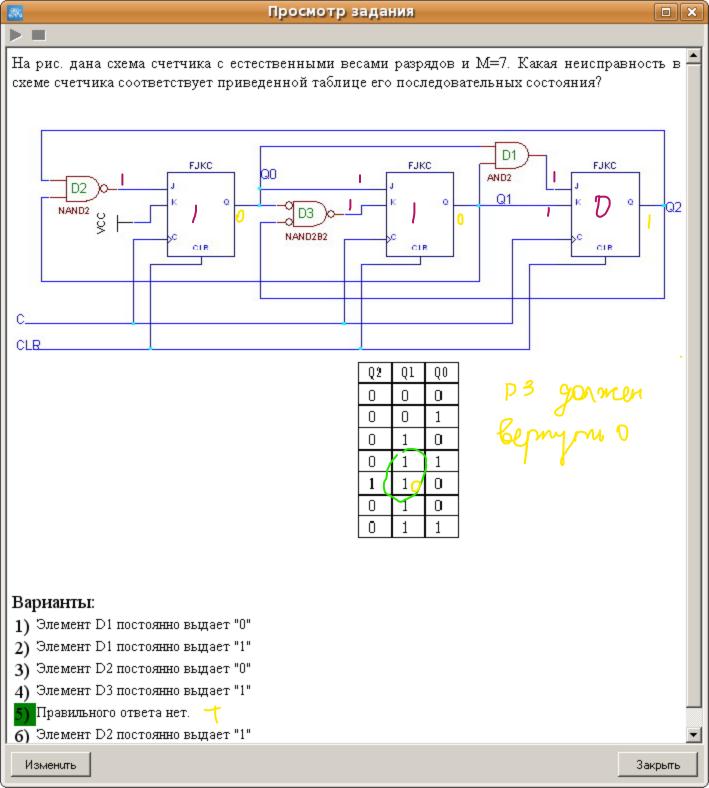


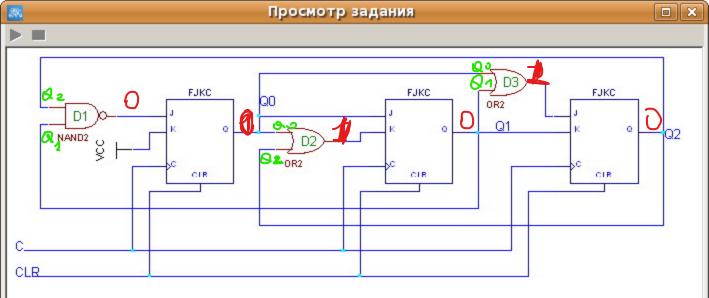
Просмотр задания

Варианты:

- 1) Элемент D2 постоянно выдает "0"
- Элемент D1 постоянно выдает "1"
 Элемент D3 постоянно выдает "0"
- 4) Элемент D2 постоянно выдает "1"
- 5) Элемент D1 постоянно выдает "0"
- 6) Элемент D3 постоянно выдает "1"





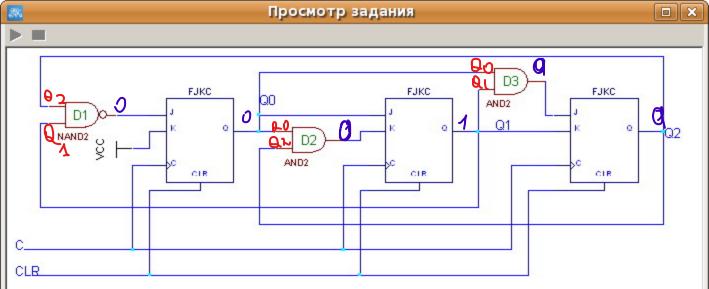


На рисунке дана схема счетчика с естественными весами разрядов и M=7, в которой допущена ошибка. На месте элемента D3 должен стоять элемент AND2 вместо элемента OR2. Какая циклически повторяющаяся последовательность состояний счётчика соответствует данной ошибке?

Пример расшифровки десятичного обозначения состояний счётчика: Q2Q1Q0 = 011 = 3. Q0 - младший разряд счётчика.

0 4 6 0

- 1) 0, 1, 2, 0, ...
- 2) 6, 6, ...
- 3) 5, 6, 5, ...
- **4)** 0, 2, 6, 0, ...
- 5) 2, 4, 6, 2, ... 6) 0, 1, 6, 0, ...



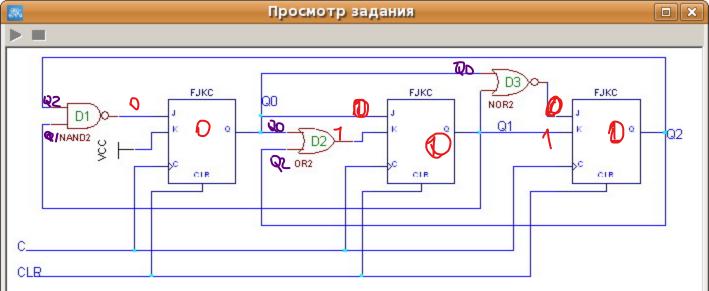
На рисунке дана схема счетчика с естественными весами разрядов и M=7, в которой допущена ошибка. На месте элемента D2 должен стоять элемент OR2 вместо элемента AND2. Какая циклически повторяющаяся последовательность состояний счётчика соответствует данной ошибке?

Пример расшифровки десятичного обозначения состояний счётчика: Q2Q1Q0 = 011 = 3. Q0 - младший разряд счётчика.

012362

Варианты: 1) 0, 1, 5, 0, ...

- 2) 3, 6, 3, ...
- 3) 2, 5, 6, 2, ...
- **4)** 0, 2, 6, 0, ...
- 5) 2, 3, 6, 2, ...
- **6)** 2, 3, 5, 2, ...



На рисунке дана схема счетчика с естественными весами разрядов и M=7, в которой допущена ошибка. На месте элемента D3 должен стоять элемент AND2 вместо элемента NOR2. Какая циклически повторяющаяся последовательность состояний счётчика соответствует данной ошибке?

Пример расшифровки десятичного обозначения состояний счётчика: Q2Q1Q0 = 011 = 3. Q0 - младший разряд счётчика.

0560

- 1) 0, 3, 6, 0, ... 2) 1, 6, 1, ...
- **3)** 3, 6, 3, ...
- **3)** 3, 6, 3, ... **4)** 0, 5, 0, ...
- 5) 2, 4, 6, 2, ...
- **6)** 0, 5, 6, 0, .+



На рисунке дана схема счетчика с естественными весами разрядов и M=7, в которой допущена ошибка. На месте элемента D1 должен стоять элемент AND2B1 вместо элемента OR2. Какая циклически повторяющаяся последовательность состояний счётчика соответствует данной ошибке?

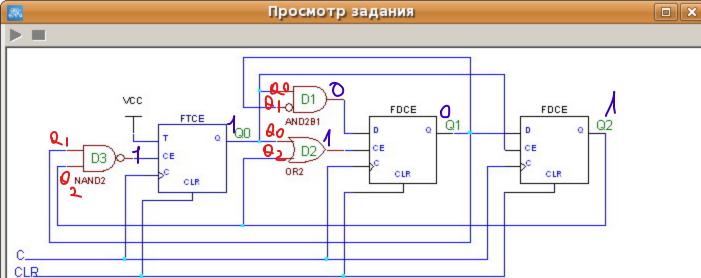
Пример расшифровки десятичного обозначения состояний счётчика: Q2Q1Q0 = 011 = 3. Q0 - младший разряд счётчика.

О 12 3 . .

Варианты:

CLR

- **1)** 0, 3, 6, 0, ...
- 2) 1, 3, 1, ...
- 3) 2, 3, 5, 2, ...
- **4)** 0, 5, 0, ...
- 5) 2, 3, 6, 2, ...
- **6)** 1, 5, 6, 1, ...



На рисунке дана схема счетчика с естественными весами разрядов и М=7, в которой допущена ошибка коммутации входов D и CE триггера Q2. На вход D должен быть подан сигнал с выхода Q0, а не Q1; на вход CE - с выхода Q1, а не Q0, как показано на рисунке. Какая циклически повторяющаяся последовательность состояний счётчика соответствует данной ошибке? Пример расшифровки десятичного обозначения состояний счётчика: Q2Q1Q0 = 011 = 3. Q0 младший разряд счётчика. 0 123 45

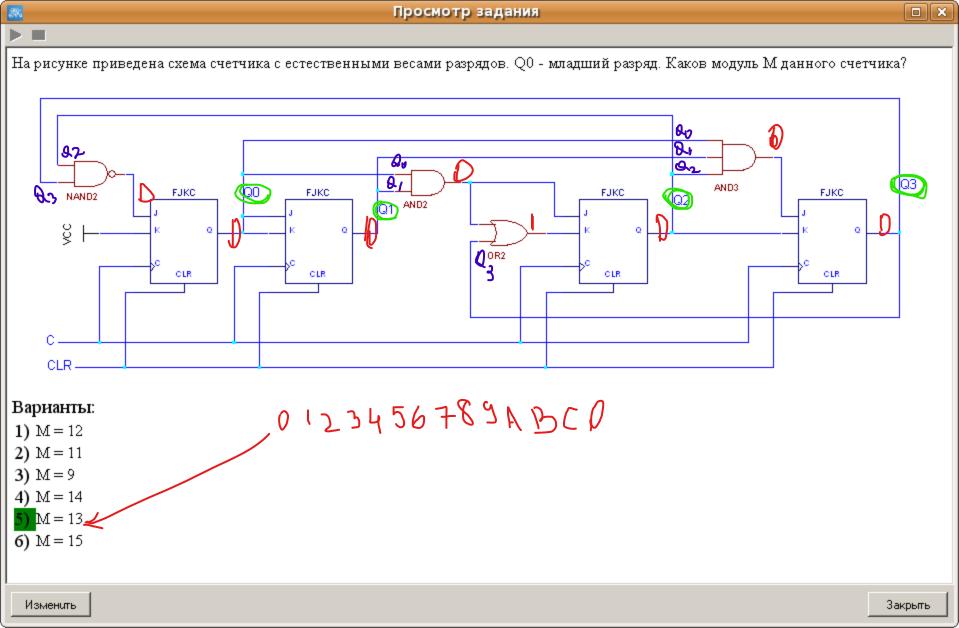
- 1) 0, 3, 6, 0, ...
- 2) 1, 6, 1, ...
- 3) 2, 3, 4, 2, 5
- 4) 0, 1, 2, 3, 0, ...
- 5) 2, 3, 6, 2, ...
- **6)** 2, 3, 4, 5, 2, ...)

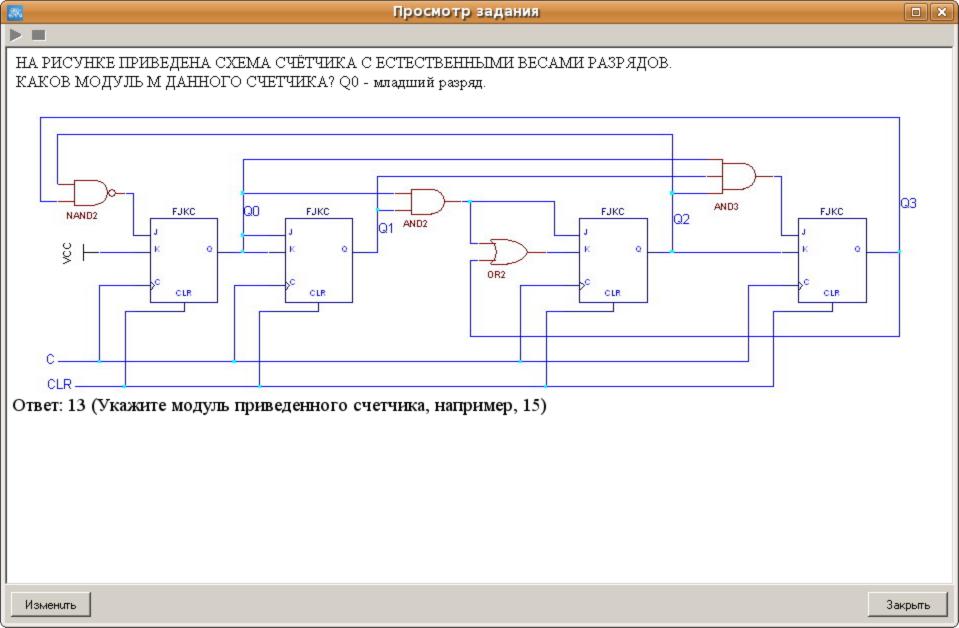


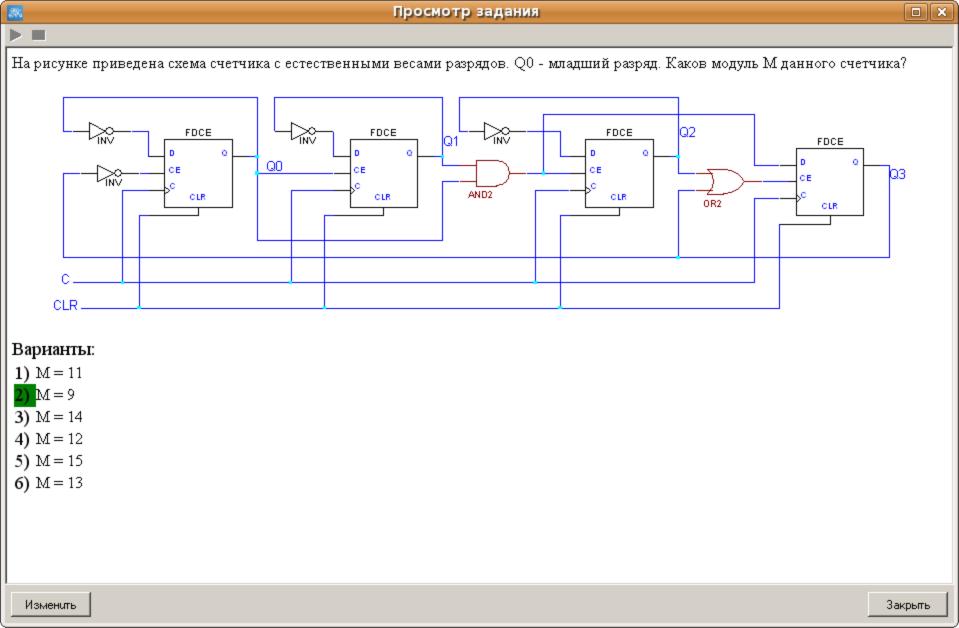
На рисунке дана схема счетчика с естественными весами разрядов и M=7, в которой допущена ошибка. На месте элемента D2 должен стоять элемент OR2 вместо элемента NAND2. Какая циклически повторяющаяся последовательность состояний счётчика соответствует данной ошибке?

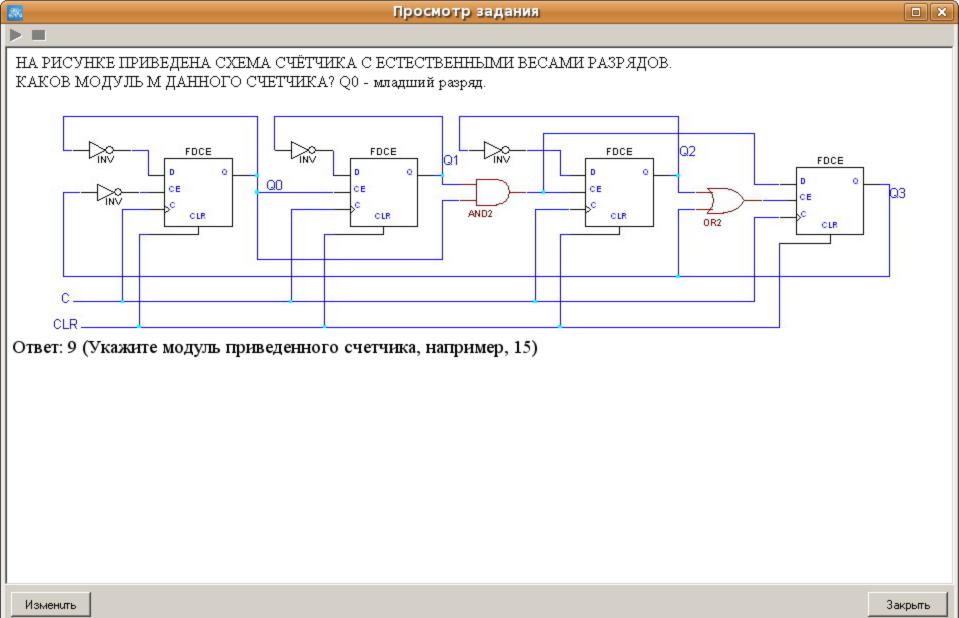
Пример расшифровки десятичного обозначения состояний счётчика: Q2Q1Q0 = 011 = 3. Q0 - младший разряд счётчика.

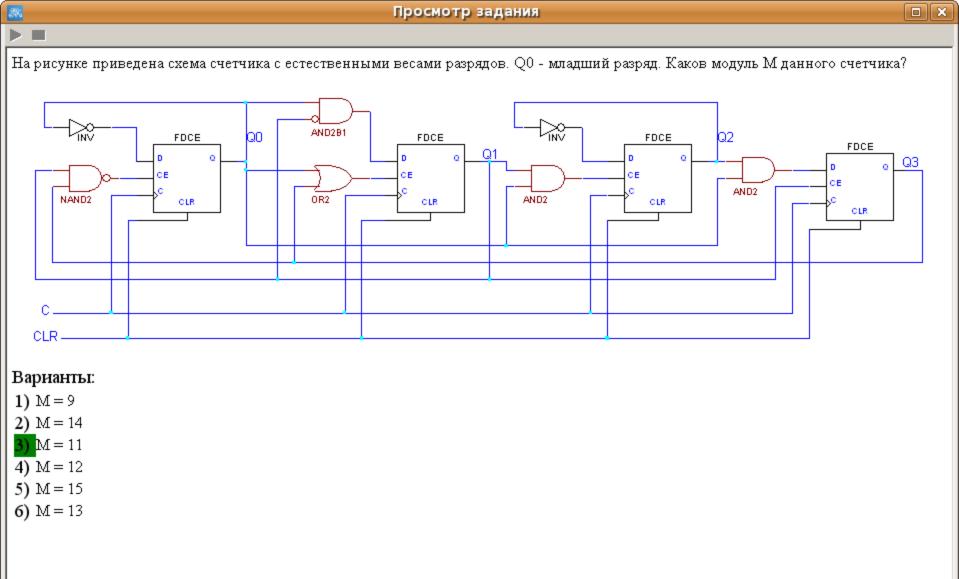
- 1) 1, 2, 1, ...
- 2) 1, 3, 1, ...
- 3) 2, 3, 5, 2, ...
- 4) 1, 2, 3, 1, ...
- 5) 2, 3, 6, 2, ...
- **6)** 0, 1, 2, 0, ...

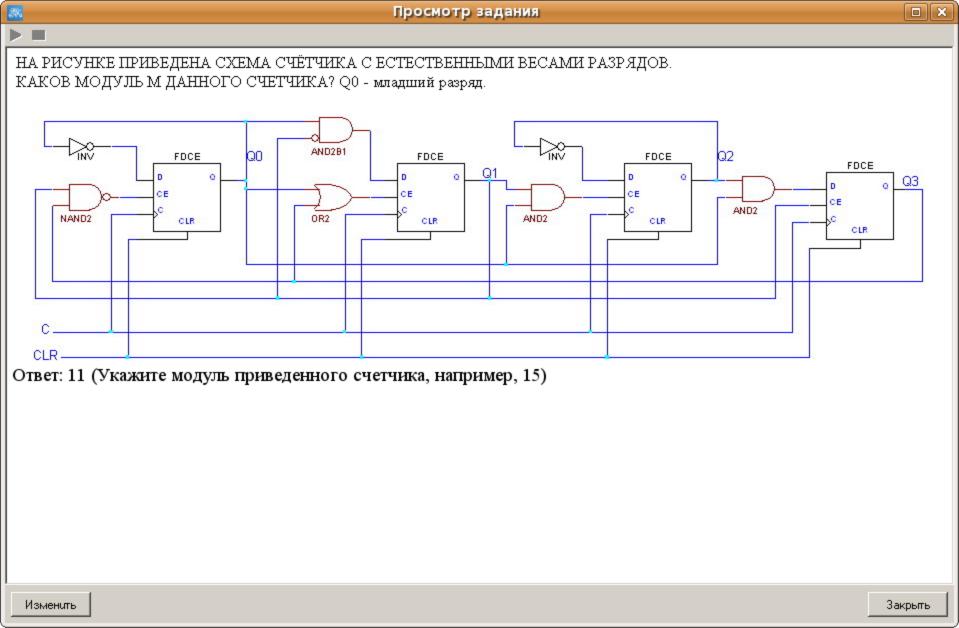


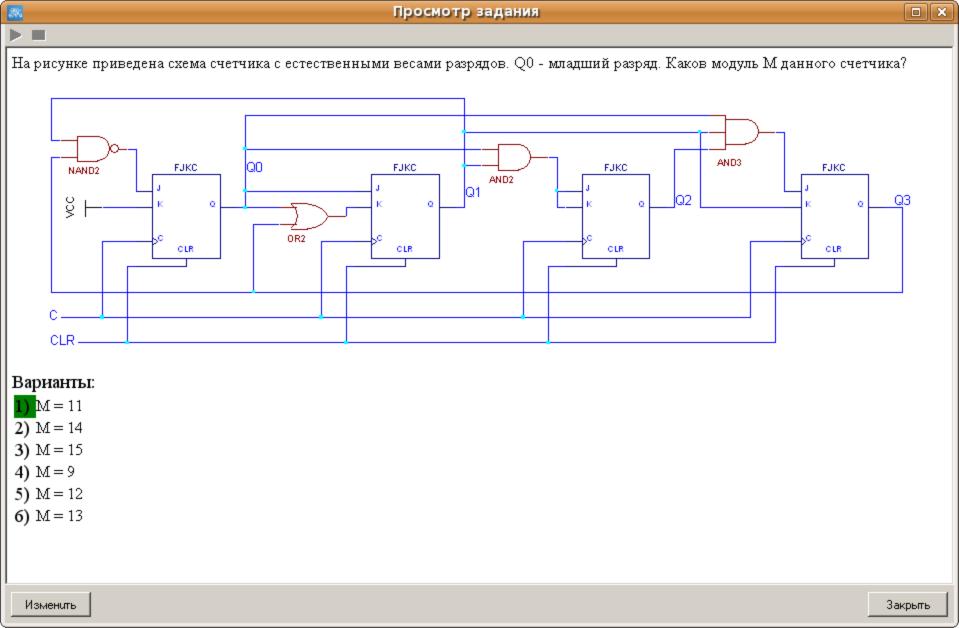


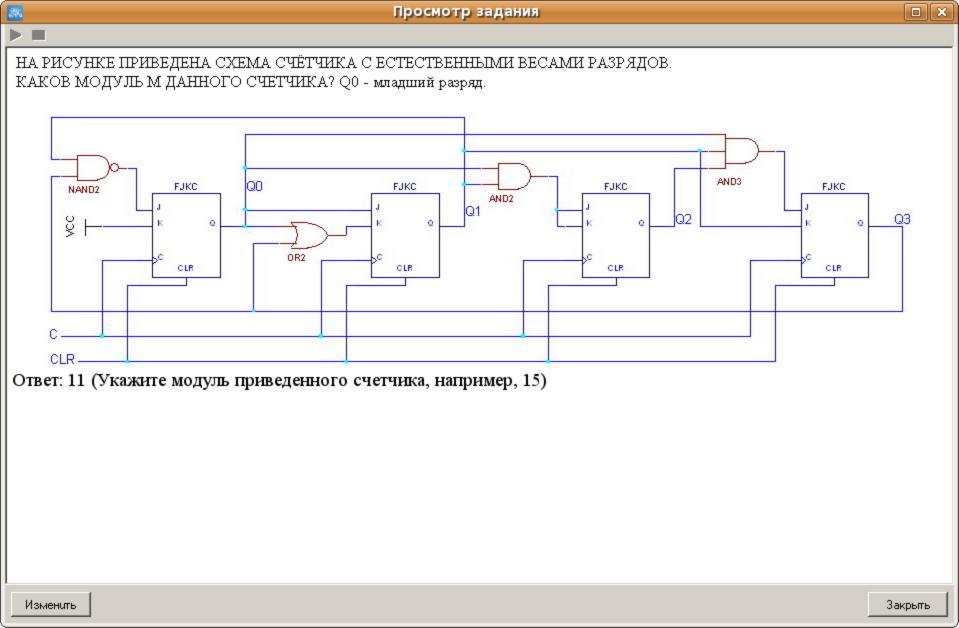


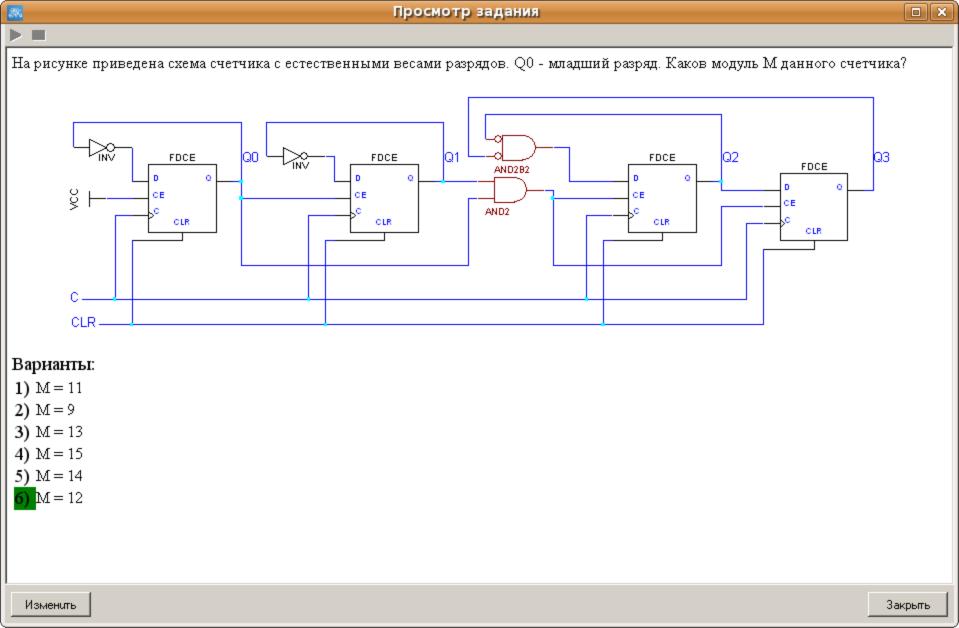


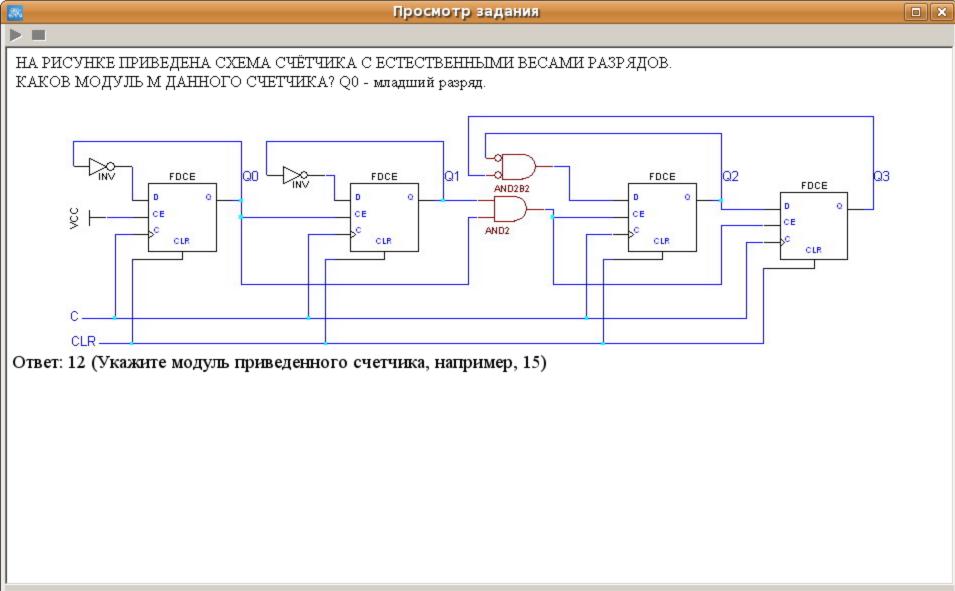


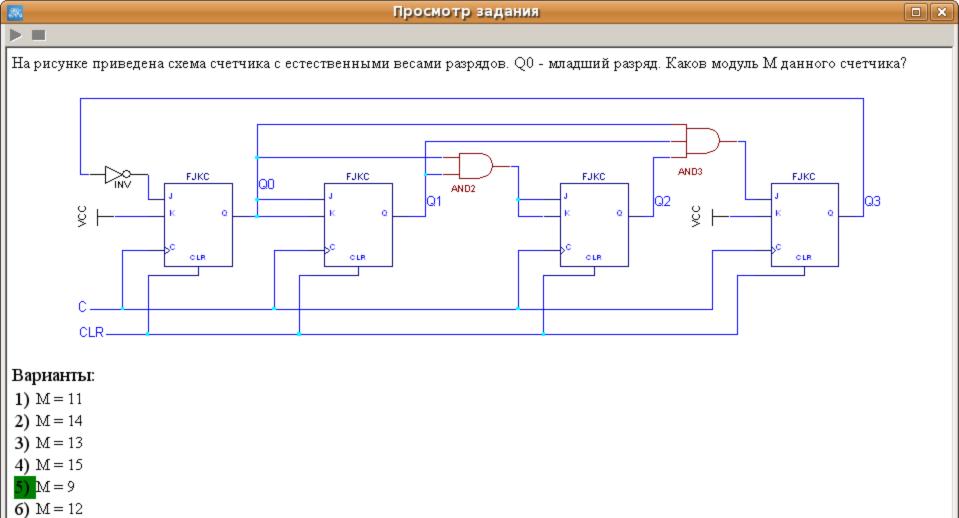


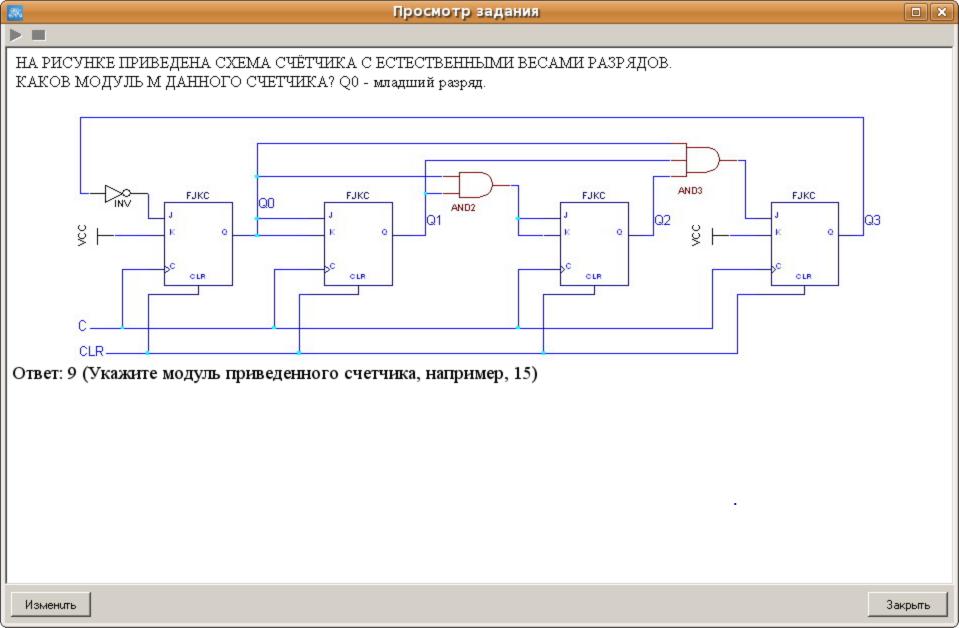




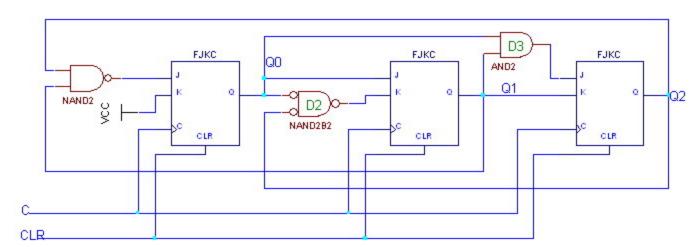








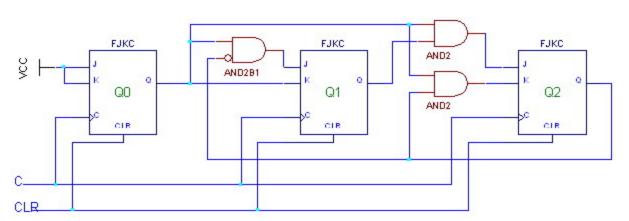
- На рис. дана схема счетчика с естественными весами разрядов и М=7. Элементы схемы имеют следующие динамические параметры:
 - триггер: минимальная длительность импульса синхросигнала 5 нс, минимальная длительность паузы синхросигнала 5 нс, задержка переключения выходного сигнала 4 нс, время предварительной установки сигнала на логических входах 4 нс;
 - логические элементы: задержка переключения выходного сигнала 3 нс.



Ответ: 11 (Введите только числовое значение ответа, например, 17)

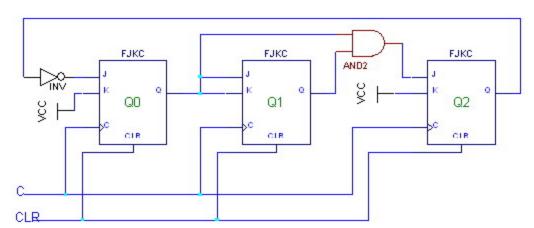
Синоним: 11

- На рис. дана схема счетчика с естественными весами разрядов и М=6. Элементы схемы имеют следующие динамические параметры:
 - триггер: минимальная длительность импульса синхросигнала 6 нс, минимальная длительность паузы синхросигнала 6 нс, задержка переключения выходного сигнала 5 нс, время предварительной установки сигнала на логических входах 4 нс;
 - логические элементы: задержка переключения выходного сигнала 4 нс.



Ответ: 13 (Введите только числовое значение ответа, например, 17)

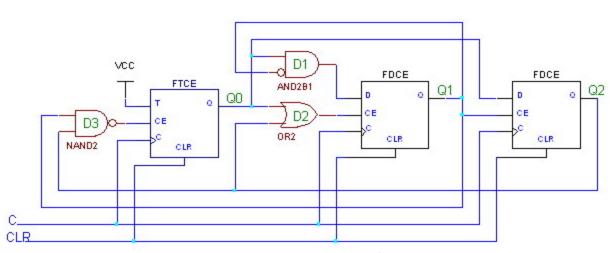
- На рис. дана схема счетчика с естественными весами разрядов и М=5. Элементы схемы имеют следующие динамические параметры:
 - триггер: минимальная длительность импульса синхросигнала 7 нс, минимальная длительность паузы синхросигнала 7 нс, задержка переключения выходного сигнала 6 нс, время предварительной установки сигнала на логических входах 5 нс;
 - логические элементы: задержка переключения выходного сигнала 4 нс.



Ответ: 15 (Введите только числовое значение ответа, например, 21)

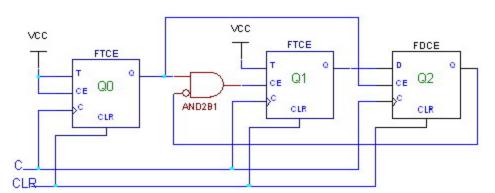
- На рис. дана схема счетчика с естественными весами разрядов и M=7. Элементы схемы имеют следующие динамические параметры:

 триггер: минимальная плительность импульса синуросигнала 8 но минимальная плительность паузы синуросигнала 8
 - триггер: минимальная длительность импульса синхросигнала 8 нс, минимальная длительность паузы синхросигнала 8 нс, задержка переключения выходного сигнала 7 нс, время предварительной установки сигнала на логических входах 5 нс;
 - логические элементы: задержка переключения выходного сигнала б нс.



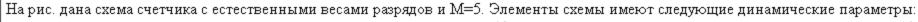
Ответ: 18 (Введите только числовое значение ответа, например, 27)

- На рис. дана схема счетчика с естественными весами разрядов и М=6. Элементы схемы имеют следующие динамические параметры:
 - триггер: минимальная длительность импульса синхросигнала 9 нс, минимальная длительность паузы синхросигнала 9 нс, задержка переключения выходного сигнала 8 нс, время предварительной установки сигнала на логических входах 6 нс;
 - логические элементы: задержка переключения выходного сигнала б нс.

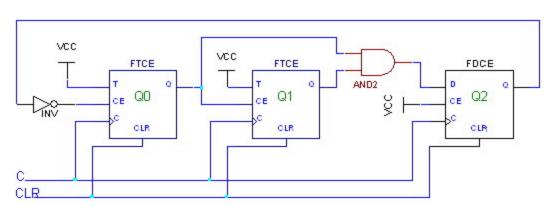


Ответ: 20 (Введите только числовое значение ответа, например, 27)



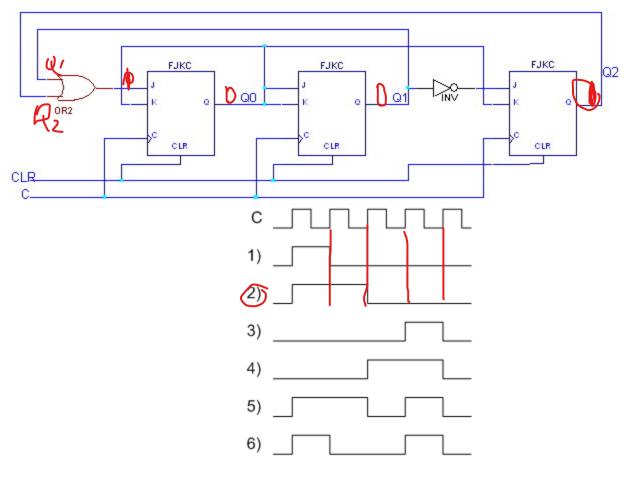


- триггер: минимальная длительность импульса синхросигнала 10 нс, минимальная длительность паузы синхросигнала 10 нс, задержка переключения выходного сигнала 11 нс, время предварительной установки сигнала на логических входах 5 нс;
- логические элементы: задержка переключения выходного сигнала б нс.



Ответ: 22 (Введите только числовое значение ответа, например, 17)

На рисунке приведена схема счетчика по модулю 5 с произвольными весами двоичных разрядов. Начальное состояние счетчика равно 0. Какая из приведенных временных диаграмм на выходе Q2 счетчика правильная?



045230

Ответ: 2 (Укажите номер правильной временной диаграммы, например, 4)

Синоним: 2)

