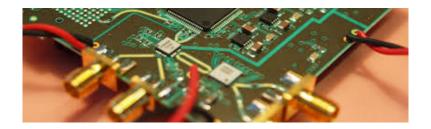
DEPARTMENT OF ELECTRICAL ENGENEERING AND INFORMATION TECHNOLOGY Institute for Data Processing and Electronics (IPE)

A Terabit sampling system with a photonics time-stretch analog-to-digital converter

Master Thesis of

Olena Manzhura

at the Institute for Data Processing and Electronics (IPE)



Reviewer: Prof. Dr. Anke-Susanne Müller

Second Reviewer: Dr. Michele Caselle

15.11.2020 - 14.05.2021

Erklärung zur Selbstständigkeit

Ich versichere, dass ich diese Arbeit selbstständig verangegebenen Quellen und Hilfsmittel benutzt habe, die Stellen als solche kenntlich gemacht und die Swissenschaftlicher Praxis in der gültigen Fassung vor	lie wörtlich oder inhaltlich übernomme- Satzung des KIT zur Sicherung guter
Karlsruhe, den 14.05.2	021,Olena Manzhura
	Als Prüfungsexemplar genehmigt von
Karlsruhe, den 14.05.202	21,

Prof. Dr. Anke-Susanne Müller

Abstract

Zusammenfassung

Résumé

Contents

1.	Introduction	1
	1.1. State of the art	1
	1.2. New Board	1
2.	Theoretical Background	3
	Theoretical Background 2.1. Something about synchrotron/Terahertz radiation?	3
	2.2. Time-Stretch Analog-to-Digital-Converter	3
3.	Work	5
4.	Conclusions	7
Αp	pendix	9
	A. First Appendix Section	9

List of Figures

List of Tables

3.1.	Power consumr	otion of KA	APTURE components										5
------	---------------	---------------	-------------------	--	--	--	--	--	--	--	--	--	---

1. Introduction

- 1.1. State of the art
- 1.2. New Board

2. Theoretical Background

- ${\bf 2.1.\ Something\ about\ synchrotron/Terahertz\ radiation..?}$
- ${\bf 2.2.} \ \, {\bf Time\text{-}Stretch \ Analog\text{-}to\text{-}Digital\text{-}Converter}$

3. Work

 Table 3.1.: Power consumption of KAPTURE components

Component	V_{cc} (V)	I_{max} (A)	Power (W)
HMC5649 (T/H-Amplifier)	2	0.221	0.442
	-5	0.242	1.21
LMC0480 (PLL)	3.3	0.590^{1}	1.947
HMC987LP5E (Fan-Out)	3.3	0.234^{2}	0.772
HMC856 (Delay)	-3.3	0.185	-0.611

 $^{^1{\}rm all~CLKs}$ $^2{\rm Outputs~and~RF\text{-}Buffer}$

4. Conclusions

Appendix

A. First Appendix Section