

Códigos Convolucionales

Sofía Bertinat

Trabajo final, Procesamiento digital de señales

Maestría en Sistemas embebidos

Códigos convolucionales

bits anteriores, requiriendo de una memoria.

Information bits Su finalidad es la obtención de redundancia de bits. Los bits de salida dependen no solo del bit actuales sino de los

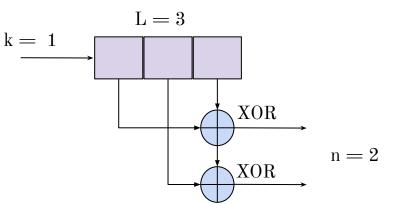
- Ingresan k bits por vez.
- Cada bloque de k bits es mapeado en un bloque de n bits.
- El encoder convolucional consiste en un shift register de k*L etapas, donde L es la restricción de longitud del código.
- Después de que los k bits hayan entrado en el registro de desplazamiento, se calculan n combinaciones lineales de los contenidos del registro de desplazamiento, y se utilizan para generar la forma de onda codificada.

Lk stages

Encoded

sequence to modulator

Encoder convolucionales



- Se asume que antes del ingreso del primer bit de información el estado de los bits de memoria es el de todos ceros.
- El ratio del código, R = k/n
- Una forma de describir cómo los bits de salida del encoder dependen del contenido del shift register es mediante n vectores g1 ... gn, conocidos como secuencias generadoras. $g1 = 1\ 0\ 1$ $g2 = 1\ 1\ 1$
- También se puede representar en forma polinómica, asociando un polinomio generador a cada salida. Permite obtener la salida multiplicando la entrada en forma polinómica por cada uno de los polinomios generadores.

$$g1(x) = 1 + x^2$$

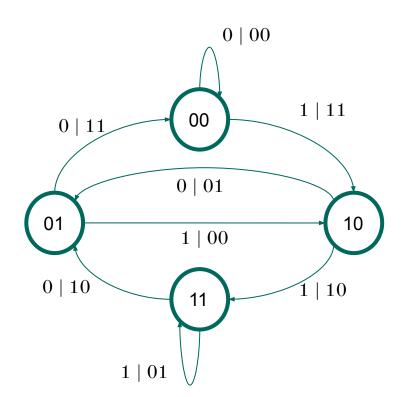
 $g2(x) = 1 + x + x^2$

Se tiene en memoria (L-1)* k bits, la salida depende de esta cantidad de bits anteriores.

Representación diagrama de estados

entrada | salida

- El encoder se comporta como una máquina de estados finitos donde la entrada condiciona la salida como el próximo estado de la misma.
- Cada estado es representado por las posibles combinaciones de bits anteriores.
- La cantidad de transiciones de estados (líneas) que salen de cada estado, se determina por el número de entradas posibles al codificador en ese estado.
- Máguina de 2^{((L-1)*k)} estados



Caso práctico

Se realiza el código convolucional de la figura, donde L = 7, $R = \frac{1}{2}$, teniendo los siguientes polinomios generadores:

Reset asincrónico activo bajo

Entrada: AXI stream ancho de word 16 bits

Salida: AXI stream ancho de word 32 bits

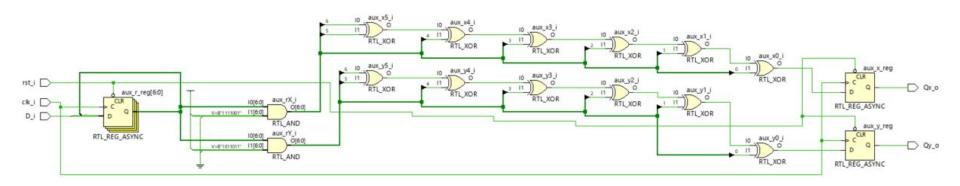
Data input X(n-1) X(n-2) X(n-3) X(n-4) X(n-5) X(n-6) X(n-6) X(n-6) X(n-1) X(n-2) X(n-2) X(n-3) X(n-4) X(n-6) X(n-6)

Se generan los vectores de prueba mediante python, utilizando la herramienta

Implementación

```
14 - architecture encoder arg of encoder is
        constant C PGENX : std logic vector(6 downto 0) := ("1111001");
15
16
        constant C PGENY : std logic vector(6 downto 0) := ("1011011");
        signal aux r: std logic vector(6 downto 0) := (others => '0');
18
        signal aux rX: std logic vector(6 downto 0) := (others => '0');
        signal aux rY: std logic vector(6 downto 0) := (others => '0');
19
20 !
        signal aux x: std logic := '0';
        signal aux y: std logic := '0';
    begin
23
24
        aux rX <= aux r and C PGENX;
         aux rY <= aux r and C PGENY;
26 !
27 🖨
        process(clk i, rst i)
28
         begin
29 □
           if rst i = '0' then
               aux r <= (others => '0');
31
                aux x <= '0';
               aux y <= '0';
32
           elsif rising edge(clk i) then
33
                aux r(5 downto 0) <= aux r(6 downto 1);
34
35
                aux r(6) <= D i;
36
                aux x <= aux rX(6) xor aux rX(5) xor aux rX(4) xor aux rX(3) xor aux rX(2) xor aux rX(1) xor aux rX(0);
37
                aux y <= aux rY(6) xor aux rY(5) xor aux rY(4) xor aux rY(3) xor aux rY(2) xor aux rY(1) xor aux rY(0);
38 白
             end if;
39 🖨
         end process;
40 1
41
        Qx o <= aux x;
42
         Qy o <= aux y;
44 @ end encoder arg;
```

Esquemático



Commpy

```
testEncoder > 💠 test_encoder.py > ...
      import numpy as np
      import commpy.channelcoding.convcode as cc
      import commpy.modulation as modulation
      #Simular el codigo VHDL y comparar la salida obtenida con resultado en python
      N = 16
      message bits = np.random.randint(0, 2, N) # mensaje, Stream of bits to be convolutionally encoded.
      print(message bits)
      np.savetxt('message bits.txt', message bits, fmt="%5i")
      generator matrix = np.array([[005, 007]]) # G(D) = [1+D^2, 1+D+D^2], Generator matrix G(D) of the convolutional encoder
      memory = np.array([2]) # Number of memory elements per input of the convolutional encoder.
      trellis = cc.Trellis(memory, generator matrix) # Trellis structure, classTrellis(memory, g matrix)
      coded bits = cc.conv encode(message bits, trellis)
      print(coded bits)
      np.savetxt('coded bits.txt', coded bits, fmt="%5i")
```

Simulación



Bibliografía

- Communication Systems Engineering, Second Edition
- https://commpy.readthedocs.io/en/latest/channelcoding.html#convolutional-codes
- https://github.com/veeresht/CommPy
- https://github.com/veeresht/CommPy/blob/master/commpy/channelcoding/R EADME.md