

<sup>\*</sup> Para o teste na placa DE1 ou DE2, o relogio CLK <= CLOCK\_50 e deve ser incluido no datapath o bloco de divisor de frequencia para obter a frequencia de 1Hz. Para o teste no emulador online, o relogio CLK <= CLK\_500Hz e incluir a entrada CLK\_1Hz. Nao e necessario incluir o divisor de frequencia.