

Relatório Lab 04

Ana Beatriz Barbosa - 245609

Ana Beatriz Mota - 248220

Sofia Valverde - 252974

A partir das imagens abaixo observadas nos relatórios do nosso código utilizando a multiplicação (*) em comparação à nossa implementação, observamos alterações nos seguintes pontos:

Logic utilization (in ALMs)

Nossa implementação: 22 / 32070

Utilizando (*): 9 / 32070

Isso significa que nosso código utilizou mais blocos lógicos do que a implementação já existente, o que faz sentido já que nossa implementação não é feita da forma mais otimizada existente.

Total DSP blocks

Nossa implementação: 0 / 87

Utilizando (*): 1 / 87

Isso significa que nosso código está utilizando apenas as operações aritméticas mais básicas nas ALMs, enquanto a implementação (*) utiliza um desses blocos especializado em operações aritméticas mais complexas. Isso faz sentido porque torna a performance da placa mais eficiente.