федеральное государственное автономное образовательное учреждение высшего образования «Самарский национальный исследовательский университет имени академика С.П. Королева» (Самарский университет)

<u>СИСТЕМЫ КОМПЬЮТЕРНОГО ПРОЕКТИРОВАНИЯ ЭЛЕКТРОННЫХ</u> <u>МОДУЛЕЙ МЕДИЦИНСКОЙ ТЕХНИКИ</u>

Методические указания к курсовой работе

«Сквозной цикл проектирования радиоэлектронных схем»

СОДЕРЖАНИЕ

1 Задание на курсовую работу «Сквозной цикл компьютерного проекти	ирования
электронных схем»	4
2 Микросхемы аналого-цифровых преобразователей	5
3 Примеры заданий для проектирования системы ввода аналоговых	
сигналов в микросхему аналого-цифрового преобразователя	7
4 Проектирование схемы ввода сигнала однонаправленного тока I ₁	8
5 Проектирование схемы ввода сигнала однонаправленного тока ${\rm I}_2$ при	
воздействии высокочастотных помех	. 10
6 Проектирование схемы ввода сигнала однополярного напряжения $U_{DC1}.$	16
7 Проектирование схемы ввода сигнала однополярного напряжения U_{DC2}	
с высокочастотной помехой	18
8 Проектирование схемы ввода сигнала однополярного напряжения $U_{\text{DC3}}.$	24
9 Проектирование схемы ввода сигнала однополярного напряжения U_{DC4}	
при воздействии высокочастотных помех	25
10 Проектирование схемы ввода сигнала переменного (разнополярного)	
напряжения U _{AC1})
11 Проектирование схемы ввода сигнала переменного (разнополярного)	
напряжения U _{AC2}	2
12 Проектирование схемы ввода сигнала переменного (разнополярного)	
напряжения U _{AC3}	5
13 Моделирование источника сигнала помехи	37
14 ВАРИАНТЫ ЗАДАНИЙ	40
Список использованных источников.	43
Приложение А (справочное)	44

1 Задание на курсовую работу «Сквозной цикл компьютерного проектирования электронных схем»

Выполнить проектирование системы ввода аналоговых сигналов в микросхему аналого-цифрового преобразователя (АЦП) для преобразования аналоговых сигналов в цифровые коды. Функциональная схема системы ввода представлена на рис 1.1.

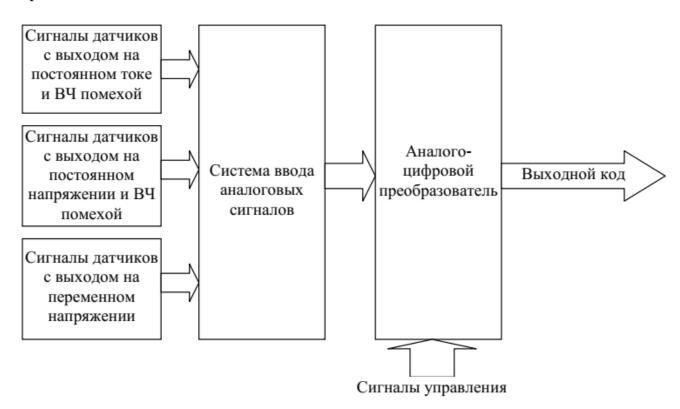


Рис. 1.1. Функциональная схема системы ввода аналоговых сигналов

Курсовая работа содержит следующие этапы:

- 1. Система ввода аналоговых сигналов должна обеспечить необходимый диапазон изменения входных напряжений для АЦП, определяемый вариантом курсовой работы. Тип аналого-цифрового преобразователя указан в задании.
- 2. Электрический ток необходимо преобразовать в напряжение. Сделать расчёт компонентов устройства сопряжения.
- 3. Переменное разнополярное напряжение требуется преобразовать в положительное однополярное напряжение с соответствующим диапазоном изменения величины. Сделать расчёт компонентов устройства сопряжения.

4. Для фильтрации ВЧ помех требуется выполнить проектирование активных фильтров нижних частот структур ИНУН (Саллен-Ки) или МОС (Рауха) и типом аппроксимации АЧХ по Баттерворту, Чебышеву, Бесселю с требуемым количеством звеньев фильтрации и соответствующими коэффициентами передачи по напряжению. Для всех вариантов использовать фильтр второго порядка. Полностью параметры фильтра указаны в задании.

Для всех разработанных устройств резисторы необходимо выбирать по ряду E96 (точность 2%), например: C2-33-0,125-1к $\pm 2\%$, а конденсаторы выбирать по ряду E24 (точность 5%), например: K10-17-50В-120п $\pm 5\%$.

- 5. Провести моделирование в OrCAD схем усилителей, разработанных по п. 2 и п. 3. Построить амплитудную характеристику Uвых=f(Uвх).
- 6. Провести моделирование схем ФНЧ в OrCAD по переменному току, разработанных по п.4. Построить АЧХ и ФЧХ фильтров, определить частоту среза. Сравнить с расчетом. Определить уровень шума на выходе ФНЧ. По графику ФЧХ определить фазовый сдвиг на частоте среза.
- 7. Провести моделирование схемы ввода аналоговых сигналов в OrCAD во временной области, т.е. всей разработанной схемы (усилитель плюс фильтр). Построить графики сигналов на входе, после усилителя и после фильтра. График должен содержать 3-5 периодов переменного напряжения. Рассчитать коэффициент гармоник сигнала переменного напряжения на входе и выходе схемы ввода аналоговых сигналов. Построить графики спектра сигналов переменного напряжения на входе и выходе о качестве фильтрации сигналов.
- 8. Разработать печатную плату схемы ввода аналоговых сигналов в OrCAD. Для этого добавить в схему разъемы и фильтрующие конденсаторы в цепи питания по ВЧ 0,1мкФ на корпус микросхемы, по НЧ 47,0мкФ на линию питания.
- 9. Пояснительная записка должна содержать описание способа подключения источников аналоговых сигналов к АЦП на основе технической документации на микросхему АЦП, указанную в задании.

10. Нарисовать по ГОСТу (нормам ЕСКД или стандарту СамУн) принципиальную электрическую схему на листе формата А4 разработанного устройства ввода аналоговых сигналов, включающую разъемы, микросхемы ОУ, АЦП и прочие R – C компоненты.

На схеме электрической принципиальной должны быть также изображены условные графические обозначения (УГО) разъёмов с требуемым количеством контактов и названиями сигналов. Разъёмы должны быть отдельные для входных сигналов, для напряжений питания, для сигналов управления и выходных сигналов АЦП – всего три разъема.

- 11. Для схемы электрической принципиальной требуется составить перечень элементов и оформить в соответствии с требованиями ЕСКД.
- 12. Оформить пояснительную записку по стандарту СамУн СТО СГАУ 02068410-004-2007 или ЕСКД.

2 Микросхемы аналого-цифровых преобразователей

Схемы подачи напряжений питания и внешних опорных напряжений на микросхемы некоторых аналого-цифровых преобразователей (АЦП или ADC) изображены на рис. 2.1, рис 2.2 и рис. 2.3.

Напряжение питания аналого-цифрового преобразователя могут быть установлены в широких пределах. Диапазон изменения входных напряжений определяет внешнее опорное напряжение Vref. По каждому из четырёх входов АЦП максимально допустимое напряжение UINmax=UINADCm. Линии связи, по которым измерительные сигналы аналоговых токов и напряжений передаются от источников сигналов к аналого-цифровому преобразователю, подвергаются воздействию высокочастотных помех cминимальной частотой спектре несколько десятков килогерц (величина указана в задании). Для снижения погрешностей измерений необходимо между источником измерительного сигнала и микросхемой

аналого-цифрового преобразователя установить фильтр нижних частот с частотой среза превышающей максимальную частоту в спектре измерительного сигнала в полтора, и даже в два, раза.

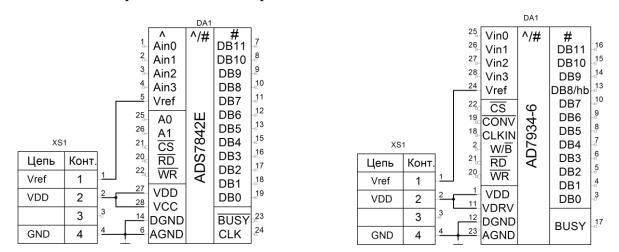


Рис. 2.1. Схемы подключения напряжений питания и опорных напряжений к ИМС ADS7842 и AD7934

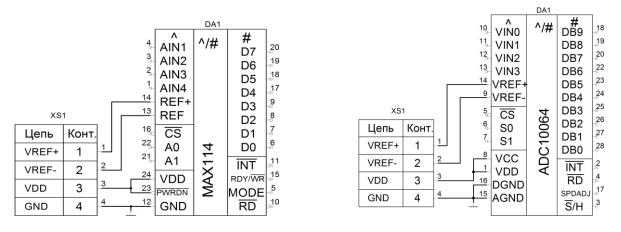


Рис. 2.2. Схемы подключения напряжений питания и опорных напряжений к ИМС MAX114 и ADC10064

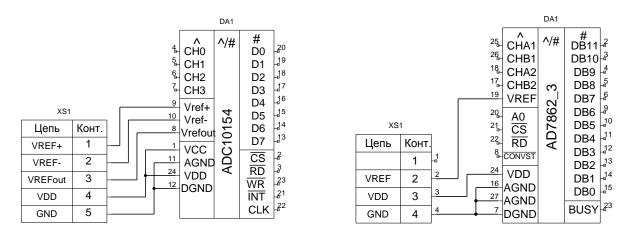


Рис. 2.3. Схемы подключения напряжений питания и опорных напряжений к ИМС ADC10154 и AD7862

3 Примеры заданий для проектирования системы ввода аналоговых сигналов в микросхему аналого-цифрового преобразователя

Примеры заданий на ввод сигналов тока и напряжений представлены в табл. 3.1. Источники сигналов — датчики с выходом постоянного (однонаправленного) тока, датчики с выходом постоянного (однополярного) напряжения и датчики с выходом переменного (разнополярного) напряжения. Входные сигналы микросхемы аналого-цифрового преобразователя положительные однополярные напряжения. Диапазон изменения входных напряжений аналого-цифрового преобразователя задаёт внешнее опорное напряжение Vref.

 Таблица3.1

 Пример задания на ввод сигналов тока и напряжений

Вариант №; тип АЦП; диапа- зон измененияU _{INADC}	(постоянные)	Напряжения однополярные (постоянные)	Напряжения переменные (разнополярные)	
1	2	3	4	
№ 101;	I1= от 0 мА до 270 мА;	U _{DC1} = от 0В до 17В;	Амплитуда	
АЦП	Верхняя частота в спектре	Верхняя частота в	U _{AC1m} = от 0мВ до	
	сигнала 1 кГц.	спектре сигнала 5,3 кГц.	5,9 мВ; частота 330 Гц	
U_{INADC} = от $0B$ до	I2= от 0 мА до 1,4 мА;	U _{DC2} =от 0В до 1,9 В;	Амплитуда	
1,25B	Верхняя частота в спектре			
	сигнала 5 кГц;	спектре сигнала 4,73 кГц;	0,59 B;	
	ВЧ помеха, нижняя ча-	ВЧ помеха, нижняя	частота 470 Гц	
	стота помехи 45 кГц.	частота помехи 47 кГц.		
		U _{DC3} = от 0В до 0,53 В;	Амплитуда	
		Верхняя частота в	U _{AC3m} = от 0В до	
		спектре сигнала 3,47 кГц;	59 B;	
			частота 60 Гц	
		U _{DC4} = от 0мВ до 13мВ;		
		Верхняя частота в		
		спектре сигнала 2,47 кГц;		
		ВЧ помеха, нижняя		
		частота помехи 25 кГц.		

Для ввода сигнала тока I1 необходимо по закону Ома определить величину сопротивления резистора и установить повторитель напряжения на

ИМС операционного усилителя. Для ввода сигнала тока 12 требуется использовать фильтр нижних частот структуры Саллен-Ки с коэффициентом передачи равным 2 на нижней частоте. Для ввода сигнала напряжения U_{DC1} необходимо применить делитель напряжения и установить повторитель напряжения на ИМС операционного усилителя. Для ввода сигнала напряжения U_{DC2} необходимо установить делитель напряжения и использовать фильтр нижних частот структуры Саллен-Ки с коэффициентом передачи равным 2 на нижней частоте. Для ввода сигнала напряжения U_{DC3} можно использовать масштабный неинвертирующий операционный блок. Для ввода сигнала напряжения U_{DC4} требуется использовать две ступени фильтра нижних частот структуры Рауха. Для ввода сигнала U_{AC1} необходимо использовать инвертирующий суммирующий и масштабный операционные блоки. Для ввода сигналов U_{AC2} и U_{AC3} необходимо использовать неинвертирующий суммирующий операционный блок.

4 Проектирование схемы ввода сигнала однонаправленного тока 11

Для максимального значения тока $I1_m$ =270мA находим по закону Ома величину сопротивления резистора, на котором будет падение напряжения U_{INADCm} .

$$R1 = U_{INADCm}/I1_m = 1,25B/270MA = 4,63 \text{ Om}.$$
 (4.1)

Номинальное сопротивление резистора по ряду E96 [1] (Приложение A): R1=4,64 Ом.

Схему на рис. 4.1 используем для ввода сигнала тока при отсутствии помех.

Операционный усилитель в схеме рис. 4.1 включён повторителем напряжения и позволяет получить выходное сопротивление схемы сопряжения малой величины. Это приводит к уменьшению погрешности при вводе аналоговых сигналов в микросхему аналого-цифрового преобразователя.

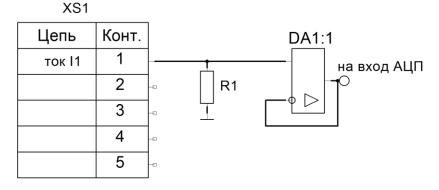


Рис. 4.1. Схема ввода сигнала однонаправленного токаI1

На рис. 4.2 представлена схема моделирования в пакете Micro Cap 11.

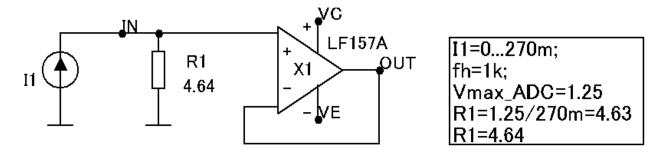


Рис. 4.2. Схема моделирования устройства ввода тока I1

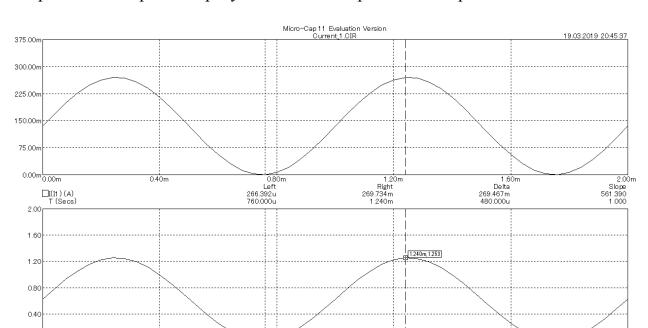
Для проверки функционирования схемы модели используем источник однонаправленного тока, сигнал которого изменяется по закону:

$$I(t)=0,27/2+0,27/2*Sin(2*pi*1k*t).$$

На рис. 4.3 представлена модель источника сигнала однонаправленного тока.

长 Current Source			×
	alue		
VALUE Show	C 0 AC 1 0 Sin 0.27/2 0.	2:_ ▼ Show	Change
Display Pin Markers Pin Names Pin Nu	mbers 🔽 Current 🔽 I	Power 🔽 Conditio	n Color
PART=I1 VALUE=DC 0 AC 1 0 Sin 0.27/2 0.27/2 1k 0 COST= POWER= SHAPEGROUP=Default PACKAGE=	0 0	Curren	t vs. Time ▼
OK Cancel Font Add	<u>D</u> elete Browse	Default Settings	
New Find Plot Syntax.	. IBIS <u>H</u> elp	Save Settings	
▼ Enabled ▼ Help Bar		File Link	
None Pulse Sin Exp PWL SFFM Nois		_	
DC 0 AC mag	nitude 1	AC Phase 0	
IO 0.27/2	IA 0.27/2	F0 1k	:
TD 0	DF 0	PH 0	
Default Typical Dam	ped PhaseA	PhaseB	PhaseC

Рис. 4.3. Атрибуты модели источника однонаправленного тока I1



На рис. 4.4 изображены результаты моделирования во временной области.

Рис. 4.4. Результаты моделирования во временной области (Transient)

760.000u,2.251m

Установленные курсоры подтверждают выполнение задания.

Left 2.251 m 760.000u

Bv(OUT)(V) T (Secs)

5 Проектирование схемы ввода сигнала однонаправленного тока I2 при воздействии высокочастотных помех

Right 1.253 1.240m Delta 1.250 480.000u Slope 2.605K 1.000

Максимальное значение тока $I2_m=1,4$ мА. Верхняя частота в спектре сигнала тока $f_{\rm max}=5$ к Γ ц. Нижняя частота в спектре высокочастотной помехи (noise) $f_{\rm n}$ $_{\rm min}=45$ к Γ ц.

Необходимо использовать фильтр нижних частот. Выбираем фильтр нижних частот структуры Саллен-Ки второго порядка [1, 3, 4] — на неинвертирующем операционном блоке. Выбираем тип фильтра по подходу к аппроксимации АЧХ — фильтр Баттерворта. Для расчёта используются обобщённые коэффициенты [3]: b=1,4142; c=1.

Определяем сопротивление резистора R1, для преобразования тока в напряжение:

$$R1 = U_{INADCm}/I2_m = 1,25B/1,4 \text{ MA}) = 892,857O\text{M}.$$
 (5.1)

Величину сопротивления резистора возьмём в два раза меньше, чтобы коэффициент передачи фильтра нижних частот был равен K_{LPF} =2. Получаем:

Выбираем номинальное сопротивление резистора по ряду E96 (Приложение A): R1=442 Ом.

Коэффициент передачи фильтра нижних частот K_{LPF} =2. Такой коэффициент передачи обеспечит одна ступень фильтрации структуры Саллен-Ки второго порядка. Схема ввода сигнала тока при воздействии помех изображена на рис. 5.1.

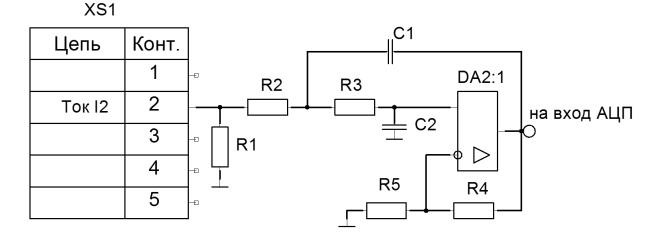


Рис. 5.1. Схема ввода сигнала однонаправленного тока I2 при воздействии помех

Определяем частоту среза фильтра нижних частот:

$$f_{\rm C} = 2 * f_{\rm max} = 2 * 5 \text{ k} \Gamma_{\rm U} = 10 \text{ k} \Gamma_{\rm U}.$$
 (5.2)

Расчёт номинальных значений резисторов и конденсаторов в схеме каждого звена ФНЧ Саллен-Ки выполняется по формализованным формулам [3]. В первую очередь вычисляется ёмкость конденсатора С1 по формуле:

$$C1 \approx \frac{10}{f_{C}[kHz]}[nF].$$
 (5.3)
 $C1 = 10 \text{H}\Phi/10 = 1 \text{H}\Phi.$

Номинальная ёмкость конденсатора С1 по ряду Е24: С1=1нФ.

Вычисляется значение ёмкости конденсатора С2:

$$C2 < (K_{\Phi H^{\text{U}}} - 1 + \frac{b_j^2}{4c_j})C1.$$
 (5.4)

$$C2<(2-1+1.4142^2/(4*1))*1 нФ=1,5 нФ.$$

С учётом условия номинальная ёмкость конденсатора С2 по ряду Е24: C2=1,3 н Φ .

Вычисляется значение сопротивления резистора R2 и выбирается ближайшее номинальное значение из ряда E96.

$$R2 = \frac{1}{\left(\pi f_{C}C1\right) \cdot \left(b_{j} + \sqrt{b_{j}^{2} + 4c_{j}\left(K_{LPFj} - 1\right) - 4c_{j}\frac{C2}{C1}}\right)}.$$
 (5.5)

Для вычисления воспользуемся калькулятором пакета схемотехнического моделирования Micro Cap 11 и запишем формулу в формате этого пакета. $R1=1/(PI*10k*1n)/(1.4142+sqrt(1.4142^2+4*1*(2-1)-4*1*1.3n/1n))=13,788$ кОм. По ряду E96 номинальное сопротивление резистора R2=13,7 кОм.

Вычисляется значение сопротивления резистора R3 и выбирается ближайшее номинальное значение из ряда E96.

$$R3 = \frac{1}{c_i \cdot C1 \cdot C2 \cdot R2 \cdot (2 \cdot \pi \cdot f_C)^2}$$
 (5.6)

Формула в формате калькулятора пакета схемотехнического моделирования MicroCap 11:

$$R3=1/(1*1n*1.3n*13.7k*(2*PI*10k)^2)=14,223 \text{ kOm}.$$

По ряду E96 номинальное сопротивление резистора: R3=14,3 кОм.

Формула для коэффициента передачи фильтра нижних частот:

$$K_{\Phi H \Psi} = \frac{R4}{R5} + 1. \tag{5.7}$$

Для схемы на рис. 5.1 должно выполняться условие:

$$R2 + R3 = \frac{R4 \cdot R5}{R4 + R5} \cdot \tag{5.8}$$

Из выражений (5.7) и (5.8) определим сопротивление резистора R4:

$$R4 = \frac{(R2+R3)K_{\Phi HY}}{K_{\Phi HY}-1} = (13.7k+14.4k)*2/(2-1)=56,2 \text{ kOm}.$$
 (5.9)

По ряду E96 номинальное сопротивление резисторов: R4=R5=56,2 кОм.

На рис. 5.2 изображена схема моделирования в пакете Micro Cap 11 и расчёты номинальных значений сопротивлений резисторов и ёмкостей конденсаторов.

Сигнал однонаправленного тока изменяется по закону:

$$I1(t)=0.0014/2+0.0014*sin(2*PI*5k*t)/2.$$

Модель источника сигнала однонаправленного тока представлена на рис. 5.3. Источник тока I2 имитирует высокочастотную помеху. На рис. 5.4 представлена модель источника высокочастотной помехи. Атрибут "Interval" определяет интервал времени между значениями случайной помехи. Атрибут "End-Time" задаёт окончание интервала формирования случайной помехи.

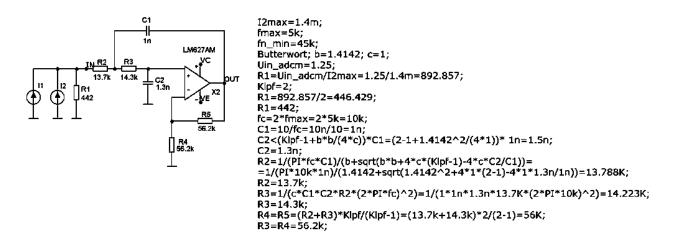


Рис. 5.2. Схема моделирования устройства ввода тока I2

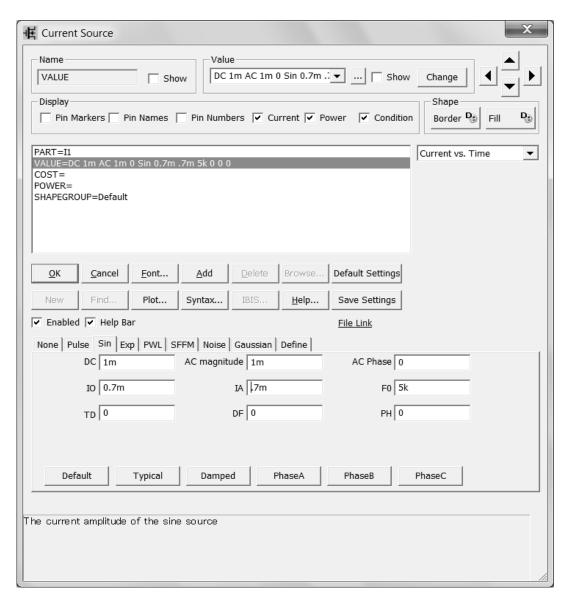


Рис. 5.3. Атрибуты модели источника сигнала тока I2

Name —			Valu	ie			
VALUE ☐ Show ☐ DC 0 AC 1 0 Noise {1/45k/1 ▼ ☐ Show Change ☐ ◀ ▼ ▶							
Display —	arkers 🔲 Pi	in Names	Pin Numl	oers 🔽 Cu	urrent 🔽 Po	ower 🔽 Condition	Shape Border D Fill D
COST= POWER=	0 AC 1 0 No	pise {1/45k/	15} .1m 0 {	2/5k}			Current vs. Time
ОК	Cancel	Font	Add	Delete	Browse	Default Settings	
New	Find	Plot	Syntax	IBIS	Help	Save Settings	
Enabled	I ✓ Help Ba	ır				File Link	
None Pul	Ise Sin Ex	p PWL S			Define		
	DC 0		AC magnit	ude 1		AC Phase 0	
Inte	erval {1/45k	/15}	Amplit	ude .1m		Start Time 0	
End T	ime {2/5k}		S	eed			
Defa	between r	Noise1	anges in th	e source \	value.		

Рис. 5.4. Атрибуты модели источника высокочастотной помехи тока

На рис. 5.5 представлены результаты моделирования в частотной области.

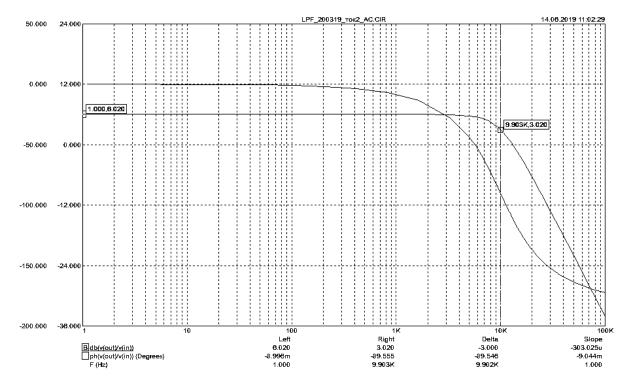


Рис. 5.5. Результаты моделирования вчастотной области (АС)

Курсоры установлены на начало частотного диапазона и на частоту среза $f_{\rm C}$ =9,903к Γ ц. Частота среза заданная и полученная при моделировании отличаются на сотые доли килогерц.

На рис. 5.6 представлены результаты моделирования во временной области. На временных диаграммах изображён входной ток, содержащий помехи и выходное напряжение системы ввода после фильтра второго порядка без помех.

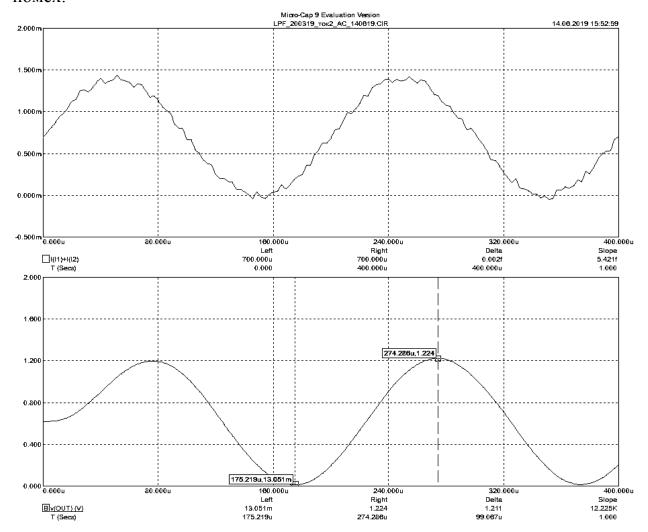


Рис. 5.6. Результаты моделирования во временной области (Transient)

6 Проектирование схемы ввода сигнала однополярного напряжения U_{DC1}

Максимальное значение напряжения U_{DC1m} =17В. Верхняя частота в спектре сигнала 5,3 кГц. Для ввода напряжения U_{DC1m} превышающего напряжение U_{INADCm} необходимо использовать делитель напряжения. Задаём ток делителя напряжения равным 1мА. Вычислим полное сопротивление:

$$R_{DIV}=R1+R2=U_{DC1m}/1mA=17B/0,001A=17 \text{ kOm}.$$
 (6.1)

Вычислим коэффициент передачи схемы резисторного делителя:

$$K_{DIV} = U_{INADCm} / U_{DC1m} = 1,25B/17B = 0,0735.$$
 (6.2)

Сопротивление резистора R2 в нижнем плече резисторного делителя:

$$R2=R_{DIV}*K_{DIV}=17\kappa Om*0,0735=1,2495 \kappa Om.$$
 (6.3)

По ряду E96 сопротивление резистора R2=1,24 кОм.

Сопротивление резистора R1:

$$R1=R_{DIV}-R2=17 \text{ kOm}-1,24 \text{ kOm}=15,76 \text{ kOm}.$$
 (6.4)

По ряду E96 сопротивление резистора R1=15,8 кОм.

На рис. 6.1 представлена схема ввода однополярного напряжения [1].

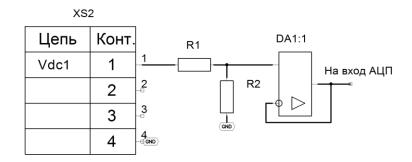


Рис. 6.1. Схема ввода однополярного напряжения U_{DC1}

На рис. 6.2 изображена схема моделирования ввода напряжения.

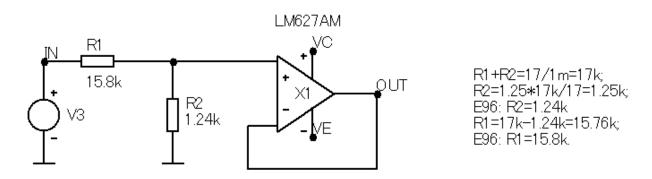


Рис. 6.2. Схема моделирования ввода однополярного напряжения U_{DC1}

В схеме моделирования сигнал источника напряжения V3 изменяется по закону:

$$V3(t)=17/2+17*\sin(2*PI*5,3k*t)/2.$$
 (6.5)

На рис. 6.3 представлены результаты моделирования во временной области ввода однополярного напряжения по схеме рис. 6.2. Курсоры на рис. 6.3 подтверждают изменение напряжения на выходе схемы в пределах от 1,77мВ до 1,233В.

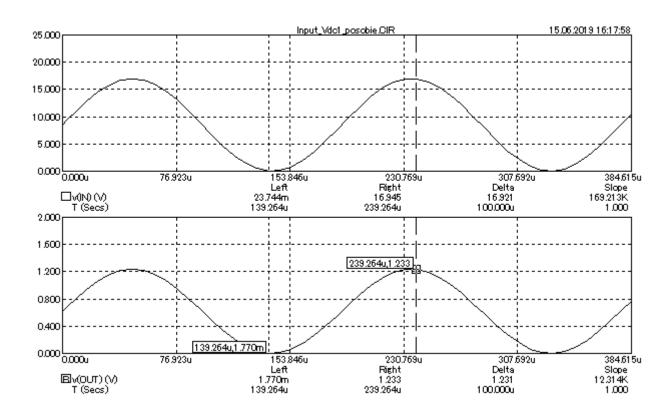


Рис. 6.3. Результаты моделирования ввода однополярного напряжения U_{DC1}

7 Проектирование схемы ввода сигнала однополярного напряжения U_{DC2} с высокочастотной помехой

Пределы изменения однополярного напряжения U_{DC2} от 0B до 1,9B. Верхняя частота в спектре сигнала 4,73 к Γ ц. На сигнал воздействует высокочастотная помеха, нижняя частота в спектре помехи 47 к Γ ц. Необходимо выполнить деление входного напряжения и частотную фильтрацию (рис. 7.1). Коэффициент передачи фильтра нижних частот K_{LPF} =2. Такой коэффициент передачи обеспечит одна ступень фильтрации структуры Саллен-Ки второго порядка. Схема ввода сигнала однополярного напряжения при воздействии помех изображена на рис. 7.1.

Для получения коэффициента передачи фильтра равного двум K_{LPF} =2 необходимо выполнение условие:

$$U_{DC2m} * K_{LPF} * K_{DIV} = U_{INADCm}. \tag{7.1}$$

Получим коэффициент передачи делителя:

$$K_{DIV} = U_{INADCm} / (U_{DC2m} * K_{LPF}) = 1,25B/1,9B/2 = 0,329.$$
 (7.2)

Задаём ток делителя напряжения равный I_{DIV}=1мА.Величина суммарного сопротивления делителя напряжения:

$$R_{DIV}=R1+R2=1,9B/1MA=1,9KOM.$$
 (7.3)

Сопротивление нижнего резистора делителя R2:

$$R2 = R_{DIV} * K_{DIV} = 1,9 \kappa O_M * 0,329 = 625,1 O_M.$$
 (7.4)

Номинальное сопротивление резистора R2 по ряду E96: R2=634Oм.

XS1

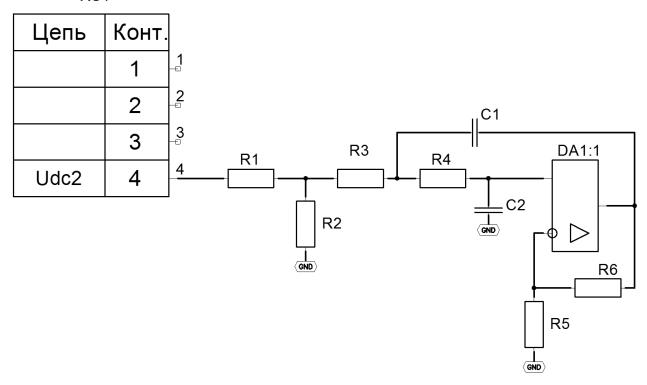


Рис. 7.1. Схема ввода однополярного напряжения с помехой U_{DC2}

Сопротивление резистора R1:

$$R1 = R_{DIV} - R2 = 1,9 \text{kOm} - 634 \text{Om} = 1,266 \text{kOm}.$$
 (7.5)

Номинальное сопротивление резистора R1 по ряду E96: R1=1,27кОм

Определяем частоту среза фильтра нижних частот:

$$f_{\rm C} = 2 * f_{\rm max} = 2 * 4,73 \ \kappa \Gamma \mu = 9,46 \ \kappa \Gamma \mu.$$
 (7.6)

Расчёт номинальных значений резисторов и конденсаторов в схеме каждого звена ФНЧ Саллен-Ки выполняется по формализованным формулам [3]. Для расчёта используются обобщённые коэффициенты [3]: b=1,4142; c=1. Схема моделирования в пакете Місго Сар 11изображенана рис. 7.2.

В первую очередь вычисляется ёмкость конденсатора С1 по формуле:

C1 =
$$\frac{10}{f_{\rm C}[k{\rm Hz}]}[n{\rm F}] = 10{\rm H}\Phi/9,46 = 1,057{\rm H}\Phi.$$
 (7.7)

Номинальное значение ёмкости конденсатора С1 по ряду Е24: С1=1нФ.

Вычисляется значение ёмкости конденсатора С2:

$$C2 < (K_{LPF} - 1 + b^2/(4c))C1.$$
 (7.8)

$$C2 < (2-1+1,4142^2/(4*1))*1 нФ=1,5 нФ.$$

С учётом условия номинальная ёмкость конденсатора C2 по ряду E24: C2=1,3 нФ.

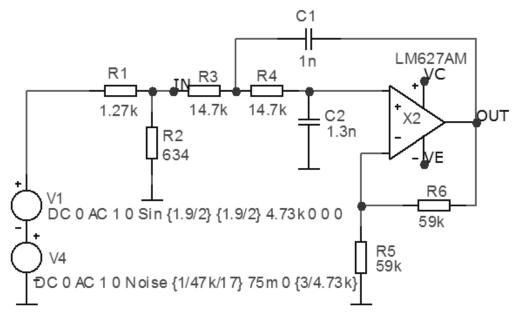


Рис. 7.2. Схема моделирования ввода напряжения U_{DC2} с помехой

Вычисляется значение сопротивления резистора R3 и выбирается ближайшее номинальное значение из ряда E96.

R3 =
$$\frac{1}{\left(\pi f_{c}C1\right) \cdot \left(b_{j} + \sqrt{b_{j}^{2} + 4c_{j}\left(K_{LPF_{j}} - 1\right) - 4c_{j}\frac{C2}{C1}}\right)}.$$
 (7.9)

Для вычисления воспользуемся калькулятором пакета схемотехнического моделирования MicroCap 11 и запишем формулу в формате этого пакета.

$$R3=1/(PI*9.46k*1n)/(1.4142+sqrt(1.4142^2+4*1*(2-1)-4*1*1.3n/1n))=14.58кОм.$$

По ряду E96 номинальное сопротивление резистора R3=14,7 кОм.

Вычисляется значение сопротивления резистора R4 и выбирается ближайшее номинальное значение из ряда E96.

$$R4 = \frac{1}{c_i \cdot C1 \cdot C2 \cdot R3 \cdot (2 \cdot \pi \cdot f_C)^2} \cdot \tag{7.10}$$

Формула в формате калькулятора пакета схемотехнического моделирования Micro Cap 11:

$$R4=1/(1*1n*1.3n*14.7k*(2*PI*9.46k)^2)=14.81$$
 кОм.

По ряду E96 номинальное сопротивление резистора: R4=14,7 кОм.

Формула для коэффициента передачи фильтра нижних частот:

$$K_{LPF} = \frac{R6}{R5} + 1. (7.11)$$

Для схемы на рис. 7.2 должно выполняться условие:

$$R3 + R4 = \frac{R5*R6}{R5+R6} \tag{7.12}$$

Из выражений (7.11) и (7.12) определим сопротивление резистора R5:

$$R5 = \frac{(R3+R4)K_{\Phi HY}}{K_{\Phi HY}-1} = (14.7k+14.7k)*2/(2-1)=58.8 \text{ kOm}.$$
 (7.13)

По ряду E96 номинальное сопротивление резисторов: R6=R5=59 кОм.

На рис. 7.3 представлены расчёты номинальных значений сопротивлений резисторов и ёмкостей конденсаторов в схеме моделирования.

```
Udc2max=1.9
fmax=4,73k;
fn min=47k;
Butterwort; b=1.4142; c=1;
Uin_adcm=1.25;
Idiv=1m;
Rdiv=R1+R2=Udc2max/Idiv=1.9/1m=1.9k
R2=(R1+R2)*Uin adcm/Udc2m/2=1.9k*1.25/2/1.9=625;
E96: R2=634;
R1=Rdiv-R2=1.9k-634=1.27K
E96: R1=1.27k;
Klpf=2:
fc=2*fmax=4.73k*2=9.46k;
C1=10/fc=10n/9.46=1.06n;
E24: C1=1n:
C2<(Klpf-1+b*b/(4*c))*C1=(2-1+1.4142^2/(4*1))*1n=1.5n;
C2=1.3n:
R3=1/(PI*fc*C1)/(b+sqrt(b*b+4*c*(Klpf-1)-4*c*C2/C1))=
=1/(PI*9.46k*1n)/(1.4142+sqrt(1.4142^2+4*1*(2-1)-4*1*1.3n/1n))=14.58K;
E96: R3=14.7k;
R4=1/(c*C1*C2*R2*(2*PI*fc)^2)=
=1/(1*1n*1.3n*14.7K*(2*PI*9.46k)^2)=14.81K;
E96: R4=14.7k;
R6=R5=(R3+R4)*Klpf/(Klpf-1)=(14.7k+14.7k)*2/(2-1)=58.8K;
E96: R5=R6=59k;
```

Рис. 7.3. Расчёты номинальных значений сопротивлений резисторов и ёмкостей конденсаторов в схеме моделирования

На рис. 7.4 изображены результаты моделирования в частотной области. Курсор установлен на частоту среза $f_{\rm C}$ =9,557к Γ ц.

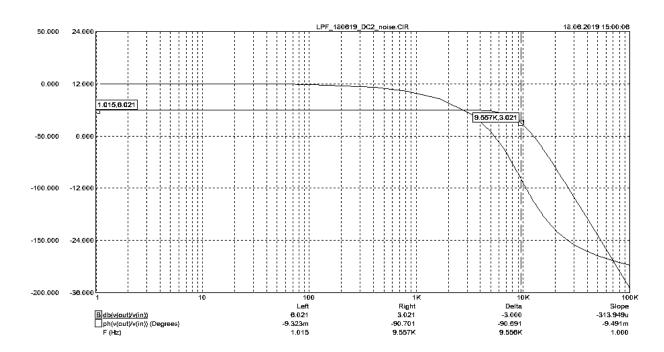


Рис. 7.4. Результаты моделирования в частотной области

Частота среза фильтра, полученная в результате моделирования, отличается от расчётного значения менее чем на 1%.

Для проверки функционирования схемы моделирования системы ввода аналогового напряжения, в источнике напряжения V1 требуется сформировать сигнал напряжения изменяющийся от нуля до максимального значения на максимальной частоте в спектре сигнала:

$$U_{DC2}=1,9/2+1,9*SIN(2*PI*4,73K*t)/2.$$
 (7.14)

Для имитации высокочастотной помехи используется источник напряжения V4. На рис. 7.5 представлена модель источника напряжения V4 с заданными атрибутами модели высокочастотной помехи. Атрибут "Interval" определяет интервал времени между соседними случайными значениями помехи. Атрибут "EndTime" определяет окончание интервала формирования случайных значений помехи.

На рис. 7.6 представлены результаты моделирования во временной области. Курсоры установлены на максимум сигнала U_{DC2} =1,252B и на минимальное значение U_{DC2} =15,487 милливольта. Отличие от теоретических значений составляет менее 1%.

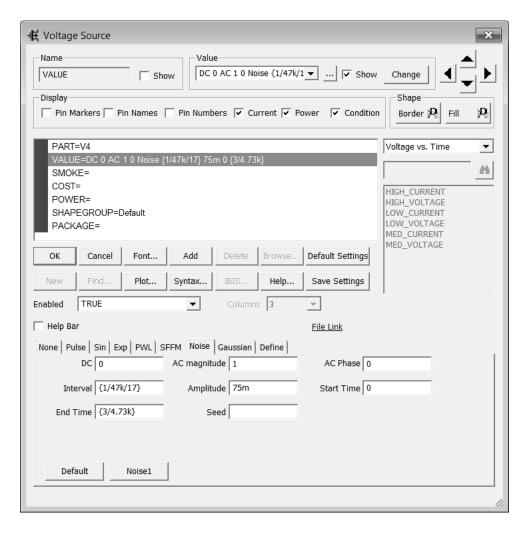


Рис. 7.5. Атрибуты модели высокочастотной помехи

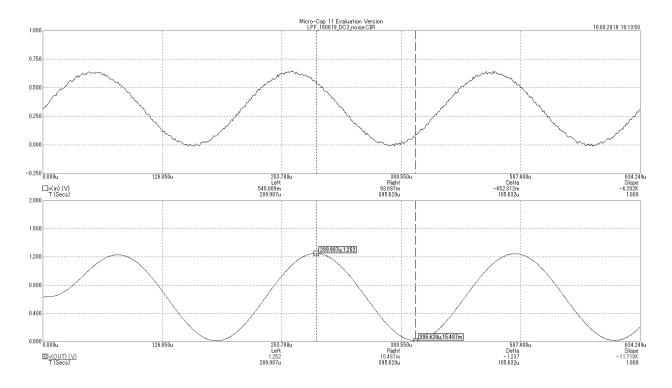


Рис. 7.6. Результаты моделирования во временной области

8 Проектирование схемы ввода сигнала однополярного напряжения U_{DC3}

Пределы изменения напряжения U_{DC3} от 0B до 0,53 B. Верхняя частота в спектре сигнала 3,47 к Γ ц. Требуемый коэффициент передачи

$$K3=U_{INADCm}/U_{DC3m}=1,25/0,53=2,358.$$

Необходимо использовать неинвертирующий масштабный операционный блок [1]. Схема ввода напряжения U_{DC3} изображена на рис. 8.1

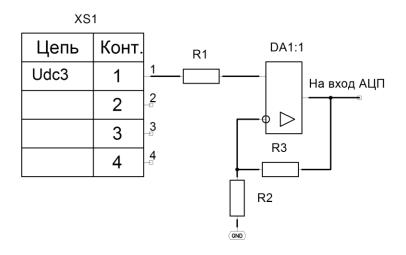


Рис. 8.1. Схема ввода напряжения UDC3

Задаём номинальное значение сопротивления резистора R2=20кОм. Сопротивление резистора R3 вычислим:

$$R3=R2*(K3-1)=20\kappa O_M*(2,358-1)=27,16\kappa O_M.$$

По ряду E96 сопротивление резистора R3=27,4кОм.

Сопротивление резистора R1 вычисляется по формуле:

R1=R2*R3/(R2+R3)=20 kOm*27,4kOm/(20 kOm+27,4kOm)=11,56 kOm.

По ряду E96 сопротивление резистора R1=11,5кОм.

На рис. 8.2 представлена схема моделирования ввода напряжения U_{DC3}.

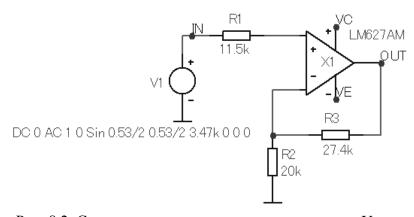
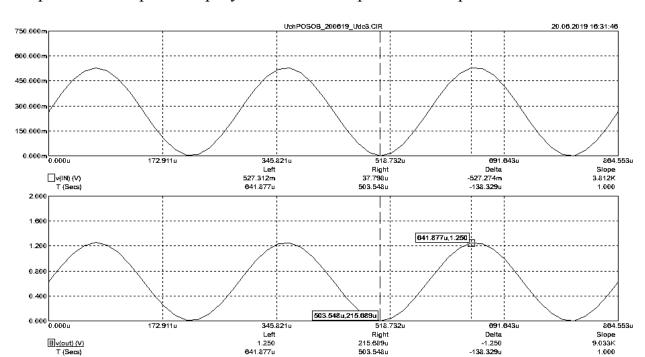


Рис. 8.2. Схема моделирования ввода напряжения U_{DC3}



На рис. 8.3 изображены результаты моделирования во временной области.

Рис. 8.3. Результаты моделирования во временной области

9 Проектирование схемы ввода сигнала однополярного напряжения U_{DC4} при воздействии высокочастотных помех

Максимальная величина напряжения U_{DC4m} =13 мВ. Верхняя частота в спектре напряжения f_{max} =2,47 к Γ ц. Нижняя частота в спектре высокочастотной помехи (noise) $f_{n \ min}$ =25 к Γ ц.

Определим коэффициент передачи фильтра нижних частот:

$$K_{LPF} = U_{INADCm} / U_{DC4m} = 1,25 B/13 MB = 96,15.$$
 (9.1)

Требуется использовать две ступени фильтрации каждая с коэффициентами передачи:

$$K_{LPF1} = K_{LPF2} = SQRT(K_{LPF}) = 9.81.$$
 (9.2)

Для реализации таких величин коэффициентов передач необходимо использовать ФНЧ второго порядка структуры Рауха — на инвертирующих операционных блоках [1, 2, 3]. Выбираем фильтр по подходу к аппроксимации АЧХ — фильтр Баттерворта, две ступени фильтрации. Для расчёта используются обобщённые коэффициенты [3]. Для первой ступени фильтрации b1=0,7654; c1=1. Для второй ступени фильтрации b2=1,8478; c2=1.

Принципиальная схема ввода сигнала датчика с выходом однополярного напряжения при воздействии помех изображена на рис. 9.1.

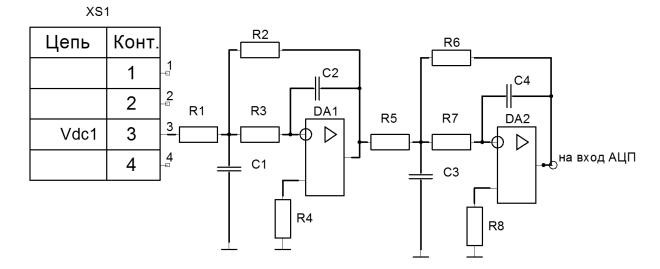


Рис. 9.1. Схема ввода однополярного напряжения U_{DC4} при воздействии помех

Определим частоту среза ФНЧ:

$$f_{\rm C} = 2f_{\rm max} = 2.2,47 \ \kappa\Gamma_{\rm U} = 4,94 \ \kappa\Gamma_{\rm U}.$$
 (9.3)

Выполняем расчёт первой ступени фильтрации на ИМС DA1.

В первую очередь вычисляется ёмкость конденсатора С1 по формуле:

$$C1 \approx \frac{10}{f_C[kHz]}[nF]. \tag{9.4}$$

 $C1=10H\Phi/4,94=2,024H\Phi$.

Номинальная ёмкость конденсатора С1 по ряду Е24: С1=2нФ.

Вычисляется значение ёмкости конденсатора С2:

$$C2 < b1*b1*C1/(4*c1*(|K_{LPF1}|+1)).$$
 (9.5)
 $C2 < 0.7654*0.7654*2n/(4*1*(9.81+1))=27,097p.$

Номинальная ёмкость конденсатора C2 с учётом условия по ряду E24: $C2=24 \ \Pi\Phi$.

Вычисляется значение сопротивления резистора R2 и выбирается ближайшее номинальное значение из ряда E96 [1].

$$\begin{split} R2 = &(|K_{\text{LPF1}}| + 1)/(PI*f_{\text{C}}*\text{C}1)/(b1 + \text{sqrt}(b1*b1 - 4*c1*(|K_{\text{LPF1}}| + 1)*\text{C}2/\text{C}1)). \quad (9.6) \\ R2 = &(9.81 + 1)/(PI*4.94 \text{k}*2\text{n})/(0.7654 + \text{sqrt}(0.7654*0.7654 - 4*1*(9.81 + 1)*\\ & *24\text{p}/2\text{n})) = 340,06 \text{кOm}. \end{split}$$

Номинальное значение сопротивления резистора R2 по ряду E96: R2= 340 кОм.

Вычисляется значение сопротивления резистора R1 и выбирается ближайшее номинальное значение из ряда E96.

$$R1=R2/|K_{LPF1}|;$$
 (9.7)
 $R1=340 \text{ k/9,81}=34,659 \text{kOm.}$

Номинальное значение сопротивления резистора R1 по ряду E96: R1=34,8 кОм.

Вычисляется значение сопротивления резистора R3 и выбирается ближайшее номинальное значение из ряда E96.

R3=1/(c1*C1*C2* R2*(2*PI*
$$f_{\rm C}$$
)^2); (9.8)
R3=1/(1*2n*24p*340k*(2*PI*4.94k)^2)=63,601кOm.

Номинальное значение сопротивления резистора R3 по ряду E96: R3=63,4 кОм.

Для уменьшения погрешности рекомендуется вычислять значение сопротивления резистора R4 по формуле:

$$R4=R3+R1*R2/(R1+R2);$$
 (9.9)

 $R4=63,4k+34,8k*340k/(34,8k+340k)=94.97\kappaOm.$

Номинальное значение сопротивления резистора R4 по ряду E96: R4=95,3 кОм.

Расчёт второй ступени фильтрации на ИМС DA2. Коэффициенты для второй ступени фильтра: b2=1,8478; c2=1.

В первую очередь вычисляется ёмкость конденсатора С3 по формуле:

$$C3 \approx \frac{10}{f_{\rm C}[\text{kHz}]} [\text{nF}]. \tag{9.10}$$

$$C3=10H\Phi/4,94=2,024H\Phi$$
.

Номинальная ёмкость конденсатора С3 по ряду Е24: С3=2нФ.

Вычисляется значение ёмкости конденсатора С4:

$$C4 < b2*b2*C1/(4*c2*(|K_{LPF2}|+1)) = 1,8478*1,8478*2 \\ \text{H}/(4*1*(9,81+1)) = 157.926 \ \pi.$$

Номинальная ёмкость конденсатора C4 с учётом условия по ряду E24: C4=150 $\pi\Phi$.

Вычисляется значение сопротивления резистора R6 и выбирается ближайшее номинальное значение из ряда E96.

$$R6 = (|K_{LPF2}|+1)/(PI*f_{C}*C3)/(b2+sqrt(b2*b2-4*c2*(|K_{LPF2}|+1)*C4/C3)); \qquad (9.11)$$

$$R6 = (9.81+1)/(PI*4.94k*2n)/(1.8478+sqrt(1.8478*1.8478-4*1*(9.81+1)*$$

$$*150p/2n)) = 153.98 \kappa Om.$$

Номинальное значение сопротивления резистора R6 по ряду E96: R6= 154 кОм.

Вычисляется значение сопротивления резистора R5 и выбирается ближайшее номинальное значение из ряда E96.

R5=R6/
$$|K_{LPF2}|$$
; (9.12)
R5=154 κ /9,81=15,7 κ Om.

Номинальное значение сопротивления резистора R5 по ряду E96: R5=15,8 кОм.

Вычисляется значение сопротивления резистора R7 и выбирается ближайшее номинальное значение из ряда E96.

$$R7=1/(c2*C1*C2*R6*(2*PI*f_C)^2);$$
 (9.13)
 $R7=1/(1*2n*150p*154k*(2*PI*4.94k)^2)=22.47\kappaO_M.$

Номинальное значение сопротивления резистора R7 по ряду E96: R7=22,6 кОм.

Для уменьшения погрешности рекомендуется вычислять значение сопротивления резистора R8 по формуле:

$$R8=R7+R5*R6/(R5+R6);$$
 (9.14)

R8=22,6 kOm+15,8 kOm*154 kOm/(15,8 kOm+154 kOm)=36.93 kOm.

Номинальное значение сопротивления резистора R8 по ряду E96: R8=36.5 кОм.

Схема моделирования ввода однополярного напряжения U_{DC4} при воздействии помех изображена на рис. 9.2.

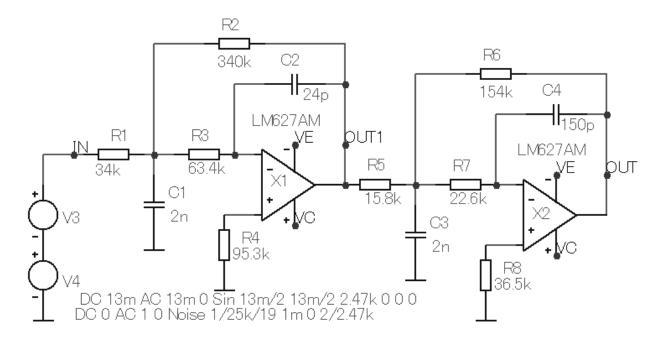


Рис. 9.2. Схема моделирования ввода однополярного напряжения U_{DC4} при воздействии помех

Результаты моделирования в частотной области, логарифмическая амплитудно-частотная характеристика (ЛАХ), представлены на рис. 9.3. Правый курсор установлен на частоту среза $f_{\rm C}$ =4,931 кГц. На низкой частоте коэффициент передачи модели фильтра нижних частот составляет $K_{\rm LPE}$ =95,22.

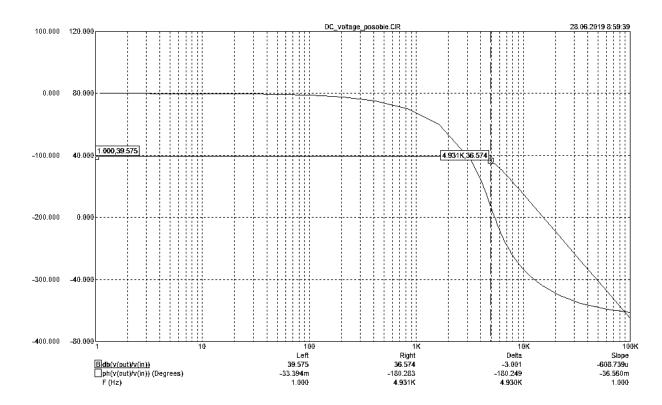


Рис. 9.3. Результаты моделирования фильтра нижних частот в частотной области

На рис. 9.4 представлены результаты моделирования во временной области. На выходе модели фильтра нижних частот имеем однополярный сигнал напряжения при отсутствии помех.

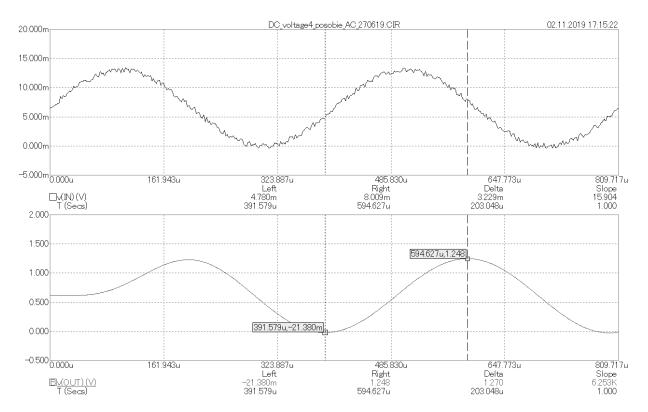


Рис. 9.4. Результаты моделирования фильтра нижних частот во временной области

10 Проектирование схемы ввода сигнала переменного (разнополярного) напряжения U_{AC1}

Переменное напряжение с выхода датчика частотой 330 Γ ц имеет амплитуду U_{AC1m} =5,9 мВ.

Полный размах переменного напряжения (pick-pick):

$$U1_{P P} = 2*U_{AC1m} = 2*5.9 \text{ MB} = 11.8 \text{ MB}.$$
 (10.1)

На выходе схемы сопряжения должно быть напряжение $U_{INADCm}=1,25~B$. Коэффициент передачи схемы сопряжения:

$$K_{AC}=U_{INADCm}/U1_{P}$$
 P=1,25 B/11,8 MB=105,93.

Необходимо использовать два масштабных инвертирующих операционных блока с равными коэффициентами передачи первого операционного блока $|K_{AC1}|$ и по первому входу второго операционного блока $|K_{AC21}|$ [1, 2],

$$|K_{AC1}| = |K_{AC21}| = \sqrt{K_{AC}} = \sqrt{105,93} = 10,29.$$

Для получения на выходе второго операционного блока однополярного напряжения необходимо реализовать инвертирующий суммирующий операционный блок, на второй вход которого подать напряжение питания отрицательного знака VEE=–5 В. Коэффициент передачи по второму входу второго суммирующего операционного блока:

$$K_{AC22} = (U_{BXAIIIIm}/2)/VEE = (1,25 B/2)/5 B = 0,125.$$
 (10.2)

Принципиальная электрическая схема ввода разнополярного (переменного) напряжения изображена на рис. 10.1.

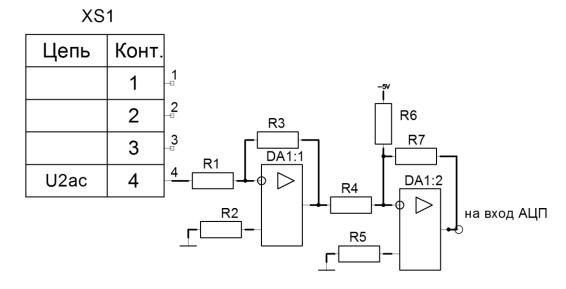


Рис. 10.1.Схема ввода переменного (разнополярного) напряжения в АЦП

Сопротивления резисторов в цепях обратных связей первого и второго операционных блоков выбираем равными R3=R7=200 кОм.

Сопротивление резистора R1 определим из выражения:

$$R1=R3/K_{AC1}=200 \text{ kOm}/10,29=19,44 \text{ kOm}.$$

Сопротивление резистора R1 по ряду E96 составляет: R1=19,6 кОм.

Сопротивление резистора R2=(R1*R3)/(R1+R3);

$$R2=(19.6 \text{ kOm}*200 \text{ kOm})/(19.6 \text{ kOm}+200 \text{ kOm})=17.85 \text{ kOm}.$$

Сопротивление резистора R2 по ряду E96 составляет: R2=17,8 кОм.

Сопротивление резистора R4 определим из выражения:

$$R4=R7/K_{AC21}$$
.

Сопротивления резисторов R1=R4=19,6 кОм.

Сопротивление резистора R6 определим из выражения:

$$R6=R7/K_{AC22}=200 \text{ кOm}/0,125=1600 \text{ кOm}=1,6 \text{ Mom}.$$

Сопротивление резистора R6 по ряду E96 составляет: R6=1,62 Moм.

Сопротивление резистора R5 определим из выражения:

$$R5 = (((R4*R7)/(R4+R7))*R6)/(((R4*R7)/(R4+R7))+R6);$$

$$R5 = (((19.6 \text{ kOm} * 200 \text{ kOm})/(19.6 \text{ kOm} + 200 \text{ kOm})) * 1.62 \text{ Mom})/(19.6 \text{ kOm} + 200 \text{ kOm})/(19.6 \text{ kOm} +$$

$$/(((19.6 \text{ kOm}*200 \text{ kOm})/(19.6 \text{ kOm}+200 \text{ kOm}))+1.62 \text{ Mom})=17.66 \text{ kOm}.$$

Сопротивление резистора R5 по ряду E96 составляет: R5=17,8 кОм.

На рис. 10.2 изображена схема моделирования ввода переменного (разнополярного) в микросхему аналого-цифрового преобразователя.

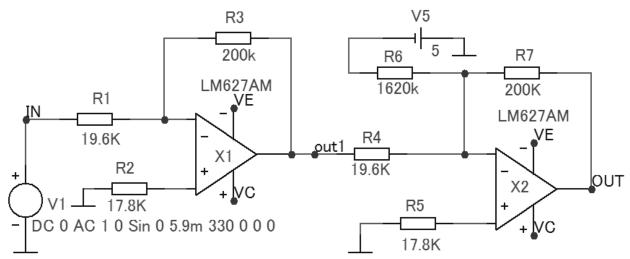


Рис. 10.2. Схема моделирования ввода переменного напряжения в АЦП

Входное напряжение изменяется в соответствии с выражением:

$$V(1)=5.9m*SIN(2*PI*330*t)$$
.

На рис. 10.3 изображены результаты моделирования схемы ввода переменного напряжения в аналого-цифровой преобразователь.

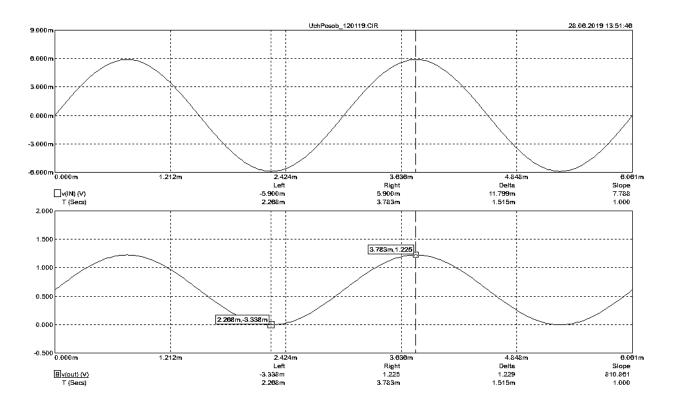


Рис. 10.3. Результаты моделирования схемы ввода переменного напряжения

Курсоры на временных диаграммах подтверждают выполнение поставленной задачи.

11 Проектирование схемы ввода сигнала переменного (разнополярного) напряжения U_{AC2}

Переменное напряжение с выхода датчика имеет максимальную амплитуду

$$U_{AC2m} = 0.59B.$$

Частота переменного напряжения 470Гц.

Полный размах переменного напряжения (pick-pick):

$$U2_{P_P}=2*U_{AC2m}=2*0,59B=1,18B.$$
 (11.1)

На выходе схемы ввода сигнала должно быть напряжение U_{INADCm} =1,25 В. Коэффициент передачи схемы сопряжения:

$$K_{AC} = U_{INADCm}/U_{P_P} = 1,25B/1,18B = 1,0593.$$
 (11.2)

Следует использовать суммирующий неинвертирующий операционный блок на два входа для получения однополярного напряжения на входе микросхемы аналого-цифрового преобразователя. Схема ввода переменного напряжения U_{AC2} изображена на рис. 11.1.

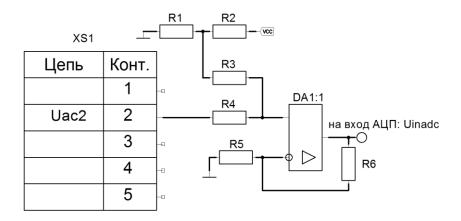


Рис. 11.1. Схема ввода напряжения U_{AC2} в аналого-цифровой преобразователь

Напряжение на входе АЦП формируется в соответствии с формулой:

$$U_{IN_ADC} = \frac{1}{2} \left(1 + \frac{R6}{R5} \right) \left(U2_{P_P} + \left(\frac{R1}{R1 + R2} \right) VCC \right). \tag{11.3}$$

Напряжение VCC=15В. Должно выполняться равенство для общего коэффициента передачи

$$1,0593 = \frac{1}{2} \left(1 + \frac{R6}{R5} \right). \tag{11.4}$$

Определяем величину отношения

$$R6/R5=2\cdot1,0593-1=1,1186.$$

Задаёмся величиной сопротивления резистора R5=100кОм. Сопротивление резистора R6=111,8кОм. По ряду E96 сопротивление резистора R6=113кОм. Значение коэффициента

$$\frac{1}{2}\left(1+\frac{R6}{R5}\right) = (1+113\kappa/100\kappa)/2 = 1,065. \tag{11.5}$$

Для второго слагаемого в формуле (11.3) должно выполняться равенство

$$\frac{1}{2} \left(1 + \frac{R6}{R5} \right) \left(\left(\frac{R1}{R1 + R2} \right) \text{VCC} \right) = 0.59. \tag{11.6}$$

$$\left(\frac{R1}{R1+R2}\right)$$
 VCC=0,554. (11.7)

Напряжение VCC=15В. Задаёмся током делителя напряжения равным 1 миллиамперу. Сопротивление резисторов (R1+R2)=15кОм. Сопротивление резистора R1=0,554кОм. По ряду E96 выбираем сопротивление резистора R1=562Ом. Сопротивление резистора R2=15кОм–0,562кОм=14.38кОм. По ряду E96 сопротивление резистора R2=14,3кОм. Для уменьшения погрешности должно выполняться равенство:

 $R3/2=R4/2=R5*R6/(R5+R6)=100\kappa*113\kappa/(100\kappa+113\kappa)=53,0516\kappa$.

Получаем R3=R4=2*53,0516к=106,1033к. По ряду E96 выбираем сопротивление резисторов R3=R4=107к.

На рис. 11.2 представлена схема моделирования ввода напряжения U_{AC2} .

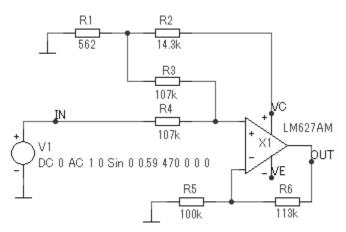


Рис. 11.2. Схема моделирования ввода напряжения U_{AC2}

На рис. 11.3 представлены расчёты номинальных значений сопротивлений резисторов в схеме моделирования.

```
Uac2m=0.59;
f=470Hz:
U2p p=2*Uac2m=2*0.59=1.18;
Kac2=Uinadcm/U2p p=1.25/1.18=1.0593;
Uinadc=(1+R6/R5)*(U2p_p+(R1/(R1+R2))*VCC)/2;
VCC=15;
1.0593 = (1+R6/R5)/2;
R6/R5=2*1.0593-1=1.1186;
              R6=R5*1.1186=100k*1.1186=111.8k;
R5=100k;
E96:
      R6=113k:
(1+R5/R6)/2=(1+113k/11k)/2=1.065;
(1+R6/R5)*(R1/(R1+R2))*VCC/2=U2p_p/2;
VCC=15;
             Idivid=1m;
(R1+R2)=15k;
R1*VCC/(R1+R2)=0.554;
R1=554:
E96:
         R1=549;
R2=15k-549=14.451k;
         R2=14.3k;
R3/2=R4/2=R5*R6/(R5+R6)=100k*113k/(100k+113k)=53.0516K;
R3=R4=2*53.0516K=106.1033K;
E96:
         R3=R4=107k;
```

Рис. 11.3. Расчёты номинальных значений сопротивлений резисторов в схеме моделирования ввода напряжения U_{AC2}

Входное напряжение схемы V(1)=0.59*SIN(2*PI*470*t). На рис. 11.4 изображены результаты моделирования во временной области схемы ввода напряжения U_{AC2} . Курсоры установлены на максимум и минимум сигнала на выходе схемы и подтверждают выполнение задачи.

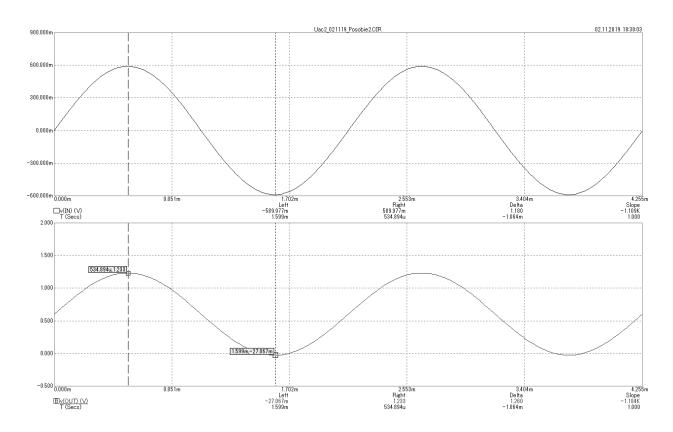


Рис. 11.4 . Результаты моделирования схемы ввода напряжения U_{AC2}

12 Проектирование схемы ввода сигнала переменного (разнополярного) напряжения U_{AC3}

Переменное напряжение с выхода датчика имеет максимальную амплитуду

$$U_{AC3m} = 59B.$$
 (12.1)

Частота переменного напряжения 60Гц.

Полный размах переменного напряжения (pick-pick):

$$U3_{P_P}=2*U_{AC3m}=2*59B=118B.$$
 (12.2)

На выходе схемы ввода сигнала должно быть напряжение $U_{INADCm}=1,25~B$.

Следует использовать резисторные делители напряжения и суммирующий неинвертирующий операционный блок на два входа для получения однополярного напряжения на входе микросхемы аналого-цифрового преобразователя.

Схема ввода переменного напряжения U_{AC3} изображена на рис. 12.1.

Напряжение на входе микросхемы АЦП формируется в соответствии с формулой:

$$U_{INADCm} = \frac{1}{2} \left(1 + \frac{R8}{R7} \right) \left(U3_{P_P} * \left(\frac{R6}{R6 + R4} \right) + \left(\frac{R3}{R1 + R3} \right) *VCC \right). \tag{12.3}$$

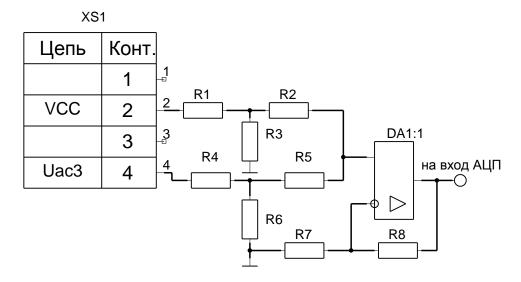


Рис. 12.1. Схема ввода переменного напряжения U_{AC3}

Напряжение VCC=15B. Должно выполняться равенство для произведения

$$1 = \frac{1}{2} \left(1 + \frac{R8}{R7} \right). \tag{12.4}$$

Определяем величину отношения

$$R8/R7=1$$
.

Коэффициент передачи схемы делителя напряжения R4, R6:

$$K_{AC} = U_{INADCm} / U3_{P_P} = 1,25B/118B = 0,010593 = \frac{R6}{R4 + R6}$$
 (12.5)

Получаем $\frac{R4}{R6}$ = 93,4. Задаём значение сопротивления резистора R6=1 кОм.

Сопротивление резистора R4=93,4кОм. Выбираем по ряду E96 значение сопротивление резистора R4=93,1кОм.

Для схемы делителя напряжения R1, R3 должно выполняться равенство

$$\left(\frac{R3}{R1+R3}\right) * VCC = U_{INADCm} / 2.$$
(12.6)

Получаем $\left(\frac{R3}{R1+R3}\right) = 1,25/2/15 = 0,04167$. В результате $\frac{R1}{R3} = 23$. Задаём зна-

чение сопротивления резистора R3=1кОм. Сопротивление резистора R1=23кОм. Выбираем по ряду E96 значение сопротивление резистора R1=23,2 кОм. Задаём значение сопротивлений резисторов R2=R5=100кОм. Для уменьшения погрешности необходимо выполнение условия:

$$\frac{R2*R5}{R2+R5} = \frac{R7*R8}{R7+R8}.$$
 (12.7)

Сопротивления резисторов R7=R8=50кОм. По ряду E96 номинальные значения сопротивлений резисторов R7=R8=49,9кОм.

На рис. 12.2 изображена схема моделирования ввода переменного напряжения U_{AC3} .

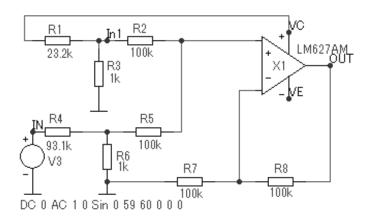


Рис. 12.2. Схема моделирования ввода переменного напряжения U_{AC3}

Входное напряжение формируется источником в соответствии с выражением: V3=59*SIN(2*PI*60*t). На рис. 12.3 представлены результаты моделирования во временной области схемы ввода напряжения U_{AC3} .

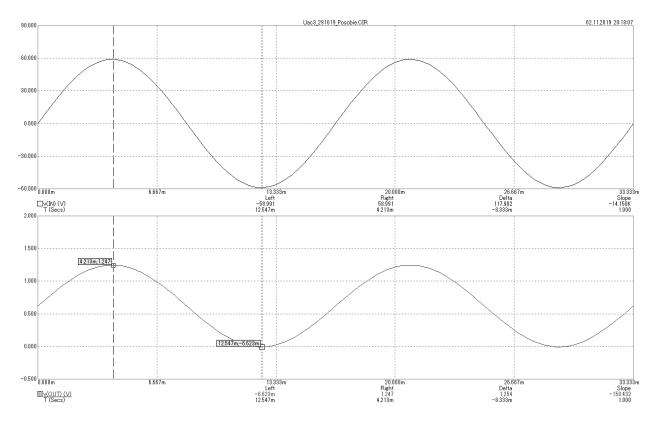


Рис. 12.3. Результаты моделирования схемы ввода переменного напряжения U_{AC3}

Курсоры, установленные на временной диаграмме, подтверждают выполнение задания.

13 Моделирование источника сигнала помехи в OrCAD

Источник сигнала помехи представляет собой генератор гауссовского шума, среднеквадратическое значение которого равно уменьшенной в 15÷20 раз амплитуде сигнала, заданного на входе устройства, а время корреляции в 20 раз меньше периода нижней частоты сигнала помехи. Поэтому его можно считать белым шумом в пределах полосы пропускания ФНЧ.

Включение источника шума осуществляется с помощью независимого генератора напряжения типа VPWL_File или тока IPWL_File из библиотеки символов Source.olb.

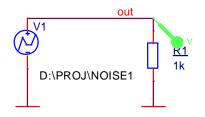
Процедура включения источника шума на вход устройства ввода содержит следующие этапы:

- 1) Определяется время корреляции шума по формуле Ткор= $1/f_{n_{min}}/20$, где $f_{n_{min}}$ нижняя частота в спектре высокочастотной помехи.
- 2) Определяется амплитуда сигнала помехи по формуле $A_m = A_m/20$, где A_m амплитуда тока или напряжения указанная в задании.
- 3) На вход схемы ввода включается независимый источник формирователь шума с параметрами (открыть окно свойств источника VPWL_File или IPWL File):
- АС = 1, для анализа по переменному току;
- **TSF** (Time_Scale_Factor) = <Tκop >;
- **VSF** (Value_Scale_Factor) = <AM $\Pi >$;
- **File** = путь к noise1.

Здесь noise1 — файл отсчетов гауссовского шума с единичной дисперсией, следующих с периодом, равным 1сек. Файл д.б. помещен в вашем рабочем каталоге. Пример пути расположения файла noise1 для проекта в папке PROJ на лиске D:

D:\PROJ\noise1

Пример схемы источника напряжения помехи и настройка свойств источника для $A_m = 2B$ и $f_{n_min} = 33,3$ к Γ ц показаны на рисунке 13.1.



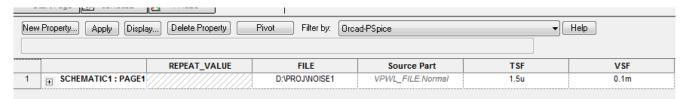


Рисунок 13.1 - Схема и настройки источника напряжения помехи Временная диаграмма на выходе источника напряжения помехи показана на рисунке 13.2. Величина резистора R1 указана условно.

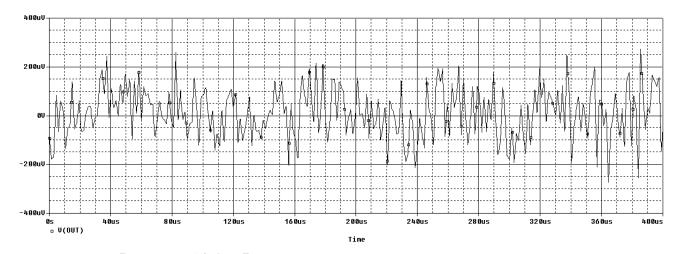


Рисунок 13.2 – Временная диаграмма сигнала помехи

Пример схемы источника тока помехи и настройка свойств источника для $A_m = 1,4$ мA и $f_{n_min} = 45$ к Γ ц показаны на рисунке 13.3.

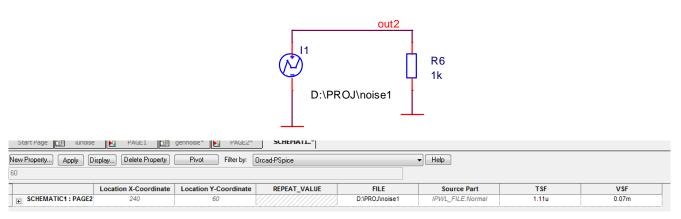


Рисунок 13.3 - Схема и настройки источника тока помехи

Временная диаграмма на выходе источника напряжения помехи показана на рисунке 13.4. Величина резистора R6 рассчитывается индивидуально по варианту.

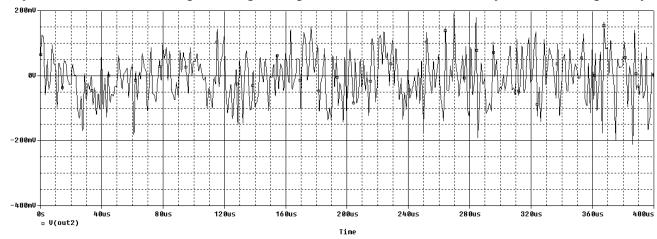


Рисунок 13.4 – Временная диаграмма сигнала помехи

14 ВАРИАНТЫ ЗАДАНИЙ

Варианты заданий указаны в таблице 14.1.

		-	T	T	_	т — —
Вариан	Тип АЦП;	Диапазо	Входной	Входной	Схем	Тип
т №;		Н	сигнал 1	сигнал 2	a	аппроксимаци
		изменен			ФНЧ	И
		RN				
1	2	UINADC 3	4	5	6	7
1	MAX114	от 0В	I1=0÷250мА;	U _{DC4} =0÷25мВ	MOC	Чебышев
1	W17 12X 1 1 4	до	f_{max} =1 к Γ ц.	f_{max} =2,47к Γ ц;	MOC	
		1,25B	$J_{\text{max}}=1$ KI L.	$f_{\text{m min}}$ =28 кГц.		0,5дБ
2		от 0В	U _{DC1} = ot 0B	I2=0÷2,2мА;	ИНУН	Баттерворт
_	ADC10064	до	до 15В;	f_{max} =5,1 к Γ ц;	11110 11	Биттерворт
	112 01000.	2,5B	$f_{\rm max}$ =5,3 к Γ ц.	$f_{\text{п_min}}$ =53 кГц.		
3	ADS7842	от 0В	UAC1m=	U _{DC2} =0÷2,5B;	ИНУН	Чебышев 1дБ
		до	0÷6мВ;	f_{max} =4,73к Γ ц;		100ышов 1дв
		1,5B	$f_{\rm max}$ =330 Γ ц	$f_{\text{п}}$ =62 кГц.		
4	ADC10154	от 0В	I2=0÷2мА;	$U_{AC2m}=0\div0.9B$	ИНУН	Бессель
		до	f_{max} =5 к Γ ц;	$f_{\rm max}$ =470 Гц		
		5B	$f_{\text{п_min}}$ =40 к Γ ц.			
5	AD7862	от 0В	U _{DC4} =0÷15мВ	UDC3=0÷0,53 B;	MOC	Баттерворт
		до	f_{max} =2,4 к Γ ц;	f_{max} =3,47 кГц;		
		3,3B	$f_{\Pi_{\min}}$ =20 к Γ ц.			
6	AD7934	от 0В	U _{DC2} =0÷2B;	$U_{AC2m} = 0 \div 0,35B$	MOC	Чебышев 2дБ
		до	f_{max} =4,7 к Γ ц;	$f_{\rm max}$ =450 Гц		
		4B	$f_{\Pi_{\min}}$ =50 к Γ ц.			
7	MAX114	от 0В	U _{DC4} =0÷10мВ	I1=0÷200мА;	MOC	Баттерворт
		до	f_{max} =2,4к Γ ц;	$f_{\rm max}$ =1,5 к Γ ц.		
		1,5B	$f_{\text{п min}}$ =33 к Γ ц.			
8		от 0В	I2=0÷1,1мА;	UDC1= от 0B до	ИНУН	Чебышев ЗдБ
	ADC10064	до	f_{max} =5,2 кГц;	20B;		
•	1505010	5,5B	$f_{\Pi_{\min}}=35$ к Γ ц.	f_{max} =6 кГц.	*****	
9	ADS7842	от 0В	$U_{DC2}=0\div 1,5B;$	$U_{AC3m} = 0 \div 40B;$	ИНУН	Чебышев 1дБ
		до	f_{max} =5к Γ ц;	f_{max} =60 Гц		
10	A D C10154	3B	$f_{\text{п}}$ min=50 к Γ ц.	TO 0 2 4 4	11117/11	-
10	ADC10154	от 0В	$U_{AC2m}=0\div0,75$	I2=0÷2,4мА;	ИНУН	Бессель
		Д0 2D	B	f_{max} =5,9 кГц;		
11	AD7963	2B	f _{max} =390 Гц	f _{п_min} =57 кГц.	MOC	Г
11	AD7862	от 0В	UDC3=0÷0,6 B	U _{DC4} =0÷19MB	MOC	Баттерворт
		Д0 3 3 R	f_{max} =3,95 к Γ ц;	f_{max} =2,7 кГц;		
12	A D7024	3,3B	II.co =0:0.44	f _{п min} =22 кГц.	MOO	II. C
12	AD7934	от 0В	$U_{AC2m}=0\div0,44$	UDC2=0÷2,6B;	MOC	Чебышев
		до 4B	B f -510 Fm	$f_{\text{max}} = 4,75 \text{ к}\Gamma$ ц;		0,5дБ
		4D	$f_{ m max}$ =510 Гц	$f_{\Pi_{\min}}$ =37 к Γ ц.		

	1 0		T .	1 ~	T -	_
1	2	3	4	5	6	7
13	MAX114	от 0В	U _{DC4} =0÷20мВ	I1=0÷300мА;	MOC	Баттерворт
		до 5 D	$f_{\text{max}}=3$ к Γ ц;	$f_{\rm max}$ =2 к Γ ц.		
1.4		5B	$f_{\text{п}}$ min=35 кГц.	11 OF	*****	
14	. 5 6400 44	от 0В	I2=0÷1,9мА;	UDC1= от 0В до	ИНУН	Чебышев 1дБ
	ADC10064	до	f_{max} =5,6 к Γ ц;	22B;		
		2,5B	$f_{\Pi_{\min}}$ =47 к Γ ц.	$f_{\rm max}$ =10 к Γ ц.		
15	ADS7842	от 0В	$U_{DC2}=0\div1,5B;$	$U_{AC1m} = 0 \div 8 MB;$	MOC	Бессель
		до	f_{max} =3,6к Γ ц;	$f_{ m max}$ =600 Гц		
		1,25B	$f_{\text{п min}}$ =39 к Γ ц.			
16	ADC10154	от 0В	$U_{AC2m}=0\div0,75$	I2=0÷2,7мА;	ИНУН	Чебышев 2дБ
		до	В	f_{max} =4 к Γ ц;		
		3B	$f_{ m max}$ =430 Гц	$f_{\Pi_{\min}}$ =40 к Γ ц.		
17	AD7862	от 0В	UAC3m=	U _{DC4} =0÷25мВ	MOC	Баттерворт
		до	0÷45B;	$f_{\rm max}$ =2,4 к Γ ц;		
		4B	$f_{\rm max}$ =50 Гц	$f_{\text{п}_{\text{min}}}$ =39 к Γ ц.		
18	AD7934	от 0В	$U_{AC2m}=0\div0.8$	$U_{DC2}=0\div 2,7B;$	ИНУН	Чебышев ЗдБ
		до	В	$f_{\rm max}$ =4,7 к Γ ц;		
		2B	$f_{ m max}$ =620 Гц	$f_{\text{п_min}}$ =36 к Γ ц.		
19	MAX114	от 0В	U _{DC4} =0÷17мВ	I1=0÷300мА;	MOC	Бессель
		до	f_{max} =2,7к Γ ц;	$f_{\rm max}$ =3 к Γ ц.		
		1,25B	$f_{\text{п min}}$ =27 к Γ ц.			
20		от 0В	I2=0÷2мА;	U _{DC1} = от 0В до	ИНУН	Баттерворт
	ADC10064	до	f_{max} =5,3 к Γ ц;	10B;		1 1
		2,5B	$f_{\text{п_min}}$ =54к Γ ц.	$f_{\rm max}$ =3 к Γ ц.		
21	ADS7842	от 0В	UDC2=0÷1,2B;	UAC3m= 0÷70B;	ИНУН	Чебышев 1дБ
		до	f_{max} =4,7к Γ ц;	$f_{\rm max}$ =50 Гц		, ,
		1,5B	$f_{\text{п min}}$ =50 к Γ ц.			
22	ADC10154	от 0В	$U_{AC2m} = 0 \div 0.33$	I2=0÷2,6мА;	ИНУН	Чебышев
		до	В	$f_{\rm max}$ =3,6 к Γ ц;		0,5дБ
		5B	f_{max} =330 Гц	$f_{\Pi_{\min}}$ =63 к Γ ц.		0,040
23	AD7862	от 0В	U _{DC3} =0÷0,8	U _{DC4} =0÷30мВ	MOC	Г
23	AD7602		B;	f_{max} =2,7 к Γ ц;	MOC	Баттерворт
		до 3,3B		f_{max} =27 кГц, $f_{\text{п min}}$ =27 кГц.		
24	AD7934	от 0В	f_{max} =4 кГц; U _{AC2m} =0÷0,46	$U_{DC2}=0\div 3B;$	MOC	Побетина Э-Г
<i>△</i> 1	AD1334		B	f_{max} =2,3 к Γ ц;	MOC	Чебышев 2дБ
		до 4B	f_{max} =410 Гц	f_{max} =58 к Γ ц.		
		+D	J max—→101 Ц	Jп_min−ЈО КI Ц.		
25	+	от 0В	I2=0÷1,3мА;	UDC1= от 0B до	ИНУН	Иобилиов 1 _т г
23	ADC10064	01 0 Б Д0	f_{max} =3,8 к Γ ц;	14В;	Y111 Y 11	Чебышев 1дБ
	ADC10004	2,5B	f_{max} =5,8 кГц, $f_{\text{m_min}}$ =50 кГц.	$f_{\rm max}$ =5,3 к Γ ц.		
26	ADS7842	от 0В	$U_{DC2}=0\div 2.5B;$	$U_{AC3m} = 0 \div 43B;$	MOC	Гаттаррар
20	ADS / 042	01 0 Б Д0	f_{max} =7к Γ ц;	f_{max} =60 Гц	MOC	Баттерворт
		до 1,5В	f_{max} -/кг ц, f_{min} =68 кГц.	J max—00 1 Ц		
27	ADC10154	от 0В	$U_{AC2m}=0\div0,47$	I2=0÷2,1мА;	MOC	Городи
41	ADC10134	01 0 Б Д0	B OAC2m=0+0,47	f_{max} =2 к Γ ц;	MOC	Бессель
		до 5В	$f_{ ext{max}}$ =470 Гц	· ·		
28	ADS7842	<u>эв</u> от 0В	<i>J</i> _{max} =4/01 ц U _{AC1m} =	f _{п_min} =25 кГц.	ИНУН	Побътта 2-Г
20	ADS/042			$U_{DC2}=0\div 5B;$	ипуп	Чебышев 2дБ
		ДО 1 5 D	0÷10мВ;	$f_{\text{max}}=4.7\text{k}\Gamma_{\text{II}};$		
		1,5B	$f_{\rm max}$ =660 Гц	$f_{\Pi_{\min}}$ =66 к Γ ц.		

1	2	3	4	5	6	7
29	MAX114	от 0В	I1=0÷150мА;	U _{DC4} =0÷50мВ	MOC	Чебышев 3дБ
		до	$f_{\rm max}$ =10 к Γ ц.	f_{max} =2,47к Γ ц;		
		1,25B		$f_{\Pi_{\min}}$ =30 к Γ ц.		
30	ADC10154	от 0В	$U_{AC2m} = 0 \div 0.85$	I2=0÷3 _M A;	ИНУН	Бессель
		до	В	$f_{\rm max}$ =7 к Γ ц;		
		2B	$f_{ m max}$ =500 Гц	$f_{\text{п_min}}$ =75 к Γ ц.		

Список использованных источников

- 1. Панченко, А. А. Основы проектирования систем ввода аналоговых сигналов в микросхемы аналого-цифровых преобразователей [Текст]: учеб.-метод. пособие / А. А. Панченко. Владивосток: Мор. гос. ун-т, 2019.– 41 с.
- 2. Волович Г. И. Схемотехника аналоговых и аналого-цифровых электронных устройств. М.: Издательский дом «Додека-XXI», 2005. 528 с.
- 3. Джонсон Д., Джонсон Дж., МурГ. Справочник по активным фильтрам/ [пер. с англ.]. М.: Энергоатомиздат, 1983. 160 с.
- 4. Павлов В. Н., Ногин В. Н. Схемотехника аналоговых электронных устройств: Учеб. для вузов. М.: Горячая линия Телеком, 2005. 320 с.

Приложение А $(\mbox{справочноe}) \\ \mbox{\it Таблица A. I}$ Ряд Е96 номинальных значений сопротивлений резисторов

Ряд Е96	Ряд Е96	Ряд Е96	Ряд Е96
1	2	3	4
100	178	316	562
102	182	324	576
105	187	332	590
107	191	340	604
110	196	348	619
113	200	357	634
115	205	365	649
118	210	374	665
121	215	383	681
124	221	392	698
127	226	402	715
130	232	412	732
133	237	422	750
137	243	432	768
140	249	442	787
143	255	453	806
147	261	464	825
150	267	475	845
154	274	487	866
158	280	499	887
162	287	511	909
165	294	523	931
169	301	536	953
174	309	549	97