

آزمایشگاه مدار منطقی



FEBRUARY 24, 2024 گزارش آزمایش اول

Soheil Sayah Varg, Amirhossein Mousavifard

هدف آزمایش

هدف از این آزمایش آشنایی با وسایل و تجهیزات مورد استفاده در آزمایشگاه مدار منطقی میباشد. در این آزمایش با نحوهی کار با برد بورد $^{\prime}$ ، اسیلوسکوپ $^{\prime}$ و تراشههای ابتدایی TL آشنا می شویم.

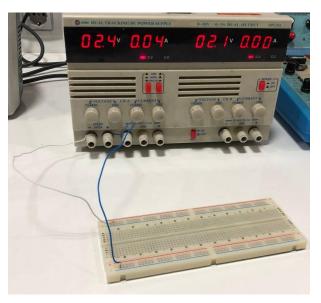
لوازم آزمایش

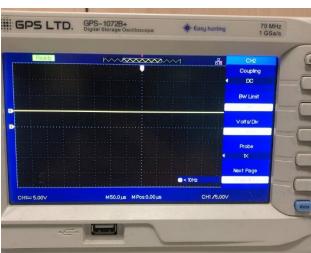
 $LED~-330 \Omega$ برد بورد – پتانسیومتر – تراشه 7404 (74HC04) مقاومت - مقاومت

شرح و نتایج آزمایش

الف)

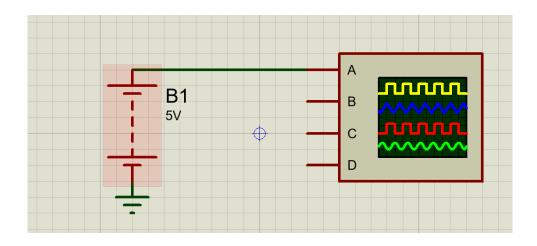
ولتاژ خروجی منبع تغذیه را با اسکوپ اندازه میگیریم و ولتاژ آن یک عدد ثابت است هنگام اندازه گیری ، مقیاس اسکوپ روی 5V بود پس همانطور که انتظار می وفت ولتاژ خروجی منبع تغذیه به درستی مشاهده شد.





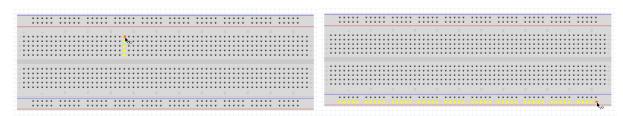
¹ Bread board

² Oscilloscope



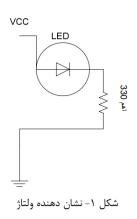
(ب

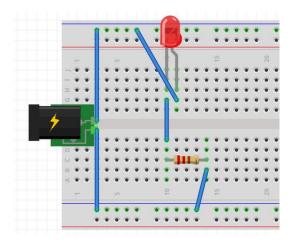
با استفاده از مولتیمتر نحوه اتصالات داخلی برد بورد را پیدا میکنیم و همان طور که مشاهده می شود ، اتصالات برد بورد نشان داده شده است . خانههای افقی به هم متصل بوده و هر 5 خانه عمودی (F-J) , (F-J)) نیز به هم متصل اند . دلیل جدا بودن دو نیمه ی بردبورد نیز برای قرارگیری چیپها در آن قسمت می باشد.

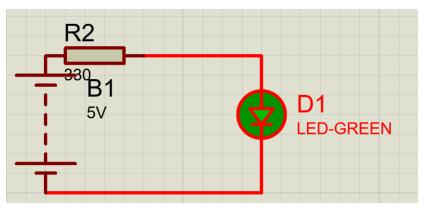


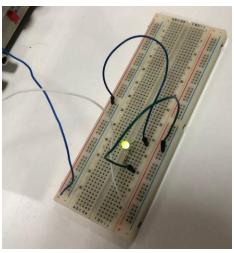
پ)

ولتاژ 5V را روی یک خط افقی بورد و GND را روی خط افقی دیگر قرار میدهیم. مدار شکل (1) را میبندیم. به وسیله ی یک مقاومت LED مطابق مدار زیر ، یک نشان دهنده ی ولتاژ ساختیم و ولتاژ آن را اندازه گیری کردیم .









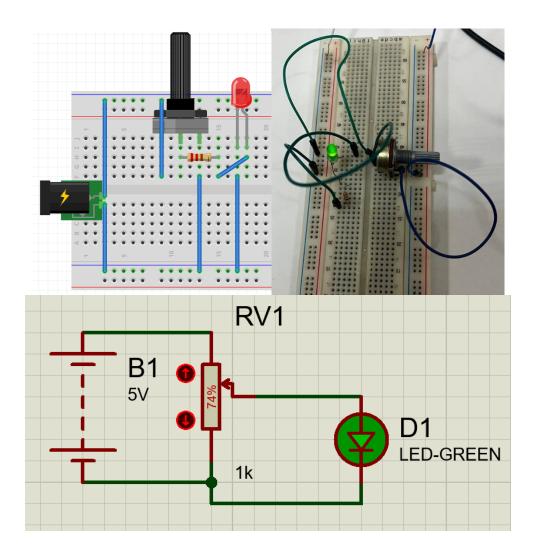
ت)

ث)

مطابق مدار زير با استفاده از پتانسيومتر ، يک منبع تغذيه متغير ساختيم.

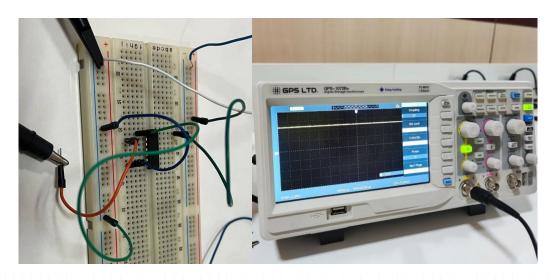
اگر آزمایش را با پتاسیومتر دیگری انجام دهیم، کمترین و بیشترین ولتاژ دریافتی تغییر می کند. (به علت مقاومت پایههای پتاسیومتر)

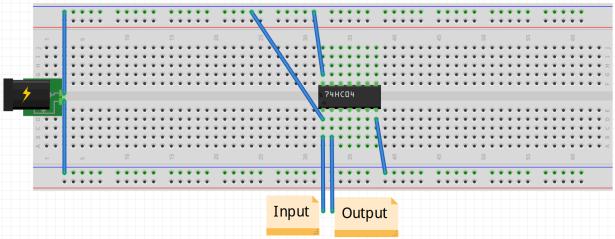
با توجه به مقایسهی نتیجه در این دو حالت مختلف می توان پی برد که عملکرد پتاسیومترهای متفاوت کاملا یکسان نیست و تفاوتهایی دارند، همچنین نتوانستیم دقیقا به ولتاژ صفر دست پیدا کنیم و پتانسیومترهای ما ایده آل نیستند. (زیرا پایههای آنها مقاومت دارند و نمی توان مقاومت صفر دریافت کرد.)

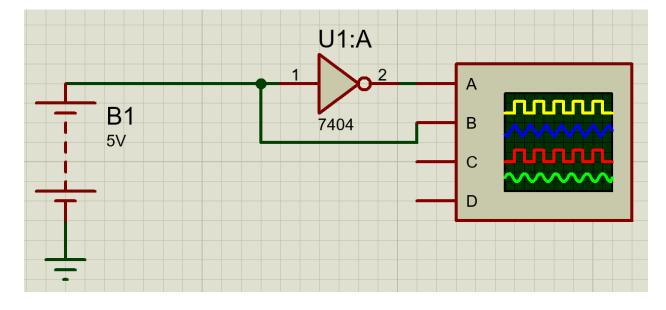




مطابق مدار زیر، پایه 1 تراشه 7404 را به GND متصل کردیم و پایه 2 نیز به اسکوپ متصل شد و 2.5 واحد نمایش داده شد. (مقیاس اسکوپ روی 2V قرار داشت). پس همانطور که انتظار داشتیم ، NOT ، GND شده و ولتاژ 5V در پایه 2 مشاهده شد.

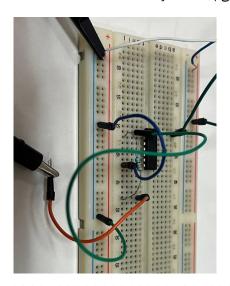


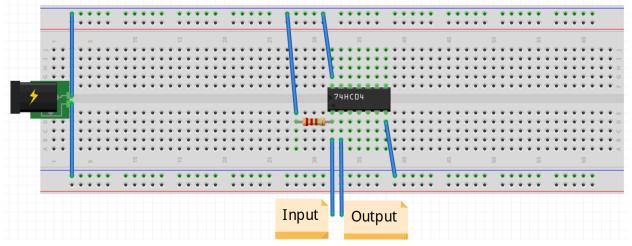


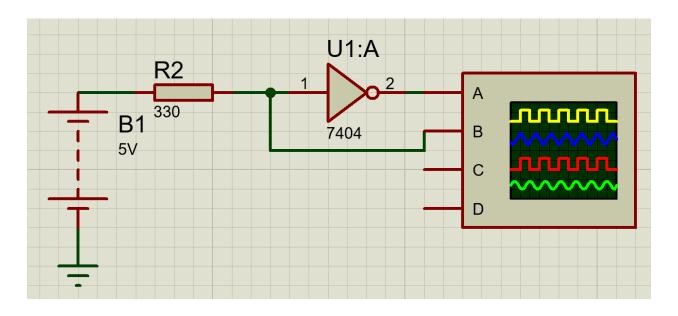




آزمایش قبل را تکرار کردیم با این تفاوت که پایه 1 به وسیله مقاومت یک کیلو اهمی به 5V متصل شد . همانطور که انتظار داشتیم ، این پایه NOT شده و خروجی پایه 2 ، صفر است.







ح)

مطابق شكل مدار را مىبنديم.

وقتی خروجی پتانسیومتر نزدیک حداکثر مقدار خودش می شود ، ولتاژ پایه 2 صفر شده و در بقیه حالات ، ولتاژ پایه ی 5V می شود.

