

## آزمایشگاه مدار منطقی



MARCH 4, 2024 پیش گزارش آزمایش دهم Soheil Sayah Varg, Amirhossein Mousavifard

## هدف آزمایش

هدف از انجام این آزمایش طراحی یک کامپیوتر سادهی با قابلیت پردازش عبارت بولین میباشد.

## لوازم آزمایش

AND – OR -7474 – دو عدد تراشهی 7476 – تراشهی 7476 – تراشهی  $^{1}$  – دو عدد تراشه ی

## شرح آزمایش

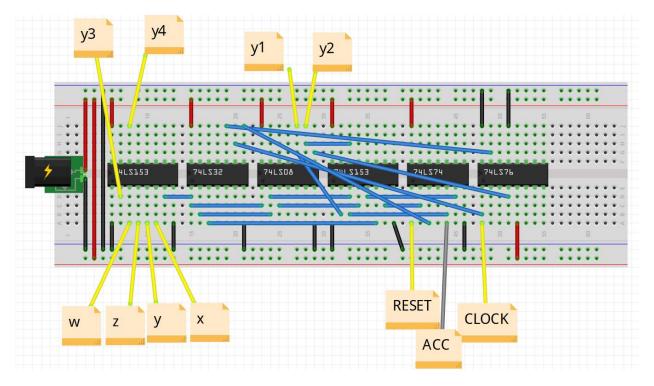
این کامپیوتر قادر به پردازش عبارتهای بولین با حداکثر ۴ متغیر میباشد.

برای ساخت این کامپیوتر، ابتدا یک مالتی پلکسر می گذاریم تا از بین چهار متغیر x, y, z, w یکی را با توجه به y3, y4 انتخاب کنیم.

پس از آن برای اینکه بفهمیم باید چه عملگری انجام دهیم، یک مالتیپلکسر دیگر با سلکتهای y1, y2 گذاشتیم.

خروجی مالتی پلکسر را به دی فلیپ فلاپ می دهیم تا خروجی آن که ACC است سیو شود. به ورودی های مالتی پلکسر نیز به ترتیب عملگرها، x,y,z,w است.) ACC را می دهیم. (منظور از x، متغیر انتخاب شده از بین x,y,z,w است.)

برای اینکه بعد از اینکه y1,y2 هر دو برابر یک شوند دیگر برنامه کار نکند و تغییری در Acc ندهد، Acc آنها را به یک JKFF می دهیم تا اگر تا اگر هر دو یک شوند، خروجی فلیپ فلاپ یک شود و دیگر تغییر نکند و کلاک DFF را DFF کلاک و خروجی فلیپ فلاپ یک شود و دیگر تغییر نکند. خروجی یک شوند، دیگر کلاکی نگیرد و Acc تغییر نکند.



<sup>&</sup>lt;sup>1</sup> Bread board

