

메모리 주소 정렬 방법

AVR 에서는 8-비트 단위로 정렬된 경우 값에 대한 접근이 용이한 경우가 많아 8-비트 단위로 정렬한다.

SIMD 연산자들의 경우 정렬이 된 경우에만 SSE/AVX 연산자 사용이 가능하거나 높은 성능을 달성할 수 있다.

어셈블리 상의 ROM의 경우

```
.balign 256
LUT_1:
.word
0x0301,0x0705,0x0b09,0x0f0d,0x1311,0x1715,0x1b19,0x1f1d,0x151e,0x0308,0x3932,0x2f24,0x4d4
6,0x5b50,0x616a,0x777c
```

C 언어상의 RAM의 경우

```
u16                                     RK[16]                               __attribute__((aligned(256)))=
{ 0x0301,0x0705,0x0b09,0x0f0d,0x1311,0x1715,0x1b19,0x1f1d,0x151e,0x0308,0x3932,0x2f24,0x4d
46,0x5b50,0x616a,0x777c};
```