



Sertifika no: UC-9515b499-e7f0-4ffc-bdca-f6dc8e1dae14

Sertifika URL'si: ude.my/UC-9515b499-e7f0-4ffc-bdca-f6dc8e1dae14

Referans Numarası: 0004

BİTİRME SERTİFİKASI

FPGA Embedded Design, Part 1 - Verilog

Eğitmenler **Eduardo Corpeño, Marissa Siliezar**

Arda Sönmez

Tarih **06 Eylül 2024**

Uzunluk **Toplam 3.5 saat**