

GCC	LLVM	JIT
<pre> 610: movzbl 0x8(%eax,%edx,1),%ebp 615: movzbl 0x8(%eax,%ebx,1),%ecx 61a: cmp %ecx,%ebp 61c: jne 6e8 622: add \$0x1,%eax 625: cmp %eax,%edi 627: jne 610 </pre>	<pre> <b>0001f644: movl -0x14(%ebp), %esi</b> 0001f647: movzbl 0x8(%edx,%esi), %esi <b>0001f64c: movl -0x18(%ebp), %edi</b> 0001f64f: movzbl 0x8(%edx,%edi), %edi 0001f654: subl %edi, %esi 0001f656: jne 0x1f660 0001f658: incl %edx 0001f659: cmpl %ebx, %edx 0001f65b: jl 0x1f644 </pre>	<pre> 000018b5: movzbl %ds:(%edx,%eax,1), %edi 000018b9: movzbl %ds:(%esi,%eax,1), %ecx 000018bd: subl %ecx, %edi : 2B F9 000018bf: jnz 0x00001900 000018c1: addl \$0x00000001, %eax 000018c4: cmpl %eax, %ebx 000018c6: jnz 0x000018b5 </pre>