

(4) در عملیات paging، آدرس به page number و offset number تجزیه

می شود، یعنی آدرس اصلی دو قسمت می شود، تعدادی بیت page number و تعدادی بیت offset number (چون هر بیت توانی از 2 است (باینری هسته))

page number همواره توانی از 2 خواهد بود.

(5) 1 8 1 8 1 8 1 8

(6) هر صفحه 1024 است $\text{offset} = 2^{10}$ طول

طول فضای آدرس 64 2^6

بنابراین $10 + 6 = 16$ بیت برای آدرس منطقی احتیاج داریم

(7) طول صفحه 1024 است \rightarrow 10 بیت

آدرس فیزیکی \rightarrow 32 بیزم \rightarrow 5 بیت

15 بیت برای

آدرس فیزیکی نیاز داریم