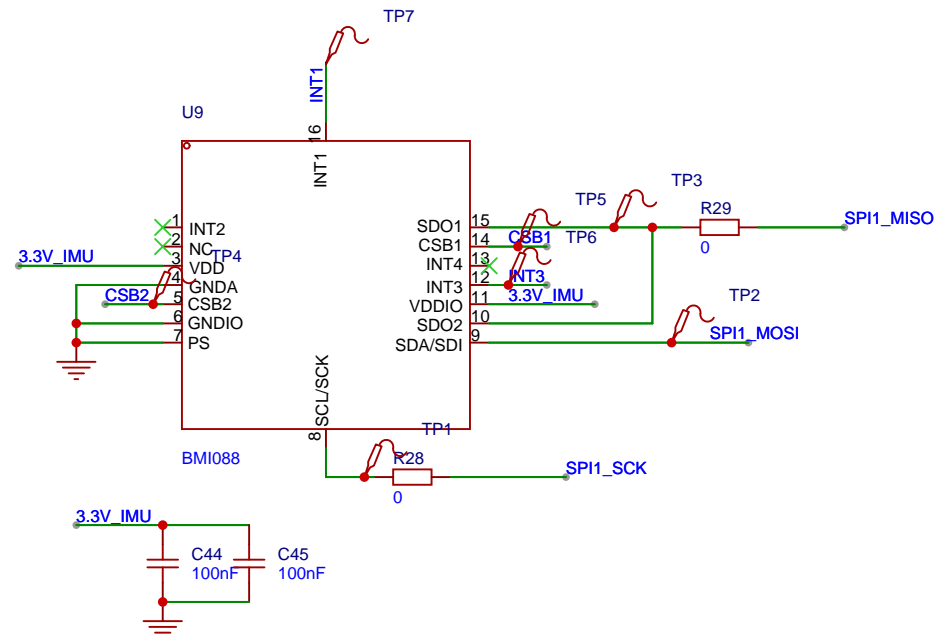
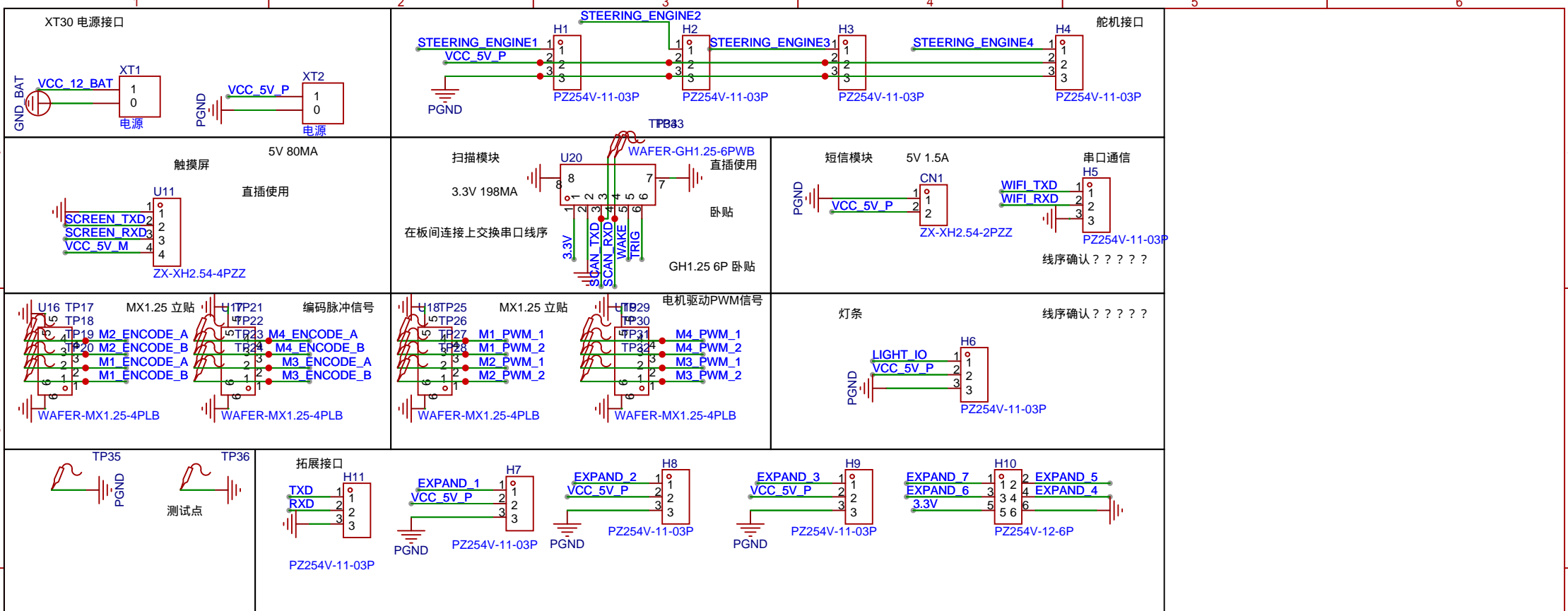


更改了SPI1的时钟线引脚

原理图	主控板	更新日期	2024-06-11
		创建日期	2024-05-28
图页	芯片及周围电路	物料编码	
绘制	嵌赛小板		
审阅			
	版本	尺寸	页 1 共 4
嘉立创EDA	V1.0	A4	嘉立创EDA





原理图	主控板			更新日期	2024-06-11
				创建日期	2024-06-03
图页	接口部分			物料编码	
绘制		嵌赛小板			
审阅					
		版本	尺寸	页	4 共 4
		V1.0	A4	嘉立创EDA	