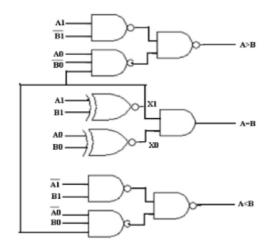
گزارش پروژه

مدار های الکترونیکی / الکترونیک دیجیتال ۱ دکتر امینیان - ترم ۲-۱۴۰۲ - دانشگاه گیلان

اميرمحسن اختياري

می خواهیم مدار زیر را در محیط *HSpice* پیاده سازی کنیم:



برای پیاده سازی این مدار به گیت های زیر نیاز داریم:

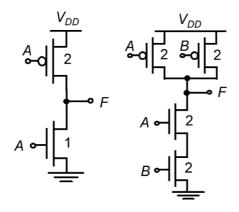
inverter

2-input nand

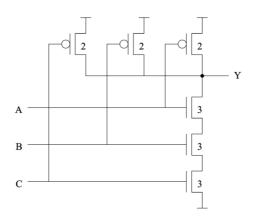
3-input nand

2-input xnor

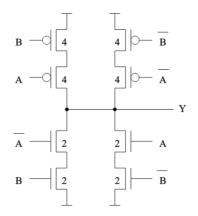
مدار گیت های inverter و mand2 و سایزینگ آن ها در زیر آمده است:



مدار گیت nand3 و سایزینگ آن در شکل زیر آمده است:



مدار گیت XNOR و سایزینگ آن در شکل زیر آمده است.



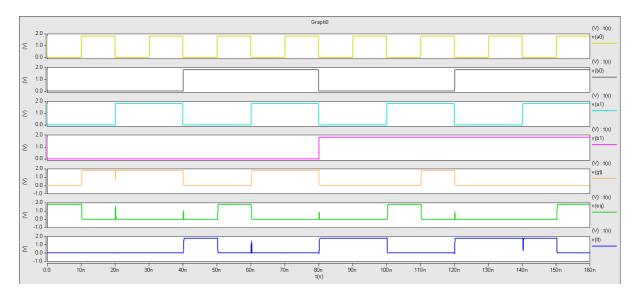
· در این مدار همچنین گیت and را با ترکیب یک nand و inverter میسازیم.

ما در Hspice هر یک از این گیت ها را به صورت یک زیرمدار (subcircuit) طراحی می کنیم تا بتوانیم به سادگی هر کدام از این ها را کنار هم قرار دهیم و مدار کلی را طراحی کنیم.

كد Hspice فايل twobit مربوط به اين قسمت است.

A و A و A و A و A و A و A و A و A و A و A و A و A و A و A و A و A است.

شکل موج ورودی و خروجی در حالت تست به این صورت است:



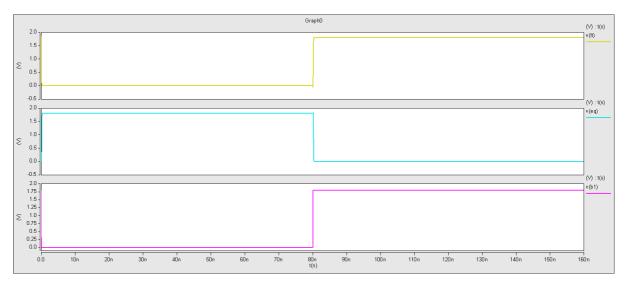
همانطور که در شکل موج پیداست، مدار تعریف شده به درستی کار می کند.

حالا میخواهیم مدار را بر اساس تاخیر و توان مصرفی بررسی کنیم و مقادیر آن را بدست بیاوریم. پس دستورات *measure* را به برنامه اضافه میکنیم.

تست اول:

A0=0 A1=0 B0=0 B1=0 to 1

:در این صورت et و et تغییر می کند. شکل موج به این صورت است



تاخیر ها و متوسط توان مصرفی به این صورت است:

tphl_eq= 1.8263E-10 targ= 8.0233E-08 trig= 8.0050E-08

tfall_eq= 7.9685E-11 targ= 8.0275E-08 trig= 8.0195E-08

tplh_lt= 1.0643E-10 targ= 8.0156E-08 trig= 8.0050E-08

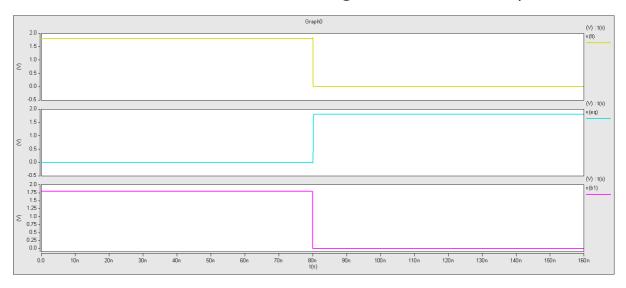
trise_lt= 1.1340E-10 targ= 8.0227E-08 trig= 8.0113E-08

power_avg= -5.3006E-07 from= 0.0000E+00 to= 1.6000E-07

تست دوم:

A0=0 A1=0 B0=0 B1=1 to 0

در این صورت هم et و lt تغییر می کند. شکل موج به این صورت است:



تاخیر ها و متوسط توان مصرفی به این صورت است:

tplh_eq= 1.9086E-10 targ= 8.0241E-08 trig= 8.0050E-08

trise_eq= 1.0574E-10 targ= 8.0305E-08 trig= 8.0199E-08

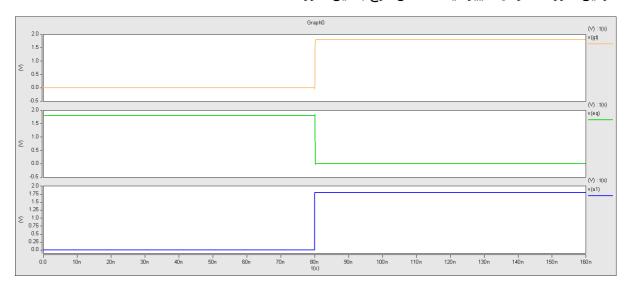
tphl_lt= 1.0746E-10 targ= 8.0157E-08 trig= 8.0050E-08

tfall_lt= 7.8919E-11 targ= 8.0202E-08 trig= 8.0123E-08

power_avg= -8.8886E-07 from= 0.0000E+00 to= 1.6000E-07

A0=0 A1=0 to 1 B0=0 B1=0

در این صورت et و gt تغییر میکند. شکل موج به این صورت است:



تاخیر ها و متوسط توان مصرفی به این صورت است:

tphl_eq= 1.6071E-10 targ= 8.0211E-08 trig= 8.0050E-08

tfall_eq= 7.9436E-11 targ= 8.0253E-08 trig= 8.0174E-08

tplh_gt= 1.0244E-10 targ= 8.0152E-08 trig= 8.0050E-08

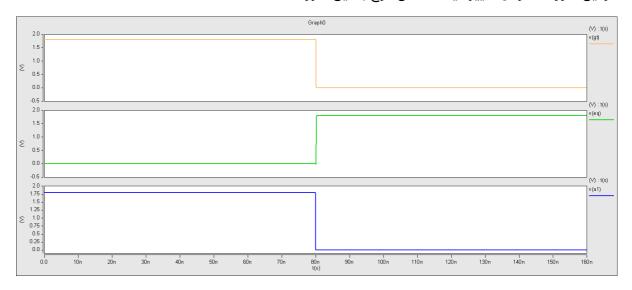
trise_gt= 1.1303E-10 targ= 8.0222E-08 trig= 8.0109E-08

power_avg= -4.3472E-07 from= 0.0000E+00 to= 1.6000E-07

تست چهارم:

A0=0 A1=1 to 0 B0=0 B1=0

در این صورت et و gt تغییر میکند. شکل موج به این صورت است:



تاخیر ها و متوسط توان مصرفی به این صورت است:

tplh_eq= 1.6930E-10 targ= 8.0219E-08 trig= 8.0050E-08

trise_eq= 1.0631E-10 targ= 8.0284E-08 trig= 8.0178E-08

tphl_gt= 9.9249E-11 targ= 8.0149E-08 trig= 8.0050E-08

tfall_gt= 7.5700E-11 targ= 8.0193E-08 trig= 8.0117E-08

power_avg= -7.8201E-07 from= 0.0000E+00 to= 1.6000E-07

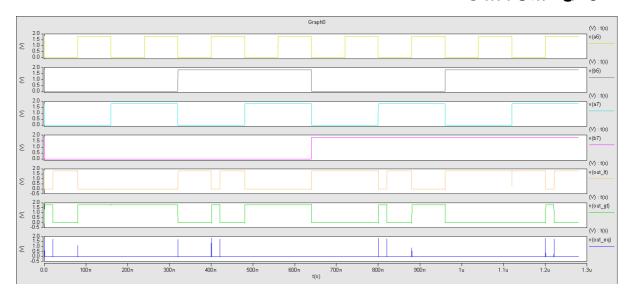
می توان در جدولی داده ها را وارد کرد و نمایش داد.

طراحی مقایسه کننده هشت بیتی:

7 عدد مقایسه کننده را به صورت سری به هم متصل می کنیم و یک مقایسه کننده هشت بیتی درست می کنیم. داده های ورودی به این صورت هستند:

******** inputs ********			
v_A0	A0	0	dc=0
v_A1	A1	0	dc=1.8
v_B0	<i>B0</i>	0	dc=0
v_B1	<i>B1</i>	0	dc=1.8
v_A2	A2	0	dc=1.8
v_A3	A3	0	dc=0
v_B2	B2	0	dc=1.8
v_B3	В3	0	dc=1.8
v_A4	A4	0	dc=1.8
v_A5	A5	0	dc=0
v_B4	<i>B4</i>	0	PULSE (1.8 0 0ps 100ps 100ps 20ns 40ns)
v_B5	<i>B5</i>	0	PULSE (1.8 0 0ps 100ps 100ps 40ns 80ns)
v_A6	A6	0	PULSE (1.8 0 0ps 100ps 100ps 80ns 160ns)
<i>v_A7</i>	A7	0	PULSE (1.8 0 0ps 100ps 100ps 160ns 320ns)
v_B6	<i>B6</i>	0	PULSE (1.8 0 0ps 100ps 100ps 320ns 640ns)
v_ <i>B7</i>	<i>B7</i>	0	PULSE (1.8 0 0ps 100ps 100ps 640ns 1280ns)

شکل موج خروجی و ورودی:



البته همه شکل موج های ورودی را نمی توان نشان داد چون تعداد آن ها زیاد است، اما مدار به درستی کار می کند