

Стоил Плачков

Млад и ентузиазиран студент по Софтуерно инженерство в Пловдивския университет „Паисий Хилендарски“, мотивиран да развива умения в областта на информационните технологии и софтуерната разработка.

Contact

Phone

0988321440

Email

stoil.pla4kov@gmail.com

LinkedIn

<https://www.linkedin.com/in/stoil-plachkov-850452328/>

Education

2022 - PRESENT

Бакалавър по Софтуерно инженерство

Пловдивски университет "Паисий Хилендарски"

2017 - 2022

Средно образование Приложно програмиране

Професионална гимназия по
електотехника и електроника

Soft Skills

- Effective teamwork and collaboration
- Communication
- Critical thinking
- Task prioritization
- Fast learner

Language

Български - майчин

Английски - C2

Work Experience

NOV 2025 - PRESENT

Sibiz Bulgaria - гр. Пловдив

ATPG Engineer (outsourced to AMD)

- Подготовка и генериране на ATPG patterns за откриване на структурни дефекти в ASIC/SoC дизайни.
- Използване на DFT техники: scan insertion, scan chain stitching, scan compression и test point insertion.
- Анализ и оптимизация на fault coverage (stuck-at, transition delay, path delay, bridging faults).
- Работа с ATPG инструменти (Tessent).
- Дебъгване на scan chain проблеми, тестови изключения и pattern failing scenarios.
- Генериране на тестови вектори за производство и поддръжка на DFT flow.

MAY 2025 - NOV 2025

Sibiz Bulgaria - гр. Пловдив

RTL and Verification Intern

- Проектиране на цифрови логически блокове (ALU, контролери, регистри, буфери, интерфейси).
- Писане на хардуерен код на Verilog.
- Създаване на крайни автомати(FSM).
- Работа с инструменти за синтез и статичен тайминг анализ.
- Дебъгване със waveform инструменти (VCS).
- Разработка на UVM-based verification среди в SystemVerilog.
- Създаване на testbench компоненти: driver, sequencer, monitor, scoreboard, agent, environment.
- Писане на directed и constrained-random тестове.
- Измерване и анализ на functional и code coverage.
- Дебъгване на симулации с waveform инструменти (VCS).
- Откриване, документиране и проследяване на функционални дефекти в RTL.

TECHNICAL SKILLS

- Езици за програмиране: C#, Java, Verilog
- Работа с бази данни: MySQL и Microsoft SQL Server
- Работа с Git, Microsoft Office, PowerBI