

Literaturverzeichnis

- (Balarin et al., 1997) F. Balarin et al: Hardware-Software Co-Design of Embedded Systems – The POLIS Approach. Kluwer Academic Publishers, 1997.
- (Balzert, 1998) Helmut Balzert: Lehrbuch der Software-Technik. Band 2, Spektrum Akademischer Verlag, 1998.
- (Balzert, 2001) Heide Balzert: UML kompakt mit Checklisten. Spektrum Akademischer Verlag, Heidelberg, Berlin, 2001.
- (Bender, 2003) Klaus Bender: Mikroelektronische Steuergeräte. ITM der Technischen Universität München, 2003.
- (Bergerand, 1986) J-L. Bergerand: LUSTRE: un langage déclaratif pour le temps réel. Dissertation, Institut National Polytechnique de Grenoble, Grenoble, Frankreich, 1986.
- (Berry, 1998) Gérard Berry: The Foundations of Esterel. In: G. Plotkin, C. Stirling und M. Tofte (Editoren): Proof, Language and Interaction: Essays in Honour of Robin Milner. MIT Press, 1998.
- (Berthold, 1996) J. Berthold: Unix und Echtzeit? Sonderdruck aus Elektronik-Industrie, Ausgabe 6/1996, Seiten 106–110, Hüthig GmbH Heidelberg, 1996.
- (Betzler, 2001) Klaus Betzler: Elektronische Messdatenverarbeitung. Universität Osnabrück, Juni 2001.
- (Boehm, 1982) Berry Boehm: Software Engineering Economics. Prentice Hall, Seite 40, 1982.
- (Broy et al., 1998) Manfred Broy, Michael von der Beeck, Ingolf Krüger: SOFTBED: Problemanalyse für ein Großverbundprojekt Systemtechnik Automobil – Software für eingebettete Systeme. Problemanalyse im Auftrag des BMBF, März 1998.
- (Broy und Pree, 2003) Manfred Broy, Wolfgang Pree: Ein Wegweiser für Forschung und Lehre im Software Engineering eingebetteter Systeme. Informatik Spektrum, Springer-Verlag, Seiten 3–7, Februar 2003.
- (Broy und Scholz, 1998) Manfred Broy, Peter Scholz: Anforderungsspezifikation und Entwurf eingebetteter Softwaresysteme für Anwendungen im Kfz. In: Mobil mit Mikroelektronik und Mikrosystemtechnik, 1998.
- (Boehm und Abts, 2000) Berry Boehm, C. Abts: Software Cost Estimation with Cocomo II. Prentice Hall International, 2000.

- (Bryant, 1986) R.E. Bryant: Graph Based Algorithms for Boolean Function Manipulation. IEEE Transactions on Computers, Band 8, Seiten 677–691, 1986.
- (Buchenrieder, 1995) Klaus Buchenrieder: Hardware/Software Codesign – An Annotated Bibliography. IT Press, 1995.
- (Bundschuh u. Fabry, 2000) M. Bundschuh, A. Fabry: Aufwandsschätzung von IT-Projekten. MITP-Verlag, 2000.
- (Butenhof, 1997) D. R. Butenhof: Programming with POSIX Threads. Addison-Wesley, 1997.
- (Chodura, 2004) Hartmut Chodura, Peter-Michael Hofmann, Bernhard Kalusche, Jürgen Knobloch, Jochem Spohr und Thomas Weber: Standardisierung im Automotive-Umfeld. Elektronik Automotive, 4/2004.
- (Clarke u. Emerson, 1981) E.M. Clarke und E.A. Emerson: Characterizing Properties of Parallel Programs as Fixpoints. Nummer 85 der Lecture Notes in Computer Science (LNCS), Seiten 169–181, Springer-Verlag, 1981.
- (Clarke u. Schlinglo, 2001) Clarke, Schlinglo: Model Checking. In: Handbook of Automated Reasoning, Band II, Seiten 1637–1790, 2001.
- (David, 1997) R. David: Modeling of Hybrid Systems Using Continuous and Hybrid Petri Nets, Proceedings of the Conference on Petri Nets and Performances Evaluation, Seiten 47–58, Saint Malo, Frankreich, Juni 1997.
- (De Micheli, 1996) Giovanni De Micheli and Mariagiovanna Sami (Editoren): Hardware/Software Co-Design. NATO ASI, Series E: Applied Sciences, Band 310, Kluwer Academic Publishers, 1996.
- (Devooght, 2003) D. Devooght: Betriebssysteme für mobile Systeme. Universität Koblenz-Landau, 2003.
- (Di Febbraro, 2001) A. Di Febbraro, A. Giua, G. Menga: Special Issue on Hybrid Petri Nets. Discrete Event Dynamic Systems, Band 11, Nummer 1 und 2, Januar–April, 2001.
- (Douglas, 1999) B. P. Douglas, G. Booch: Doing Hard Time: Developing Real-Time Systems with UML – Objects, Frameworks and Patterns. Addison-Wesley, 1999.
- (Douglas, 1999a) Bruce Powel Douglas: ROPES: Rapid Object-oriented Process for Embedded Systems. I-Logix Inc., Israel, 1999.
- (Dumke, 1992) Reiner Dumke: Softwareentwicklung nach Maß. Vieweg-Verlag, 1992.
- (Dumke, 1995) Reiner Dumke: Modernes Software Engineering, Vieweg-Verlag, 1995.
- (Emerson u. Halpen, 1986) E.A. Emerson und J.Y. Halpen: Sometimes and Not Never Revisited: On Branching versus Linear Time Temporal Logic. Journal of the ACM, Nummer 33(1), Seiten 151–178, 1986.
- (Emerson, 1990) E.A. Emerson: Handbook of Theoretical Computer Science. Band B, Kapitel 16: Temporal and Modal Logic, Seiten 995–1072. The MIT Press, 1990.
- (Endres, 1977) A. Endres: Analyse und Verifikation von Programmen. Oldenbourg-Verlag, 1977.

- (Ernst et al., 1993) R. Ernst, J. Henkel, T. Benner: Hardware-Software Cosynthesis for Microcontrollers. IEEE Design&Test of Computers, Dezember 1993.(Flynn et al., 2001) Michael J. Flynn, S.F. Oberman: Advanced Computer Arithmetic Design. John Wiley & Sons, 2001.
- (Fränzle, 2002) Martin Fränzle: Eingebettete Systeme I. Fachbereich Informatik der Carl von Ossietzky Universität Oldenburg, 2002.
- (Gajski et al., 1998) D.D. Gajski, F. Fahid, S. Narayan, J. Gong: SpecSyn: An Environment Supporting the Specify-Explore-Refine Paradigm for Hardware/Software System Design. IEEE Transactions on VLSI, März 1998.
- (Grässle et al., 2003) Patrick Grässle, Henriette Baumann, Philippe Baumann: UML projektorientiert – Ausblick auf den neuen Standard 2.0. Galileo Press, 2003.
- (Grosu, Stauner, 2002) Radu Grosu und Thomas Stauner: Modular and Visual Specification of Hybrid Systems: An Introduction to HyCharts. Formal Methods in System Design, 21(1): 5–38, 2002.
- (Gunzert, 2003) Michael Gunzert: Komponentenbasierte Softwareentwicklung für sicherheitskritische eingebettete Systeme. Dissertation, Institut für Automatisierungs- und Softwaretechnik (IAS), Universität Stuttgart, Shaker Verlag, 2003.
- (Gupta, DeMicheli, 1993) R.K. Gupta, G. De Micheli: Hardware-Software Cosynthesis for Digital Systems. IEEE Design&Test of Computers, September 1993(Halbwachs, 1991) Nicolas Halbwachs, P. Caspi, P. Raymond und D. Pilaud: The synchronous dataflow programming language Lustre. Proceedings of the IEEE, Band 79, Nummer 9, September 1991.
- (Halbwachs, 1993) Nicolas Halbwachs: Synchronous Programming of Reactive Systems. Kluwer Academic Publishers, 1993.
- (Harel und Pnueli, 1985) David Harel, Amir Pnueli: On the Development of Reactive Systems. In: Logics and Model of Concurrent Systems, Band 13 der NATO ASI Series F: Computer and System Sciences, Seiten 477–498, Springer-Verlag, 1985.
- (Harel, und Politi 1998) David Harel, M. Politi: Modeling Reactive Systems with Statecharts. McGraw-Hill Inc., 1998.
- (Harel, 1987) David Harel: Statecharts: A visual formalism for complex systems. Science of Computer Programming, Nr. 8, 1987.
- (Henzinger, 1996) Thomas A. Henzinger: The Theory of Hybrid Automata. Proceedings of the 11th IEEE Symposium on Logic in Computer Science, 1996.
- (Henzinger et al., 2001) Thomas A. Henzinger, Benjamin Horowitz, und Christoph M. Kirsch: Giotto: A time-triggered language for embedded programming. Proceedings of the First International Workshop on Embedded Software (EMSOFT), Seiten 166–184, Lecture Notes in Computer Science (LNCS) 2211, Springer-Verlag, 2001.
- (Henzinger et al., 2003) Thomas A. Henzinger, Christoph M. Kirsch, Marco A.A. Sanvido und Wolfgang Pree: From Control Models to Real-time Code using Giotto. IEEE Control Systems Magazine, Februar 2003.

- (Huizing und Gerth, 1991) C. Huizing, R. Gerth: Semantics of Reactive Systems in Abstract Time. In: J.W. de Bakker, C. Huizing, W.P. de Roever und G. Rozenberg (Editoren): Real-Time – Theory in Practice, Band 600 der Lecture Notes in Computer Science (LNCS), Seiten 291–314, Niederlande, Juni 1991.
- (Hürten, 1999) R. Hürten: Function Point Analysis. Expert-Verlag, 1999.
- (Kelch, 2003) Rainer Kelch: Rechnergrundlagen – von der Binärlogik zum Schaltwerk. Fachbuchverlag Leipzig im Carl Hanser-Verlag, 2003.
- (Kelch, 2003a) Rainer Kelch: Rechnergrundlagen – vom Rechenwerk zum Universalrechner. Fachbuchverlag Leipzig im Carl Hanser-Verlag, 2003.
- (Kesten, Pnueli, 1992) Yonit Kesten, Amir Pnueli: Timed and Hybrid Statecharts and Their Textual Representation. Lecture Notes In Computer Science (LNCS), Band 571, Seiten 591–620, Springer-Verlag, 1992.
- (Klein et al., 1993) M.H. Klein, T. Ralya, B. Pollak, R. Obenza, M. Harbour: A Practitioner's Handbook for Real-Time Analysis: Guide to Rate Monotonic Analysis for Real-Time Systems. Kluwer Academic Publishers, 1993.
- (Knöll und Busse, 1991) H.-D. Knöll, J. Busse: Aufwandsschätzung von Software-Projekten in der Praxis. BI-Wissenschafts-Verlag, 1991.
- (Kopetz, 1997) Hermann Kopetz: Real-Time Systems : Design Principles for Distributed Embedded Applications. Kluwer Academic Publishers, 1997.
- (Kopetz et al., 2002) Hermann Kopetz, Günther Bauer: The Time-Triggered Architecture. Proceedings of the IEEE Special Issue on Modeling and Design of Embedded Software, Oktober 2002.
- (Krengel, 1991) Ulrich Krengel: Einführung in die Wahrscheinlichkeitstheorie und Statistik. 3. Auflage, Vieweg-Verlag, 1991
- (Kumar, 1996) S. Kumar, J. Aylor, B.W. Johnson, Wm. A. Wulf: The Codesign of Embedded Systems. Kluwer Academic Publishers, 1996.
- (Lemieux, 2001) Joseph Lemieux: Programming in the OSEK/VDX Environment. GMP Books, 2001.
- (Liggesmeyer, 2002) Peter Liggesmeyer: Software-Qualität – Testen, Analysieren und Verifizieren von Software. Spektrum Akademischer Verlag, 2002.
- (Lilge, Gralla, 1992) T. Lilge, Ch. Gralla: Drei Echtzeitbetriebssysteme für die digitale Regelung im Vergleich. Echtzeit '92 Kongressvorträge, Seiten 253–262, 1992.
- (Manna et al. 1992) Z. Manna, A. Pnueli: The Temporal Logic of Reactive and Concurrent Systems. Band 1, Springer-Verlag, 1992.
- (Märting, 2003) Christian Märting: Einführung in die Rechnerarchitektur – Prozessoren und Systeme. Fachbuchverlag Leipzig im Carl Hanser-Verlag, 2003.
- (McMillan, 1993) Kenneth L. McMillan: Symbolic Model Checking. Dissertation, Carnegie Mellon Universität, USA, 1993.
- (Möller und Paulish, 1993) K.H. Möller, D.J. Paulish: Software-Metriken in der Praxis. Oldenbourg-Verlag, 1993.

- (Möller, 1996) K.H. Möller: Ausgangsdaten für Qualitätsmetriken – Eine Fundgrube für Analysen. In: C. Ebert und R. Dumke (Editoren): Softwariemetriken in der Praxis. Seiten 105–116, Springer-Verlag, 1996.
- (Neugebauer, 2004) Stefan Neugebauer: Entwicklung eines graphischen Mikrocontroller- und Basissoftwareemulators nach AUTOSAR-Spezifikation. Diplomarbeit, Fachbereich für Informatik, Fachhochschule Landshut, November 2004.
- (Oestereich, 1997) Bernd Oestereich: Objektorientierte Softwareentwicklung mit UML. 3. Auflage, Oldenbourg-Verlag, 1997.
- (Oestereich, 2004) Bernd Oestereich: Die UML 2.0 Kurzreferenz für die Praxis. 3. Auflage, Oldenbourg-Verlag, München, 2004.
- (Peyton Jones, 1989) S. Peyton Jones: Parallel Implementations of Functional Programming Languages. The Computer Journal, 32(2): Seiten 175–186, 1989.
- (Plauger, 1999) P.J. Plauger: Embedded C++. Seminar anlässlich der Embedded Systems Konferenz, Chicago, Illinois, USA, März 1999.
- (Pree et al., 2003) Wolfgang Pree, Sebastian Fischmeister, Guido Menkhäus, Gerald Stieglbauer: Middleware für eingebettete Systeme. Seiten 11–13, NOEO-Wissenschaftsmagazin Salzburger Bildungs- und Forschungseinrichtungen, Ausgabe 3/2003, 2003.
- (Rozenbeg, 1998) G. Rozenberg, F. Vaandrager (Editoren): Lectures on Embedded Systems. Band 1494 der Lecture Notes in Computer Science (LNCS). Springer-Verlag, 1998.
- (Rozenblit, 1995) Jerzy Rozenblit and Klaus Buchenrieder: Codesign: Computer Aided Software/Hardware Engineering. IEEE Press, 1995.
- (Rosenstiel, 2003) Wolfgang Rosenstiel: Abschlussbericht DFG-Schwerpunktprogramm 1040: Entwurf und Entwurfsmethodik eingebetteter Systeme. Universität Tübingen, 1997–2003.
- (Schiefer, 2004) Gunther Schiefer, Rebecca Bulander, Tamara Högler: Vergleich der Betriebssysteme mobiler Systeme. Institut AIFB, Universität Karlsruhe (TH), Untersuchung im Rahmen des Projektes MoMa/Mobiles Marketing zum Programm MobilMedia des Bundesministeriums für Wirtschaft und Arbeit (BMWA), 2004.
- (Scholz, 1998) Peter Scholz: Design of Reactive Systems and their Distributed Implementation. Dissertation, Technischer Bericht TUM-I9821 der Fakultät für Informatik der Technischen Universität München, August 1998.
- (Scholz, 2001) Peter Scholz: Incremental Design of Statechart Specifications. Science of Computer Programming 40 (2001), Seiten 119–145, Elsevier Science B.V., 2001.
- (Schürmann, 2001) Bernd Schürmann: Eingebettete Systeme. AG Entwurfsmethodik eingebetteter Systeme der Universität Kaiserslautern, 2001.
- (Selic, 1994) Bran Selic, Paul T. Ward, Garth Gullekson: Real Time Object Oriented Modeling. John Wiley & Sons, Februar 1994.
- (Siemens, 1994) Siemens AG: Software – eine Schlüsseltechnologie mit großer Breitenwirkung. Dialog intern, Juli 1994, Siemens AG,

- (Simon, 1999) D. Simon: An embedded software primer. Addison-Wesley, 1999.
- (Spiegel, 2003) Spiegel Online: Flugsicherheit: Autopilot soll Terrorakte vereiteln. Spiegelnet AG, 2003.
- (Spillner und Linz, 2003) Andreas Spillner, Tilo Linz: Basiswissen Softwaretest. dpunkt.verlag, Heidelberg, 2003.
- (Stallings, 2000) William Stallings: Computer Organization and Architecture: Designing for Performance. 5. Ausgabe, Prentice-Hall, Upper Saddle River, New Jersey, 2000.
- (Stankovic, 1998) J.A. Stankovic, K. Ramamritham: Hard Real-Time Systems. IEEE Computer Society Press, 1988.
- (Stauner, 2001) Thomas Stauner: Systematic Development of Hybrid Systems. Dissertation, Technische Universität München, 2001.
- (Stelter und Ulrich, 2003) Philipp Stelter und Helle D. Ulrich: Control of spontaneous and damage-induced mutagenesis by SUMO and ubiquitin conjugation. Nature, Band 425, Seiten 188–191, 11. September 2003.
- (Stieglbauer, 2003) Gerald Stieglbauer: Embedded Software Engineering: Model-Based Development of Embedded Control Systems with Giotto and Simulink. Diplomarbeit, Universität Salzburg, BMW Group München, 2003.
- (Storey, 1996) N. Storey: Safety-Critical Computer Systems. Prentice-Hall, 1996.
- (Tanenbaum, 2001) Andrew S. Tanenbaum: Computerarchitektur – Strukturen, Konzepte, Grundlagen. Pearson Education Deutschland, 2001.
- (Timmermann, 1997) Martin Timmermann und Jean-Christophe Monfret: Windows NT Real-Time Extensions: an Overview. Real-Time Magazine, 2/1997.
- (Windriver, 1993) WindRiver: VxWorks Product Information. WindRiver Systems Inc., 1993.
- (Wolf, 2001) W. Wolf: Computers as Components: Principles of Embedded Computing System Design. Morgan Kaufmann Publishers, 2001.
- (Zargham, 1996) Mehdi R. Zargham: Computer Architecture – Single and Parallel Systems. Prentice Hall, 1996.

Sachverzeichnis

A

A/D-Wandler	18
ABRO-Spezifikation	111
Airbag	7
Airbus	173
AJACS	94
Aktoren	21
Aktuatoren	21
Aktuelle Trends	2
Anweisungsüberdeckung	193
Anwendungsgebiete	6
Äquivalenzklassenbildung	192
Architekturen für Betriebssysteme	44
Argos	99
Ariane 5	174
ASIC	14
ASIP	13
ASQF	200
Ausfall	180
Ausfallrate	180
Ausnahmebehandlungen	80
Automobilbau	7
AUTOSAR	215
Avionik	7

B

Basic Clock	119
Bedingungsüberdeckung	194
Benutzerschnittstelle	21
Betriebssystem	43
Betriebssystem, Aufgaben	43
<i>Betriebssystem, Komponenten</i>	44
Black-Box Test	192
Booch	145
Broadcasting	106

C

C/C++	77
C0-Text	193
C1-Test	193
Caching	60
CDC	88
CLDC	89
Codegenerierung	116
COSYMA	158
Crossentwicklung	64
CTL	198
CTL*	198

D

D/A-Wandler	17
Datenfluss	119
Deadlock	31
Debugging	190
Determinismus	5
DIN 44 300	39, 43
DM-Wandler	18
DSP	14
dynamische Redundanz	182, 183

E

EC++	78
Echtzeit	39
Echtzeitanwendungen , Java	84
Echtzeitbetrieb	46
Echtzeitbetriebssystem, Anforderungen	47
Echtzeitbetriebssysteme, Unterschiede	48
Echtzeitsystem	39
EDF	58

Embedded C++.....	78
Embedded Java.....	86
Embedded Linux	72
Entwurf eingebetteter Systeme.....	23
ereignisgesteuertes System.....	41
Error	175
Esterel.....	99
Beispiel.....	111
Deklarationen.....	106
Determinismus	104
Instruktionen.....	109
Probleme	112
Semantik	111
Esterel Studio	117
externe Sensoren	20
Extreme Programming	201

F

Failure	175
Fault	175
FCFS	56
Firmware	42
FMEA.....	187
Formale Methoden	141
Foundation Profile.....	88
FPGA	14
Frequenzteiler.....	51
Funktionstest	192
Funktionsüberdeckung	192

G

Gefahr.....	186
Gefahrenanalyse	186
Giotto	125
Beispiel.....	127
Driver.....	131
Modes	131
Ports.....	130
Scheduling	134
Tasks	130
Timing	134
Grenzrisiko	181
Grenzwertanalyse.....	192
Grobarchitektur	11

H

harte Echtzeitbedingung.....	40
Herausforderungen.....	25

HIS	217
HW/SW-Codesign.....	156
Hybride Statecharts	167
Hybride Systeme	164
Hybriden Automaten.....	167
Hybriden Petri-Netzen.....	167
hybrides System	9
HyCharts	167

I

IMP	90
Implementierung	23
Inspektion.....	195
interaktives System	3, 4
interne Sensoren	20
interrupt.....	53
intuitive Testfallermittlung....	192
ISO/IEC 7816.....	90
ISO/IEC 9126.....	174

J

J2ME	87
JamaicaVM	97
Java	83
Java, Echtzeiterweiterungen....	93
JavaCard.....	91
JavaCard Applets	92
JNI.....	94

K

Kausalitätszyklen	113
Kernel.....	53
Klassifikation eingebetteter Systeme.....	4
Klassifikationsbaum	194
KobrA	162
Kohärenz.....	113
Konstruktive Semantik.....	115
Kontrolleinheit	12
Korrektheit	23, 176
Kripke-Struktur	198
KVM	89

L

Linux-RT.....	49
Liveness-Eigenschaft	197
logische Korrektheit	115

LTl.....	198
Lurette	124
Lustre.....	118
Lustre, Operatoren	120
LynxOS	49

M

MARMOT	161
Mechatronik.....	9
mechatronischen System	9
Mehrfachvererbung	81
MIDP	90
Mobile Betriebssysteme.....	66
Mobile Systeme	66
Model Checking	196, 197
Multitasking.....	54
kooperativ.....	55
verdrängend.....	55
Multithreading	29

N

Namensräume	81
Nebenläufigkeit	27, 142
Nebenläufigkeit, Modelle	32
Nicht-Determinismus.....	5
NIST	94

O

OMT	145
OOSE	145
OSEK	213

P

Paging.....	60
Palm OS.....	68
parallele Kopplung	185
Parallelkomposition	106
Partitionierung	35
PCM-Wandler.....	18
perfekte Synchronie.....	100
perfekte Synchronie.....	99
Perfekte Synchronie.....	36
Peripherie.....	16
Personal Basis Profile	88
Personal Java	85
Personal Profile	89
POLIS.....	158

POSIX	63, 70
Priorität.....	58
Prioritätssteuerung	56
Process Controll Block	53
Prozess.....	44, 53
Prozesse	53
Prozesspriorität	54
Prozesszustände.....	54
Prüftechniken.....	177

Q

QNX	50, 70
QNX, Dateisystem-Manager ...	71
QNX, Geräte-Manager	71
QNX, Photon microGUI.....	71
QNX, Power-Manager.....	71
QNX, Programmieren.....	72
QNX, Prozess-Manager.....	70

R

Rate	59
reaktives System	8
Reaktives System.....	1
Real-Time-Core Erweiterung ..	95
redundante Hardware.....	182
redundante Software	183
Redundanz.....	182
Regelstrecke	15
Review.....	195
Risiko	180
RMS	59
ROOM.....	151
ROOM Chart	153
ROOM, Echtzeit	154
Round Robin.....	56
RTSJ	94, 95
RTTI	81
Rückwärtszähler	51
RUP	149

S

Safety-Eigenschaft.....	197
Scheduler.....	54
Scheduling.....	54
Strategie	55
Sensor	19
Sensorik	19
Sensortypen	20

serielle Kopplung	184
sicherheitskritisch	5
Signale, Esterel	108
Signalfluss	165
Signalverarbeitungskette	17
Smart Cards	90
Softwarequalität	174
Spezifikation	23
Statecharts	99, 142
Statecharts, Dekomposition	144
Statecharts, Komposition	143
Statecharts, Semantik	143
statische Redundanz	182, 183
Steuergerät	1, 9
STL	82
Strukturbestandteile	10
Strukturtest	193
Swapping	60
Symbian OS	67
symbolisches Model-Checking	199
synchrone Sprachen	98
Synchrone Sprachen	98
Synchronisation	31
System	8

T

Target Test	194
Task	53
Task Control Block	53
TAV	200
Templates	81
Temporale Logik	198
Testdaten	191
Testen	190
Testfall	191
Testobjekt	190
Testprozess	191
Testszenario	191
Theorembeweiser	199
Timing-Diagramme	148
transformationelles System	1, 3
TTA	35
TTCN-3	191
TTP	35

U

UML	145, 201
UML 2.0	146
Unfall	187
Unified Modeling Language	145
Unterbrechung	53, 57

V

Validierung	176
Verfügbarkeit	179
Verifikation	141, 176, 196
Verklemmung	31
Verklemmungsbedingungen	32
Verteilte Systeme	34
verteiltes System	9
V-Modell	201, 202
V-Modell XT	205
VULCAN	158
VxWorks	49, 61

W

Walkthrough	195
Wasserfall-Modell	201
weiche Echtzeitbedingung	40
White-Box Test	193
Wind Microkernel	63
Windows CE	69
Windows CE, Multitasking	69
Windows CE, Programmierung	69
Windows CE, Speichermanagement	69
Wirkungskette	11
Wirkungsprinzipien von Sensoren	19

Z

Zeitgeber	50
zeitgesteuertes System	35, 41
Zeitschranken	40
Zuverlässigkeit	179
Zuweisungsüberdeckung	193

