一、单项选择题(共10分)。

1、设A=0AFH,(20H)=81H,指令ADDC A,20H 执行后的结果是( )

A.A=81H B.A=30H C.A=0AFH D.A=20H

2、使定时/计数器 T0的中断请求信号能得到 CPU的中断响应,必须满足的条件是( )

A.ETO=1 B.EX0=1 C.EA=EX0=1 D.EA=ET0=1

3、设80C51的定时/计数器T1用作定时方式1时，初始化的 C51语句为( )

A.TCON=0x01 B.TCON=0x05 C.TMOD=0x10 D.TMOD=0x50

4、80C51的定时/计数器在方式1时的计数器满计数值M为( )

A.M=2^13=8192 B.M=2^8=256 C.M=2^4=16 D.M=2^16=65536

5、80C51的串行口工作方式中适合点对点通信的是( )

A.工作方式0 B.工作方式 1 C.工作方式 2 D.工作方式 3

二、填空题(共 20分)。

1、单片机中的CPU主要有 和 两部分组成。

2、51单片机的外部中断有两种触发方式，一种是 另一种是 。

3、一个机器周期= 个状态周期= 个时钟周期。

4、中断系统具有4个控制寄存器： 、 、 ，以及 。

5、中断处理过程可分为三个阶段 、 、 。

6、定时器共有两个控制字，由软件写入 和 两个8位寄存器用来设置TO或T1的操作模式和控制功能。

7、80C51中断系统的五个中断源为 、 、 、 ，以及 。

三、判断题(共 20分)。

1、51单片机采用普林斯顿结构，共有3个逻辑存储空间和4个物理存储空间。( )

2、51单片机的复位信号是低电平有效。( )

3、设晶振时钟为12MHz，则8051单片机的一个机器周期的时间为1us。( )

4、程序寄存器PC中存放的是指令地址。( )

5、80C51单片机的特殊功能寄存器中，既能位寻址，又能字节寻址的是TMOD。( )

6、80C51采用T0计数方式1时的C51命令是TMOD=0x05。( )

7、内部RAM 的位寻址区，只能供位寻址使用，而不能供字节寻址使用。( )

8、PSW寄存器是一个8位的特殊功能寄存器，用于存程序运行中的各种状态信息。( )

9、80C51单片机访问内部RAM和外部RAM使用的是相同的指令。( )

10、假设异步串行口按工作方式1每分钟传输6000个字符,则其波特率为1000bps。( )

四、简答题(每小题5分，共20分)

1、单片机的发展有哪几个阶段?它今后的发展趋势是什么?

2、C51与汇编语言相比有哪些优势?怎样实现两者的互补?

3、51单片机的CPU响应中断后，将自动执行哪些操作，请按执行先后顺序依次列出。

4、与单片机延时子程序的定时方法相比,利用片内集成的定时/计数器进行定时有何优点?

五、汇编程序分析题(30分)

试解读如下汇编程序，逐行添加注释，并说明其实现的功能。

举例(下划线部分为作等部分):

MOV R1,#34H ;将立即数34H放入R1寄存器

MOV A,R1 ;取出R1寄存器中的内容，放入A寄存器中

MOV 2IH,A ;取出A寄存器中的内容，放入地址为21H的RAM中

程序功能:借助R1寄存器和A寄存器，将RAM的21H这个地址内的内容修改为34H。

1、MOV A,#66H

ADD A,#0F2H

MOV 40H,A

MOV A,#88H

ADDC A,#OFH

2、MOV R0,#20H

MOV R1,#50H

MOV R3,#0AH

MOV R2,#0

MOV A,@R0

MOVX @R1,A

INC R0

INC R1

DJNZ R3,LAB