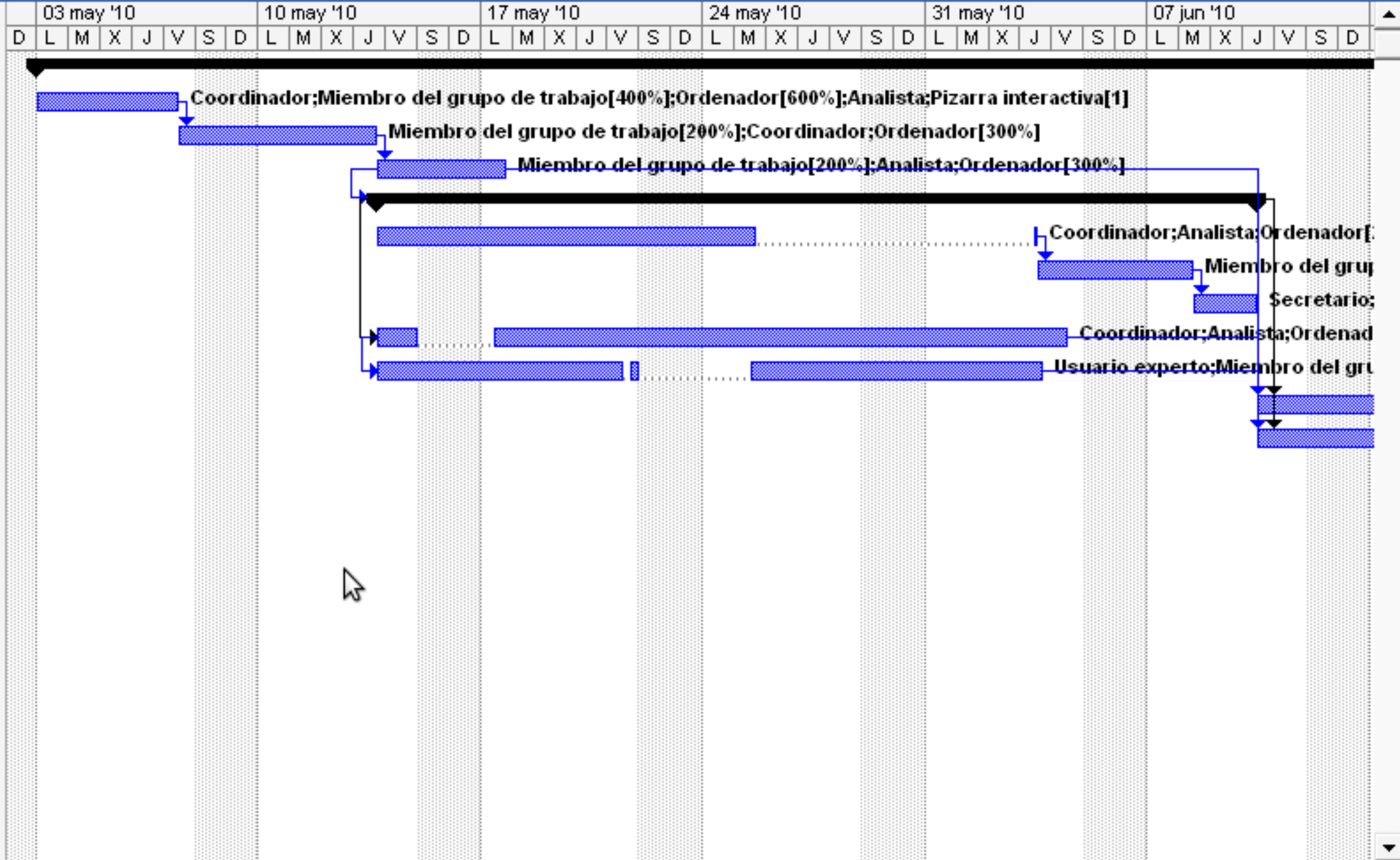


	EDT	Nombre de tarea	Duración
1	<b>1</b>	<b>- Análisis</b>	<b>36,34 días</b>
2	1.1	Definición del sistema	4,21 días
3	1.2	Establecimiento de requisitos	4,63 días
4	1.3	Identificación de subsistemas	2,09 días
5	<b>1.4</b>	<b>- Elaboración del modelo de c</b>	<b>17,46 días</b>
6	1.4.1	Elaboración de modelo cor	7,33 días
7	1.4.2	Normalización	2,81 días
8	1.4.3	Especificación de necesid	2 días
9	1.5	Elaboración del modelo de proc	13,35 días
10	1.6	Definición de interfaz de usuari	12,19 días
11	1.7	Análisis de consistencia y espe	8,06 días
12	1.8	Especificación de plan de pruek	5,22 días
13	1.9	Aprobación del análisis del SI	0,8 días
14	1.10	Análisis aprobado	0 días
15	<b>2</b>	<b>- Diseño</b>	<b>46,19 días</b>
16	2.1	Definición de la arquitectura del	5,57 días
17	2.2	Diseño de la arquitectura de soj	5,95 días
18	<b>2.3</b>	<b>- Diseño de la arquitectura de</b>	<b>19,01 días</b>
19	2.3.1	Diseño de módulos del sist	8,81 días
20	2.3.2	Diseño de comucación ent	4,65 días
21	2.3.3	Revisión de la interfaz de u	4,85 días
22	<b>2.4</b>	<b>- Diseño físico de datos</b>	<b>22,12 días</b>
23	2.4.1	Diseño del modelo físico de	5,28 días
24	2.4.2	Especificación de los cami	6,51 días



	Nombre de tarea	Retraso por redist.	Dura	03 may '10	10 may '10	17 may '10	24 may '10	31 may '10	07 jun '10
--	-----------------	---------------------	------	------------	------------	------------	------------	------------	------------