

NOMBRE: G1DNI:

1) Dados los números $A=0xBA1D$ y $B=0x6B17$ representados en hexadecimal, calcular el valor de la suma $A+B$ supuesto que tanto ellos como su suma se expresan ocupando 16 bits en binario puro, y que la suma se recoge en un registro de 16 bits que siempre recibe los 16 bits menos significativos del resultado. ¿Hay desbordamiento? ¿Los 16 bits de resultado expresan el valor correcto de la suma? Justifique todas sus respuestas (0,5 puntos)

$$\begin{array}{r} + \text{BA1D} \\ + \text{6B17} \\ \hline 12534 \end{array}$$

Valor que recoge el registro destino.

El valor que recoge el registro destino es menor que los sumandos, por tanto hay desbordamiento.

Como hay desbordamiento, los 16 bits del resultado no expresan el valor correcto de la suma.

Resultado en hexadecimal: 0x 2534¿Hay desbordamiento? Rodee con un círculo la respuesta correcta: SÍ NO¿Los 16 bits del resultado expresan el valor correcto de la suma? Rodee con un círculo la respuesta correcta: SÍ NO

2) Dados los mismos números A y B del ejercicio 1, calcular el valor de la suma $A+B$ supuesto que representan números expresados en complemento a 2 con 16 bits y su suma ha de expresarse de esa misma forma, siendo recogida en un registro que siempre recibe los 16 bits menos significativos del resultado. ¿Hay desbordamiento? ¿Los 16 bits de resultado expresan el valor correcto de la suma? (0,5 puntos)

El valor que recoge el registro destino es el mismo pues al realizar la suma en binario da igual que los números sean interpretados como valores en binario puro o complemento a 2.

Como A es negativo y B es positivo, no puede haber desbordamiento.

Como no hay desbordamiento, los 16 bits del resultado expresan el valor correcto de la suma.

Resultado en hexadecimal: 0x 2534¿Hay desbordamiento? Rodee con un círculo la respuesta correcta: SÍ NO¿Los 16 bits del resultado expresan el valor correcto de la suma? Rodee con un círculo la respuesta correcta: SÍ NO

3) Dados los números $A=2,75$ y $B=-3,50 \times 10^2$, expresados en base 10, obtenga la representación de ambos según el formato de punto flotante IEEE-754 de simple precisión y exprésela en hexadecimal. (1 punto)

$$A = 2,75$$

→ Positivo \Rightarrow Bit 31 = "0"

$$\rightarrow 2,75_{10} = 10,011_2 = 1,011 \times 2^1$$

$$\rightarrow \text{Exponente} = 1 + 127 = 128_{10} = 10000000_2$$

$$\text{Fracción} = 011000000000000000000000$$

$$A = \begin{array}{|c|c|c|c|c|c|c|c|c|c|} \hline 0 & 1000 & 0000 & 0110 & 0000 & 0000 & 0000 & 0000 & 0000 & 0000 \\ \hline 1 & 4 & 0 & 3 & 0 & 0 & 0 & 0 & 0 & 0 \\ \hline \end{array}$$

$$B = -3,50 \times 10^2$$

→ Negativo \Rightarrow Bit 31 = "1"

$$\rightarrow 3,50 \times 10^2 = 350 = 10101110_2 = 1,0101110 \times 2^8$$

$$\rightarrow \text{Exponente} = 8 + 127 = 135_{10} = 10000111_2$$

$$\text{Fracción} = 010111000000000000000000$$

$$B = \begin{array}{|c|c|c|c|c|c|c|c|c|c|} \hline 1 & 1000 & 0111 & 0101 & 1110 & 0000 & 0000 & 0000 & 0000 & 0000 \\ \hline 1 & C & 3 & A & F & 0 & 0 & 0 & 0 & 0 \\ \hline \end{array}$$

$$A = 0x \ 40 \ 30 \ 00 \ 00$$

$$B = 0x \ C3 \ AF \ 00 \ 00$$

4) A partir de las representaciones binarias del ejercicio anterior, calcule la suma de A y B y exprese el resultado según el formato de punto flotante IEEE-754 de DOBLE precisión en hexadecimal. ¿Se produce "overflow"? ¿Se realiza algún cambio en la fase de redondeo? (1 punto)

$$A = 1,011 \times 2^1 ; B = -1,0101110 \times 2^8$$

$$A+B = A - (-B) = -[(-B) - A]$$

Alineamos mantisa,
y restamos:

$$(-B) = 1,010111000000000000000000 \times 2^8$$

$$-A = 0,000000011000000000000000 \times 2^8$$

$$(-B) - A = 1,010110110000000000000000 \times 2^8$$

$$\text{Por tanto: } A+B = -[(-B) - A] = -1,01011011 \times 2^8$$

$$\text{Exponente} = 8 + 1023 = 1031_{10} = 10000000111_2$$

$$\text{Fracción} = 010110110100 \text{ y 10 grupos más de "0000"}$$

$$A+B = \begin{array}{|c|c|c|c|c|c|c|c|c|c|} \hline 1 & 1000 & 0000 & 0101 & 1011 & 0100 & 0000 & 0000 & \dots & 0000 \\ \hline 1 & C & 0 & 7 & 5 & B & 4 & 0 & \dots & 0 \\ \hline \end{array}$$

El exponente 8 pertenece al rango representable en precisión doble: $[-1022, 1023]$, por tanto no hay "overflow"

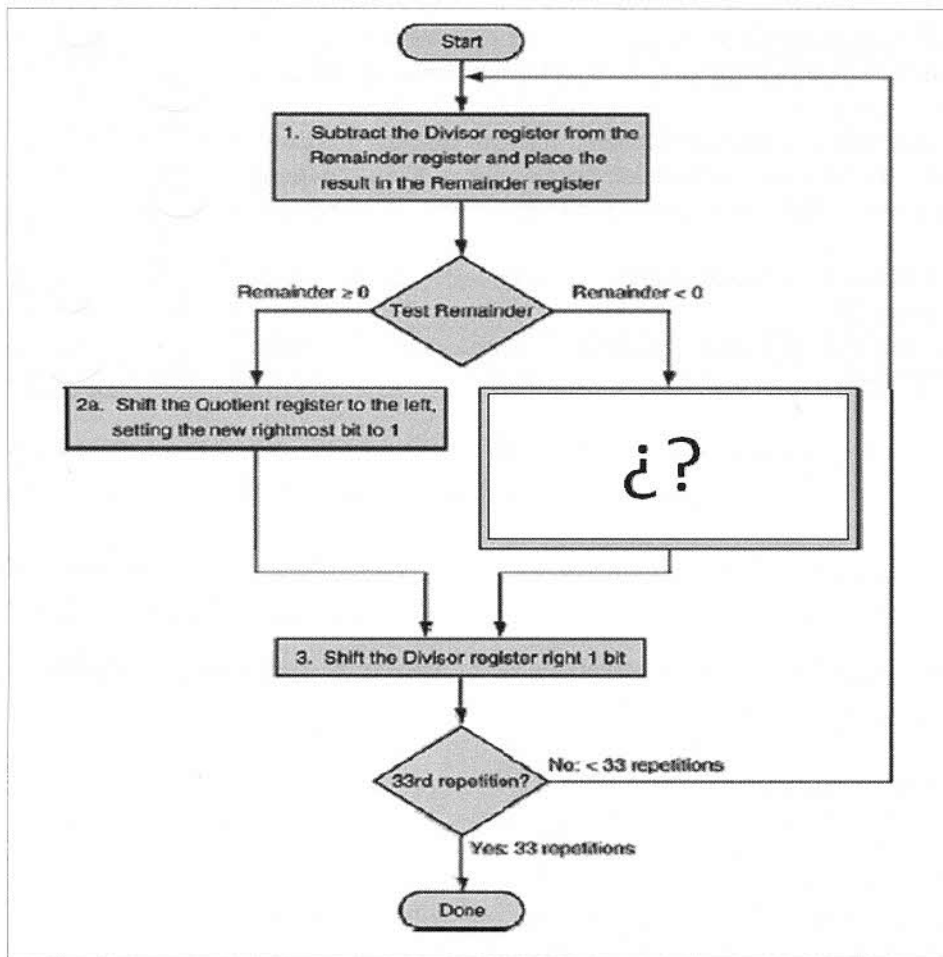
En el cálculo no se agota el número de cifras decimales que se pueden representar, por tanto no se hace cambio alguno en la fase de redondeo.

$$A+B = 0x \ C0 \ 75 \ B4 \ 00 \ 00 \ 00 \ 00$$

¿Se produce "overflow"? Rodee con un círculo la respuesta correcta: ☐ SÍ ☒ NO

¿Se realiza algún cambio en la fase de redondeo? Rodee con un círculo la respuesta correcta: ☐ SÍ ☒ NO

5) Dado el siguiente diagrama de realización de una operación de división entera, utilizando el algoritmo y conjunto de registros comentados en las sesiones de teoría, indique lo que hay que hacer en la caja marcada con interrogante. (1 punto)



Se restaura el valor original en el registro "Resto" restando a dicho registro el valor del registro "Divisor" y colocando el resultado de esa resta en el registro resto. Y además, se desplaza el registro cociente hacia la izquierda, estableciendo en "0" el nuevo bit menos significativo del cociente.

Para cada una de las afirmaciones siguientes, indique si es verdadera o falsa rodeando con un círculo "F" si la considera falsa o "V" si la considera verdadera: (1 punto)

El número 1,3 se puede representar exactamente utilizando el formato de punto flotante IEEE-754 en precisión doble	V	<input checked="" type="radio"/> F
Un grupo de 32 bits en cero representa el cero en formato de punto flotante IEEE-754	<input checked="" type="radio"/> V	F
Si comparamos dos números representados en formato de punto flotante de IEEE-754 de precisión simple positivos, siempre es mayor el que contiene un número mayor en los 8 bits de exponente tomados como un número en binario puro.	<input checked="" type="radio"/> V	F
Un producto de enteros realizado usando la instrucción <code>mult</code> nunca produce desbordamiento	V	<input checked="" type="radio"/> F
Una división de enteros realizada utilizando la instrucción <code>div</code> nunca produce desbordamiento	V	<input checked="" type="radio"/> F

NOMBRE: _____

DNI: _____

1	Expresar en hexadecimal cuál es el contenido final del registro \$s0 después de ejecutarse la siguiente porción de código:	
	<pre>addi \$s0, \$zero, -1 sll \$t0, \$s0, 20 sub \$s0, \$zero, \$s0 add \$s0, \$s0, \$t0</pre>	<p>\$s0 = 0x FFF00001</p> <p>Justificación:</p> <p>La primera instrucción addi deja \$s0=0xFFFFFFFF. La segunda desplaza \$s0 hacia la izquierda, insertando ceros, con lo que resulta \$t0=0xFFF00000. La tercera deja \$s0=0x00000001, y le suma a eso el contenido de \$t0, con lo que resulta finalmente \$s0=0xFFF00001</p>

2	Expresar en hexadecimal cuál es el contenido final del registro \$s0 después de ejecutarse la siguiente porción de código:	
	<pre>la \$t0 dato lw \$s0, 0(\$t0) ori \$s1, \$s0, 0xF00F sub \$s0, \$s1, \$s0 .data dato: .word 0x1AB3C016</pre>	<p>\$s0 = 0x 00003009</p> <p>Justificación:</p> <p>"la" carga en \$t0 la dirección que corresponde a la etiqueta "dato". "lw" deja \$s0=0x1AB3C016. "ori" hace una operación OR bit a bit con el inmediato que se indica, con lo que resulta \$s0=0x1AB3F01F y finalmente la instrucción "sub" le resta a eso el valor inicial almacenado en "dato", con lo que resulta \$s0=0x1AB33019</p>

3	Expresar en hexadecimal cuál es el contenido final del registro \$s0 después de ejecutarse la siguiente porción de código:	
	<pre>la \$t0 v lw \$t1, 8(\$t0) lw \$t2, 12(\$t0) add \$t1, \$t1, \$t2 slti \$t2, \$t1, 15 add \$s0, \$t1, \$t2 .data v: .word 3, 18, 3, 7, 5</pre>	<p>\$s0 = 0x 0000000B</p> <p>Justificación:</p> <p>"la" carga en \$t0 la dirección de inicio de almacenamiento del array "v". La primera "lw" carga en \$t1 el valor de v[2]=3; la segunda carga en \$t2 el valor v[3]=7. La siguiente "add" deja en \$t1 3+7=10. La tercera compara 3 con 15; como es menor, deja \$t2=1. Por tanto, la última suma 1 a \$t1, y deja el resultado en \$t1. El valor de \$t1 es 10+1, que en hexadecimal será 0x0B; por tanto resulta \$t1=0x0000000B</p>

4	Expresar en hexadecimal cuál es el contenido final del registro \$s0 después de ejecutarse la siguiente porción de código:	
	<pre>addi \$s1, \$zero, 0x00AA addi \$t1, \$zero, 1 addi \$t2, \$zero, 0x100 bucle: or \$s1, \$s1, \$t1 sll \$t1, \$t1, 1 addi \$t2, \$t2, -1 beq \$t2, \$zero, final j bucle final: sub \$s0, \$s1, \$zero</pre>	<p>\$s0 = 0x FFFFFFF</p> <p>Justificación:</p> <p>Las tres primeras instrucciones dejan \$s1=0x000000AA, \$t1=0x00000001 y \$t2=0x00000100=32. Desde "bucle" hasta "final" está construido un lazo que en cada vuelta hace una operación OR de \$t1 con \$s1, y deja el resultado en \$s1, luego desplaza una posición bit hacia la izquierda el contenido de \$t1; y ese lazo da tantas vueltas como sea el valor inicial de \$t2, que es 32. Por tanto, lo que hace en cada vuelta es poner a "1" un bit de \$s1, comenzando por el bit 0 y terminando por el 31. Con ello, al final \$s1 estará con todos sus bits en 1, y de ese modo, la última instrucción "sub" dejará \$s0=0xFFFFFFFF</p>

5	Expresar en base 10 cuál es el contenido final del registro doble \$f0 después de ejecutarse la siguiente porción de código:	
	<pre>la \$t0 v l.d \$f0, 8(\$t0) s.d \$f0, 16(\$t0) l.d \$f2, 0(\$t0) sub.d \$f0, \$f2, \$f0 .data v: .double 5.9, 8.3, -10.5</pre>	<p>\$f0 (en base 10) = -2.4</p> <p>Justificación:</p> <p>"la" carga en \$t0 la dirección inicial de almacenamiento de un array (al que podemos llamar "v"). La primera "l.d" carga en \$f0 el valor v[1], esto es, 8.3. "s.d" almacena ese valor en v[2]. La siguiente instrucción "l.d" carga el valor v[0] en \$f2, con lo cual queda \$f2=5.9. Finalmente, "sub.d" calcula \$f0 - \$f2 y deja el resultado en \$f0, con lo cual su valor final será -2.4.</p>

ETIQUETAS	INSTRUCCIONES	COMENTARIOS
	.data	
x:	<code>.word 6,21,-2,33,12,27,5,1</code> <code>.word 19,10</code>	A partir de la posición etiquetada como "x" se almacenan los valores 6,21,-2,33,12,27,5,1,19,10 como valores enteros ocupando 4 bytes cada uno
cad1:	<code>.asciz ", "</code>	A partir de la posición etiquetada como "cad1" se almacena lo que haga falta para imprimir los valores separados por comas
	.text	
__start		Etiqueta de punto de inicio de ejecución
	<code>addi \$t2, \$zero, 1</code>	Poner \$t2 en 1
bucle:		Dirección de destino "bucle"
	<code>beq \$t2, \$zero, final</code>	Si \$t2 es cero, ir a "final", y si no lo es continuar en la siguiente instrucción
	<code>add \$t0, \$zero,\$zero</code>	Poner cero en \$t0
	<code>add \$t2, \$zero, \$zero</code>	Poner cero en \$t2
lazo:		Dirección de destino "lazo"
	<code>la \$t3 x</code> <code>sll \$t4, \$t0, 2</code> <code>add \$t4, \$t4, \$t3</code> <code>lw \$s0, 0(\$t4)</code> <code>lw \$s1, 4(\$t4)</code>	Cargar en \$s0 el valor de x[i] y en \$s1 el valor de x[i+1] siendo i el valor contenido en \$t0
	<code>slt \$t6, \$s0,\$s1</code> <code>beq \$t6, \$zero, continuar</code>	Si el valor de x[i] (\$s0)es mayor que el de x[i+1] (\$s1)salta a la posición "continuar", y si no lo es, continuar en la siguiente instrucción
	<code>addi \$t2,\$zero,1</code> <code>sw \$s0, 4(\$t4)</code> <code>sw \$s1, 0(\$t4)</code>	Poner "1" en \$t2 e intercambiar los valores de los elementos x[i] y x[i+1]
continuar:		Dirección de destino "continuar"
	<code>addi \$t0, \$t0, 1</code> <code>slti \$t5, \$t0, 9</code> <code>bne \$t5, \$zero, lazo</code>	Sumar 1 a \$t0. Si el resultado es menor que 9, saltar a la posición "lazo", y si no, continuar en la siguiente instrucción.
	<code>j bucle</code>	Saltar incondicionalmente a la posición "bucle"
final:		Dirección de destino "final"

[illegible]