严正声明:

本编程器设备软硬件版权归轩微科技淘宝店注册人所有,禁止所有针对此设备的盗版行为,包括破解,反向工程.否则一切后果自负!

我们会以生命保护我们的知识产权成果!

WWW.XWOPEN.COM

Kinetis 部分

术语表

Vref:参考电压,在脱机编程器中其即表示 VDD 线上(芯片电源正极)的电压.

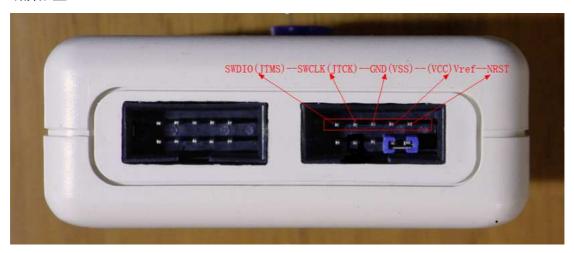
GND:即 0 电势点.与 VSS 同意.编程器默认为黑线.目标芯片的电源负引脚.

SWDIO(JTMS):目标芯片的 SWD 接口的数据脚,JTAG 接口的 TMS 脚.

SWCLK(JTCK):目标芯片的 SWD 接口的时钟脚,JTAG 接口的 TCK 脚.

NRST:目标芯片的复位引脚(有时并不是必须要接).

引脚配置



注意,发货时默认是黄线为 SWDIO,蓝线为 SWCLK,黑线为 GND, 红线为 VCC(Vref),绿线为 NRST

镜像配置流程:

1. 首先把设备进入镜像更新模式.并打开软件.

超高速	脱机编程器 此版本发布时间:201501272117	_ 🗆 🗙			
功能导航 STM8 STM82 GD32 芯唐 AVR8 昆天科 Kinetis AT89S5x 25/26xxx 24Cxx 远程主机 远程客户 固件升级 轩微科技网站 版权说明					
脱机镇像配置 指定页擦涂配置 FLASI数据编辑器 镇像与指定UID的芯片绑定					
流程配置	清空芯片→> ▼ 写全片 →>				
申.順輸出 3.3V ∨ -> □ 核査绑定VID-> □	▽ 校FLASH-> □ UID算法加密A-> 擦指定段-> □ 写指定段->	· □ (可付费定制) □ 写滚码->			
尾部操作 无操作	→ 跳转模式 不跳转 → 跳转镜像号 0	v			
	▼ 7 助技模式 小助技 ▼ 助技機像与				
	全球唯一ID自定义算法加密	文件操作			
**************************************	存放起始地址 0 存储字节数 4	#5.7 #1@P->-/IL			
滚码始地址 0 滚码字节数 4 V	#A) ### CLEOFE	载入配置文件			
编码模式: 小端常规编码 >	KJGHJAJA IIO	调入FLASH数据			
脱机镜像其它配置	D[0] 4 v D[1] 7 v D[2] 1 v D[3] 3 v	导出配置文件			
● 镜像加密存储(略慢)□ 数据链路复杂化	D[4] 0 \ D[5] 5 \ D[6] 6 \ D[7] 7 \ D[8] 2 \ D[9] 6 \ D[10] 5 \ D[11] 4 \ \				
○ 镜像非加密存储 VIID加密信息显示	□ 数据改变自动重载				
编程次数 66666666	镜像操作				
芯片信息	是否核验EBFROM=False 是实存验EDFROM=False 是实存验EDFR在等于alse 是实力用UDD进行自定义加密=False 语识与大辩约=Selse 证明,并称验此项字中False 结束模式一大操作 跳转到另一个镜像时的运行的方式:不跳转	^			
目标镜像号 0 v 芯片: MKKL05Z8xxx4 v	是雪板验otr存储器=ralse 是雪利用UD进行自会义加密=ralse	把配置好的镜像写入 脱机编程器			
FLASH占用:8192/8192 FLASH校验和:0x000FDE04	23334322				
镜像注释(将在设备上显示)	是否判用UD进行自定义加密False是不与从例的False是不与人然的False是不与一个成的False是不与一个成员,但是不是一个成员,但是不是一个成员的一个人就会现在了一个成员的证明的问题。 ###################################				
	跳转到另一个镜像的延时时间:0 跳转的目标镜像号:0	读指定镜像配置			
校验算法配置 脱机编程器信息	FLASK数据量=8192 FLASK指纹=0x53F846C5	7/11/12 P# 13/14/01II			
□ 哈西散列 □ MD5 10000号设备已接入.	EEPROM 有用量=0 EEPROM = 20x0				
□ 逐个比较 ☑ CRC64	OTP数据里=0 OTP指纹=0x0 ATP = 0x0	120000000000000000000000000000000000000			
用户说明	透泉子	擦除指定的镜像			
用户可以在这里加入一些对这个配置或对产品的说明, 用以明确债额的相关信息 此说明会随配置文件保存。	EEFRM 最初 (ついつ) (1) (1) (1) (1) (1) (1) (1) (1) (1) (
武筑明 会隨斷 置 支 祥 渠 荐 .					
	陽陰 遺像 成功 焼写次数=0 2015/1/30 14:58:16 遺像已成功打入脱机編程器	擦除所有的镜像			
▼					
公各性的=>11/w/wWH/foNhck?>+1 WMHN+HhRmmO+n6nQV>vwoCKFHbbOnn(CRFY?o=					

2. 选择要写的芯片型号

芯片: MKL05Z8xxx4 🔻

3. 配置目标镜像号

目标镜像号 0 🗸

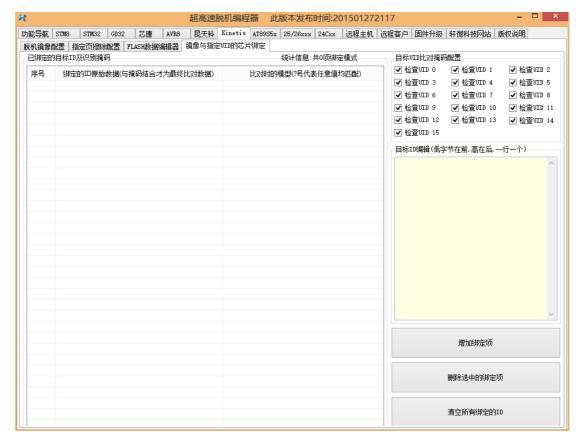
4. 选择电源输出值

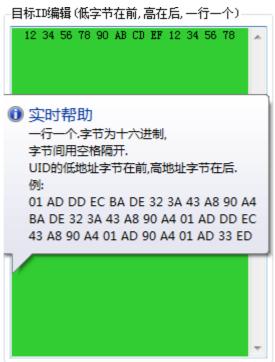
电源输出 3.3V 🔻

5. 选择是否核查绑定 UID

■ 核查绑定VID->

kinetis 有全球唯一ID,在某些情况下,可能需要对某些特定的芯片进行编程,而禁止对非授权的芯片编程.这时可以用目标芯片 UID 绑定功能.本功能可以方便实现特定 UID 芯片的编程授权,同时可以方便的对整盘芯片进行授权(同盘芯片 UID 后一部分字节值是相同的).





同时此功能支持掩码配置,用以实现 UID 的模糊识别

目标VID比对摘码配置

松音VID 0	松音VID 1	松音VID 2
松音VID 3	松音VID 4	松音VID 5
松音VID 6	松音VID 7	松音VID 8
松音VID 9	松音VID 10	松音VID 11

已绑定的目标ID及识别掩码		统计信息:共3项绑定模式		
序号	绑定的II原始数据(与掩码结合才为最终比对数据)	比对时的模型(?号代表任意值均匹配)		
1	12 34 56 78 90 AB CD EF 12 34 56 78	12 34 56 78 90 AB CD EF ?? ?? ?? ??		
2	11 34 56 78 90 AB CD EF 12 34 56 78	11 34 56 78 90 AB CD EF ?? ?? ?? ??		
3	11 34 56 78 90 AB CD EF 12 34 56 78	11 34 56 78 90 AB CD EF ?? ?? ?? 78		

_	配置是否清空芯片或是否擦指定页	40 多用 可用用用来吸水
h.	昨 直 竞 省 道 全 水 片 型 竞 省 烧 槓 正 从	. 小盖安. 则安你, 宜安烧哪些以

J	清空芯片	->
•		

□ 擦指定段→

7. 配置是否要写 FLASH,如需要,则要载入 FLASH 数据文件

▼ 写全片 ->

调入FLASH数据

- 8. 配置是否要校验 FLASH
 - │ 校FLASH->
- 9. 配置是否需要进行 UID 自定义算法加密,如需要,则要配置 UID 自定义算法加密相关数据.
 - □ 全球唯一ID自定义算法加密→



此部分详细解释见文档<<全球唯一 ID 自定义算法加密部分.pdf>>

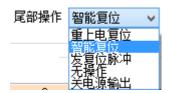
10. 配置是否写滚码,如需要,则要配置滚码数据



滚码可以设置存储模式为大端还是小端.大端常规编码即高字节存储在低地址,小端常规编码即高字节存储在高地址.软件默认配置为小端模式存储,即滚码的低字节存储在存储器的低地址上.

注意棕色背景框为十六进制数据.亮蓝色背景框为十进制数据.

11. 选择尾部操作类型



12. 选择跳转模式,如需要跳转,则要配置下一跳镜像号

跳转模式 不跳转 🔻 跳转镜像号 0	跳转模式	不跳转	~	跳转镜像号	0	٧
--------------------	------	-----	---	-------	---	---

13. 配置此镜像可以烧录的次数

编程次数 6666666

14. 配置镜像注释信息(会显示在编程器的显示器上)

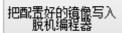


15. 如里需要以后仍使用当前配置的镜像.可以导出配置文件

导出配置文件

以后如果需要相同的配置,就不需要完全重新配置了.直接点击"载入配置文件"载入相应的配置文件即可.有时我们可能想一次性载入多个配置文件.本软件也可以实现.可以点"载入配置文件"然后把所有要载入的配置文件全部选中并点击打开即可.这样软件可以一次性把所有配置文件均打入脱机编程器.

16. 把配置好的镜像写入脱机编程器



软件自带数据编辑器,可以直接对 FLASH 和 EEPROM 数据文件进行数据编辑.(输入法打到英文输入模式,否则无法编辑.

