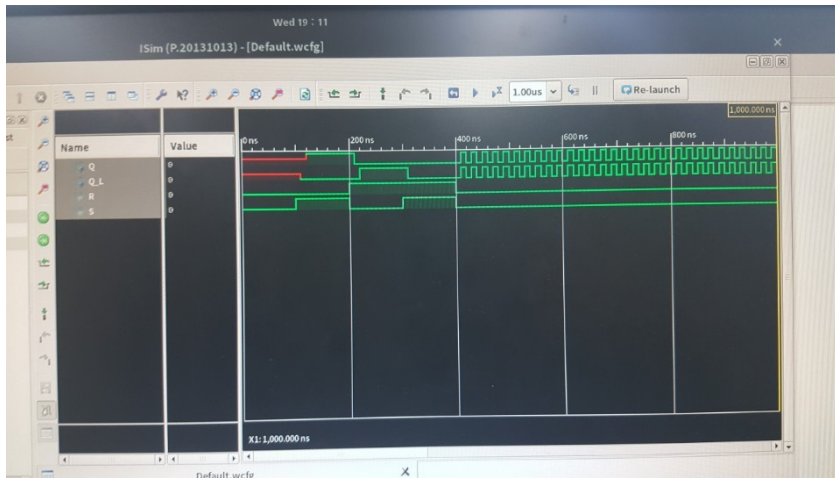


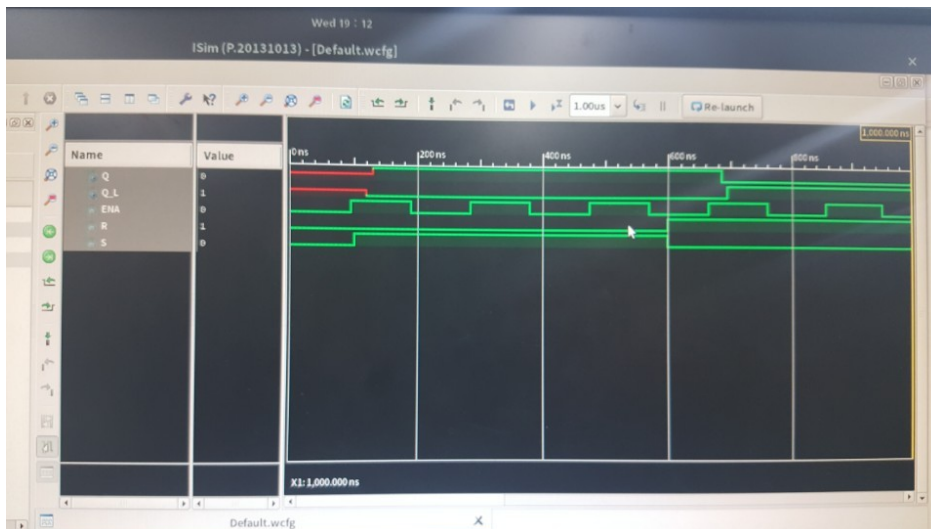
2014-17831 김재원

Practice 07 Homework

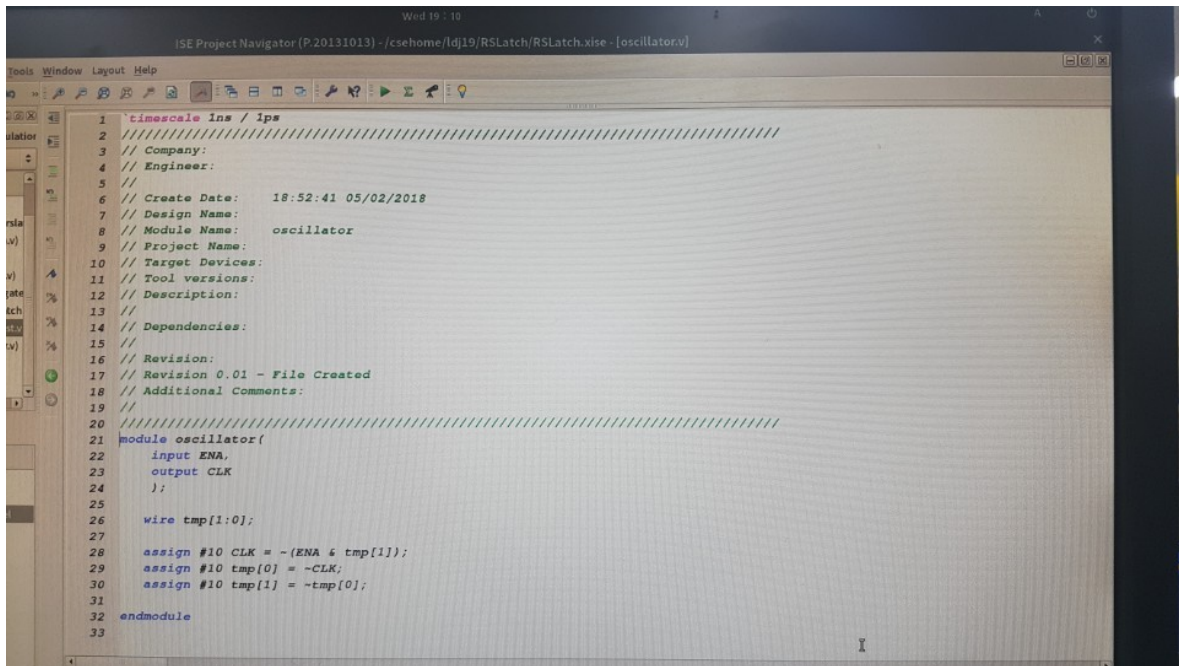
R-S Latch 시뮬레이션 결과입니다. 코드는 실습 수업 ppt 의 것을 참조하였습니다.



Gated R-S Latch 시뮬레이션 결과입니다. 코드는 실습 수업 ppt 의 것을 참조하였습니다.

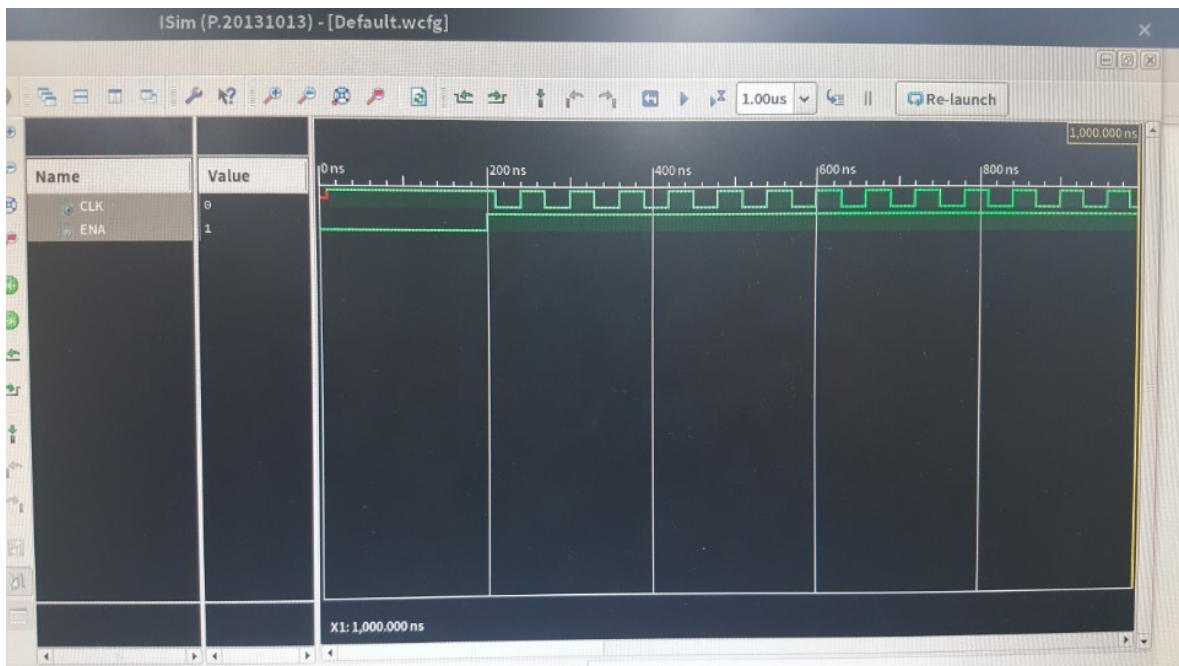


Oscillator 에 대한 코드입니다.



```
1 timescale 1ns / 1ps
2 ///////////////////////////////////////////////////////////////////
3 // Company:
4 // Engineer:
5 //
6 // Create Date:    18:52:41 05/02/2018
7 // Design Name:
8 // Module Name:    oscillator
9 // Project Name:
10 // Target Devices:
11 // Tool versions:
12 // Description:
13 //
14 // Dependencies:
15 //
16 // Revision:
17 // Revision 0.01 - File Created
18 // Additional Comments:
19 //
20 ///////////////////////////////////////////////////////////////////
21 module oscillator(
22     input ENA,
23     output CLK
24 );
25
26     wire tmp[1:0];
27
28     assign #10 CLK = ~(ENA & tmp[1]);
29     assign #10 tmp[0] = ~CLK;
30     assign #10 tmp[1] = ~tmp[0];
31
32 endmodule
33
```

Oscillator 시뮬레이션 결과입니다:



이번 주 별도의 과제는 없었습니다.