

AI虚拟芯片设计公司

全球首个AI Agent驱动芯片设计服务

不是卖工具，而是直接交付设计成果

种子轮融资计划书

2025年3月

执行摘要

核心价值主张

通过AI agent技术构建
7×24小时工作的虚拟设计团队，彻底革新芯片设计的成本结构和交付模式。

✨ **成本降低50%** - AI替代80%人力

⚡ **周期缩短70%** - 并行处理，自动优化

🎯 **一次成功率提升** - 双循环验证系统

商业模式

采用"**服务交付为主、平台赋能为辅**"的双轮驱动策略

60%

AI设计服务

30%

SaaS平台

本轮融资：**1000万RMB**

千亿市场的完美风暴

🚀 市场规模

\$164B

2023年全球市场

AI芯片设计市场年复合增长率高达**31.4%**

💣 成本危机

\$5.42
亿

5nm芯片设计成本

首次流片成功率仅**32%**

👥 人才缺口

100
万

2030年缺口

顶尖工程师年薪已达**\$497K**

突破性案例：中科院"启蒙"处理器

仅用**5小时**完成400万逻辑门CPU设计，**一次流片成功**

革命性的虚拟团队架构

客户只需提交设计规格书，AI虚拟团队自动完成全流程设计



虚拟架构师

- 规格分析
- 架构探索
- Trade-off分析



虚拟RTL工程师

- 代码生成
- 97.4%语法正确率
- 协议实现



虚拟验证工程师

- UVM平台
- 95%+覆盖率
- 自动Debug



虚拟综合工程师

- PPA优化
- 功耗降低20%
- 时序收敛



虚拟物理设计师

- AI Floorplan
- 智能布线
- DRC修复



虚拟项目经理

- 流程协调
- 进度管理
- 风险预警

核心技术优势

双循环验证系统

内循环：模块级
自动验证与修复

AI生成 → Lint
→ 仿真 → 综
合 → 自动修
复

外循环：系统级
架构优化

PPA分析 → 架
构调整 → 持
续优化



Terminal驱 动界面

完美契合芯片工
程师习惯

```
$ chimera  
generate  
"8-bit RISC  
processor"  
$ chimera  
verify --  
coverage 95  
$ chimera  
optimize --  
target  
power
```



MCP协议集成

AI与EDA工具的"USB-C"接口

Synopsys

Cadence

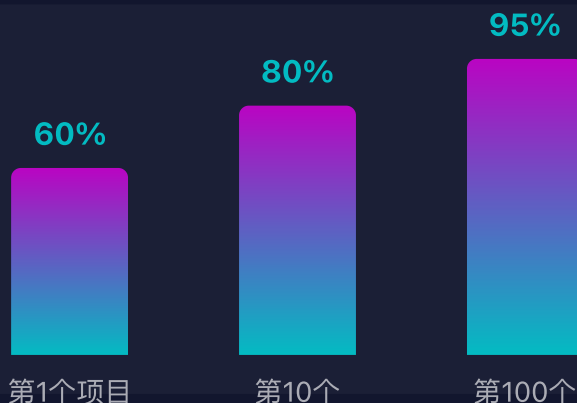
Mentor

开
源
工
具



数据飞轮效应

每个项目都在强化AI能力



已验证的技术能力

mcp4eda.cn平台成果



AnySilicon集成

自动计算晶圆良率和芯片成本



RTL智能分析

基于Verible的代码解析和优化



自然语言交互

"帮我设计一个8位FIFO"

500+ 注册用户

50+ 日活跃用户

Claude Code实践成果

RISC-V解码器

500行Verilog代码，通过所有测试

AXI协议转换器

开发时间从1周缩短到2小时

UVM测试平台

自动生成20+测试用例，覆盖率92%

创新的商业模式

为什么选择**服务交付**而非工具销售？

直击痛点

- 客户要的是结果，不是工具
- 无需培训和流程改变
- 成本可预测，风险可控

快速变现

- 项目制合同，预付款机制
- 2-3个月交付成果
- 避免漫长采购流程

技术壁垒

- 每个项目训练AI
- 积累真实设计数据
- 形成正向飞轮

三层收费模式

60%

AI设计服务
20-800万/项目

30%

SaaS订阅
5-30万/年

10%

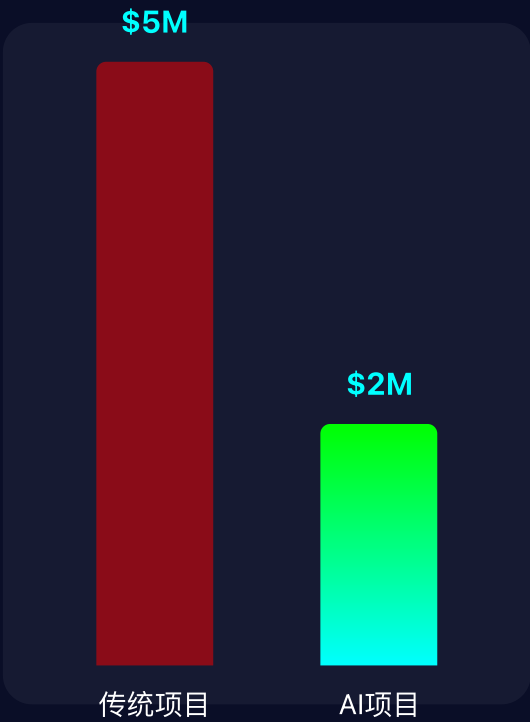
增值服务
定制化方案

AI驱动的成本革命

传统模式 vs 我们的模式

成本项目	传统	AI模式	节省
设计工程师	\$2.0M	\$0.4M	80%
验证工程师	\$2.25M	\$0.15M	93%
EDA工具	\$1.25M	\$0.5M	60%
总计	\$6.1M	\$1.5M	75%

项目成本对比



精准的市场进入策略

第一阶段 (0-6个月): 种子客户

- AI芯片初创公司: 急需快速原型验证
- 中小型Fabless: 10-50人团队
- 高校和研究机构: 预算受限

第二阶段 (6-18个月): 扩展市场

- 中型IC设计公司: 寻求效率提升
- IDM新项目组: 探索性项目
- 政府支持项目: 国产EDA示范

第三阶段 (18个月+): 规模化

- 行业Top 20企业签约
- 国际市场拓展
- 生态系统建设

客户获取"三步走"

1. 技术验证

- 3-5家友好客户 POC
- 标杆案例打造
- 快速迭代改进

2. 影响力构建

- DAC/ICCAD发表论文
- 高校合作培养人才
- 行业白皮书发布

3. 规模复制

- 标准化服务包
- 合作伙伴网络
- SaaS平台上线

为什么是我们？

EDA巨头不会成为威胁

商业模式的内在矛盾：

- 按"座位"收费，AI会减少座位需求
- 股东不允许自我颠覆
- 只做维持性创新（快10-20%）

历史证明：

- Uber不是出租车公司创办的
- Tesla不是传统车企孵化的

创始人独特优势

深厚的行业背景：

- 15年半导体经验
- 设计服务公司成功被并购
- 国际咨询公司半导体负责人

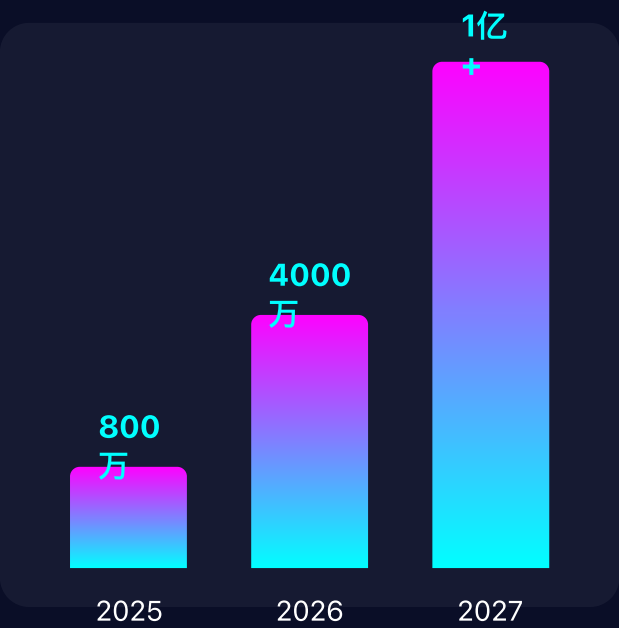
独特的复合能力：

- 技术专家 + 成功创业者
- 行业人脉 + AI深度实践
- 已独立开发mcp4eda.cn验证

这不是渐进式改进，而是**商业模式的根本性革命**

财务预测与里程碑

营收预测



关键里程碑



Q2 2025

首个商业项目交付



Q4 2025

15家客户，月收入100万



Q2 2026

达到盈亏平衡



Q4 2026

准备A轮融资

1000万种子轮融资用途



技术研发 (60%)

- Agent开发：300万
- AI模型优化：200万
- 基础设施：100万

团队建设 (25%)

- 核心技术团队：5人
- 商业团队：2人
- 月薪2-5万区间

市场运营 (15%)

- POC项目补贴
- 行业推广活动
- 日常运营支出

风险识别与应对策略

技术风险

AI模型可靠性

→ 三重保障：多模型验证+自动测试+人工审核

EDA集成复杂性

→ MCP协议统一接口+战略合作

市场风险

客户接受度

→ 渐进式推广+标杆案例+混合模式

竞争对手跟进

→ 快速迭代+专利保护+深度绑定

运营风险

人才招聘困难

→ 期权激励+高校合作+全球远程

现金流管理

→ 预付费模式+分阶段付款+银行授信

合规风险

数据安全

→ ISO27001认证+私有部署选项

出口管制

→ 技术中立+自主可控+应急预案

共创芯片设计的AI未来

AI正在重塑芯片设计行业，而我们站在这场变革的最前沿

我们的愿景

让每一家IC设计公司都能拥有自己的"虚拟设计团队"

通过AI技术民主化芯片设计能力，推动整个行业的创新升级

3年

成为中国领导者

5年

全球影响力

10倍

设计效率提升

诚邀有远见的投资者加入这场芯片设计的AI革命

共同打造半导体行业的未来

谢谢观看

让我们一起开启芯片设计的AI时代

联系我们

 网站: mcp4eda.cn

 邮箱: contact@aichipdesign.com

 电话: +86 xxx xxxx xxxx

种子轮融资进行中

目标金额: 1000万人民币