



Xilinx Vivado 2017.1 安装说明(WebPACK 版)

Xilinx 大学计划合作伙伴-依元素科技



依元素科技有限公司

Xilinx 已经开放了 Vivado 2017.1 的下载，新版本的 Vivado 界面有了比较大的变化，也增加了非常多新的功能特性。

其安装流程与之前没有大的差别，这里以 Vivado2017.1 WebPACK 版本为例，来介绍 Vivado 2017.1 的安装过程。

首先安装环境要求必须是 64 位的机器，操作系统支持：

Microsoft Windows Support

- Windows 7 SP1 Professional (64-bit), English/Japanese.
- Windows 10 Professional Anniversary Edition (64-bit), English/Japanese.

Linux Support

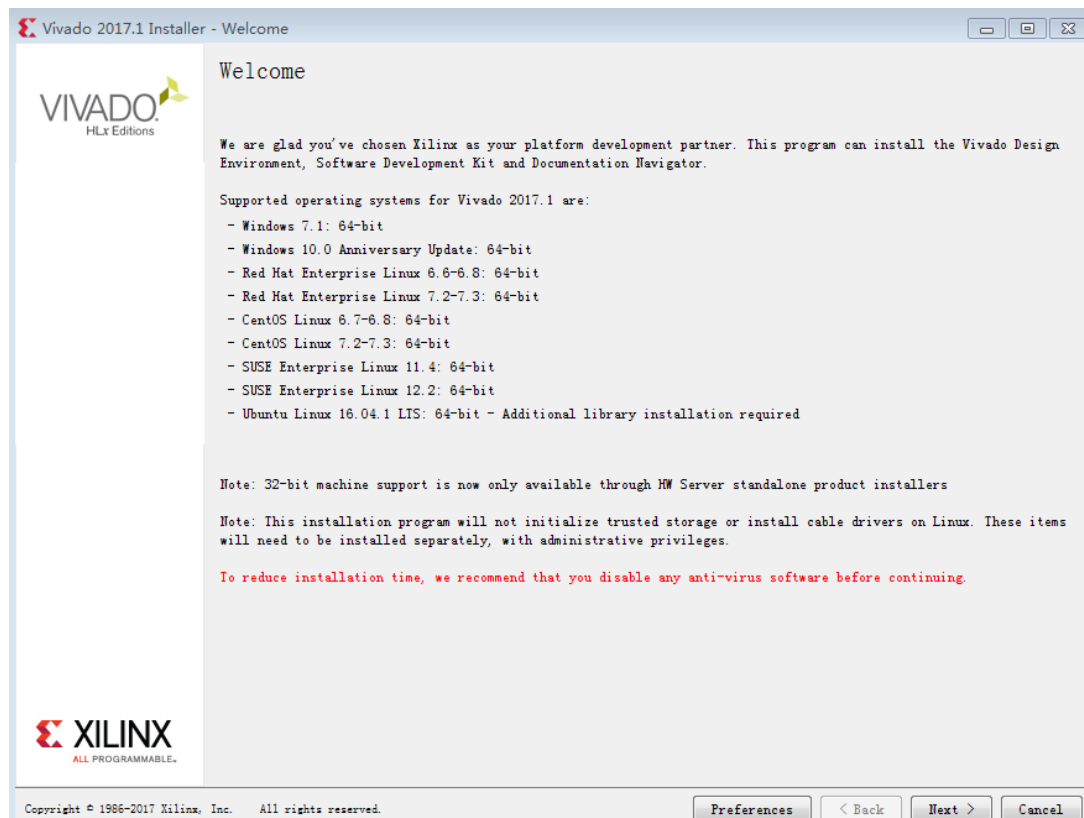
- Red Hat Enterprise Workstation/Server 7.2 and 7.3 (64-bit)
- Red Hat Enterprise Workstation 6.6, 6.7, and 6.8 (64-bit)
- SUSE Linux Enterprise 11.4 and 12.2 (64-bit)
- Cent OS 7.2 and 7.3 (64-bit)
- Cent OS 6.7 and 6.8 (64-bit)
- Ubuntu Linux 16.04.1 LTS (64-bit)

Vivado WebPACK 版本虽然是免费版本，但是除 System Generator for DSP 与 PR 之外所有 Vivado 的功能都可以使用，也可以支持除 Virtex 以外的大部分主流器件。而且在 Vivado 2016 以后，WebPACK 版本的安装不再需要 LICENSE，所以特别适合 Xilinx FPGA 初学者以及学生使用。

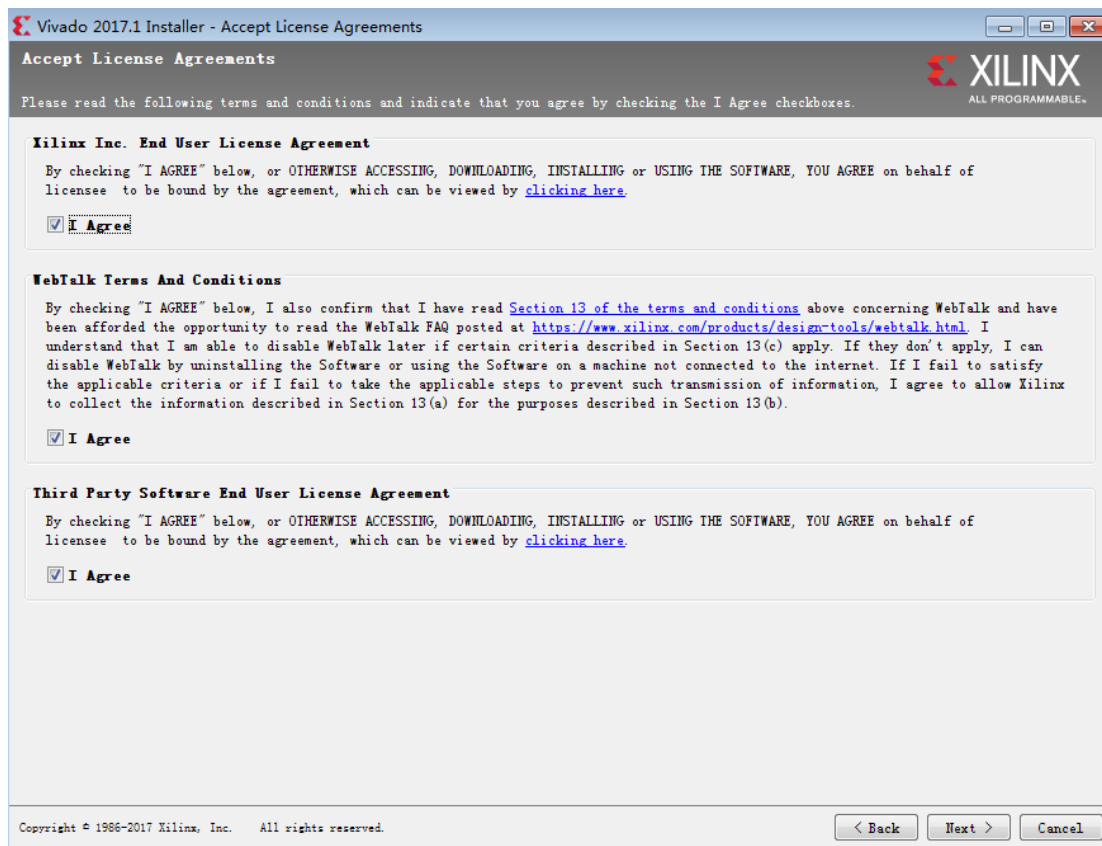
另外高校教师也可以向 Xilinx 大学计划免费申请正式全功能版的 Vivado 工具，如有需要可与国内大学计划代理——依元素科技有限公司联系。

安装流程：

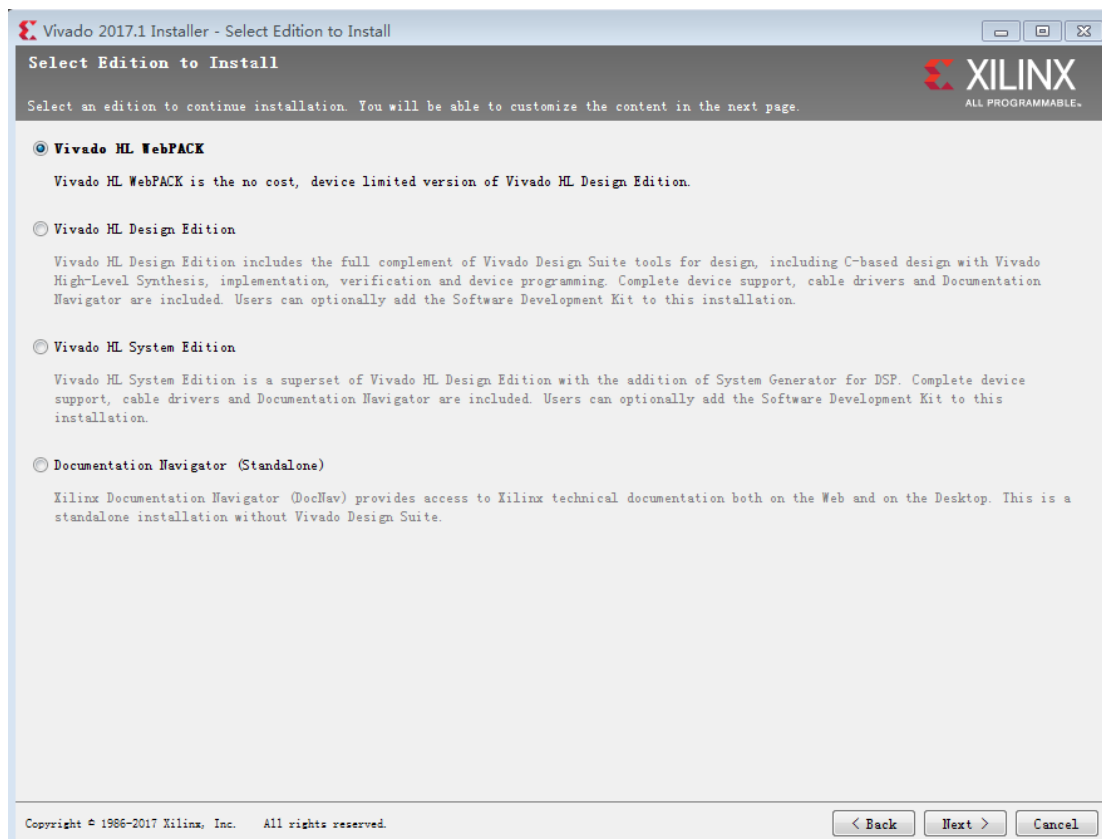
1、下载安装包后解压运行 xsetup.exe 文件，在弹出的欢迎向导里面点击下一步；



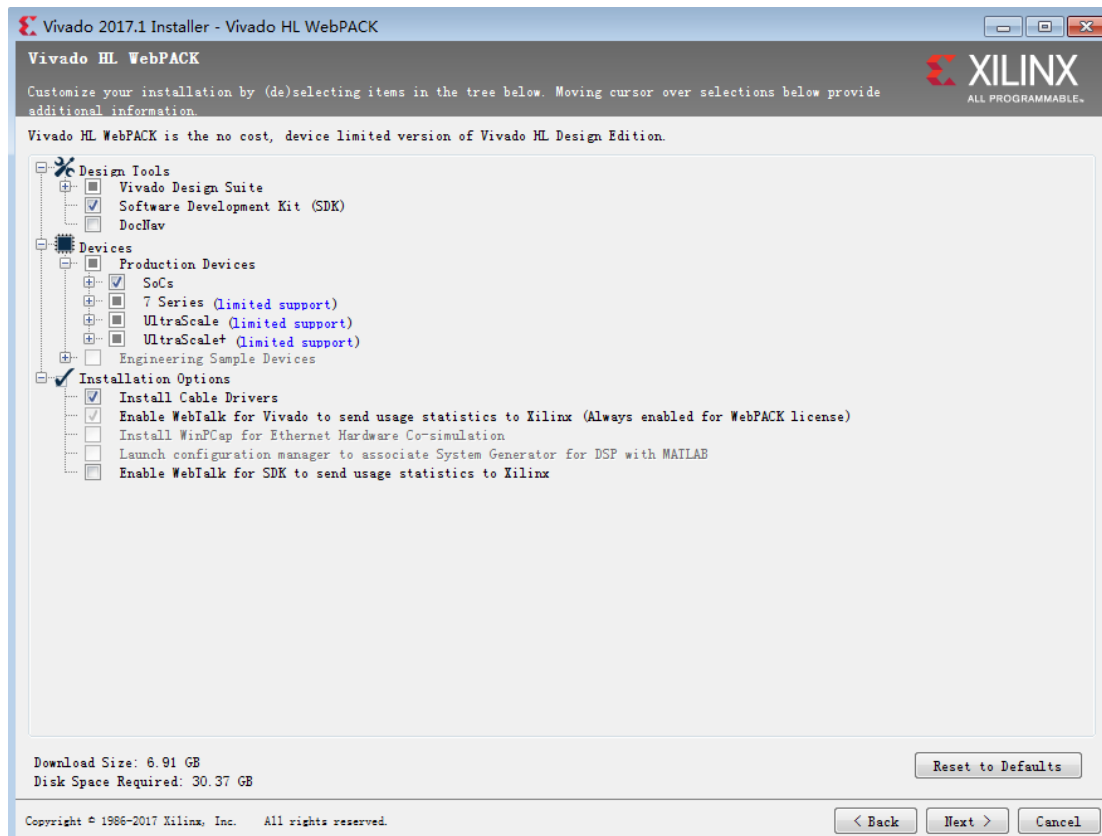
2、同意所有的许可证协议条款；



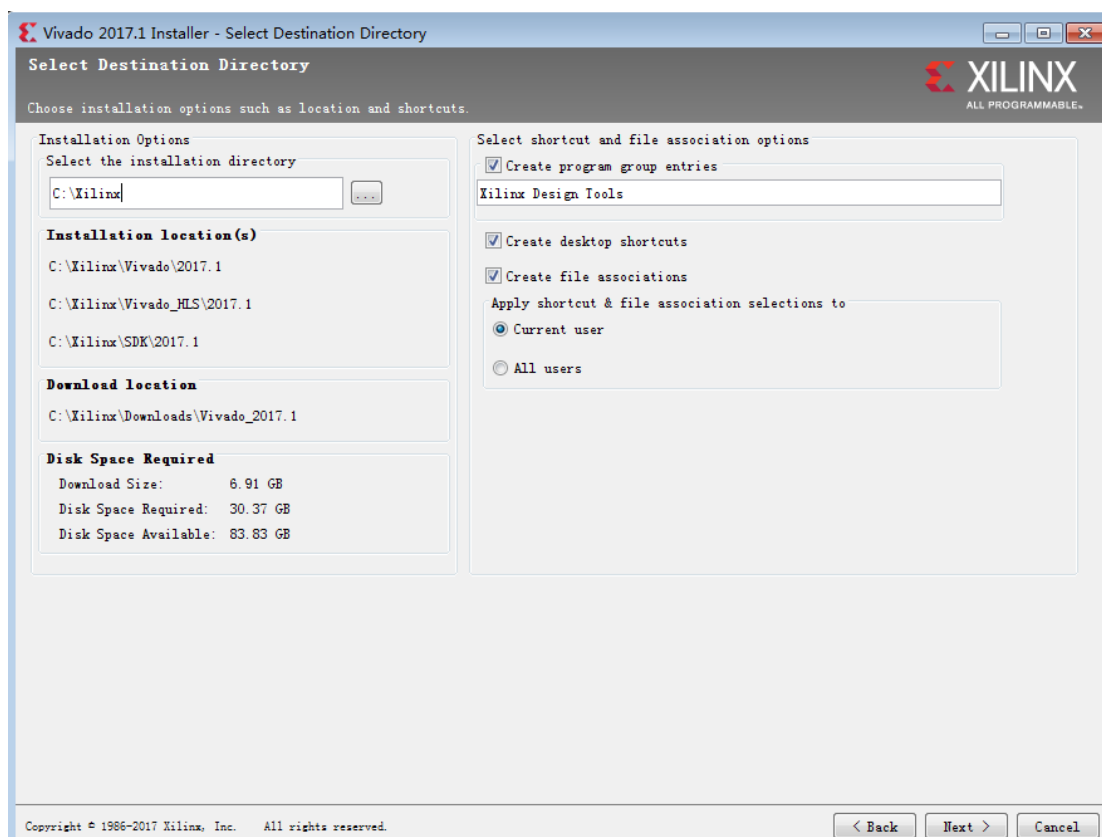
3、在安装版本选择时选择 Vivado HL WebPACK 版本；



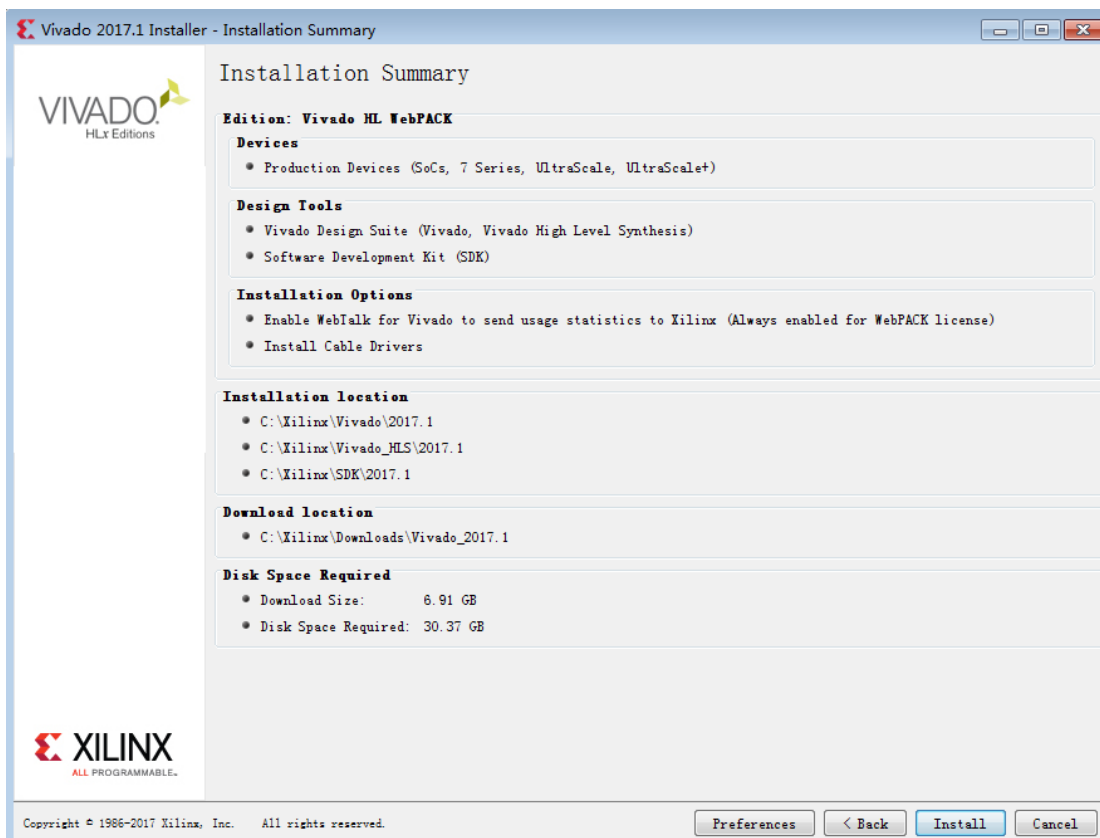
4、选择需要安装的工具以及器件系列；



5、指定安装路径以及图标设置；



6、安装总览并确认；



7、等待安装过程，如有弹出确认窗口则点击 OK，安装完成后即可正常使用。



Vivado 各版本对比:

Vivado Design Suite - HLx Edition Features	Vivado HL Design Edition	Vivado HL System Edition	Vivado Lab Edition	Vivado HL WebPACK (Device Limited)	Free 30-day Evaluation
Accelerating Implementation					
Synthesis and Place and Route	✓	✓		✓	✓
Partial Reconfiguration	✓	✓		Can be purchased as an option	✓
Accelerating Verification					
Vivado Simulator	✓	✓		✓	✓
Vivado Device Programmer	✓	✓	✓	✓	✓
Vivado Logic Analyzer	✓	✓	✓	✓	✓
Vivado Serial I/O Analyzer	✓	✓	✓	✓	✓
Debug IP (ILA/VIO/IBERT)	✓	✓		✓	✓
Accelerating High Level Design					
Vivado High-Level Synthesis	✓	✓		✓	✓
Vivado IP Integrator	✓	✓		✓	✓
System Generator for DSP		✓			✓

Xilinx University Program



赛灵思大学计划(XUP)开始于 1985 年,目的是促使采用 Xilinx 可编程逻辑器件(PLD)技术的教育和研究。今天占有全球 FPGA 市场超过 60%的 Xilinx,也是学术研究领域最重要的 PLD 供应商。我们为全球 1800 多所大学提供先进的产品和服务,全球有超过 4500 多篇国际论文是基于 Xilinx 的平台撰写的。如果您是大学或学院的教育者,我们强烈鼓励您参与到 Xilinx 的大学计划中来。

依元素科技简介

依元素科技 E-Elements 成立于 2004 年,是一家以提供科技服务为主的企业,也是国内唯一具有美国赛灵思(Xilinx)授予的赛灵思大学计划代理、赛灵思官方授权企业培训和首批通过认证的 FPGA 设计服务-全球合作伙伴三重资质的 FPGA 服务公司,为美国赛灵思在中国合作最紧密的第三方合作伙伴。依托赛灵思领先的产品技术力量,以做中国最好的 FPGA 服务企业为目标。凭借与 Xilinx 在高校的合作,2016 年七月获 ARM 公司授权成为大学计划培训合作伙伴,2016 年八月加入美国国家仪器公司合作伙伴。



若您关注 Xilinx 大学计划、师资培训、学生实习、教育部 Xilinx/依元素科技产学研合作协同育人项目,等相关信息 请关注依元素科技公众号

关于 Xilinx 大学计划 软件申请、联合实验室建设 请联系我们 sales@e-elements.com

