

Expresión regular A

```
MINGW64:/c/Users/thead/Do x + v
thead@adrigondo MINGW64 ~/Documents/UACH/Seventh Semester/Theory Of Computation/code
$ python TOC.September_20_2024.py
bb
Cadena válida bb
ab
Cadena inválida
abb
Cadena válida abb
bba
Cadena válida bba
aaaaaba{
Cadena inválida
aaaabba
Cadena válida aaaabba
abababababa
Cadena inválida
ababababbababa
Cadena válida ababababbababa
|
```

Expresión regular B

```
MINGW64:/c/Users/thead/Do x + v
thead@adrigondo MINGW64 ~/Documents/UACH/Seventh Semester/Theory Of Computation/code
$ python TOC.September_20_2024.py
ab
Cadena válida ab
ba
Cadena válida ba
abbba
Cadena inválida
aaaaaaaab
Cadena válida aaaaaaab
cab
Cadena inválida
baaaaaba
Cadena válida baaaaaba
aaaaaaba
Cadena inválida
bab
Cadena válida bab
```