

# 华中科技大学

## 2018

### 系统能力综合训练 课程设计报告

题 目: X86 模拟器设计

专 业: 计算机科学与技术

班 级: CS1506

学 号: U201514631

姓 名: 王晶

电 话: 17786139970

邮 件: 792732547@qq.com

完成日期: 2017-10-31 周二上午



计算机科学与技术学院

# 华中科技大学课程设计报告

---

## 目 录

<b>1</b>	<b>课程设计概述.....</b>	<b>1</b>
1.1	课设背景 .....	1
1.2	设计任务 .....	2
<b>2</b>	<b>PA1 简易调试器.....</b>	<b>3</b>
2.1	功能实现的要点.....	3
2.2	必答题 .....	4
2.3	主要故障与调试.....	6
<b>3</b>	<b>PA2 冯诺依曼计算机系统.....</b>	<b>7</b>
3.1	功能实现的要点.....	7
3.2	必答题 .....	7
3.3	主要故障与调试.....	7
<b>4</b>	<b>PA3 异常控制流.....</b>	<b>8</b>
4.1	功能实现的要点.....	8
4.2	主要故障与调试.....	8

• 指导教师评定意见 •

---

### 一、原创性声明

本人郑重声明本报告内容，是由作者本人独立完成的。有关观点、方法、数据和文献等的引用已在文中指出。除文中已注明引用的内容外，本报告不包含任何其他个人或集体已经公开发表的作品成果，不存在剽窃、抄袭行为。

特此声明！

作者签字：\_\_\_\_\_

### 二、对课程设计的学术评语（教师填写）

### 三、对课程设计的评分（教师填写）

评分项目 (分值)	报告撰写 (30 分)	课设过程 (70 分)	最终评定 (100 分)
得分			

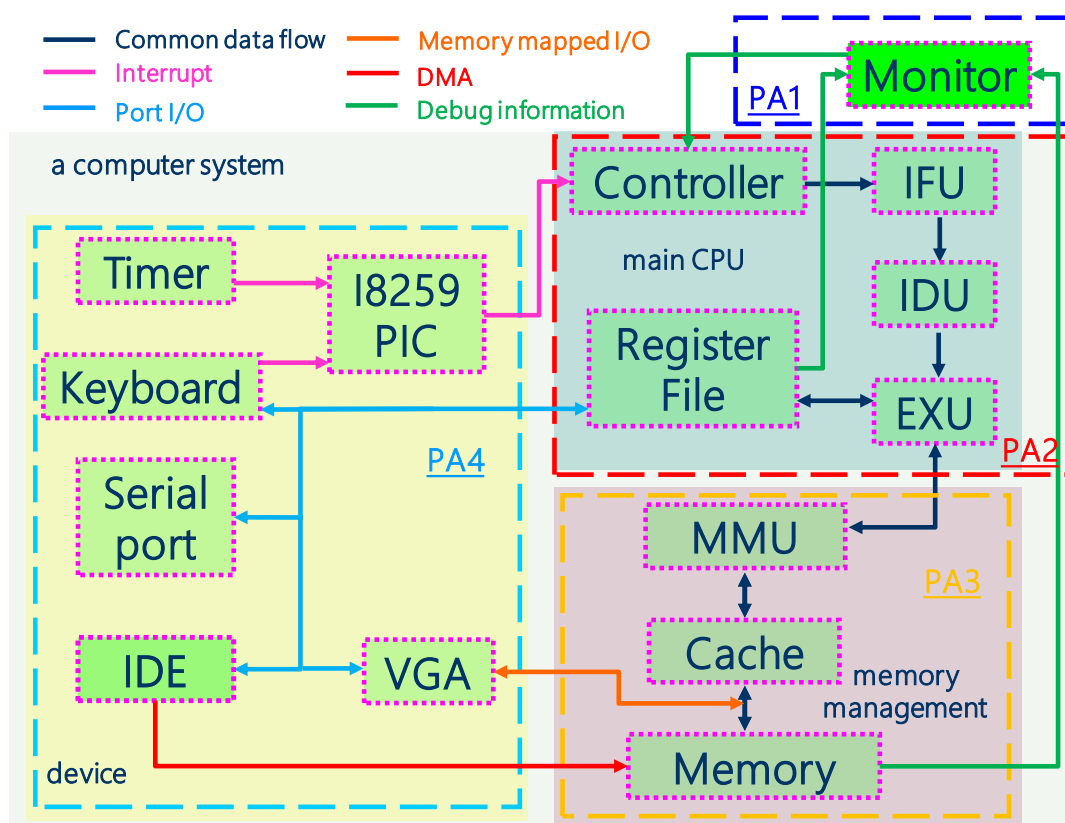
指导教师签字：\_\_\_\_\_

# 1 课程设计概述

## 1.1 课设背景

NEMU 受到了 QEMU 的启发, 结合了 GDB 调试器的特性, 去除了大量与课程内容差异较大的部分, 该课程的学习将帮助大家了解模拟器系统开发的基本思路, 熟悉掌握阅读大型软件项目代码框架的技巧和方法, 通过实现 X86 模拟器, 将对 X86 CPU 软硬件系统有着更为清晰的理解。

NEMU 是一个 X86 模拟器, 是一个普通的用户态应用程序, 在 GNU/Linux 操作系统中运行, 但同时又是一个特殊的程序, 可虚拟出一个计算机系统, 其它程序可以在其中模拟执行, 通过模拟器的设计让学生理解掌握下图中 X86 硬件基本构成以及软硬协同的机制。



学生将首先设计实现一款类似 GDB 的调试工具, 然后利用程序模拟实现 X86 CPU, 寄存器组, 并利用程序实现 X86 机器指令取指、指令译码, 指令执行的动作, 程序解

---

---

释执行过程中，还必须实现虚拟存储系统的管理机制，完成虚拟地址到线性地址到物理地址的转换，为加速程序执行还必须完成 CPU Cache 机制的模拟，另外为支持程序的输入输出，还必须利用程序实现 X86 中断异常处理以及 I/O 处理机制，最终见证奇迹的剑奇侠传移植工作将向你展示了 ISA 如何把软硬件联系起来，从而支持一个游戏的运行，整个模拟器的设计实现贯穿计算机组成原理的方方面面，也涉及操作系统、编译原理相关内容，有利于进一步加深对计算机分层系统栈的理解，梳理大学 3 年所学的全部理论知识，大大提升学生计算机系统能力。

## 1.2 设计任务

PA 项目包括一个准备实验(配置实验环境)以及 4 部分连贯的实验内容，具体时间和任务分布如下，该项目提供了总体框架代码，学生只需要完成框架代码中的部分代码，故总体代码量只有 2000 多行，但阅读代码框架是一项较大的挑战。

	持续时间/周	预计耗时/小时	代码量/行
PA0 - 开发环境配置	0.2	10	无
PA1 - 简易调试器	0.8	30	400
PA2 - 指令系统	1	60	800
PA3 - 存储管理	1	50	500
PA4 - 中断与I/O	1	30	300
总计	4	180	2000

图 1.2 设计任务

---

## 2 PA1 简易调试器

### 2.1 功能实现的要点

#### 2.1.1 阶段 1

该阶段包括实现正确的寄存器结构、单步执行、打印寄存器及扫描内存的功能。

在 `CPU_state` 结构体中，目前包含 8 个 32 位的通用寄存器与 1 个指令指针寄存器 `eip`。为了能按读取的寄存器的不同字，并能根据寄存器名访问相应寄存器，可以采用匿名 `union` 结合匿名 `struct` 方式实现。

单步执行、打印寄存器及扫描内存的功能只需调用相应接口完成。

#### 2.1.2 阶段 2——表达式求值

采用简易编译器的思想，对表达式进行分析并求值。首先通过 `make_tokens` 函数对表达式进行词法分析。词法分析正确后，通过 `check_parentheses` 函数检查括号是否匹配及正确，再通过 `eval` 函数对表达式进行递归求值。`eval` 函数采用了分治的思想，每次先找出当前子表达式中的主运算符，对运算符两侧的表达式递归求值。

对负号以及取地址符的识别，可在词法分析结束后，扫描一遍 `tokens`，若某个 ‘-’ 或 ‘\*’ 前不是一个操作数，则说明该标记是负号或者取地址符。

对于表达式计算的检测，采取了借用编译器帮助计算的巧妙思想。将表达式写入一个程序源代码，编译运行程序自然能得到该表达式的结果。

#### 2.1.3 阶段 3——监视点

监视点采用链表实现。维护一个使用的监视点链表以及一个空闲监视点链表。在 `cpu_exec` 函数中，每次执行完一条指令，便检查监视点链表，若其中有值发生改变，则中断程序的执行。

---

---

## 2.2 必答题

### 2.2.1 理解基础设施

调试上花费的时间：

$$500 \times 90\% \times 20 \times 30s = 270000 \text{ seconds} = 4500 \text{ minutes} = 75 \text{ hours}$$

### 2.2.2 查阅 i386 手册

#### 1. EFLAGS 寄存器中的 CF 位是什么意思？

(2.3.4 节 Flags Register)

由 EFLAGS Register 图中可知，CF 表示 CARRY FLAG，即进位标志。附录 C 中叙述了 CF 位的详细内容：

Carry Flag -- Set on high-order bit carry or borrow; cleared otherwise.

#### 2. ModR/M 字节是什么？

(17.2.1 节 ModR/M and SIB Bytes)

ModR/M 是指令格式中跟在 OPCODE 后的字节。它包含 3 个域的信息：

- (1) mod field: 占据 2 位，与 r/m 域结合组成 32 种可能的值：8 个寄存器和 24 个索引模式。
- (2) reg field: 占据 3 位，要么指示一个寄存器号，要么表示 opcode 更多信息。
- (3) r/m field: 占据 3 位，指示操作数地址的寄存器，或和 mod field 组合描述寻址方式。

#### 3. mov 指令的具体格式是怎么样的？

(17.2.2.11 节 Instruction Set Detail 中的 MOV 部分)

MOV 指令格式如图 2.1 所示。

---

---

Opcode	Instruction	Clocks	Description
88 /r	MOV r/m8,r8	2/2	Move byte register to r/m byte
89 /r	MOV r/m16,r16	2/2	Move word register to r/m word
89 /r	MOV r/m32,r32	2/2	Move dword register to r/m dword
8A /r	MOV r8,r/m8	2/4	Move r/m byte to byte register
8B /r	MOV r16,r/m16	2/4	Move r/m word to word register
8B /r	MOV r32,r/m32	2/4	Move r/m dword to dword register
8C /r	MOV r/m16,Sreg	2/2	Move segment register to r/m word
8D /r	MOV Sreg,r/m16	2/5,pm=18/19	Move r/m word to segment register
A0	MOV AL,moffs8	4	Move byte at (seg:offset) to AL
A1	MOV AX,moffs16	4	Move word at (seg:offset) to AX
A1	MOV EAX,moffs32	4	Move dword at (seg:offset) to EAX
A2	MOV moffs8,AL	2	Move AL to (seg:offset)
A3	MOV moffs16,AX	2	Move AX to (seg:offset)
A3	MOV moffs32,EAX	2	Move EAX to (seg:offset)
B0 + rb	MOV reg8,imm8	2	Move immediate byte to register
B8 + rw	MOV reg16,imm16	2	Move immediate word to register
B8 + rd	MOV reg32,imm32	2	Move immediate dword to register
Ciiiiii	MOV r/m8,imm8	2/2	Move immediate byte to r/m byte
C7	MOV r/m16,imm16	2/2	Move immediate word to r/m word
C7	MOV r/m32,imm32	2/2	Move immediate dword to r/m dword

图 2.1 MOV 指令格式

### 2.2.3 shell 命令

1. 统计 nemu/目录下的所有.c 和.h 文件总共有多少行代码

使用命令：find -name '\*.ch' | xargs wc -l

得到结果 4261 行。

2. 在 PA1 中编写了多少行代码？

使用 git checkout pa0 回到 pa1 工作之前，使用上述命令得到结果 3826 行，故我在 PA1 中编写了 435 行代码。

3. 除去空行统计代码行数

使用命令：find -name '\*.ch' | xargs cat | grep -v ^\$ | wc -l

得到结果 3524 行。

### 2.2.4 使用 man

1. 请解释 gcc 中的-Wall 和-Werror 有什么作用？

使用 man gcc 命令查看关于 gcc 的手册。-Wall 启用所有警告，-Werror 使所有警告变成错误。

2. 为什么要使用-Wall 和-Werror？



---

---

-Wall 和-Werror 同时开启可将所有可能的警告变成错误而使得编译失败，这样做的好处是可以通过编译器来帮助排除所有可能导致错误的地方。

## 2.3 主要故障与调试

故障 1：多次计算表达式结果会出错。如先计算“12+3”得到 15，再计算“1+3”得到 15。

故障原因：保存 tokens 的数组重新使用时没有清空，还保存了上一次的数据，故第二个表达式第一个操作数虽然是“1”，但由于 token 中第二个字节还残留了‘2’。

解决方法：每次填写一个 token 向其后填写一个‘\0’。同时，需要检测每个 token 的长度不能超过保存其的字符数组的大小。

---

## 3 PA2 冯诺依曼计算机系统

### 3.1 功能实现的要点

### 3.2 必答题

### 3.3 主要故障与调试

---

## 4 PA3 异常控制流

### 4.1 功能实现的要点

### 4.2 主要故障与调试

---

---