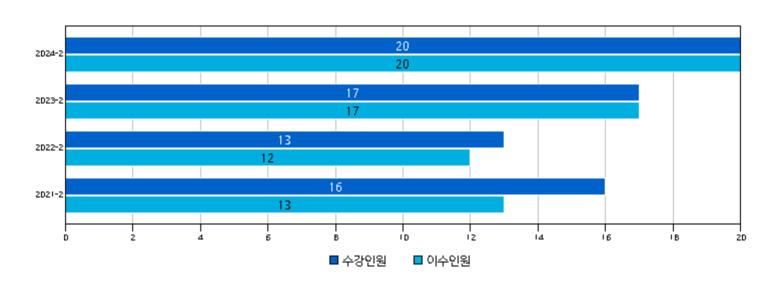
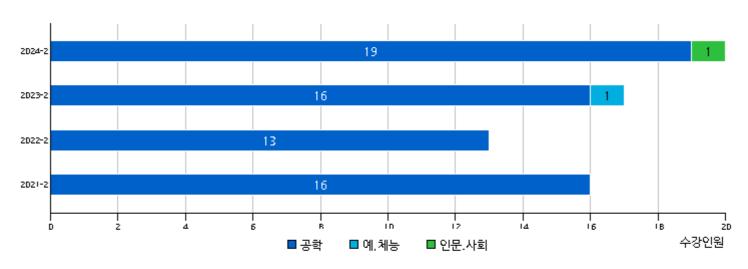
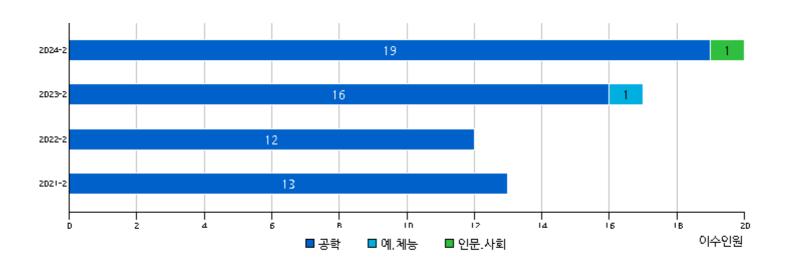
1. 교과목 수강인원



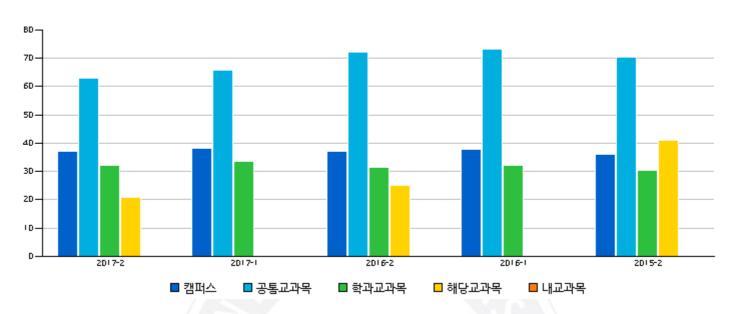




 수업년도	수업학기	계열구분	수강인원	이수인원
2021	2	공학	16	13
2022	2	공학	13	12
2023	2	공학	16	16
2023	2	예,체능	1	1
2024	2	인문.사회	1	1
2024	2	공학	19	19

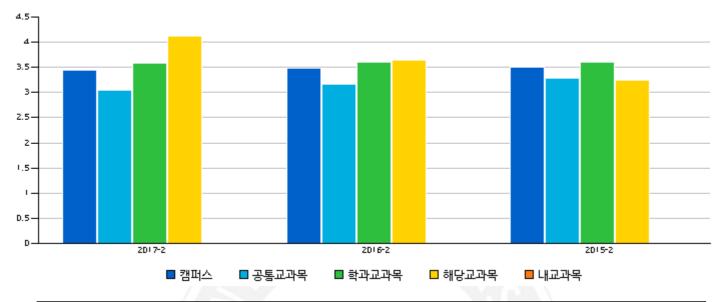


2. 평균 수강인원



 수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	37.26	63.09	32.32	21	
2017	1	38.26	65.82	33.5		
2016	2	37.24	72.07	31.53	25	
2016	1	37.88	73.25	32.17		
2015	2	36.28	70.35	30.36	41	

3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	3.44	3.05	3.59	4.13	
2016	2	3.49	3.16	3.61	3.65	
2015	2	3.51	3.28	3.6	3.25	

4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율
2021	2	Α+	13	100
2022	2	Α+	5	41.67
2022	2	A0	6	50
2022	2	B+	1	8.33
2023	2	Α+	4	23.53
2023	2	A0	4	23.53
2023	2	B+	4	23.53
2023	2	ВО	5	29.41
2024	2	Α+	4	20
2024	2	Α0	4	20
2024	2	B+	4	20
2024	2	ВО	4	20
2024	2	C+	4	20

5. 강의평가점수



 수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	2	92.56	93.8	92.33	91	
2024	1	91.5	93.79	91.1		
2023	1	91.47	93.45	91.13		
2023	2	91.8	93.15	91.56	94	
2022	2	90.98	92.48	90.7	91	

6. 강의평가 문항별 현황

		본인평 균 (가중 치적용)	- OLTH		점수별 인원분포						
번호	평가문항		소속학과,대학평균과의 차이 (+초과,-:미달)		매우 그렇 치않 다	그렇 치않 다	보통 이다	그렇 다	매우 그렇 다		
		5점	힉	과	다	학	· 1점	2점	3점	4점	5점
	교강사:	미만	차이	평균	차이	평균	178	42	2.5	42) A

No data have been found.

7. 개설학과 현황

학과	2025/2	2024/2	2023/2	2022/2	2021/2
정보시스템학과	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)

8. 강좌유형별 현황

강좌유형	2021/2	2022/2	2023/2	2024/2	2025/2
일반	1강좌(16)	1강좌(13)	1강좌(17)	1강좌(20)	0강좌(0)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과 정	서울 공과대학 정보시스템학 과	이 과목은 내장형 시스템 설계에 있어서 하드웨어부터 소프트웨어에 이르기까지 다양한 측면을 다룬다. 프로세서 코어, 버스 프로토콜, 메모리구조등 하드웨어 부분을 다루고, 내장형 OS, 컴파일러, 디바이스 드라이브등 소프트웨어 등도다룬다. 끝으로 내장형 시스템의 빠른 설계를 위한 하드웨어/소프트웨어 통합 설계 방법론에 대해서도 배우게 된다.	architecture such as processor core, bus protocol and memory structure. The software part will cover embedded OS,	
학부 2020 - 2023 교육과 정	서울 공과대학 정보시스템학 과	이 과목은 내장형 시스템 설계에 있어서 하드웨어부터 소프트웨어에 이르기까지 다양한 측면을다룬다. 프로세서 코어, 버스 프로토콜, 메모리구조등 하드웨어 부분을 다루고, 내장형 OS, 컴파일러, 디바이스 드라이브등 소프트웨어 등도다룬다. 끝으로 내장형 시스템의 빠른 설계를 위한 하드웨어/소프트웨어 통합 설계 방법론에 대해서도 배우게 된다.	This class introduces issues of embedded system design from hardware to software. This class will cover embedded hardware architecture such as processor core, bus protocol and memory structure. The software part will cover embedded OS, compiler, and device driver. Moreover, this class will introduce hardware/software codesign methodology to reduce the	

교육과정	관장학과	국문개요	영문개요	수업목표
			development time for embedded system.	
학부 2016 - 2019 교육과 정	서울 공과대학 정보시스템학 과	이 과목은 내장형 시스템 설계에 있어서 하드웨 어부터 소프트웨어에 이르기까지 다양한 측면을 다룬다. 프로세서 코어, 버스 프로토콜, 메모리 구조등 하드웨어 부분을 다루고, 내장형 OS, 컴 파일러, 디바이스 드라이브등 소프트웨어 등도 다룬다. 끝으로 내장형 시스템의 빠른 설계를 위 한 하드웨어/소프트웨어 통합 설계 방법론에 대 해서도 배우게 된다.	This class introduces issues of embedded system design from hardware to software. This class will cover embedded hardware architecture such as processor core, bus protocol and memory structure. The software part will cover embedded OS, compiler, and device driver. Moreover, this class will introduce hardware/software codesign methodology to reduce the development time for embedded system.	
학부 2013 - 2015 교육과 정	서울 공과대학 정보시스템학 과	이 과목은 내장형 시스템 설계에 있어서 하드웨 어부터 소프트웨어에 이르기까지 다양한 측면을 다룬다. 프로세서 코어, 버스 프로토콜, 메모리 구조등 하드웨어 부분을 다루고, 내장형 OS, 컴 파일러, 디바이스 드라이브등 소프트웨어 등도 다룬다. 끝으로 내장형 시스템의 빠른 설계를 위 한 하드웨어/소프트웨어 통합 설계 방법론에 대 해서도 배우게 된다.	This class introduces issues of embedded system design from hardware to software. This class will cover embedded hardware architecture such as processor core, bus protocol and memory structure. The software part will cover embedded OS, compiler, and device driver. Moreover, this class will introduce hardware/software codesign methodology to reduce the development time for embedded system.	
학부 2009 - 2012 교육과 정	서울 공과대학 정보시스템학 과	이 과목은 내장형 시스템 설계에 있어서 하드웨어부터 소프트웨어에 이르기까지 다양한 측면을다룬다. 프로세서 코어, 버스 프로토콜, 메모리구조등 하드웨어 부분을 다루고, 내장형 OS, 컴파일러, 디바이스 드라이브등 소프트웨어 등도다룬다. 끝으로 내장형 시스템의 빠른 설계를 위한 하드웨어/소프트웨어 통합 설계 방법론에 대해서도 배우게 된다.	This class introduces issues of embedded system design from hardware to software. This class will cover embedded hardware architecture such as processor core, bus protocol and memory structure. The software part will cover embedded OS, compiler, and device driver. Moreover, this class will introduce hardware/software codesign methodology to reduce the development time for embedded system.	
학부 2005 - 2008 교육과 정	서울 공과대학 정보통신학부 정보기술경영 전공	이 과목은 내장형 시스템 설계에 있어서 하드웨어부터 소프트웨어에 이르기까지 다양한 측면을다룬다. 프로세서 코어, 버스 프로토콜, 메모리구조등 하드웨어 부분을 다루고, 내장형 OS, 컴파일러, 디바이스 드라이브등 소프트웨어 등도다룬다. 끝으로 내장형 시스템의 빠른 설계를 위한 하드웨어/소프트웨어 통합 설계 방법론에 대해서도 배우게 된다.	This class introduces issues of embedded system design from hardware to software. This class will cover embedded hardware architecture such as processor core, bus protocol and memory structure. The software part will cover embedded OS, compiler, and device driver. Moreover, this class will introduce hardware/software codesign methodology to reduce the development time for embedded system.	
학부 2005 - 2008 교육과 정	서울 정보통신 대학 정보통신 학부 정보기술 경영전공		This class introduces issues of embedded system design from hardware to software. This class will cover embedded hardware architecture such as processor core, bus protocol and memory structure. The software part will cover embedded OS, compiler, and device driver. Moreover, this class will introduce hardware/software codesign methodology to reduce the development time for embedded system.	

10. CQI 등 록 내역	
	No data have been found.
	no data have been found.

