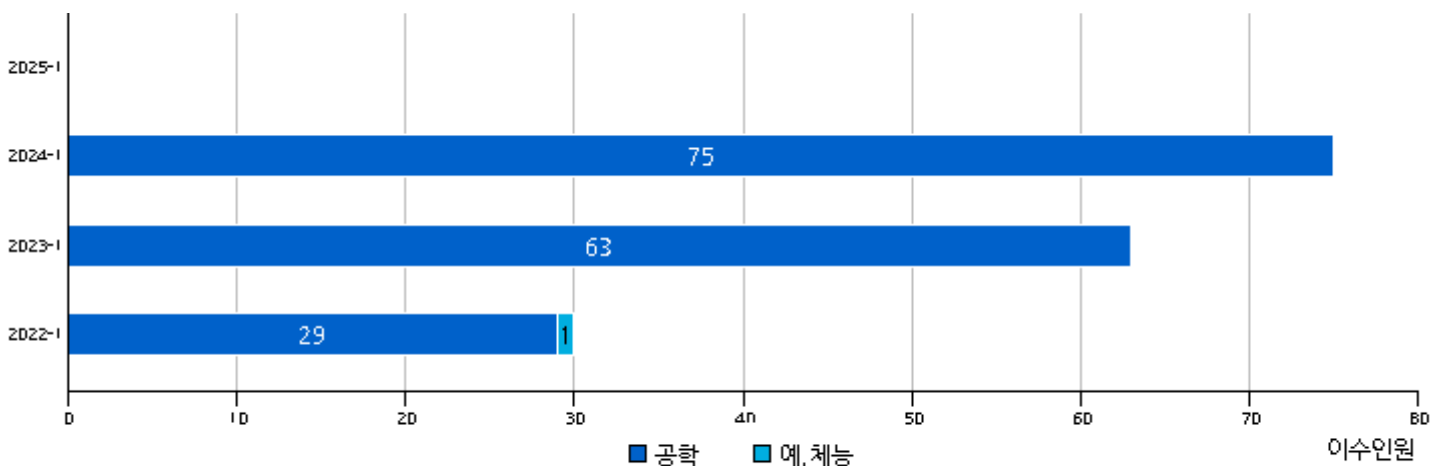
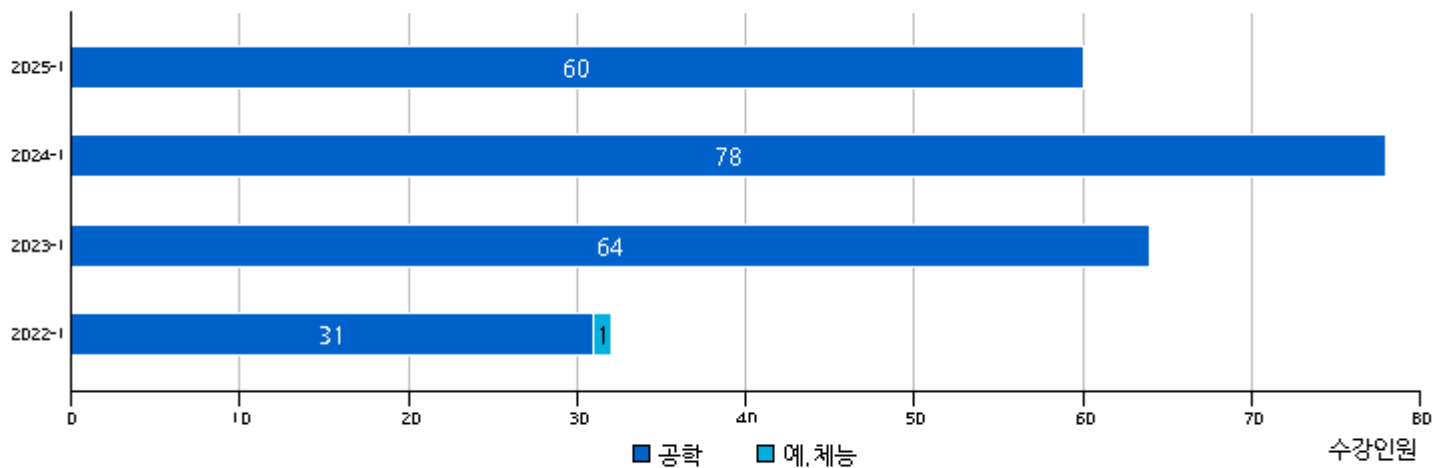
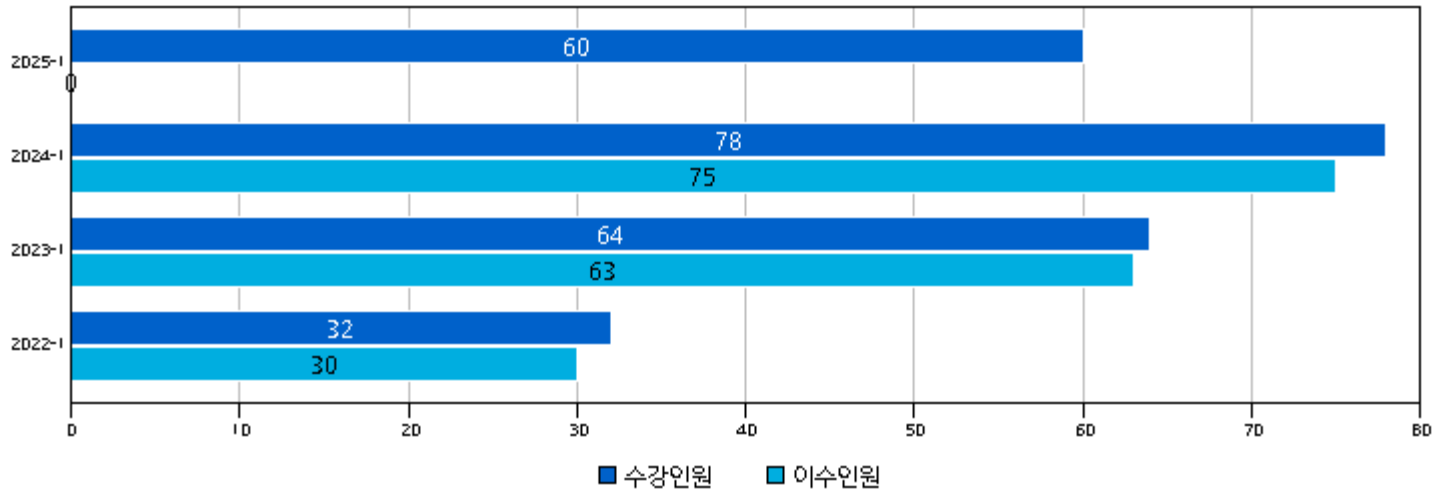


# 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

## 1. 교과목 수강인원



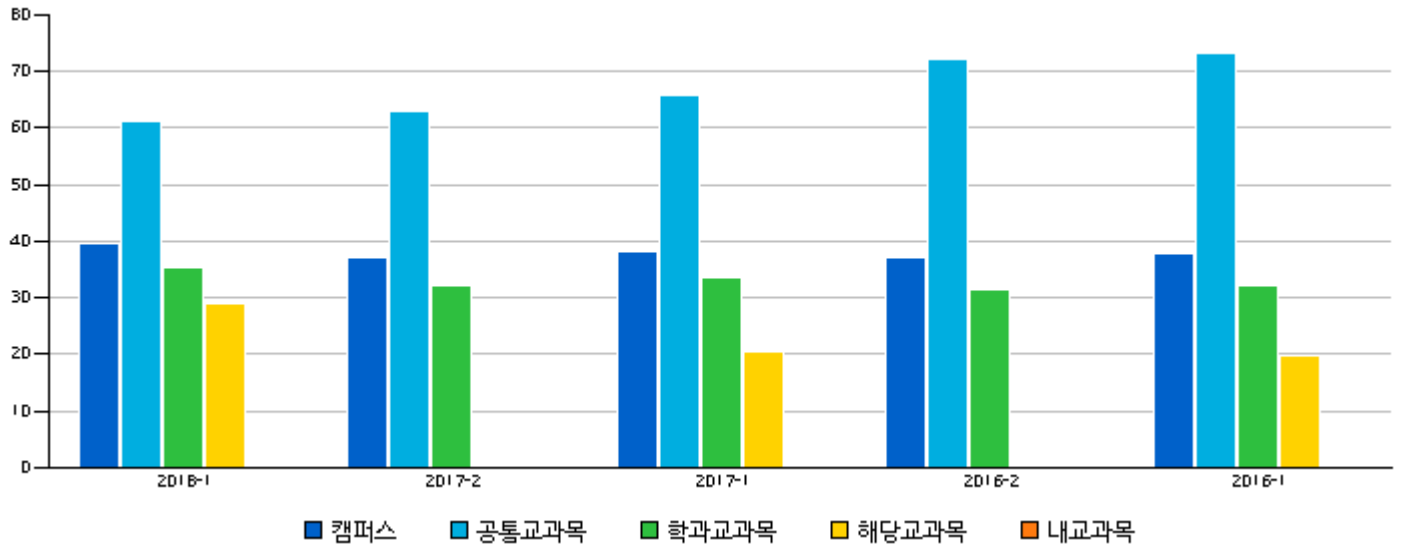
## 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

수업년도	수업학기	계열구분	수강인원	이수인원
2022	1	공학	31	29
2022	1	예,체능	1	1
2023	1	공학	64	63
2024	1	공학	78	75
2025	1	공학	60	0



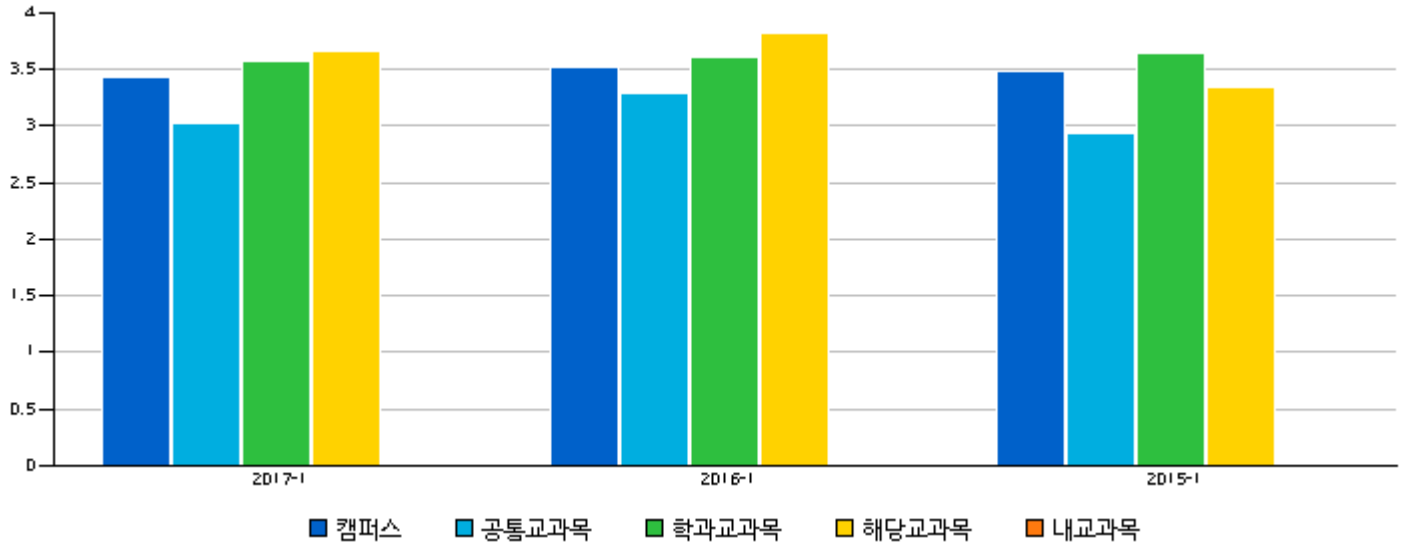
# 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

## 2. 평균 수강인원



# 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

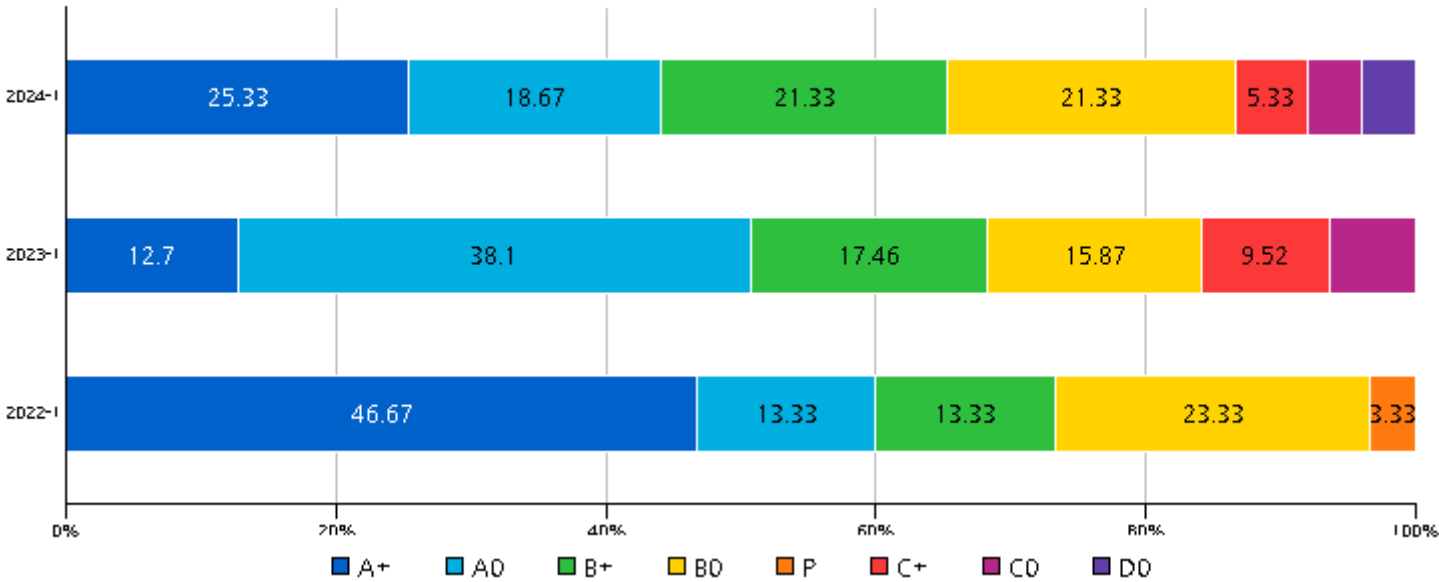
## 3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	1	3.44	3.02	3.58	3.66	
2016	1	3.52	3.29	3.61	3.83	
2015	1	3.49	2.94	3.64	3.34	

교과목 포트폴리오 (EIS1015 임베디드시스템설계)

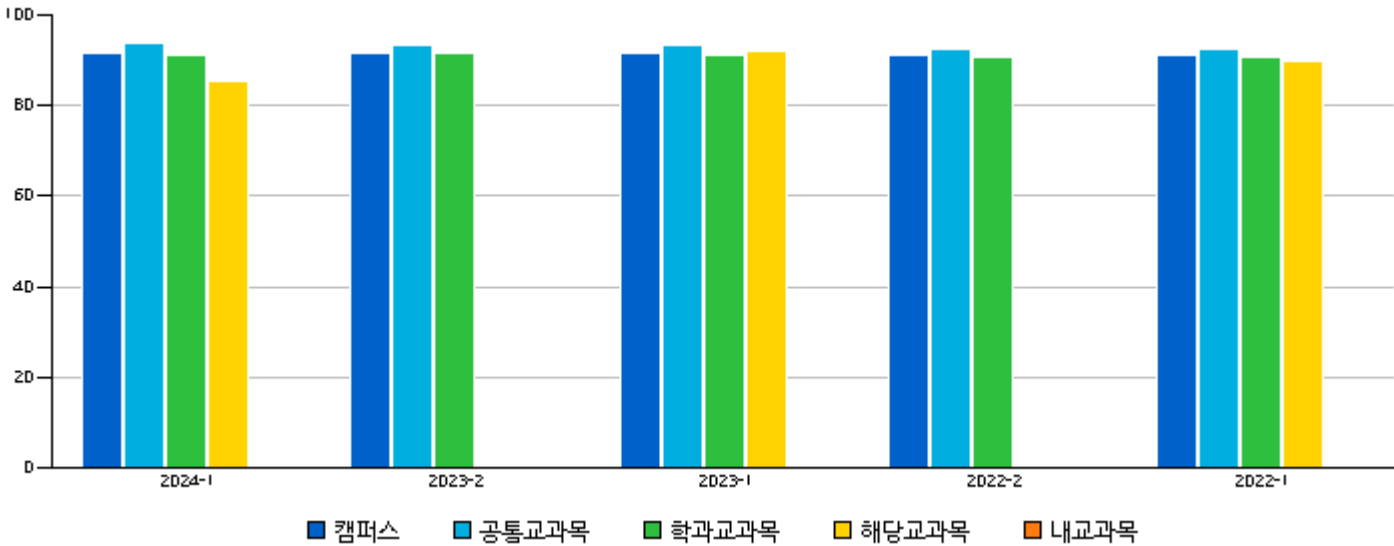
4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율
2022	1	A+	14	46.67
2022	1	A0	4	13.33
2022	1	B+	4	13.33
2022	1	B0	7	23.33
2022	1	P	1	3.33
2023	1	A+	8	12.7
2023	1	A0	24	38.1
2023	1	B+	11	17.46
2023	1	B0	10	15.87
2023	1	C+	6	9.52
2023	1	C0	4	6.35
2024	1	A+	19	25.33
2024	1	A0	14	18.67
2024	1	B+	16	21.33
2024	1	B0	16	21.33
2024	1	C+	4	5.33
2024	1	C0	3	4
2024	1	D0	3	4

# 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

## 5. 강의평가점수



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	1	91.5	93.79	91.1	85.5	
2023	2	91.8	93.15	91.56		
2023	1	91.47	93.45	91.13	92	
2022	2	90.98	92.48	90.7		
2022	1	90.98	92.29	90.75	90	

교과목 포트폴리오 (EIS1015 임베디드시스템설계)

6. 강의평가 문항별 현황

번호	평가문항	본인 평 균 (가중 치적용)	소속학과,대학평균과의 차이 (+초과,-:미달)		점수별 인원분포						
					매우 그렇 지않 다	그렇 지않 다	보통 이다	그렇 다	매우 그렇 다		
		5점 미만	학과		대학		1점	2점	3점	4점	5점
			차이	평균	차이	평균					
	교강사:										
No data have been found.											

7. 개설학과 현황

학과	2025/2	2025/1	2024/1	2023/1	2022/1
융합전자공학부	0강좌(0학점)	1강좌(4학점)	1강좌(4학점)	1강좌(4학점)	0강좌(0학점)
반도체공학과	1강좌(4학점)	0강좌(0학점)	0강좌(0학점)	0강좌(0학점)	0강좌(0학점)
컴퓨터소프트웨어학부	0강좌(0학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)

8. 강좌유형별 현황

강좌유형	2022/1	2023/1	2024/1	2025/1	2025/2
일반	1강좌(32)	2강좌(64)	2강좌(78)	2강좌(60)	0강좌(0)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과정	서울 공과대학 융합전자공학부	임베디드시스템은 우리의 일상생활에 널리 사용되고 있으며 유비쿼터스환경이 점차 자리잡음에 따라 임베디드시스템의 사용범위와 중요성은 꾸준히 증가하고 있다. 본 강좌의 목표는 모바일 멀티미디어, 센서네트워크, 디지털가전, 산업용생산시스템 등에 사용되는 다양한 임베디드시스템의 설계에 대한 포괄적인 이해를 제공하는데 있다. 수강생들은 임베디드시스템의 구조와 설계 원리, 임베디드 및 실시간 운영체제, 그리고 관련된 자원관리등을 학습하고, 대표적인 임베디드 플랫폼을 이용하여 실제 응용시스템을 구축한다. 그리고 이를 통해 임베디드시스템을 구성하는 하드웨어와 소프트웨어에 관련된 기술들의 기능과 성능 및 한계를 학습하고, 다양한 기술들의 장단점을 평가하기 위한 방법을 익힌다. 본 강좌에서 다루는 임베디드플	This course develops a comprehensive understanding of the technologies behind the embedded systems being developed for engineering and science as well as for ubiquitous systems, including robotics and manufacturing, interactive and multimedia.  Students will learn about embedded system principles, understand embedded and real-time operating systems and there source management issues that arise, and construct sample applications on representative platforms. Platforms may range from handheld and mobile computers to media and real-time server systems. Students will develop an	

# 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

교육과정	관장학과	국문개요	영문개요	수업목표
		렛폼은 센서플랫폼, 휴대전화, 모바일컴퓨터, 실시간 미디어서버등을 포함한다.	appreciation of the technology capabilities and limitation of the hardware, software components for building embedded systems, and methods to evaluate design tradeoffs between different technology choices.	
학부 2024 - 2027 교육과정	서울 공과대학 컴퓨터소프트웨어학부	멀티미디어 정보의 표현 및 응용, 멀티미디어 정보통신 시스템의 설계, JPEG, H.216, H.263, MPEG-1, 2, 4 등 오디오/비디오 신호의 압축 방식, 시스템 인터페이스, 그리고 광대역 멀티미디어 통신망의 구성 및 접속 방식 등에 대해 학습한다. 또한 고속 Digital Signal Processor 및 Field Programmable Gate Array 등 Programmable Device를 이용한 시스템 설계 기술에 대해 강의한다. 이를 위해 기본적인 DSP Assembly 프로그래밍 기술 및 VHDL 설계 기술을 실습한다.	In this lab course, comprehensive multimedia information processing related topics are practiced. The subjects include multimedia information representations and applications, system design methodologies, audio/video data compression technologies such as JPEG, H.216, MPEG-1, 2, and 4, system interfaces, and wideband multimedia communication networks. Students also learn system design techniques using programmable devices such as high-speed digital signal processors and field programmable gateway arrays.	
학부 2020 - 2023 교육과정	서울 공과대학 융합전자공학부	임베디드시스템은 우리의 일상생활에 널리 사용되고 있으며 유비쿼터스환경이 점차 자리잡음에 따라 임베디드시스템의 사용범위와 중요성은 꾸준히 증가하고 있다. 본 강좌의 목표는 모바일멀티미디어, 센서네트워크, 디지털가전, 산업용생산시스템 등에 사용되는 다양한 임베디드시스템의 설계에 대한 포괄적인 이해를 제공하는데 있다. 수강생들은 임베디드시스템의 구조와 설계 원리, 임베디드 및 실시간 운영체제, 그리고 관련된 자원관리등을 학습하고, 대표적인 임베디드 플랫폼을 이용하여 실제 응용시스템을 구축한다. 그리고 이를 통해 임베디드시스템을 구성하는 하드웨어와 소프트웨어에 관련된 기술들의 기능과 성능 및 한계를 학습하고, 다양한 기술들의 장단점을 평가하기 위한 방법을 익힌다. 본 강좌에서 다루는 임베디드플랫폼은 센서플랫폼, 휴대전화, 모바일컴퓨터, 실시간 미디어서버등을 포함한다.	This course develops a comprehensive understanding of the technologies behind the embedded systems being developed for engineering and science as well as for ubiquitous systems, including robotics and manufacturing, interactive and multimedia. Students will learn about embedded system principles, understand embedded and real-time operating systems and their source management issues that arise, and construct sample applications on representative platforms. Platforms may range from handheld and mobile computers to media and real-time server systems. Students will develop an appreciation of the technology capabilities and limitation of the hardware, software components for building embedded systems, and methods to evaluate design tradeoffs between different technology choices.	
학부 2020 - 2023 교육과정	서울 공과대학 컴퓨터소프트웨어학부	멀티미디어 정보의 표현 및 응용, 멀티미디어 정보통신 시스템의 설계, JPEG, H.216, H.263, MPEG-1, 2, 4 등 오디오/비디오 신호의 압축 방식, 시스템 인터페이스, 그리고 광대역 멀티미디어 통신망의 구성 및 접속 방식 등에 대해 학습한다. 또한 고속 Digital Signal Processor 및 Field Programmable Gate Array 등 Programmable Device를 이용한 시스템 설계 기술에 대해 강의한다. 이를 위해 기본적인 DSP Assembly 프로그래밍 기술 및 VHDL 설계 기술을 실습한다.	In this lab course, comprehensive multimedia information processing related topics are practiced. The subjects include multimedia information representations and applications, system design methodologies, audio/video data compression technologies such as JPEG, H.216, MPEG-1, 2, and 4, system interfaces, and wideband multimedia communication networks. Students also learn system design techniques using programmable devices such as high-speed digital signal processors and field	



# 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터공학부 소프트웨어전공	멀티미디어 정보의 표현 및 응용, 멀티미디어 정보통신 시스템의 설계, JPEG, H.216, H.263, MPEG-1, 2, 4 등 오디오/비디오 신호의 압축 방식, 시스템 인터페이스, 그리고 광대역 멀티미디어 통신망의 구성 및 접속 방식 등에 대해 학습한다. 또한 고속 Digital Signal Processor 및 Field Programmable Gate Array 등 Programmable Device를 이용한 시스템 설계 기술에 대해 강의한다. 이를 위해 기본적인 DSP Assembly 프로그래밍 기술 및 VHDL 설계 기술을 실습한다.	programmable gateway arrays.  In this lab course, comprehensive multimedia information processing related topics are practiced. The subjects include multimedia information representations and applications, system design methodologies, audio/video data compression technologies such as JPEG, H.216, MPEG-1, 2, and 4, system interfaces, and wideband multimedia communication networks. Students also learn system design techniques using programmable devices such as high-speed digital signal processors and field programmable gateway arrays.	
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터공학부 컴퓨터전공	멀티미디어 정보의 표현 및 응용, 멀티미디어 정보통신 시스템의 설계, JPEG, H.216, H.263, MPEG-1, 2, 4 등 오디오/비디오 신호의 압축 방식, 시스템 인터페이스, 그리고 광대역 멀티미디어 통신망의 구성 및 접속 방식 등에 대해 학습한다. 또한 고속 Digital Signal Processor 및 Field Programmable Gate Array 등 Programmable Device를 이용한 시스템 설계 기술에 대해 강의한다. 이를 위해 기본적인 DSP Assembly 프로그래밍 기술 및 VHDL 설계 기술을 실습한다.	In this lab course, comprehensive multimedia information processing related topics are practiced. The subjects include multimedia information representations and applications, system design methodologies, audio/video data compression technologies such as JPEG, H.216, MPEG-1, 2, and 4, system interfaces, and wideband multimedia communication networks. Students also learn system design techniques using programmable devices such as high-speed digital signal processors and field programmable gateway arrays.	
학부 2016 - 2019 교육과정	서울 공과대학 융합전자공학부	임베디드 시스템은 우리의 일상생활에 널리 사용되고 있으며 유비쿼터스환경이 점차 자리잡음에 따라 임베디드시스템의 사용범위와 중요성은 꾸준히 증가하고있다. 본 강좌의 목표는 모바일 멀티미디어, 센서네트워크, 디지털가전, 산업용 생산시스템등에 사용되는 다양한 임베디드시스템의 설계에 대한 포괄적인 이해를 제공하는데 있다. 수강생들은 임베디드시스템의 구조와 설계원리, 임베디드 및 실시간운영체제, 그리고 관련된 자원관리 등을 학습하고, 대표적인 임베디드 플랫폼을 이용하여 실제 응용시스템을 구축한다. 그리고 이를 통해 임베디드시스템을 구성하는 하드웨어와 소프트웨어에 관련된 기술들의 기능과 성능 및 한계를 학습하고, 다양한 기술들의 장단점을 평가하기 위한 방법을 익힌다. 본 강좌에서 다루는 임베디드플랫폼은 센서플랫폼, 휴대전화, 모바일컴퓨터, 실시간 미디어서버 등을 포함한다.	This course develops a comprehensive understanding of the technologies behind the embedded systems being developed for engineering and sciences as well as for ubiquitous systems, including robotics and manufacturing, interactive and multimedia.  Students will learn about embedded system principles, understand embedded and real-time operating systems and the resource management issues that arise, and construct sample applications on representative platforms. Platforms may range from hand held and mobile computers to media and real-time server systems. Students will develop an appreciation of the technology capabilities and limitations of the hardware, software components for building embedded systems, and methods to evaluate design tradeoffs between different technology choices.	
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터소	멀티미디어 정보의 표현 및 응용, 멀티미디어 정보통신 시스템의 설계, JPEG, H.216,	In this lab course, comprehensive multimedia information processing related	

# 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

교육과정	관장학과	국문개요	영문개요	수업목표
정	소프트웨어학부	H.263, MPEG-1, 2, 4 등 오디오/비디오 신호의 압축방식, 시스템 인터페이스, 그리고 광대역 멀티미디어 통신망의 구성 및 접속 방식 등에 대해 학습한다. 또한 고속 Digital Signal Processor 및 Field Programmable Gate Array 등 Programmable Device를 이용한 시스템 설계기술에 대해 강의한다. 이를 위해 기본적인 DSP Assembly 프로그래밍 기술 및 VHDL 설계 기술을 실습한다.	topics are practiced. The subjects include multimedia information representations and applications, system design methodologies, audio/video data compression technologies such as JPEG, H.216, MPEG-1, 2, and 4, system interfaces, and wideband multimedia communication networks. Students also learn system design techniques using programmable devices such as high-speed digital signal processors and field programmable gateway arrays.	
학부 2013 - 2015 교육과정	서울 공과대학 컴퓨터공학부 소프트웨어전공	멀티미디어 정보의 표현 및 응용, 멀티미디어 정보통신 시스템의 설계, JPEG, H.216, H.263, MPEG-1, 2, 4 등 오디오/비디오 신호의 압축 방식, 시스템 인터페이스, 그리고 광대역 멀티미디어 통신망의 구성 및 접속 방식 등에 대해 학습한다. 또한 고속 Digital Signal Processor 및 Field Programmable Gate Array 등 Programmable Device를 이용한 시스템 설계 기술에 대해 강의한다. 이를 위해 기본적인 DSP Assembly 프로그래밍 기술 및 VHDL 설계 기술을 실습한다.	In this lab course, comprehensive multimedia information processing related topics are practiced. The subjects include multimedia information representations and applications, system design methodologies, audio/video data compression technologies such as JPEG, H.216, MPEG-1, 2, and 4, system interfaces, and wideband multimedia communication networks. Students also learn system design techniques using programmable devices such as high-speed digital signal processors and field programmable gateway arrays.	
학부 2013 - 2015 교육과정	서울 공과대학 컴퓨터공학부 컴퓨터전공	멀티미디어 정보의 표현 및 응용, 멀티미디어 정보통신 시스템의 설계, JPEG, H.216, H.263, MPEG-1, 2, 4 등 오디오/비디오 신호의 압축 방식, 시스템 인터페이스, 그리고 광대역 멀티미디어 통신망의 구성 및 접속 방식 등에 대해 학습한다. 또한 고속 Digital Signal Processor 및 Field Programmable Gate Array 등 Programmable Device를 이용한 시스템 설계 기술에 대해 강의한다. 이를 위해 기본적인 DSP Assembly 프로그래밍 기술 및 VHDL 설계 기술을 실습한다.	In this lab course, comprehensive multimedia information processing related topics are practiced. The subjects include multimedia information representations and applications, system design methodologies, audio/video data compression technologies such as JPEG, H.216, MPEG-1, 2, and 4, system interfaces, and wideband multimedia communication networks. Students also learn system design techniques using programmable devices such as high-speed digital signal processors and field programmable gateway arrays.	

## 교과목 포트폴리오 (EIS1015 임베디드시스템설계)

### 10. CQI 등록내역

No data have been found.

