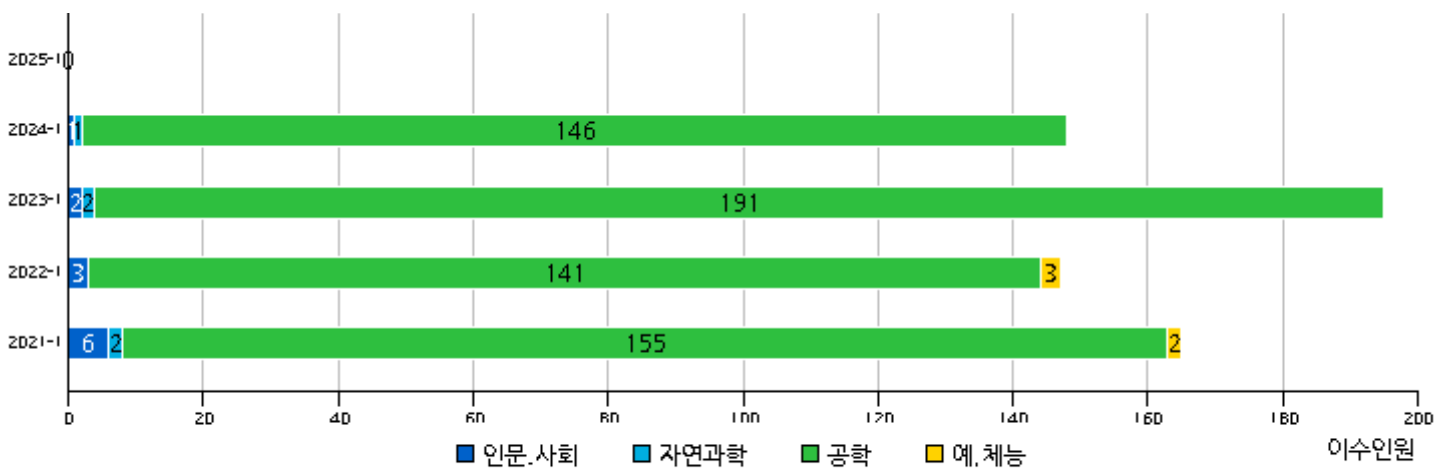
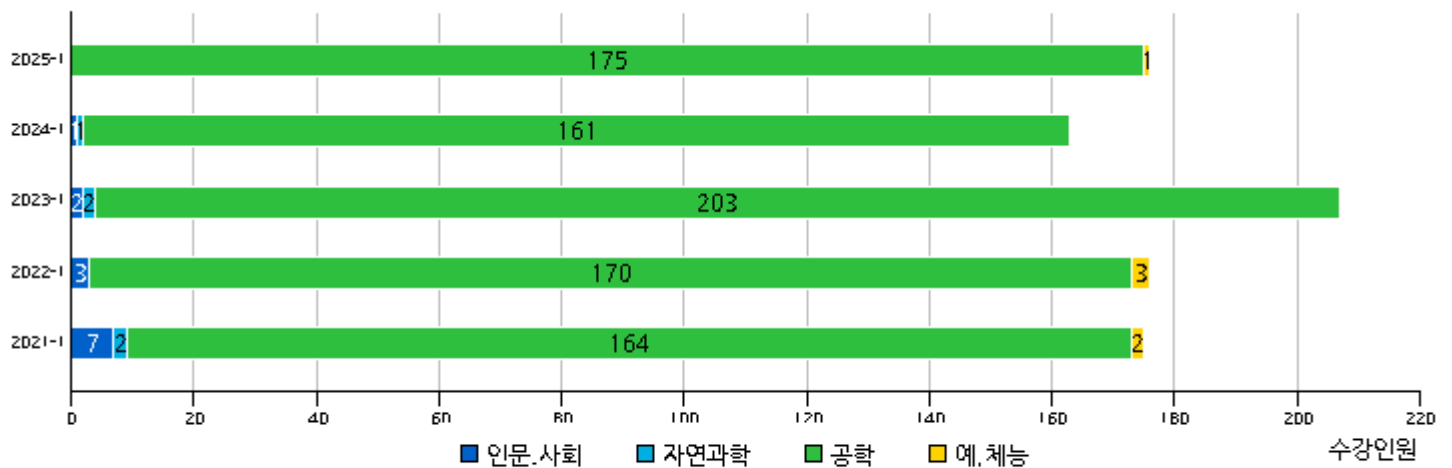
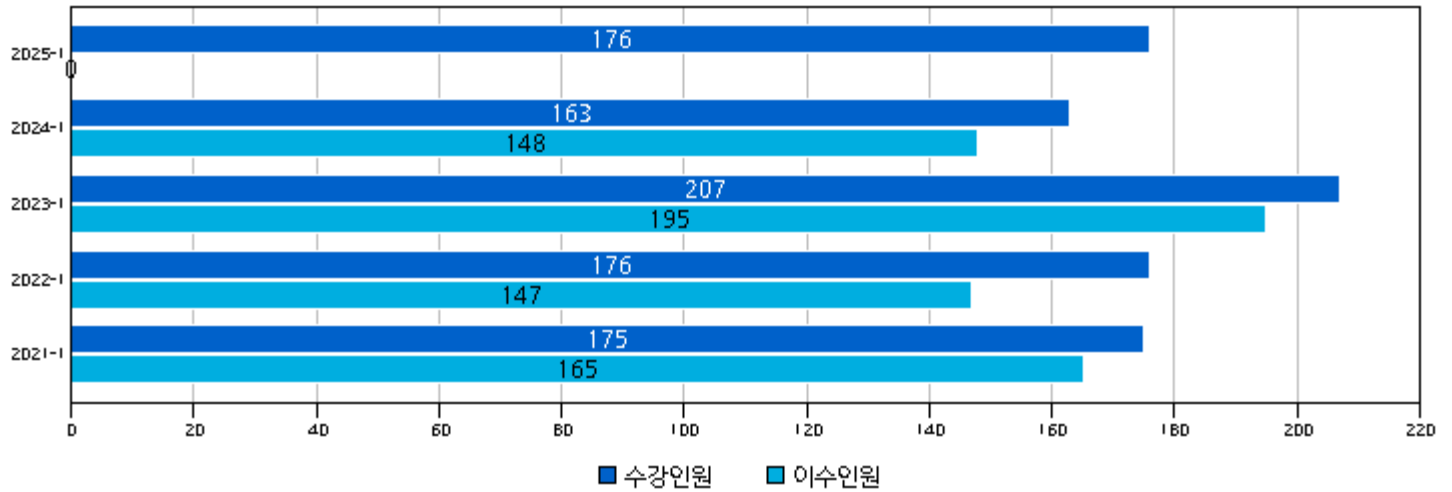


교과목 포트폴리오 (ITE2015 디지털논리)

1. 교과목 수강인원

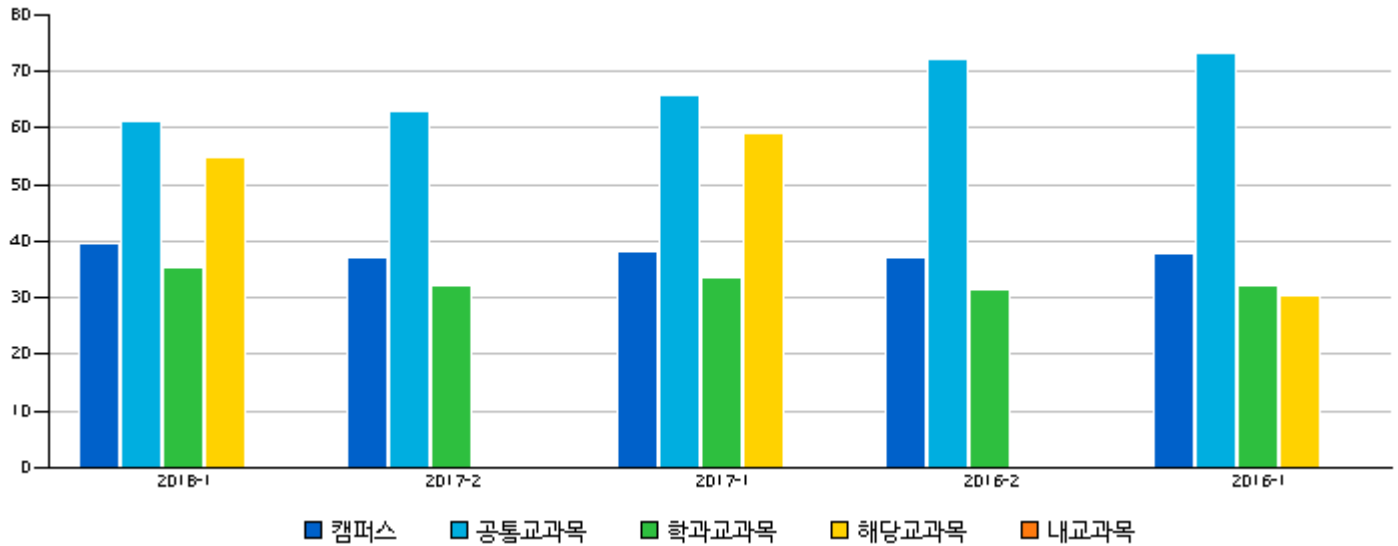


교과목 포트폴리오 (ITE2015 디지털논리)

수업년도	수업학기	계열구분	수강인원	이수인원
2021	1	인문.사회	7	6
2021	1	자연과학	2	2
2021	1	공학	164	155
2021	1	예,체능	2	2
2022	1	인문.사회	3	3
2022	1	공학	170	141
2022	1	예,체능	3	3
2023	1	인문.사회	2	2
2023	1	자연과학	2	2
2023	1	공학	203	191
2024	1	인문.사회	1	1
2024	1	자연과학	1	1
2024	1	공학	161	146
2025	1	공학	175	0
2025	1	예,체능	1	0

교과목 포트폴리오 (ITE2015 디지털논리)

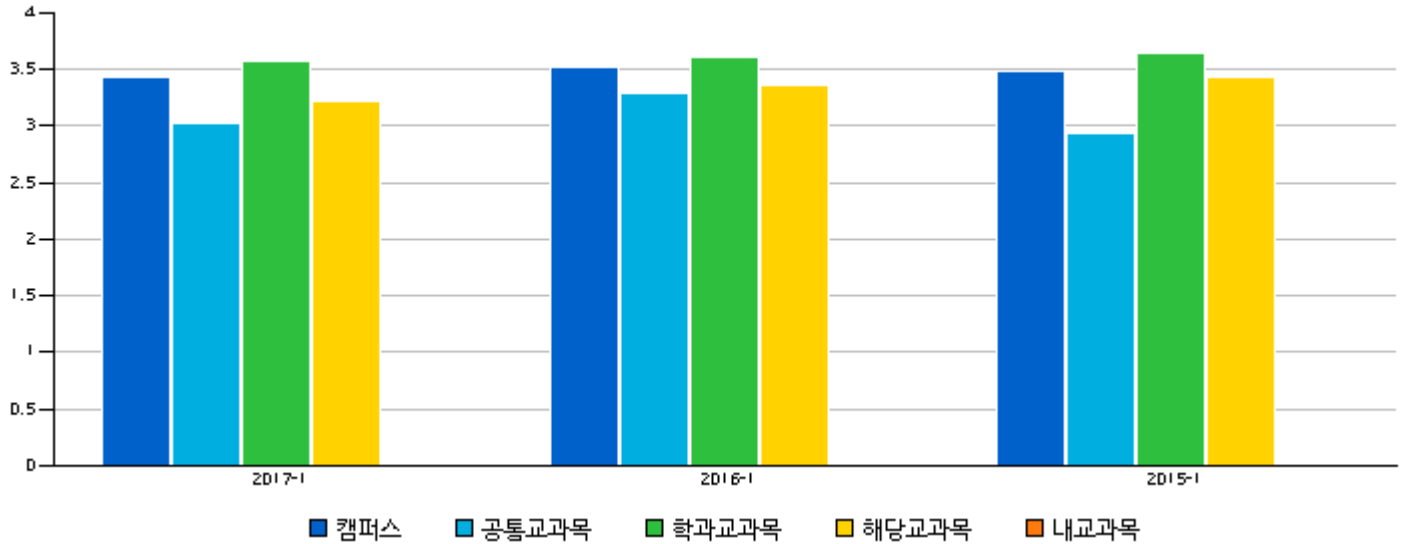
2. 평균 수강인원



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2018	1	39.54	61.09	35.36	55	
2017	2	37.26	63.09	32.32		
2017	1	38.26	65.82	33.5	59	
2016	2	37.24	72.07	31.53		
2016	1	37.88	73.25	32.17	30.33	

교과목 포트폴리오 (ITE2015 디지털논리)

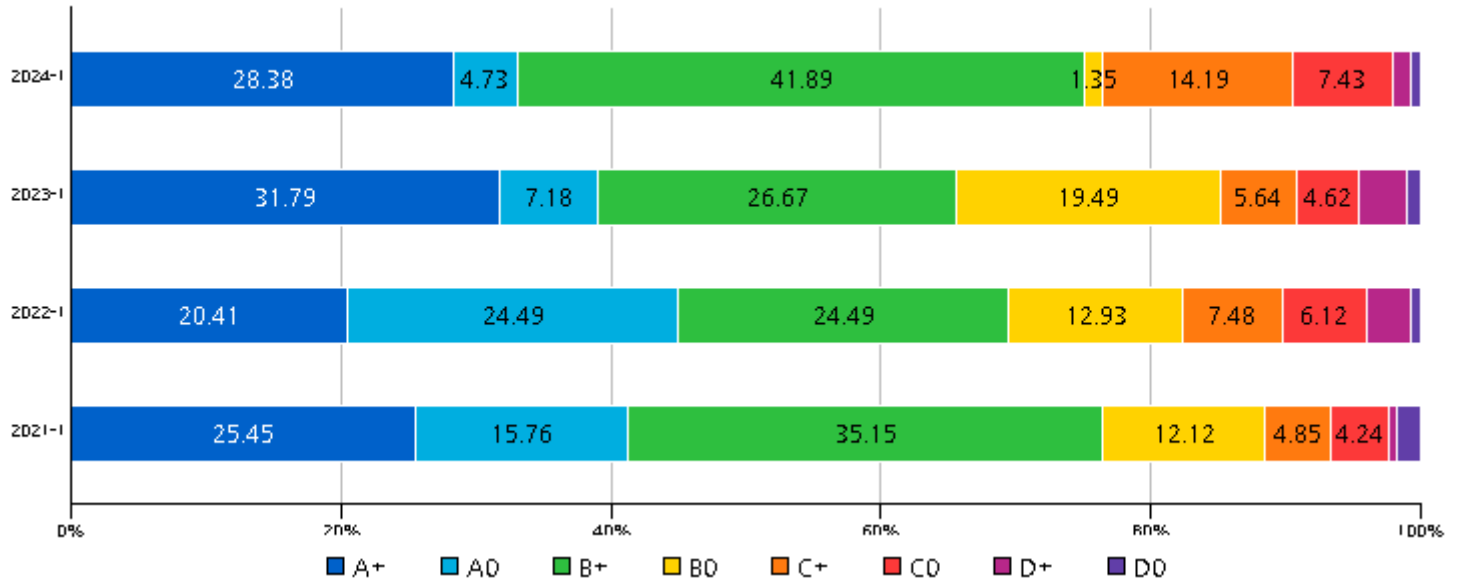
3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	1	3.44	3.02	3.58	3.23	
2016	1	3.52	3.29	3.61	3.37	
2015	1	3.49	2.94	3.64	3.44	

교과목 포트폴리오 (ITE2015 디지털논리)

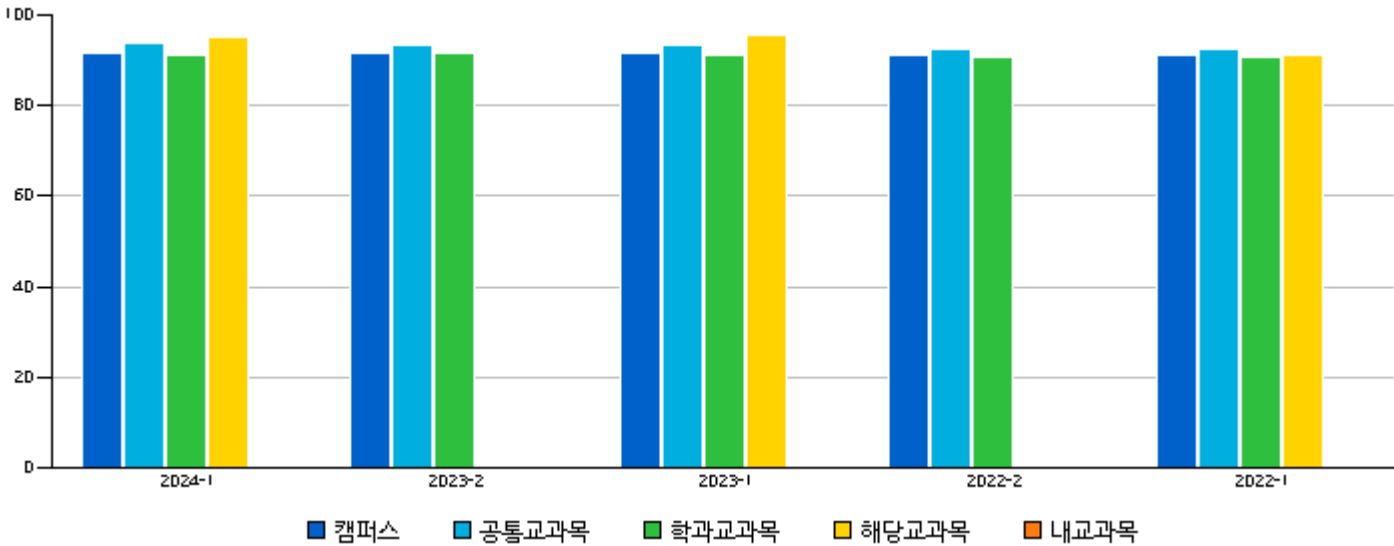
4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율	수업년도	수업학기	등급	인원	비율
2021	1	A+	42	25.45	2023	1	C+	11	5.64
2021	1	A0	26	15.76	2023	1	C0	9	4.62
2021	1	B+	58	35.15	2023	1	D+	7	3.59
2021	1	B0	20	12.12	2023	1	D0	2	1.03
2021	1	C+	8	4.85	2024	1	A+	42	28.38
2021	1	C0	7	4.24	2024	1	A0	7	4.73
2021	1	D+	1	0.61	2024	1	B+	62	41.89
2021	1	D0	3	1.82	2024	1	B0	2	1.35
2022	1	A+	30	20.41	2024	1	C+	21	14.19
2022	1	A0	36	24.49	2024	1	C0	11	7.43
2022	1	B+	36	24.49	2024	1	D+	2	1.35
2022	1	B0	19	12.93	2024	1	D0	1	0.68
2022	1	C+	11	7.48					
2022	1	C0	9	6.12					
2022	1	D+	5	3.4					
2022	1	D0	1	0.68					
2023	1	A+	62	31.79					
2023	1	A0	14	7.18					
2023	1	B+	52	26.67					
2023	1	B0	38	19.49					

교과목 포트폴리오 (ITE2015 디지털논리)

5. 강의평가점수



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	1	91.5	93.79	91.1	95	
2023	2	91.8	93.15	91.56		
2023	1	91.47	93.45	91.13	95.67	
2022	2	90.98	92.48	90.7		
2022	1	90.98	92.29	90.75	91.33	

교과목 포트폴리오 (ITE2015 디지털논리)

6. 강의평가 문항별 현황

번호	평가문항	본인 평 균 (가중 치적용)	소속학과,대학평균과의 차이 (+초과,-:미달)		점수별 인원분포							
					매우 그렇 다 않 다	그렇 다 않 다	보통 이다	그렇 다	매우 그렇 다			
		5점 미만	학과		대학		1점	2점	3점	4점	5점	
			차이	평균	차이	평균						
	교강사:											

No data have been found.

7. 개설학과 현황

학과	2025/1	2024/1	2023/1	2022/1	2021/1
컴퓨터소프트웨어학부	3강좌(9학점)	3강좌(9학점)	3강좌(9학점)	3강좌(9학점)	3강좌(9학점)

8. 강좌유형별 현황

강좌유형	2021/1	2022/1	2023/1	2024/1	2025/1
일반	3강좌(175)	3강좌(176)	3강좌(207)	3강좌(163)	3강좌(176)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과정	서울 공과대학 컴퓨터소프트웨어학부	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합 회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.	This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개

교과목 포트폴리오 (ITE2015 디지털논리)

교육과정	관장학과	국문개요	영문개요	수업목표
				된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다. 컴퓨터공학의 기본인 디지털 시스템의 논리 회로 설계 및 분석에 필요한 기초이론의 이해와 습득, 그리고 실습을 통한 설계 능력의 향상과 아울러 컴퓨터 설계를 대비한 광범위한 응용력을 기른다.
학부 2020 - 2023 교육과정	서울 공과대학 컴퓨터소프트웨어학부	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.	This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데

교과목 포트폴리오 (ITE2015 디지털논리)

교육과정	관장학과	국문개요	영문개요	수업목표
				이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다. 컴퓨터공학의 기본인 디지털 시스템의 논리 회로 설계 및 분석에 필요한 기초이론의 이해와 습득, 그리고 실습을 통한 설계 능력의 향상과 아울러 컴퓨터 설계를 대비한 광범위한 응용력을 기른다.
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터공학부 소프트웨어전공	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합 회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.	This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.	
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터공학부 컴퓨터전공	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합 회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.	This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.	
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터소	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole	This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean	디지털 시스템의 설계 및 분석에 필요한

교과목 포트폴리오 (ITE2015 디지털논리)

교육과정	관장학과	국문개요	영문개요	수업목표
정	소프트웨어학부	<p>대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합 회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.</p>	<p>Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.</p>	<p>이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본 이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다. 컴퓨터공학의 기본인 디지털 시스템의 논리 회로 설계 및 분석에 필요한 기초이론의 이해와 습득, 그리고 실습을 통한 설계 능력의 향상과 아울러 컴퓨터 설계를 대비한 광범위한 응용력을 기른다.</p>
학부 2013 - 2015 교육과정	서울 공과대학 컴퓨터공학부 컴퓨터전공	<p>디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합 회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의</p>	<p>This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.</p>	

교과목 포트폴리오 (ITE2015 디지털논리)

교육과정	관장학과	국문개요	영문개요	수업목표
		거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.		
학부 2009 - 2012 교육과정	서울 공과대학 컴퓨터공학부 컴퓨터전공	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합 회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.	This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.	
학부 2009 - 2012 교육과정	서울 공과대학 컴퓨터공학부	디지털 시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 이진수 표현, Boole 대수의 기본이론 및 성질, 로직 게이트, Boole 함수의 간략화 방식이 있다. 이를 바탕으로 조합 회로의 계통적 설계와 분석 방법, 디지털 시스템에서 많이 사용되는 MSI와 LSI 칩들이 소개된다. 또한 기억 소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, Programmable Logic Device 등의 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다. 학습한 내용에 대한 실험도 함께 진행된다.	This course is to introduce basic concepts of digital logic design. The course material includes binary number system, Boolean Algebra, combinational logic design and analysis, basic memory elements, counters and registers, and synchronous and asynchronous sequential logic designs.	

교과목 포트폴리오 (ITE2015 디지털논리)

10. CQI 등록내역

No data have been found.

