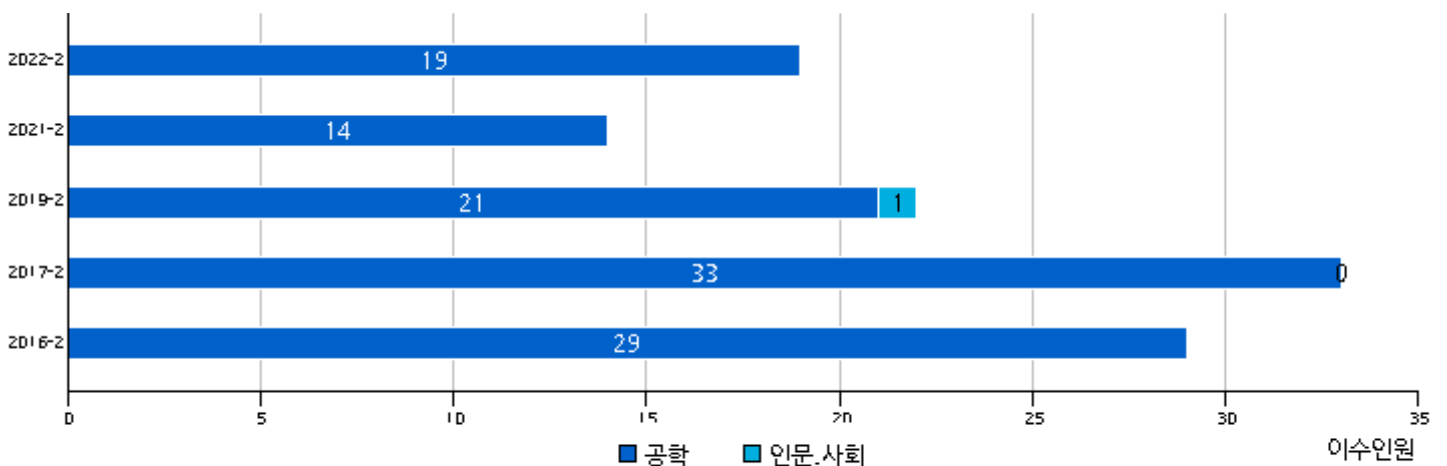
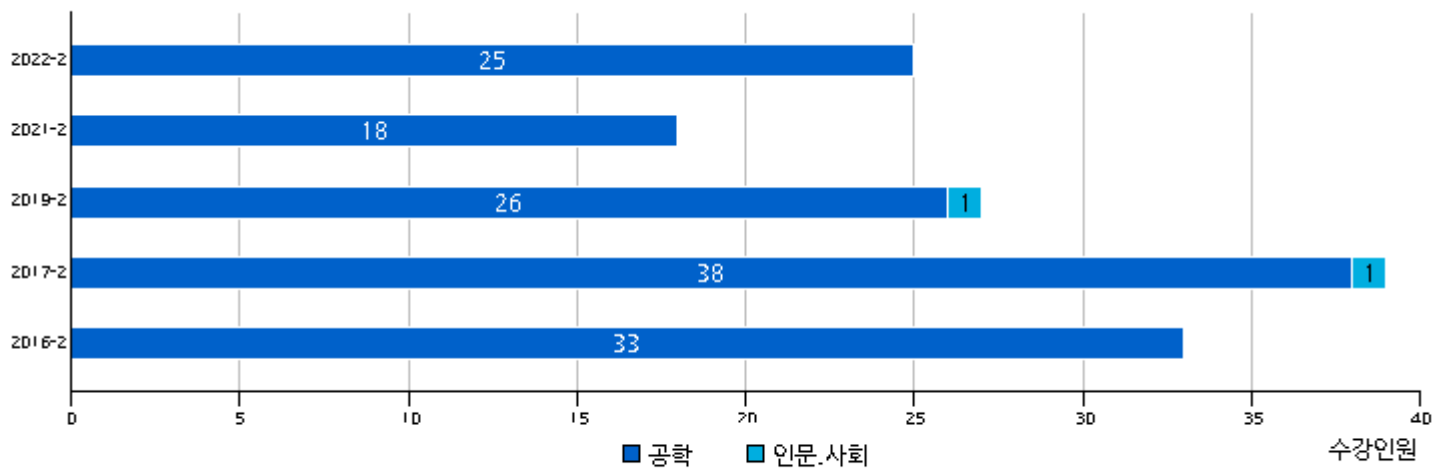
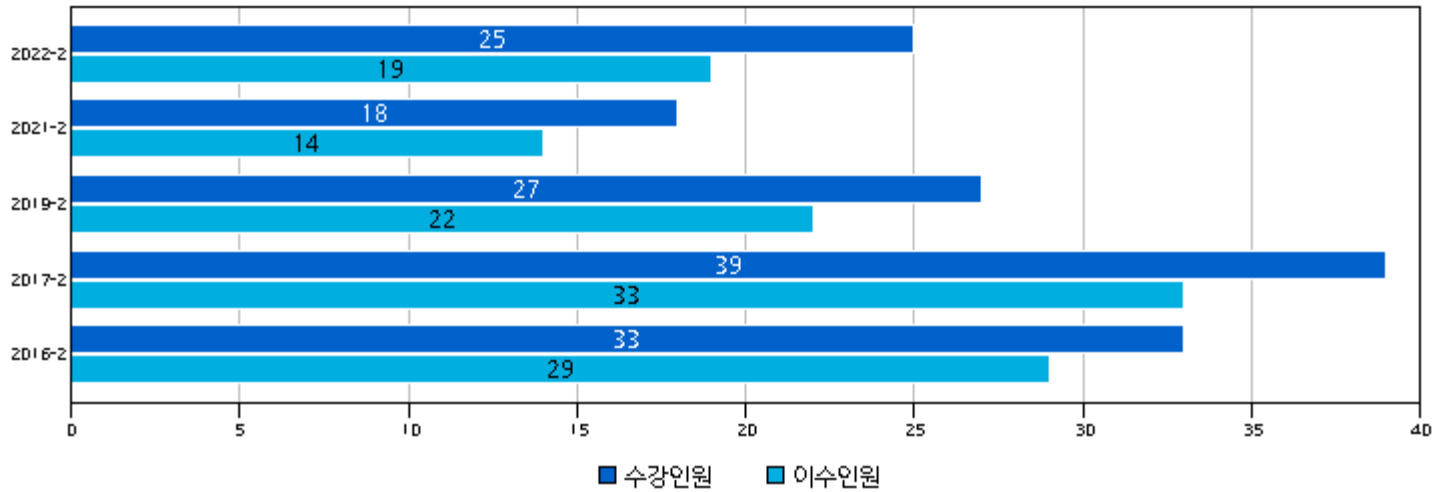


# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

## 1. 교과목 수강인원



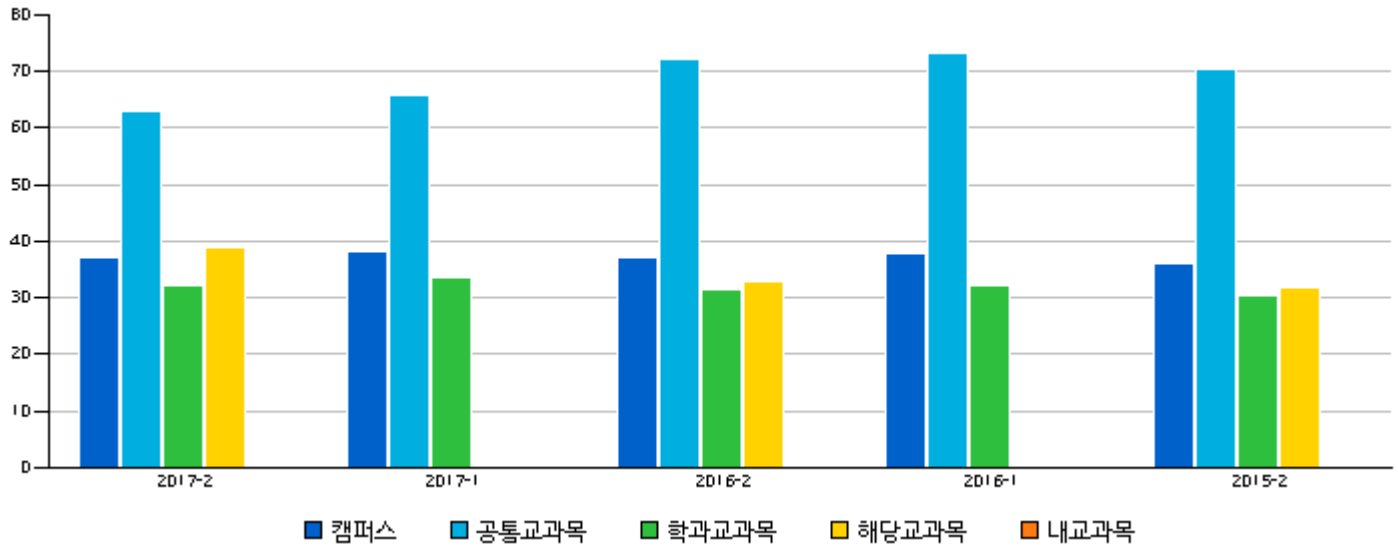
# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

수업년도	수업학기	계열구분	수강인원	이수인원
2016	2	공학	33	29
2017	2	인문.사회	1	0
2017	2	공학	38	33
2019	2	인문.사회	1	1
2019	2	공학	26	21
2021	2	공학	18	14
2022	2	공학	25	19



# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

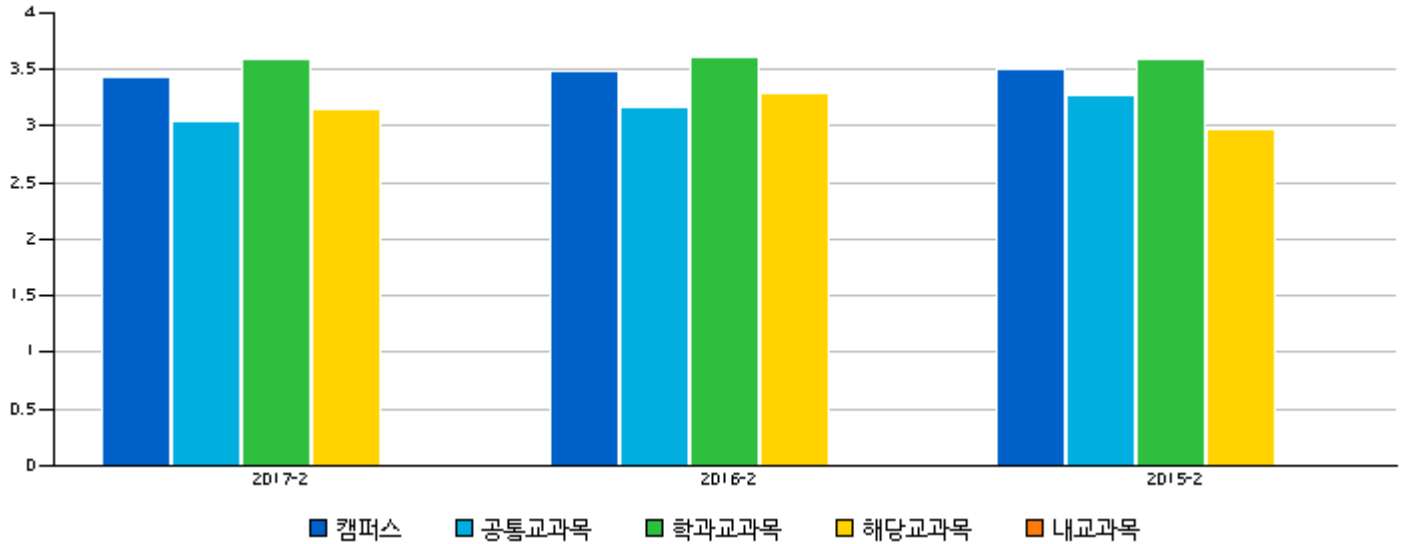
## 2. 평균 수강인원



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	37.26	63.09	32.32	39	
2017	1	38.26	65.82	33.5		
2016	2	37.24	72.07	31.53	33	
2016	1	37.88	73.25	32.17		
2015	2	36.28	70.35	30.36	32	

# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

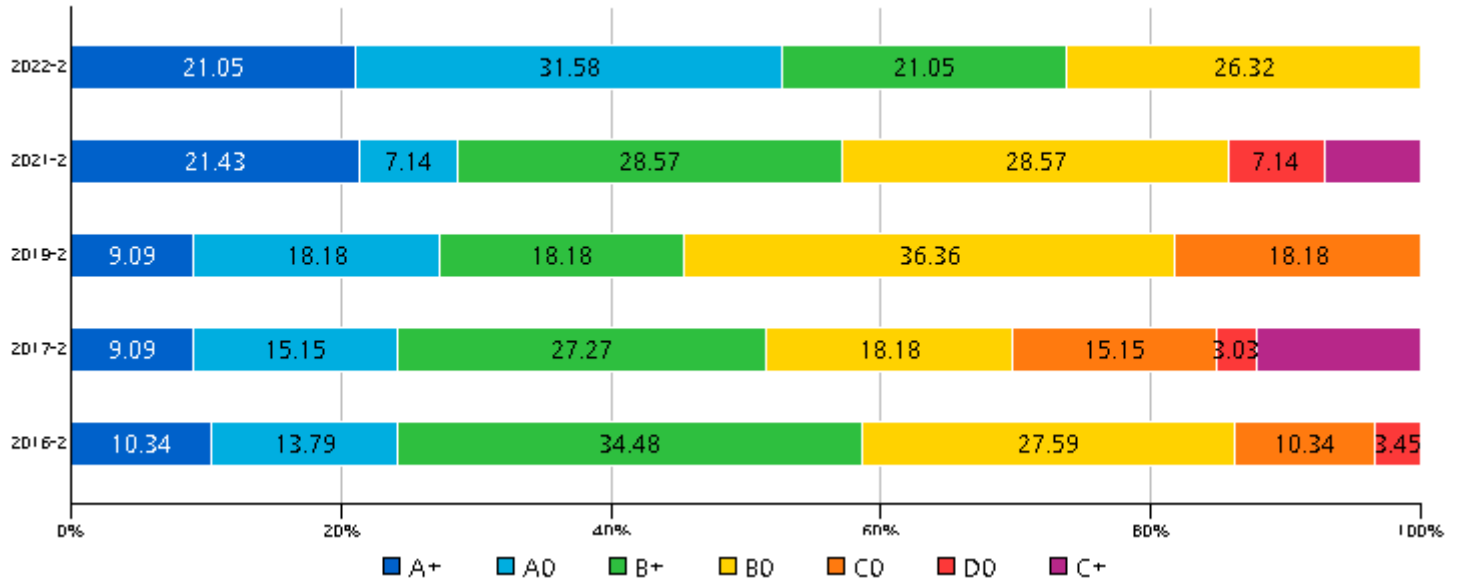
## 3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	3.44	3.05	3.59	3.15	
2016	2	3.49	3.16	3.61	3.29	
2015	2	3.51	3.28	3.6	2.98	

# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

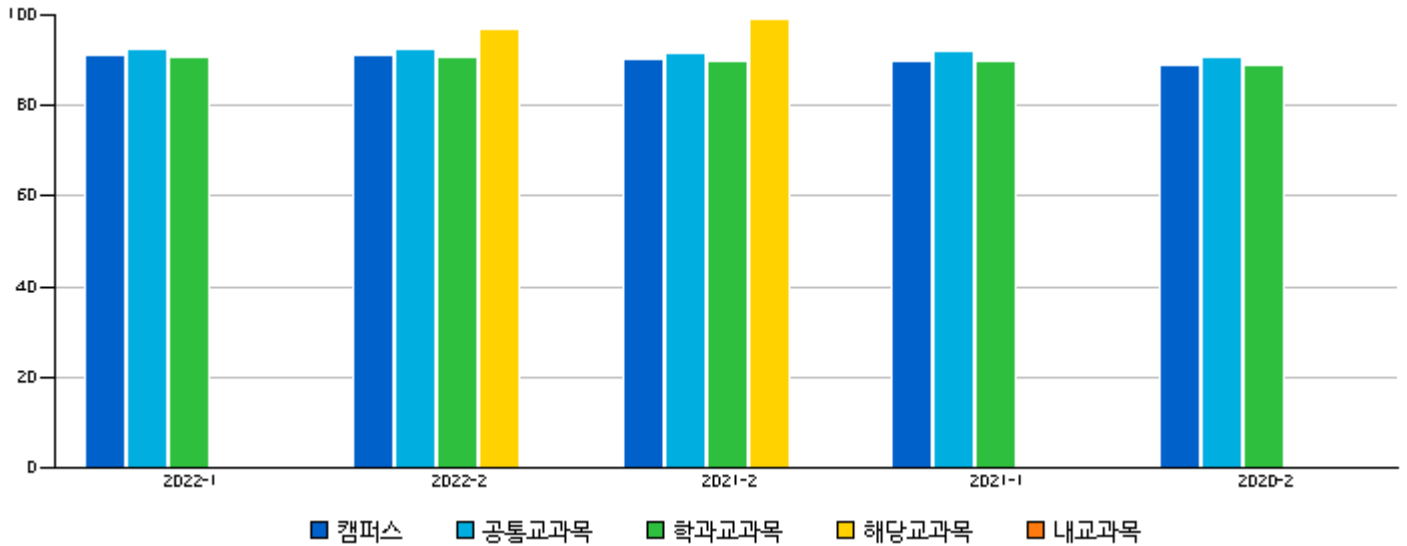
## 4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율	수업년도	수업학기	등급	인원	비율
2016	2	A+	3	10.34	2021	2	B+	4	28.57
2016	2	A0	4	13.79	2021	2	B0	4	28.57
2016	2	B+	10	34.48	2021	2	C+	1	7.14
2016	2	B0	8	27.59	2021	2	D0	1	7.14
2016	2	C0	3	10.34	2022	2	A+	4	21.05
2016	2	D0	1	3.45	2022	2	A0	6	31.58
2017	2	A+	3	9.09	2022	2	B+	4	21.05
2017	2	A0	5	15.15	2022	2	B0	5	26.32
2017	2	B+	9	27.27					
2017	2	B0	6	18.18					
2017	2	C+	4	12.12					
2017	2	C0	5	15.15					
2017	2	D0	1	3.03					
2019	2	A+	2	9.09					
2019	2	A0	4	18.18					
2019	2	B+	4	18.18					
2019	2	B0	8	36.36					
2019	2	C0	4	18.18					
2021	2	A+	3	21.43					
2021	2	A0	1	7.14					

# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

## 5. 강의평가점수



# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

## 6. 강의평가 문항별 현황

번호	평가문항	본인평균 (가중치적용)	소속학과, 대학평균과의 차이 (+초과, -:미달)				점수별 인원분포				
			학과		대학		매우 그렇 지않 다	그렇 지않 다	보통 이다	그렇 다	매우 그렇 다
		5점 미만	차이	평균	차이	평균	1 점	2 점	3 점	4 점	5 점

No data have been found.

## 7. 개설학과 현황

학과	2022/2	2021/2	2019/2	2017/2	2016/2
컴퓨터소프트웨어학부	1강좌(3학점)	1강좌(3학점)	0강좌(0학점)	0강좌(0학점)	0강좌(0학점)
컴퓨터전공	0강좌(0학점)	0강좌(0학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)

## 8. 강좌유형별 현황

강좌유형	2016/2	2017/2	2019/2	2021/2	2022/2
일반	1강좌(33)	1강좌(39)	1강좌(27)	1강좌(18)	1강좌(25)

## 9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2020 - 2023 교육과정	서울 공과대학 컴퓨터소프트웨어학부	<p>단일 processor의 성능을 높이기보다는 여러 개의 Processors를 하나의 Chip에 넣거나 Graphic Processor처럼 특정 기능에 특화된 processor를 내장하여서 Chip이 제공되고 있다. 그러나 이러한 Multicore chip을 제대로 활용하여서 최적화된 program을 작성하는 것은 매우 어렵다.</p> <p>본 강좌에서는 같은 종류의 또는 다른 종류의 Processor를 내장한 Computer Systems의 최적화된 Program을 개발하는 방법에 대해서 강의를 한다. 또한 실습 및 Term Project 수행을 통하여서 실제적인 경험을 통해서 지식이 체화하도록 한다.</p>	<p>This class teaches OpenCL and parallel programming for complex systems that may include a variety of device architectures: Multi-core CPUs, GPU, and fully integrated Accelerated Processing Units (APUs) such as AMD Fusion technology. The course is designed to work with wide industry supported OpenCL to help students effectively program for heterogeneous and homogeneous multi-core platforms in the future.</p>	
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터공학부 소프트웨어	<p>단일 processor의 성능을 높이기보다는 여러 개의 Processors를 하나의 Chip에 넣거나 Graphic Processor처럼 특정 기능에 특화된</p>	<p>This class teaches OpenCL and parallel programming for complex systems that may include a variety of device</p>	

# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

교육과정	관장학과	국문개요	영문개요	수업목표
	웨어전공	<p>processor를 내장하여서 Chip이 제공되고 있다. 그러나 이러한 Multicore chip을 제대로 활용하여서 최적화된 program을 작성하는 것은 매우 어렵다.</p> <p>본 강좌에서는 같은 종류의 또는 다른 종류의 Processor를 내장한 Computer Systems의 최적화된 Program을 개발하는 방법에 대해서 강의를 한다. 또한 실습 및 Term Project 수행을 통하여서 실제적인 경험을 통해서 지식이 체화하도록 한다.</p>	<p>architectures: Multi-core CPUs, GPU, and fully integrated Accelerated Processing Units (APUs) such as AMD Fusion technology. The course is designed to work with wide industry supported OpenCL to help students effectively program for heterogeneous and homogeneous multi-core platforms in the future.</p>	
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터공학부 컴퓨터전공	<p>단일 processor의 성능을 높이기보다는 여러 개의 Processors를 하나의 Chip에 넣거나 Graphic Processor처럼 특정 기능에 특화된 processor를 내장하여서 Chip이 제공되고 있다. 그러나 이러한 Multicore chip을 제대로 활용하여서 최적화된 program을 작성하는 것은 매우 어렵다.</p> <p>본 강좌에서는 같은 종류의 또는 다른 종류의 Processor를 내장한 Computer Systems의 최적화된 Program을 개발하는 방법에 대해서 강의를 한다. 또한 실습 및 Term Project 수행을 통하여서 실제적인 경험을 통해서 지식이 체화하도록 한다.</p>	<p>This class teaches OpenCL and parallel programming for complex systems that may include a variety of device architectures: Multi-core CPUs, GPU, and fully integrated Accelerated Processing Units (APUs) such as AMD Fusion technology. The course is designed to work with wide industry supported OpenCL to help students effectively program for heterogeneous and homogeneous multi-core platforms in the future.</p>	
학부 2016 - 2019 교육과정	서울 공과대학 컴퓨터소프트웨어학부	<p>단일 processor의 성능을 높이기보다는 여러 개의 Processors를 하나의 Chip에 넣거나 Graphic Processor처럼 특정 기능에 특화된 processor를 내장하여서 Chip이 제공되고 있다. 그러나 이러한 Multicore chip을 제대로 활용하여서 최적화된 program을 작성하는 것은 매우 어렵다.</p> <p>본 강좌에서는 같은 종류의 또는 다른 종류의 Processor를 내장한 Computer Systems의 최적화된 Program을 개발하는 방법에 대해서 강의를 한다. 또한 실습 및 Term Project 수행을 통하여서 실제적인 경험을 통해서 지식이 체화하도록 한다.</p>	<p>This class teaches OpenCL and parallel programming for complex systems that may include a variety of device architectures: Multi-core CPUs, GPU, and fully integrated Accelerated Processing Units (APUs) such as AMD Fusion technology. The course is designed to work with wide industry supported OpenCL to help students effectively program for heterogeneous and homogeneous multi-core platforms in the future.</p>	
학부 2013 - 2015 교육과정	서울 공과대학 컴퓨터공학부 소프트웨어전공	<p>단일 processor의 성능을 높이기보다는 여러 개의 Processors를 하나의 Chip에 넣거나 Graphic Processor처럼 특정 기능에 특화된 processor를 내장하여서 Chip이 제공되고 있다. 그러나 이러한 Multicore chip을 제대로 활용하여서 최적화된 program을 작성하는 것은 매우 어렵다.</p> <p>본 강좌에서는 같은 종류의 또는 다른 종류의 Processor를 내장한 Computer Systems의 최적화된 Program을 개발하는 방법에 대해서 강의를 한다. 또한 실습 및 Term Project 수행을 통하여서 실제적인 경험을 통해서 지식이 체화하도록 한다.</p>	<p>This class teaches OpenCL and parallel programming for complex systems that may include a variety of device architectures: Multi-core CPUs, GPU, and fully integrated Accelerated Processing Units (APUs) such as AMD Fusion technology. The course is designed to work with wide industry supported OpenCL to help students effectively program for heterogeneous and homogeneous multi-core platforms in the future.</p>	
학부 2013 - 2015 교육과정	서울 공과대학 컴퓨터공	<p>단일 processor의 성능을 높이기보다는 여러 개의 Processors를 하나의 Chip에 넣거나</p>	<p>This class teaches OpenCL and parallel programming for complex systems that</p>	



# 교과목 포트폴리오 (ITE4065 병렬프로그래밍)

교육과정	관장학과	국문개요	영문개요	수업목표
정	학부 컴퓨터전공	<p>Graphic Processor처럼 특정 기능에 특화된 processor를 내장하여서 Chip이 제공되고 있다. 그러나 이러한 Multicore chip을 제대로 활용하여서 최적화된 program을 작성하는 것은 매우 어렵다.</p> <p>본 강좌에서는 같은 종류의 또는 다른 종류의 Processor를 내장한 Computer Systems의 최적화된 Program을 개발하는 방법에 대해서 강의를 한다. 또한 실습 및 Term Project 수행을 통하여서 실제적인 경험을 통해서 지식이 체화하도록 한다.</p>	<p>may include a variety of device architectures: Multi-core CPUs, GPU, and fully integrated Accelerated Processing Units (APUs) such as AMD Fusion technology. The course is designed to work with wide industry supported OpenCL to help students effectively program for heterogeneous and homogeneous multi-core platforms in the future.</p>	
학부 2009 - 2012 교육과정	서울 공과대학 컴퓨터공학부 소프트웨어전공	<p>단일 processor의 성능을 높이기보다는 여러 개의 Processors를 하나의 Chip에 넣거나 Graphic Processor처럼 특정 기능에 특화된 processor를 내장하여서 Chip이 제공되고 있다. 그러나 이러한 Multicore chip을 제대로 활용하여서 최적화된 program을 작성하는 것은 매우 어렵다.</p> <p>본 강좌에서는 같은 종류의 또는 다른 종류의 Processor를 내장한 Computer Systems의 최적화된 Program을 개발하는 방법에 대해서 강의를 한다. 또한 실습 및 Term Project 수행을 통하여서 실제적인 경험을 통해서 지식이 체화하도록 한다.</p>	<p>This class teaches OpenCL and parallel programming for complex systems that may include a variety of device architectures: Multi-core CPUs, GPU, and fully integrated Accelerated Processing Units (APUs) such as AMD Fusion technology. The course is designed to work with wide industry supported OpenCL to help students effectively program for heterogeneous and homogeneous multi-core platforms in the future.</p>	

## 10. CQI 등록내역

No data have been found.