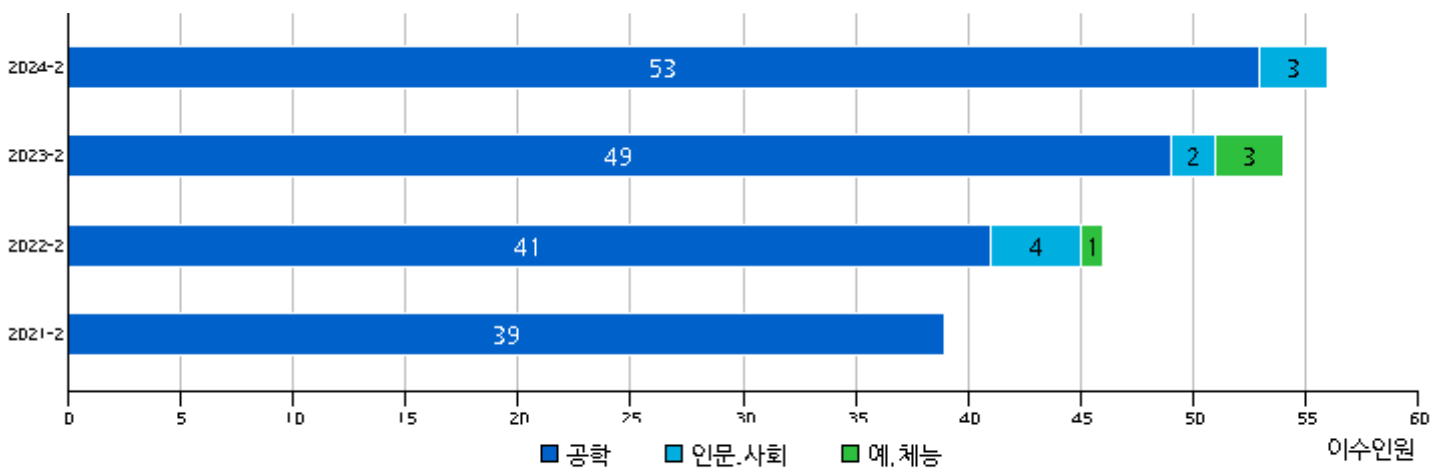
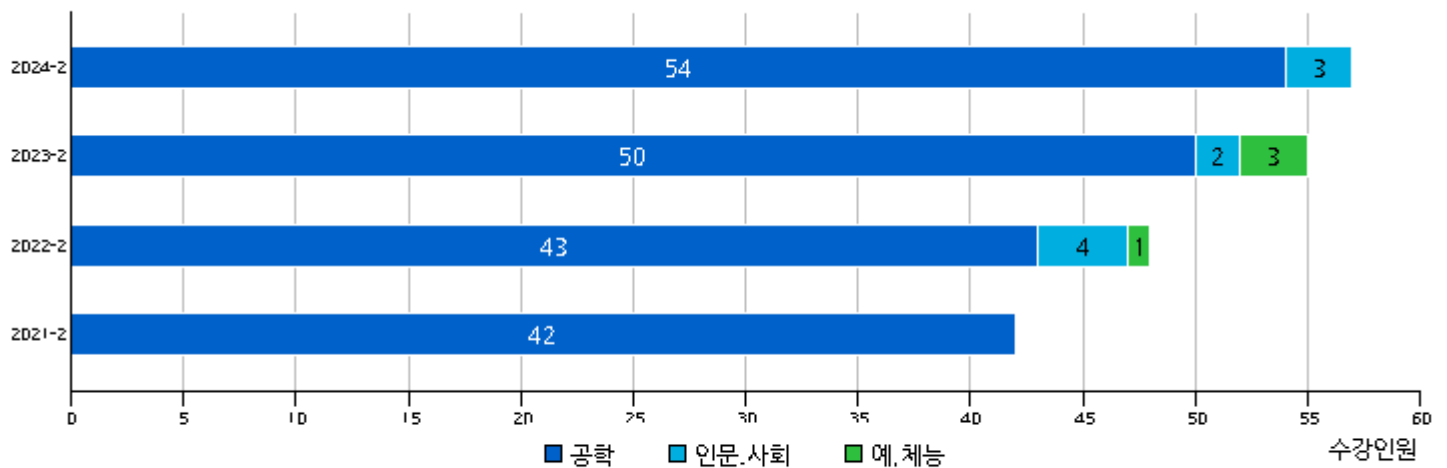
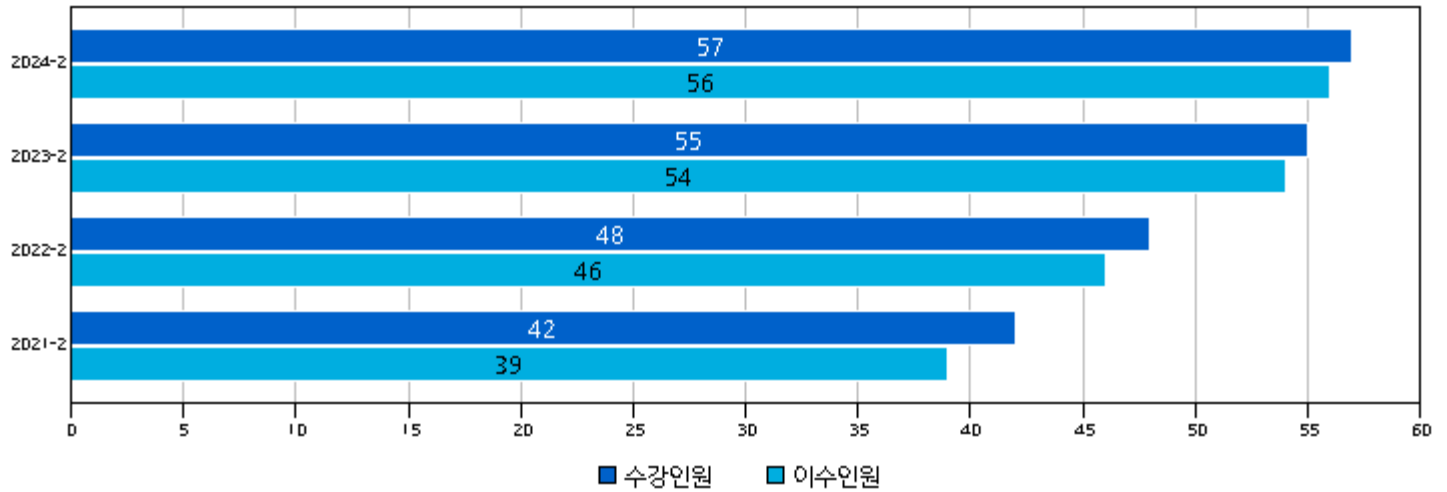


교과목 포트폴리오 (ELE3020 컴퓨터구조2)

1. 교과목 수강인원



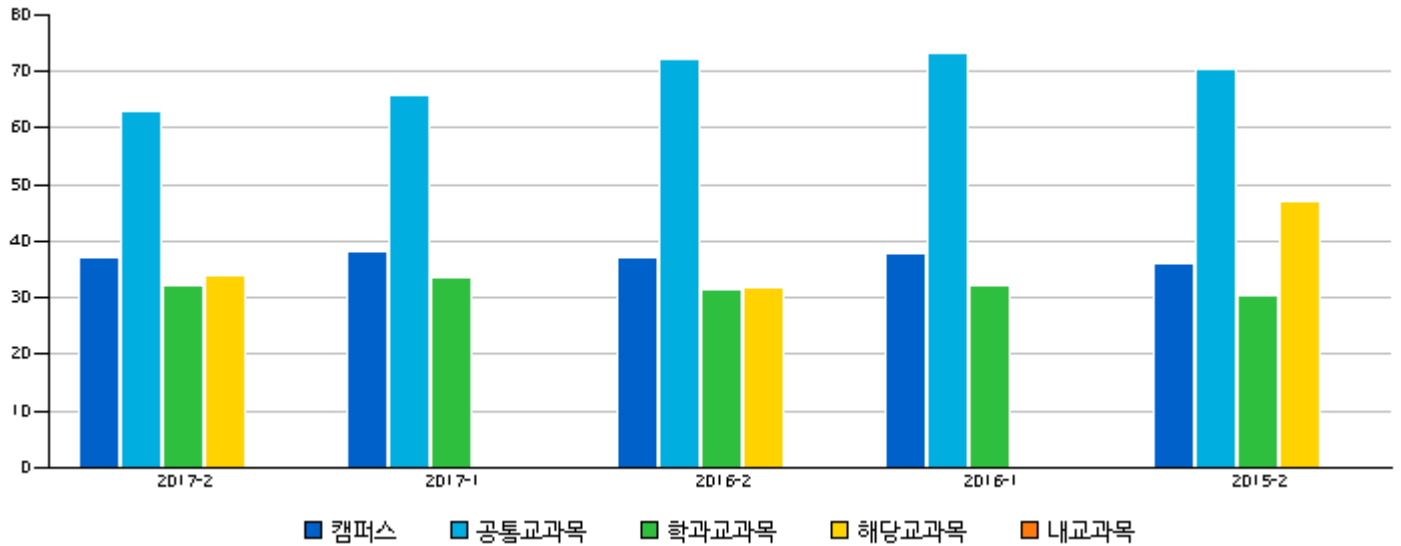
교과목 포트폴리오 (ELE3020 컴퓨터구조2)

수업년도	수업학기	계열구분	수강인원	이수인원
2021	2	공학	42	39
2022	2	인문.사회	4	4
2022	2	공학	43	41
2022	2	예,체능	1	1
2023	2	인문.사회	2	2
2023	2	공학	50	49
2023	2	예,체능	3	3
2024	2	인문.사회	3	3
2024	2	공학	54	53



교과목 포트폴리오 (ELE3020 컴퓨터구조2)

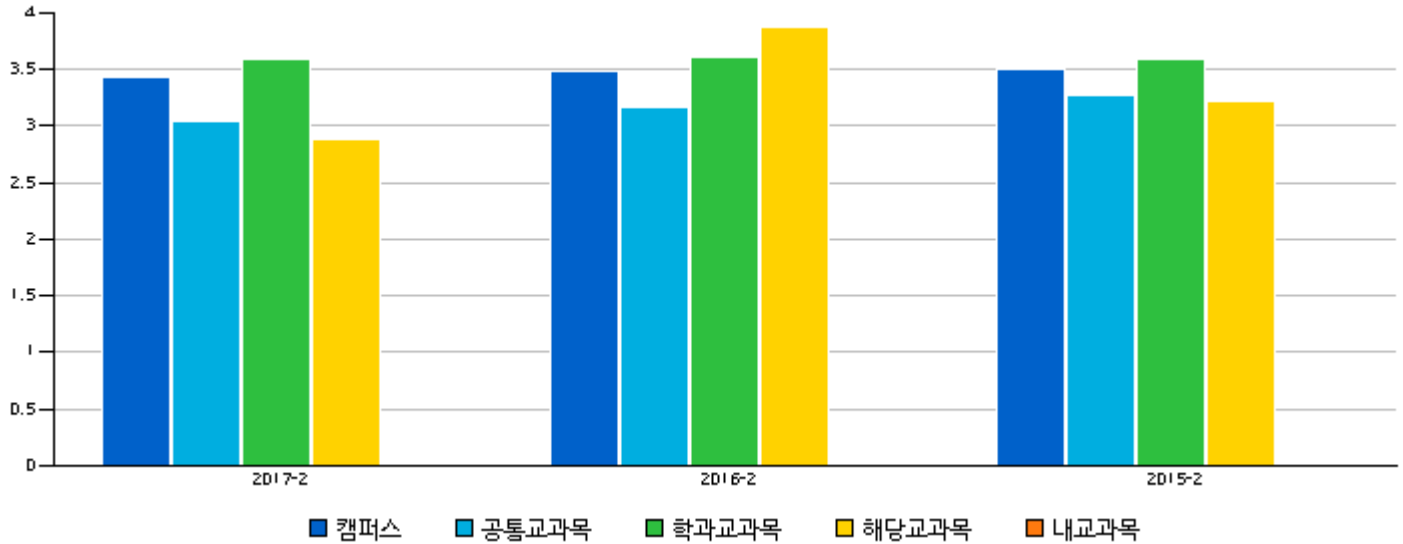
2. 평균 수강인원



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	37.26	63.09	32.32	34	
2017	1	38.26	65.82	33.5		
2016	2	37.24	72.07	31.53	32	
2016	1	37.88	73.25	32.17		
2015	2	36.28	70.35	30.36	47	

교과목 포트폴리오 (ELE3020 컴퓨터구조2)

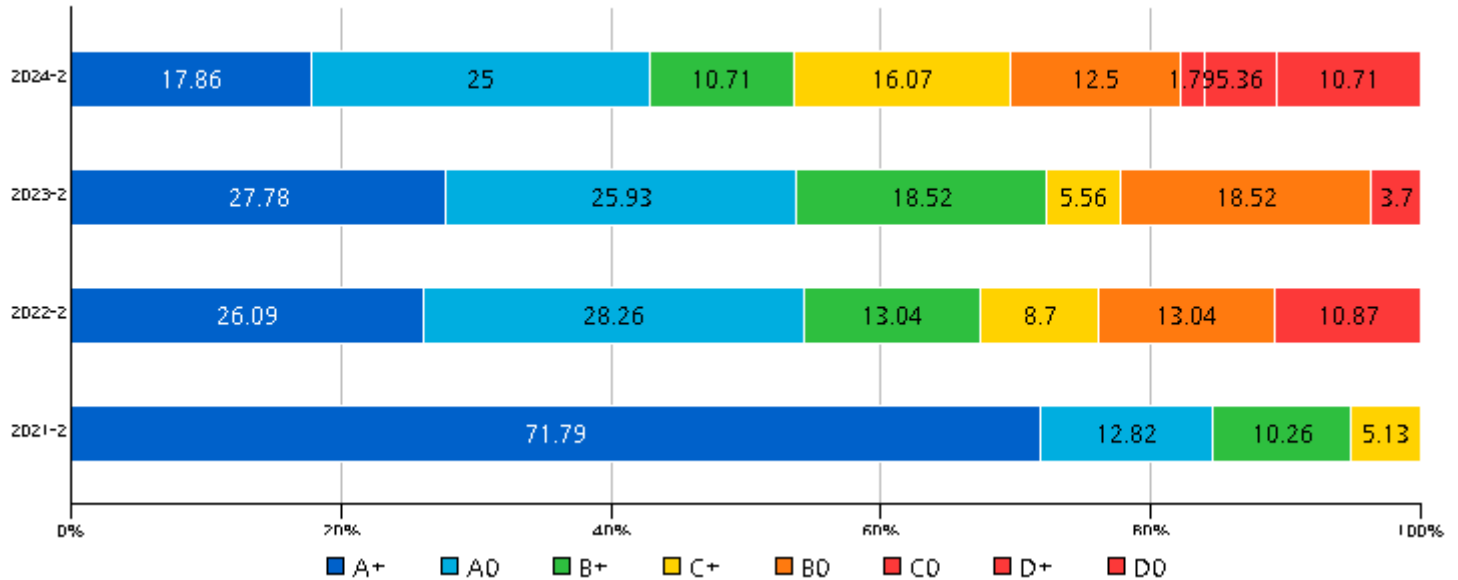
3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	3.44	3.05	3.59	2.89	
2016	2	3.49	3.16	3.61	3.87	
2015	2	3.51	3.28	3.6	3.22	

교과목 포트폴리오 (ELE3020 컴퓨터구조2)

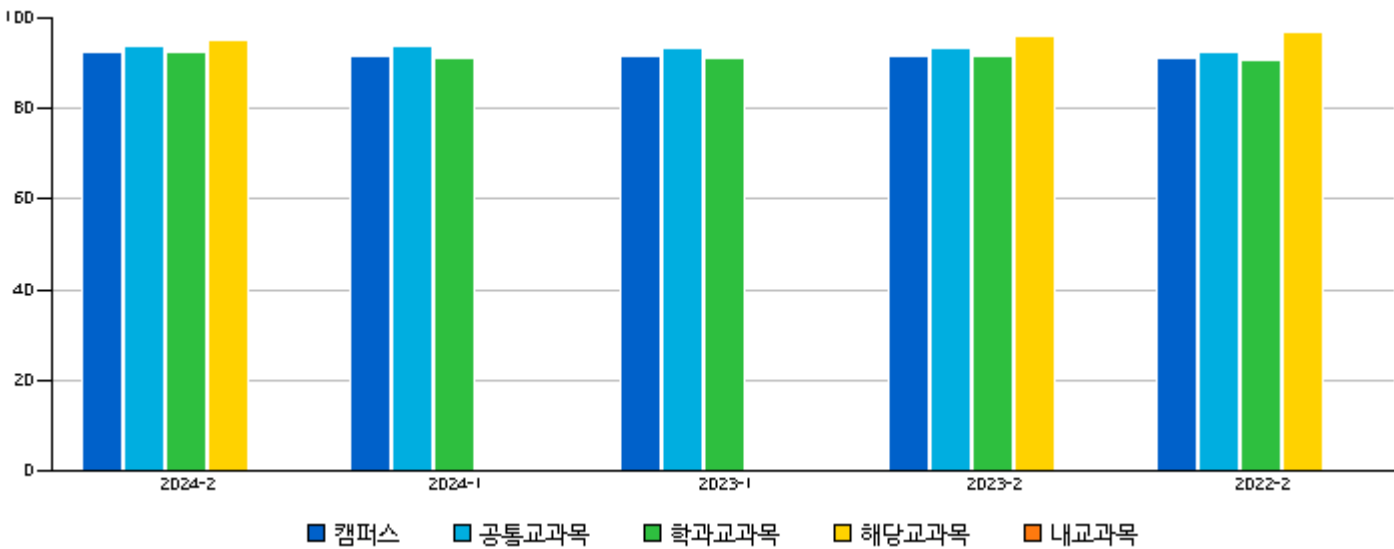
4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율	수업년도	수업학기	등급	인원	비율
2021	2	A+	28	71.79	2024	2	C+	9	16.07
2021	2	A0	5	12.82	2024	2	C0	1	1.79
2021	2	B+	4	10.26	2024	2	D+	3	5.36
2021	2	C+	2	5.13	2024	2	D0	6	10.71
2022	2	A+	12	26.09					
2022	2	A0	13	28.26					
2022	2	B+	6	13.04					
2022	2	B0	6	13.04					
2022	2	C+	4	8.7					
2022	2	C0	5	10.87					
2023	2	A+	15	27.78					
2023	2	A0	14	25.93					
2023	2	B+	10	18.52					
2023	2	B0	10	18.52					
2023	2	C+	3	5.56					
2023	2	C0	2	3.7					
2024	2	A+	10	17.86					
2024	2	A0	14	25					
2024	2	B+	6	10.71					
2024	2	B0	7	12.5					

교과목 포트폴리오 (ELE3020 컴퓨터구조2)

5. 강의평가점수



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	2	92.56	93.8	92.33	95	
2024	1	91.5	93.79	91.1		
2023	1	91.47	93.45	91.13		
2023	2	91.8	93.15	91.56	96	
2022	2	90.98	92.48	90.7	97	

교과목 포트폴리오 (ELE3020 컴퓨터구조2)

6. 강의평가 문항별 현황

번호	평가문항	본인평균 (가중치적용)	소속학과, 대학평균과의 차이 (+초과, -:미달)		점수별 인원분포				
					매우 그렇 지않 다	그렇 지않 다	보통 이다	그렇 다	매우 그렇 다
					1 점	2 점	3 점	4 점	5 점
교강사:		5점 미만	학과		대학				
			차이	평균	차이	평균			

No data have been found.

7. 개설학과 현황

학과	2025/2	2024/2	2023/2	2022/2	2021/2
정보시스템학과	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)

8. 강좌유형별 현황

강좌유형	2021/2	2022/2	2023/2	2024/2	2025/2
일반	1강좌(42)	1강좌(48)	1강좌(55)	1강좌(57)	0강좌(0)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과정	서울 공과대학 정보시스템학과	컴퓨터를 구성하는 여러 하드웨어들의 구조와 기능에 대해서 배우는 과목이다. 이 과목에서 datapath, control unit, instruction set architecture, CPU, memory 구조, cache 구조 등에 대해서 배우게 된다.	Computer architecture is concerned with the structure and behavior of the various functional modules of the computer. In particular this course covers datapath, control unit, instruction set architecture, CPU, memory hierarchy and cache structure.	
학부 2020 - 2023 교육과정	서울 공과대학 정보시스템학과	컴퓨터를 구성하는 여러 하드웨어들의 구조와 기능에 대해서 배우는 과목이다. 이 과목에서 datapath, control unit, instruction set architecture, CPU, memory 구조, cache 구조 등에 대해서 배우게 된다.	Computer architecture is concerned with the structure and behavior of the various functional modules of the computer. In particular this course covers datapath, control unit, instruction set architecture, CPU, memory hierarchy and cache structure.	
학부 2016 - 2019 교육과정	서울 공과대학 정보시스템학과	컴퓨터를 구성하는 여러 하드웨어들의 구조와 기능에 대해서 배우는 과목이다. 이 과목에서 datapath, control unit, instruction set architecture, CPU, memory 구조, cache 구조 등에 대해서 배우게 된다.	Computer architecture is concerned with the structure and behavior of the various functional modules of the computer. In particular this course covers datapath, control unit,	

교과목 포트폴리오 (ELE3020 컴퓨터구조2)

교육과정	관장학과	국문개요	영문개요	수업목표
			instruction set architecture, CPU, memory hierarchy and cache structure.	
학부 2013 - 2015 교육과정	서울 공과대학 정보시스템학과	컴퓨터를 구성하는 여러 하드웨어들의 구조와 기능에 대해서 배우는 과목이다. 이 과목에서 datapath, control unit, instruction set architecture, CPU, memory 구조, cache 구조 등에 대해서 배우게 된다.	Computer architecture is concerned with the structure and behavior of the various functional modules of the computer. In particular this course covers datapath, control unit, instruction set architecture, CPU, memory hierarchy and cache structure.	
학부 2009 - 2012 교육과정	서울 공과대학 컴퓨터공학부 컴퓨터전공	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의하고, 실습을 통하여 강의이론을 적용시킨다. Register, Bus, ALU 등에 대해 각종 프로세서의 예를 들어 설명한 후, 명령수행을 위한 Cycle 개념을 강의한다. 데이터 입출력 및 처리, 조건분기 등 어셈블리 기본명령들에 대해 학습한 후, Interrupt 원리와 DMA 원리 등을 강의한다. PCB, CPU 및 그에 필요한 입출력 부품들을 사용하여 실험실습을 행하며, MDS를 사용하여 시스템 개발하는 방법을 배운다. 선수과목으로는 논리설계론이 있다.	This course introduces the fundamental concepts of microcomputer system design using contemporary logic and microcomputer system components. Topics includes the assembly language programming and logical hardware design of systems using 8-bit microprocessors and microcontrollers.	
학부 2009 - 2012 교육과정	서울 공과대학 컴퓨터공학부	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의하고, 실습을 통하여 강의이론을 적용시킨다. Register, Bus, ALU 등에 대해 각종 프로세서의 예를 들어 설명한 후, 명령수행을 위한 Cycle 개념을 강의한다. 데이터 입출력 및 처리, 조건분기 등 어셈블리 기본명령들에 대해 학습한 후, Interrupt 원리와 DMA 원리 등을 강의한다. PCB, CPU 및 그에 필요한 입출력 부품들을 사용하여 실험실습을 행하며, MDS를 사용하여 시스템 개발하는 방법을 배운다. 선수과목으로는 논리설계론이 있다.	This course introduces the fundamental concepts of microcomputer system design using contemporary logic and microcomputer system components. Topics includes the assembly language programming and logical hardware design of systems using 8-bit microprocessors and microcontrollers.	
학부 2009 - 2012 교육과정	서울 공과대학 정보시스템학과	컴퓨터를 구성하는 여러 하드웨어들의 구조와 기능에 대해서 배우는 과목이다. 이 과목에서 datapath, control unit, instruction set architecture, CPU, memory 구조, cache 구조 등에 대해서 배우게 된다.	Computer architecture is concerned with the structure and behavior of the various functional modules of the computer. In particular this course covers datapath, control unit, instruction set architecture, CPU, memory hierarchy and cache structure.	
학부 2005 - 2008 교육과정	서울 공과대학 정보통신학부 정보기술경영전공	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의하고, 실습을 통하여 강의이론을 적용시킨다. Register, Bus, ALU 등에 대해 각종 프로세서의 예를 들어 설명한 후, 명령수행을 위한 Cycle 개념을 강의한다. 데이터 입출력 및 처리, 조건분기 등 어셈블리 기본명령들에 대해 학습한 후, Interrupt 원리와 DMA 원리 등을 강의한다. PCB, CPU 및 그에 필요한 입출력 부품들을 사용하여 실험실습을 행하며, MDS를 사용하여 시스템 개발하는 방법을 배운다. 선수과목으로는 논리설계론이 있다.	This course introduces the fundamental concepts of microcomputer system design using contemporary logic and microcomputer system components. Topics includes the assembly language programming and logical hardware design of systems using 8-bit microprocessors and microcontrollers.	
학부 2005 - 2008 교육과정	서울 정보통신대학 정보통신학부 정보기술경영전공	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의하고, 실습을 통하여 강의이론을 적용시킨다. Register, Bus, ALU 등에 대해 각종 프로세서의 예를 들어 설명한 후, 명령수행을 위한 Cycle 개념을 강의한다. 데이터 입출력 및 처	This course introduces the fundamental concepts of microcomputer system design using contemporary logic and microcomputer system components. Topics includes the assembly language	

교과목 포트폴리오 (ELE3020 컴퓨터구조2)

교육과정	관장학과	국문개요	영문개요	수업목표
		리, 조건분기 등 어셈블리 기본명령들에 대해 학습한 후, Interrupt 원리와 DMA 원리 등을 강의한다. PCB, CPU 및 그에 필요한 입출력 부품들을 사용하여 실험실습을 행하며, MDS를 사용하여 시스템 개발하는 방법을 배운다. 선수과목으로는 논리설계론이 있다.	programming and logical hardware design of systems using 8-bit microprocessors and microcontrollers.	
학부 1997 - 2000 교육과정	서울 공과대학 전자전기공학부	<p>본 강좌는 디지털 컴퓨터 시스템의 중앙연산장치, 메모리, 입출력 등 컴퓨터 시스템의 구조와 작동방식을 이해하는데 목표가 있다. 이를 위하여 레지스터 천이를 배경으로 하는 CPU 기본 동작개념과 논리연산처리기 설계, 연산 알고리즘, Hardware와 마이크로 프로그래밍 방식에 의한 제어기 등 CPU 하드웨어 설계가 강의된다. 다음에는 소프트웨어적인 측면에서 명령어의 구조 및 종류, Addressing 방식, 프로그래밍 수행 과정 등이 소개된다. 또한메모리 시스템 계층 구조, 캐시, 전송방식, 버스컨트롤, DMA 등이 강의된다.</p> <p>2. 컴퓨터 시스템의 성능을 확장시킬 수 있는 고차원적인 컴퓨터 구조 및 운영방식을 강의한다. 교과내용으로는 명령어 설계 및 분석, 고성능 입출력, 디스크시스템 제어 등이다. 기존의 Control flow 구조와 다른 Data flow 구조와 다른 Data flow 구조에 대한 소개와 더불어 현대 컴퓨터 시스템에 적용되고 있는 병렬분산처리와 관련하여 다중 프로세서와 Array 프로세서 시스템 설계방식 및 구조에 대한 소개가 있다.</p>	This course teaches basic computer system architecture, operation and design. topics covered include CPU design, instruction set and addressing, computer arithmetic, memory organization, and I/O. Pipelining, vector processing, and multiprocessors are also covered.	

10. CQI 등록내역

No data have been found.