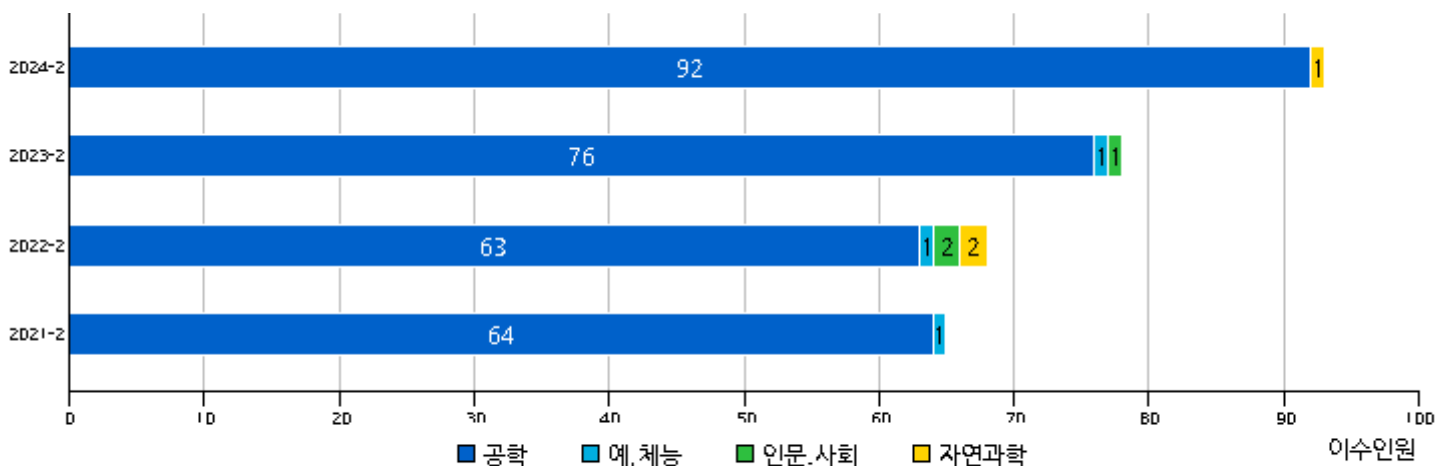
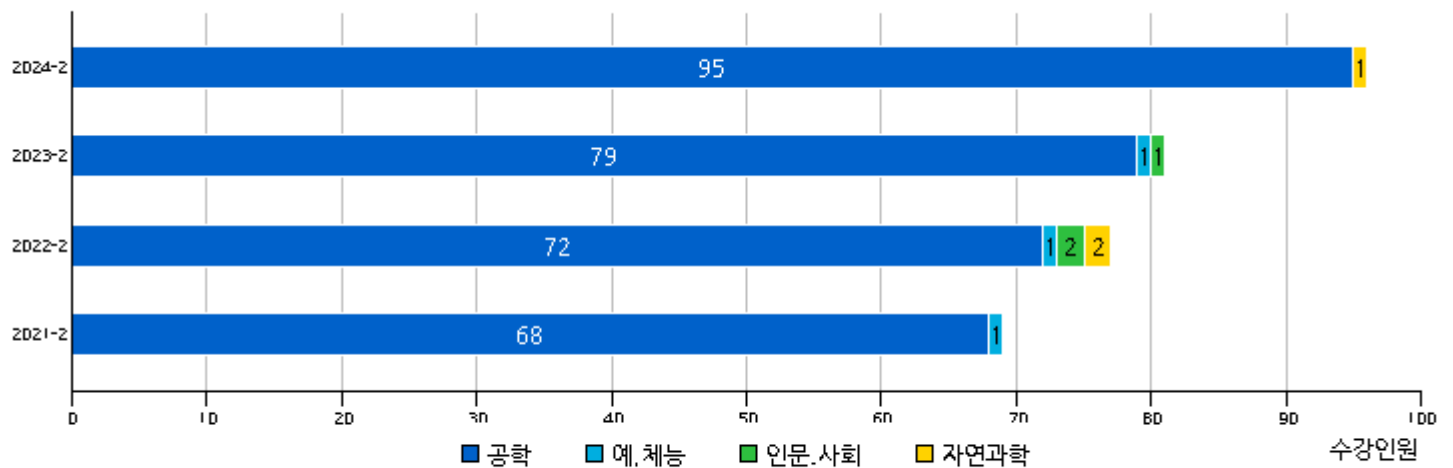
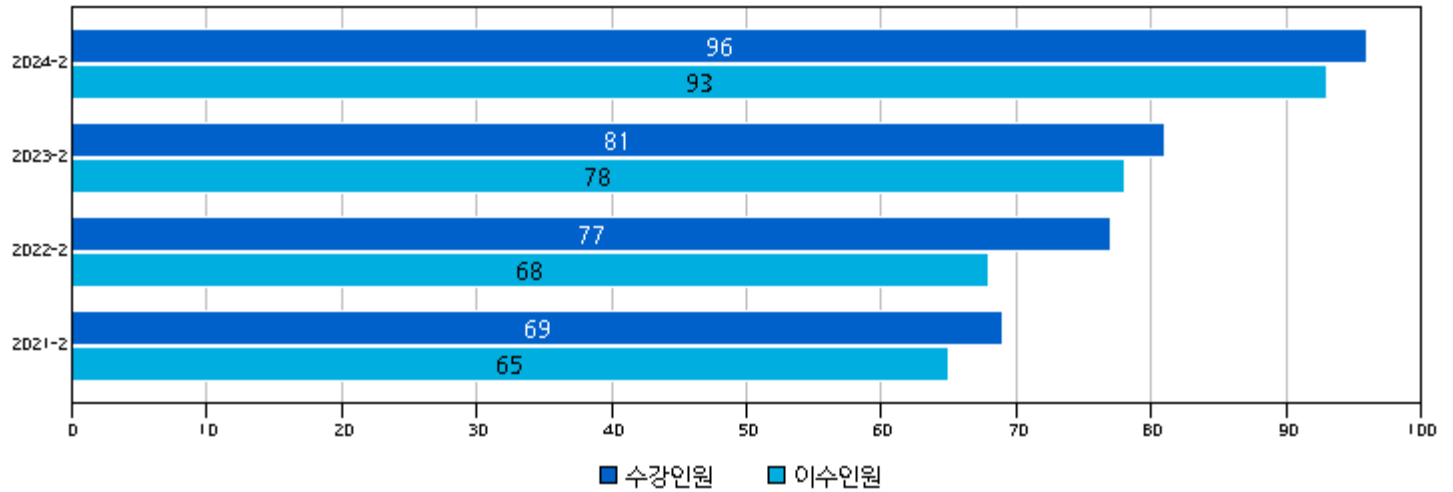


교과목 포트폴리오 (CSE2011 마이크로프로세서)

1. 교과목 수강인원



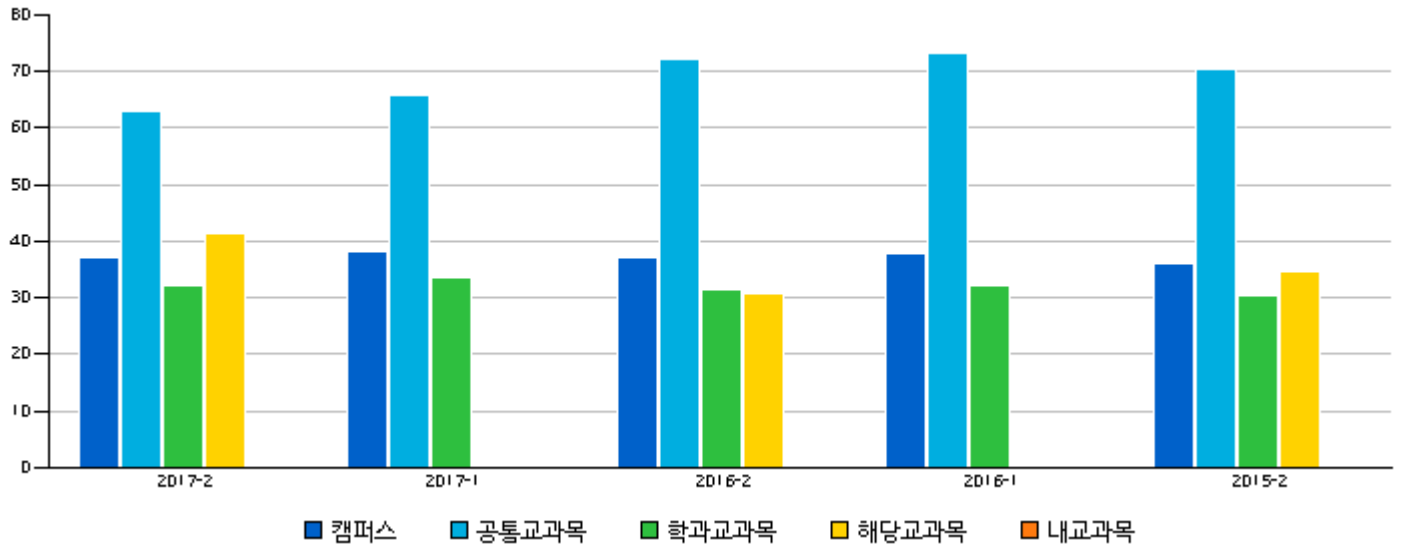
교과목 포트폴리오 (CSE2011 마이크로프로세서)

수업년도	수업학기	계열구분	수강인원	이수인원
2021	2	공학	68	64
2021	2	예,체능	1	1
2022	2	인문.사회	2	2
2022	2	자연과학	2	2
2022	2	공학	72	63
2022	2	예,체능	1	1
2023	2	인문.사회	1	1
2023	2	공학	79	76
2023	2	예,체능	1	1
2024	2	자연과학	1	1
2024	2	공학	95	92



교과목 포트폴리오 (CSE2011 마이크로프로세서)

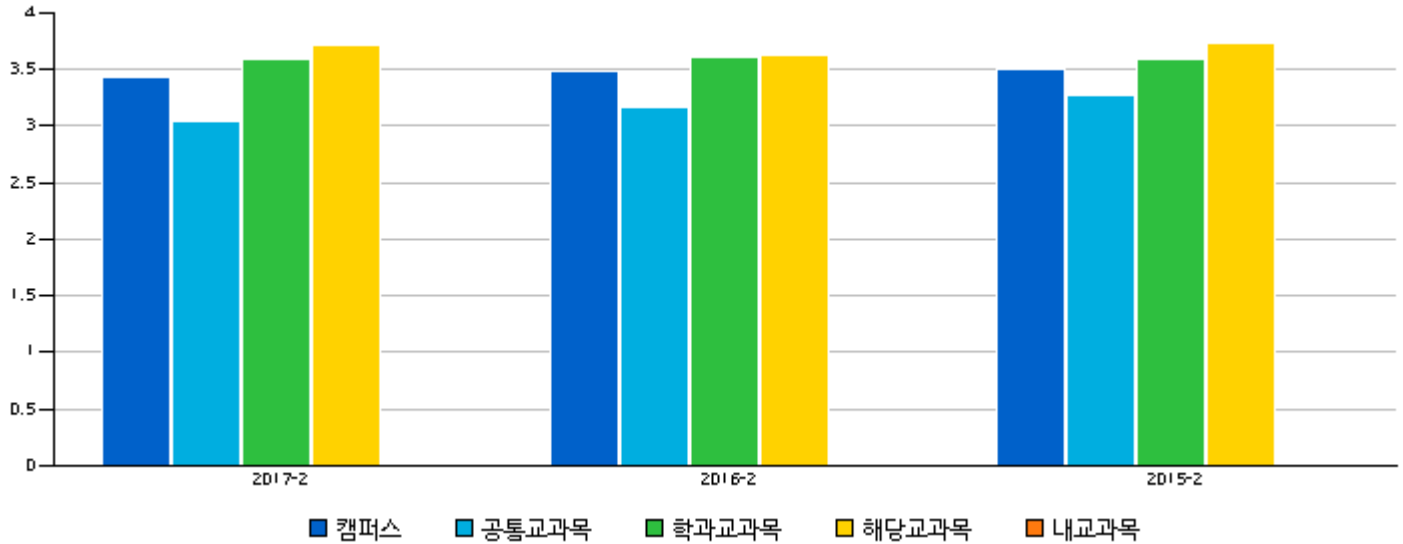
2. 평균 수강인원



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	37.26	63.09	32.32	41.5	
2017	1	38.26	65.82	33.5		
2016	2	37.24	72.07	31.53	30.67	
2016	1	37.88	73.25	32.17		
2015	2	36.28	70.35	30.36	34.67	

교과목 포트폴리오 (CSE2011 마이크로프로세서)

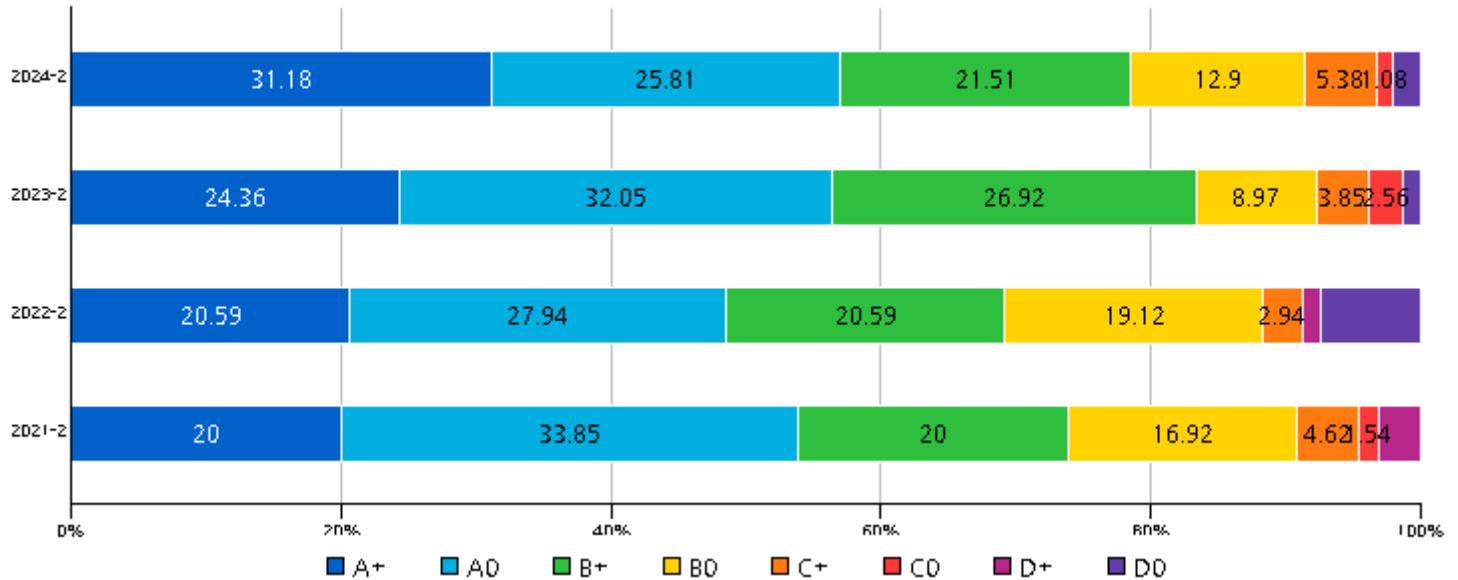
3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	3.44	3.05	3.59	3.71	
2016	2	3.49	3.16	3.61	3.62	
2015	2	3.51	3.28	3.6	3.73	

교과목 포트폴리오 (CSE2011 마이크로프로세서)

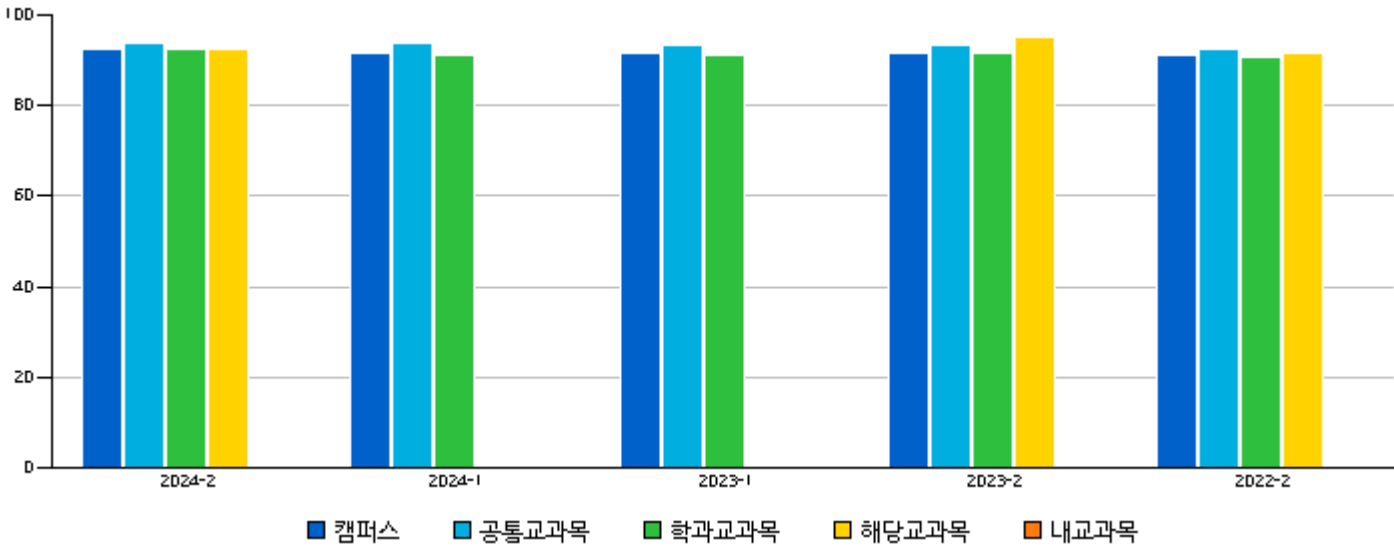
4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율	수업년도	수업학기	등급	인원	비율
2021	2	A+	13	20	2023	2	D0	1	1.28
2021	2	A0	22	33.85	2024	2	A+	29	31.18
2021	2	B+	13	20	2024	2	A0	24	25.81
2021	2	B0	11	16.92	2024	2	B+	20	21.51
2021	2	C+	3	4.62	2024	2	B0	12	12.9
2021	2	C0	1	1.54	2024	2	C+	5	5.38
2021	2	D+	2	3.08	2024	2	C0	1	1.08
2022	2	A+	14	20.59	2024	2	D0	2	2.15
2022	2	A0	19	27.94					
2022	2	B+	14	20.59					
2022	2	B0	13	19.12					
2022	2	C+	2	2.94					
2022	2	D+	1	1.47					
2022	2	D0	5	7.35					
2023	2	A+	19	24.36					
2023	2	A0	25	32.05					
2023	2	B+	21	26.92					
2023	2	B0	7	8.97					
2023	2	C+	3	3.85					
2023	2	C0	2	2.56					

교과목 포트폴리오 (CSE2011 마이크로프로세서)

5. 강의평가점수



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	2	92.56	93.8	92.33	92.67	
2024	1	91.5	93.79	91.1		
2023	1	91.47	93.45	91.13		
2023	2	91.8	93.15	91.56	95	
2022	2	90.98	92.48	90.7	91.5	

교과목 포트폴리오 (CSE2011 마이크로프로세서)

6. 강의평가 문항별 현황

번호	평가문항	본인 평 균 (가중 치적용)	소속학과,대학평균과의 차이 (+초과,-:미달)				점수별 인원분포					
							매우 그렇 지않 다	그 렇 지않 다	보통 이다	그 렇 다	매우 그 렇 다	
		5점 미만	학과		대학		1점	2점	3점	4점	5점	
			차이	평균	차이	평균						
	교강사:											

No data have been found.

7. 개설학과 현황

학과	2025/2	2024/2	2023/2	2022/2	2021/2
융합전자공학부	2강좌(8학점)	2강좌(8학점)	2강좌(8학점)	2강좌(8학점)	2강좌(8학점)
반도체공학과	1강좌(4학점)	1강좌(4학점)	0강좌(0학점)	0강좌(0학점)	0강좌(0학점)

8. 강좌유형별 현황

강좌유형	2021/2	2022/2	2023/2	2024/2	2025/2
일반	2강좌(69)	2강좌(77)	2강좌(81)	3강좌(96)	0강좌(0)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과정	서울 공과대학 융합전자공학부	마이크로프로세서구조및어셈블리어언어를다룬다. 하드웨어와소프트웨어를결합하여실시간에동작하는디지털시스템을설계할수있도록강의한다. Register, bus, ALU 등에 대해 각 프로세서의예를들어설명한후명령수행을위한Cycle개념을강의한다. 데이터입출력및처리조건분기등의어셈블리기본명령들을설명한후, interrupt 원리와 DMA 원리들을강의한다. PCB, CPU 및 그에 필요한입출력부품들을사용하여시스템을개발하는방법을배운다. 8비트 one-chip microcontroller 인 8051을 중심으로 하여 내부 구조와 명령어를 습득하고 하드웨어 설계 방법과 어셈블리 언어 프로그래밍에 대해 학습한다. 실습용 시뮬레이터와 트레이닝키트를 사용하여 프로그래밍을 연습한다.	This course is an introduction to the structure, assembly language, and interface of microprocessors. Microprocessors and microcontrollers are at the center of most computer hardware systems, including desktop computers, smart phones, and embedded systems. They perform procedural logic, calculate arithmetic, and manage the devices connected to the system. These functions can be directed using assembly language. This course gives an overview of the registers, bus system, and system of interrupts used by a typical microprocessor. Examples of RISC and CISC Architectures, such as Intel 8086, ARM, and 8051 are introduced, and the	

교과목 포트폴리오 (CSE2011 마이크로프로세서)

교육과정	관장학과	국문개요	영문개요	수업목표
			assembly languages used by these microprocessors are studied. This course includes a laboratory component, where the 8051 assembly language is studied in detail. During the laboratory, the 8051 microprocessor is connected to various devices, and those devices are controlled using assembly language. The laboratory culminates in a final project, where several dev	
학부 2020 - 2023 교육과정	서울 공과대학 융합전자공학부	마이크로프로세서구조및어셈블리어를다룬다. 하드웨어와소프트웨어를결합하여실시간에동작하는디지털시스템을설계할수있도록강의한다. Register, bus, ALU 등에 대해 각종 프로세서의 예를 들어 설명한 후 명령수행을 위한 Cycle 개념을 강의한다. 데이터입출력및처리조건분기등의어셈블리본명령들을설명한후, interrupt 원리와 DMA 원리들을 강의한다. PCB, CPU 및 그에 필요한 입출력부품들을 사용하여 시스템을 개발하는 방법을 배운다. 8비트 one-chip microcontroller 인 8051을 중심으로 하여 내부 구조와 명령어를 습득하고 하드웨어 설계 방법과 어셈블리어 프로그래밍에 대해 학습한다. 실습용 시뮬레이터와 트레이닝키트를 사용하여 프로그래밍을 연습한다.	This course is an introduction to the structure, assembly language, and interface of microprocessors. Microprocessors and microcontrollers are at the center of most computer hardware systems, including desktop computers, smart phones, and embedded systems. They perform procedural logic, calculate arithmetic, and manage the devices connected to the system. These functions can be directed using assembly language. This course gives an overview of the registers, bus system, and system of interrupts used by a typical microprocessor. Examples of RISC and CISC Architectures, such as Intel 8086, ARM, and 8051 are introduced, and the assembly languages used by these microprocessors are studied. This course includes a laboratory component, where the 8051 assembly language is studied in detail. During the laboratory, the 8051 microprocessor is connected to various devices, and those devices are controlled using assembly language. The laboratory culminates in a final project, where several dev	
학부 2016 - 2019 교육과정	서울 공과대학 융합전자공학부	마이크로프로세서 구조 및 어셈블리어를 다룬다. 하드웨어와 소프트웨어를 결합하여 실시간에 동작하는 디지털시스템을 설계할 수 있도록 강의한다. Register, bus, ALU 등에 대해 각종 프로세서의 예를 들어 설명한 후 명령수행을 위한 Cycle 개념을 강의한다. 데이터 입출력 및 처리조건분기 등의 어셈블리 기본명령들을 설명한 후, interrupt 원리와 DMA 원리들을 강의한다. PCB, CPU 및 그에 필요한 입출력부품들을 사용하여 시스템을 개발하는 방법을 배운다. 8비트 one-chip microcontroller 인 8051을 중심으로 하여 내부 구조와 명령어를 습득하고 하드웨어 설계 방법과 어셈블리어 프로그래밍에 대해 학습한다. 실습용 시뮬레이터와 트레이닝키트를 사용하여 프로그래밍을 연습한다.	This course is an introduction to the structure, assembly language, and interface of microprocessors. Microprocessors and microcontrollers are at the center of most computer hardware systems, including desktop computers, smart phones, and embedded systems. They perform procedural logic, calculate arithmetic, and manage the devices connected to the system. These functions can be directed using assembly language. This course gives an overview of the registers, bus system, and system of interrupts used by a typical microprocessor. Examples of RISC and CISC Architectures, such as Intel 8086, ARM, and 8051 are introduced, and the assembly languages used by these	

교과목 포트폴리오 (CSE2011 마이크로프로세서)

교육과정	관장학과	국문개요	영문개요	수업목표
			microprocessors are studied. This course includes a laboratory component, where the 8051 assembly language is studied in detail. During the laboratory, the 8051 microprocessor is connected to various devices, and those devices are controlled using assembly language. The laboratory culminates in a final project, where several dev	
학부 2013 - 2015 교육과정	서울 공과대학 전기·생체공학부 전기공학전공	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의한다. Register, bus, ALU 등은 각종 프로세서의 예를 들어 설명한 후 명령수행을 위한 cycle 개념을 강의한다. 데이터 입출력 및 처리, 조건분기등의 어셈블리 기본명령들을 설명한 후, interrupt 원리와 DMA 원리 등을 강의한다.	Course topics include architecture and assembly language of u-processor; theory and manufacturing of processor board; concepts of ALU, buffer sorts of registers, data and address bus; basic instructions and their operational procedure based on basic instruction cycle; logic and arithmetic, conditional branch, input and output instructions; concepts of DMA interrupt.	
학부 2013 - 2015 교육과정	서울 공과대학 융합전자공학부	마이크로프로세서구조및어셈블리언어를다룬다. 하드웨어와소프트웨어를결합하여실시간에동작하는디지털시스템을설계할수있도록강의한다. Register, bus, ALU등에대해각종프로세서의예를들어설명한후명령수행을위한Cycle개념을강의한다. 데이터입출력및처리조건분기등의어셈블리기본명령들을설명한후, interrupt원리와 DMA원리들을강의한다. PCB, CPU및그에필요한입출력부품들을사용하여시스템을개발하는방법을배운다. 8비트 one-chip microcontroller 인 8051을 중심으로 하여 내부 구조와 명령어를 습득하고 하드웨어 설계 방법과 어셈블리 언어 프로그래밍에 대해 학습한다. 실습용 시뮬레이터와 트레이닝키트를 사용하여 프로그래밍을 연습한다.	Introduction to microprocessor and assembly language. This course integrates hardware and software for real-time microprocessor based digital systems. Topics include basic functional blocks of microprocessor, assembly language programming, interrupt and input-output control, developing PCB using microprocessor. For experiments, 8051 which is a single chip microcontroller, will be used. Its internal architecture and instructions will be covered in the class. Simulators and Training Kits will be used for the lab experiments on assembly language programming.	
학부 2009 - 2012 교육과정	서울 공과대학 전기·생체공학부 전기공학전공	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의한다. Register, bus, ALU 등은 각종 프로세서의 예를 들어 설명한 후 명령수행을 위한 cycle 개념을 강의한다. 데이터 입출력 및 처리, 조건분기등의 어셈블리 기본명령들을 설명한 후, interrupt 원리와 DMA 원리 등을 강의한다.	Course topics include architecture and assembly language of u-processor; theory and manufacturing of processor board; concepts of ALU, buffer sorts of registers, data and address bus; basic instructions and their operational procedure based on basic instruction cycle; logic and arithmetic, conditional branch, input and output instructions; concepts of DMA interrupt.	
학부 2009 - 2012 교육과정	서울 공과대학 융합전자공학부	마이크로프로세서구조및어셈블리언어를다룬다. 하드웨어와소프트웨어를결합하여실시간에동작하는디지털시스템을설계할수있도록강의한다. Register, bus, ALU등에대해각종프로세서의예를들어설명한후명령수행을위한Cycle개념을강의한다. 데이터입출력및처리조건분기등의어셈블리기본명령들을설명한후, interrupt원리와 DMA원리들을강의한다. PCB, CPU및그에필요한입출력부품들을사용하여시스템을개발하는방법을배운다. 8비트 one-chip microcontroller 인 8051을 중심으로 하여 내부 구조와 명령어	Introduction to microprocessor and assembly language. This course integrates hardware and software for real-time microprocessor based digital systems. Topics include basic functional blocks of microprocessor, assembly language programming, interrupt and input-output control, developing PCB using microprocessor. For experiments, 8051 which is a single chip microcontroller, will be used. Its internal architecture and instructions will be covered in the class.	

교과목 포트폴리오 (CSE2011 마이크로프로세서)

교육과정	관장학과	국문개요	영문개요	수업목표
		를 습득하고 하드웨어 설계 방법과 어셈블리 언어 프로그래밍에 대해 학습한다. 실습용 시뮬레이터와 트레이닝키트를 사용하여 프로그래밍을 연습한다.	Simulators and Training Kits will be used for the lab experiments on assembly language programming.	
학부 2005 - 2008 교육과정	서울 공과대학 전기제어생체공학부 전기제어공학전공	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의한다. Register, bus, ALU 등은 각종 프로세서의 예를 들어 설명한 후 명령수행을 위한 cycle 개념을 강의한다. 데이터 입출력 및 처리, 조건분기등의 어셈블리 기본명령들을 설명한 후, interrupt 원리와 DMA 원리 등을 강의한다.	Course topics include architecture and assembly language of u-processor; theory and manufacturing of processor board; concepts of ALU, buffer sorts of registers, data and address bus; basic instructions and their operational procedure based on basic instruction cycle; logic and arithmetic, conditional branch, input and output instructions; concepts of DMA interrupt.	
학부 2005 - 2008 교육과정	서울 공과대학 전자통신컴퓨터공학부	마이크로프로세서 구조 및 어셈블리 언어를 다룬다. 하드웨어와 소프트웨어를 결합하여 실시간에 동작하는 디지털시스템을 설계할 수 있도록 강의한다. Register, bus, ALU등에 대해 각종 프로세서의 예를 들어 설명한 후 명령수행을 위한 Cycle 개념을 강의한다. 데이터 입출력 및 처리 조건분기등의 어셈블리 기본명령들을 설명한후, interrupt 원리와 DMA원리 등을 강의한다. PCB, CPU 및 그에 필요한 입출력 부품들을 사용하여 시스템을 개발하는 방법을 배운다.	Introduction to microprocessor and assembly language. This course integrates hardware and software for real-time microprocessor based digital systems. Topics include basic functional blocks of microprocessor, assembly language programming, interrupt and input-output control, developing PCB using microprocessor.	
학부 2005 - 2008 교육과정	서울 공과대학 정보통신학부 컴퓨터전공	마이크로프로세서 구조 및 어셈블리 언어에 관하여 강의한다. Register, bus, ALU 등은 각종 프로세서의 예를 들어 설명한 후 명령수행을 위한 cycle 개념을 강의한다. 데이터 입출력 및 처리, 조건분기등의 어셈블리 기본명령들을 설명한 후, interrupt 원리와 DMA 원리 등을 강의한다.	Course topics include architecture and assembly language of u-processor; theory and manufacturing of processor board; concepts of ALU, buffer sorts of registers, data and address bus; basic instructions and their operational procedure based on basic instruction cycle; logic and arithmetic, conditional branch, input and output instructions; concepts of DMA interrupt.	

교과목 포트폴리오 (CSE2011 마이크로프로세서)

10. CQI 등록내역

No data have been found.

