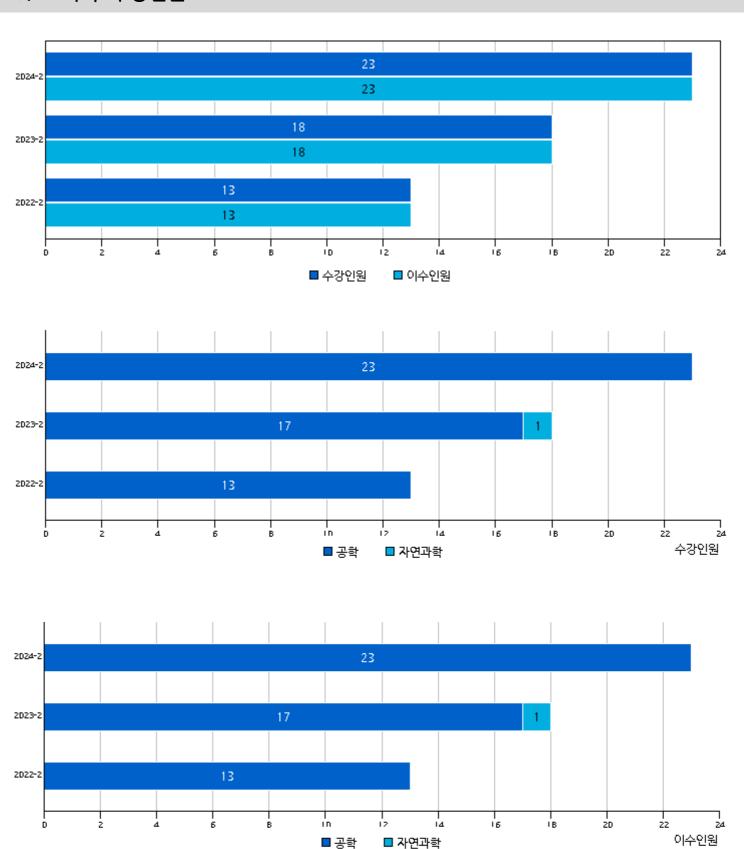
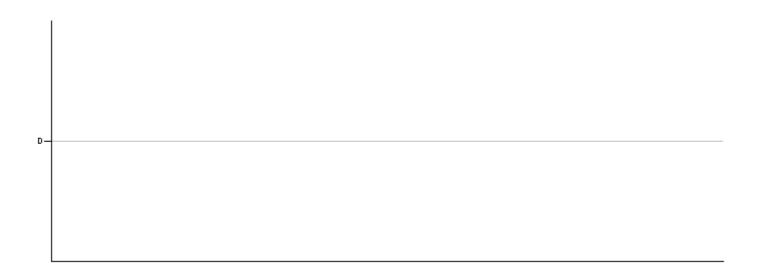
1. 교과목 수강인원



 수업년도	수업학기	계열구분	수강인원	이수인원
		"2.2		1122
2022	2	공학	13	13
2023	2	자연과학	1	1
2023	2	공학	17	17
2024	2	공학	23	23



2. 평균 수강인원



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목

No data have been found.

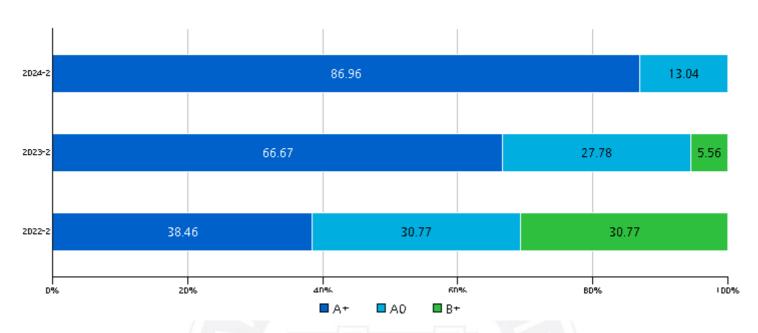
3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목

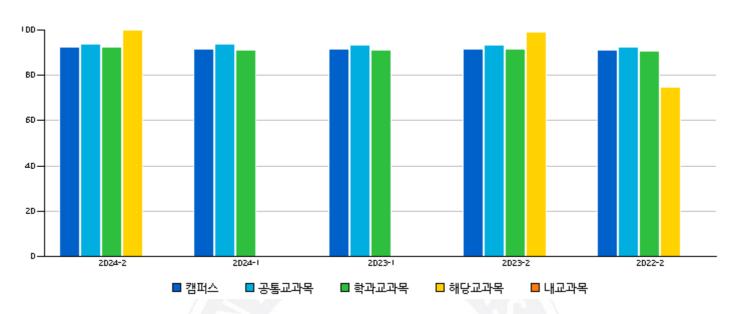
No data have been found.

4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율
2022	2	Α+	5	38.46
2022	2	A0	4	30.77
2022	2	B+	4	30.77
2023	2	Α+	12	66.67
2023	2	A0	5	27.78
2023	2	B+	1	5.56
2024	2	A+	20	86.96
2024	2	A0	3	13.04

5. 강의평가점수



 수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	2	92.56	93.8	92.33	100	
2024	1	91.5	93.79	91.1		
2023	1	91.47	93.45	91.13		
2023	2	91.8	93.15	91.56	99	
2022	2	90.98	92.48	90.7	75	

6. 강의평가 문항별 현황

		본인평 균 (가중 치적용)	HOITH		점수별 인원분포						
번호	평가문항		소속학과,대학평균과의 차이 (+초과,-:미달)		매우 그렇 치않 다	그렇 치않 다	보통 이다	그렇 다	매우 그렇 다		
		5점	힉	과	다	학	· 1점	2점	3점	4점	5점
	교강사:	나: 미만	차이	평균	차이	평균	12	2名	5점	42	⊃ '

No data have been found.

7. 개설학과 현황

학과	2025/2	2024/2	2023/2	2022/2	
융합전자공학부	1강좌(3학점)	2강좌(6학점)	2강좌(6학점)	1강좌(3학점)	0강좌(0학점)

8. 강좌유형별 현황

강좌유형		2022/2	2023/2	2024/2	2025/2
일반	0강좌(0)	1강좌(13)	2강좌(18)	2강좌(23)	0강좌(0)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과 정	서울 공과대학 융합전자공학 부	메모리 반도체 및 시스템 반도체 기술은 다양한 전자 시스템을 제작하는데 폭넓게 사용되는 차 세대 핵심 기술이다. 그 중에서도 트랜지스터 및 수동 소자를 조합하여 회로를 제작하는 회로 설 계 기술이 중요성은 매우 크다고 할 수 있다. 회 로 설계는 주어진 회로도를 분석하는 이론적인 분석 능력 뿐만 아니라 실제 반도체 또는 반도체 모델을 사용하여 회로를 제작 및 검증할 수 있는 설계 및 제작 능력이 필수적으로 요구되는 분야 이다. 본 과목에서는 이러한 반도체 아날로그 회 로의 기본 이론을 습득할 뿐만 아니라 습득한 이 론을 배경으로 실제 회로를 회로 설계 프로그램 을 활용하여 제작하는 과정을 수행함으로서 실 질적인 전문 설계 역량을 배양한다.	circuits by combining transistors and passive devices are essentially required. In order to develop circuit design techniques,	- 아날로그 반도체 집적 회로를 분석할 수 있는 기법을 배운 다. - 아날로그 반도체 집적 회로를 설계할 수 있는 기법을 배운 다. - 아날로그 반도체 집적 회로 설계 프로 그램의 사용법을 배 운다. - 설계한 아날로그 반도체 집적 회로를 분석 및 평가한다.
학부 2020 - 2023 교육과	서울 공과대학 융합전자	메모리 반도체 및 시스템 반도체 기술은 다양한 전자 시스템을 제작하는데 폭넓게 사용되는 차	Memory semiconductor / system semicoductor technologies are widely	- 아날로그 반도체 집적 회로를 분석할

교육과정	관장학과	국문개요	영문개요	수업목표
정	공학부	세대 핵심 기술이다. 그 중에서도 트랜지스터 및 수동 소자를 조합하여 회로를 제작하는 회로 설 계 기술이 중요성은 매우 크다고 할 수 있다. 회 로 설계는 주어진 회로도를 분석하는 이론적인 분석 능력 뿐만 아니라 실제 반도체 또는 반도체 모델을 사용하여 회로를 제작 및 검증할 수 있는 설계 및 제작 능력이 필수적으로 요구되는 분야 이다. 본 과목에서는 이러한 반도체 아날로그 회 로의 기본 이론을 습득할 뿐만 아니라 습득한 이 론을 배경으로 실제 회로를 회로 설계 프로그램 을 활용하여 제작하는 과정을 수행함으로서 실 질적인 전문 설계 역량을 배양한다.	used for implementing various electronic systems. In particular, circuit design technologies that produce integrated circuits by combining transistors and passive devices are essentially required. In order to develop circuit design techniques, students need to be capable of building and verifying circuits using real devices/device models as well as analyzing the characteristics and performance of various circuits. This course helps students to develop expertise in circuit designing by learning basic circuit theories and performing lab sessions to build circuits using various circuit design programs.	수 있는 기법을 배운다 아날로그 반도체 집적 회로를 설계할수 있는 기법을 배운다 아날로그 반도체 집적 회로 설계 프로그램의 사용법을 배운다 설계한 아날로그 반도체 집적 회로를 분석 및 평가한다.

10. CQI 등 록 내역	
	No data have been found.
	NO data have been found.