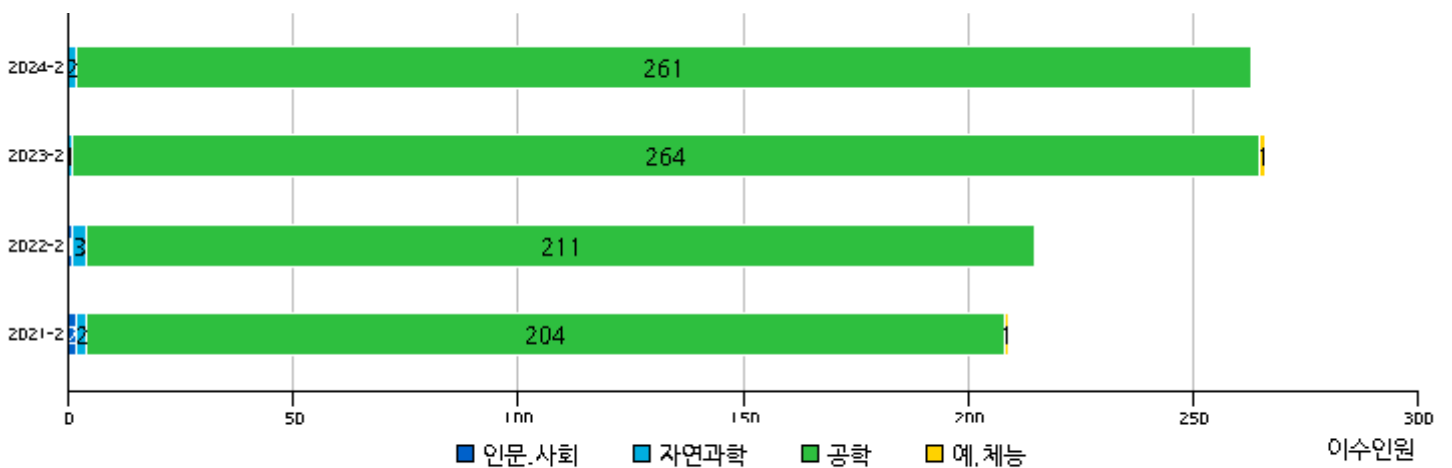
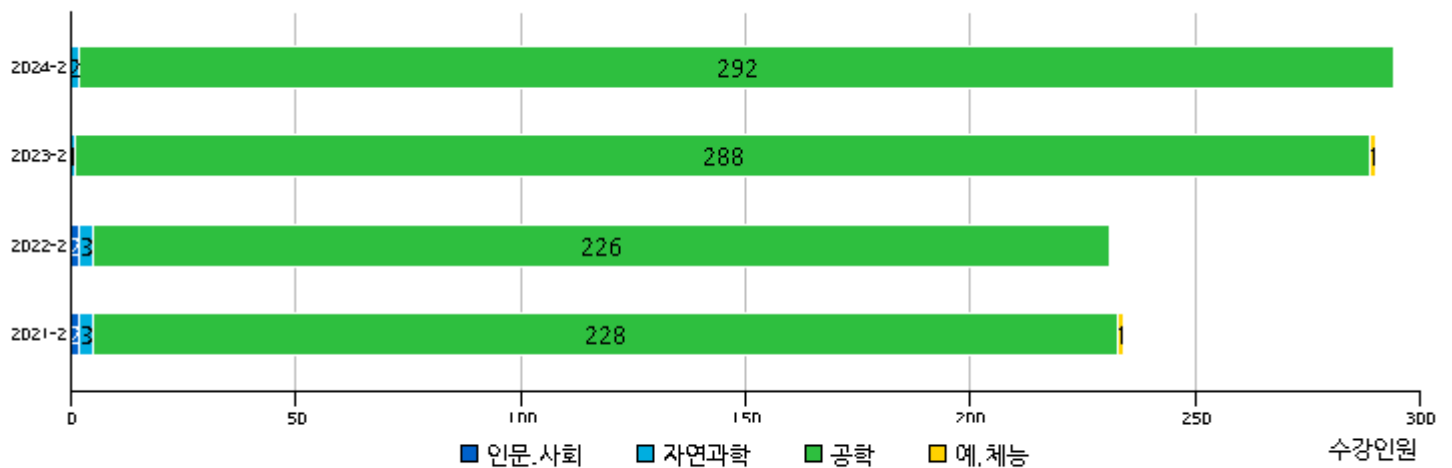
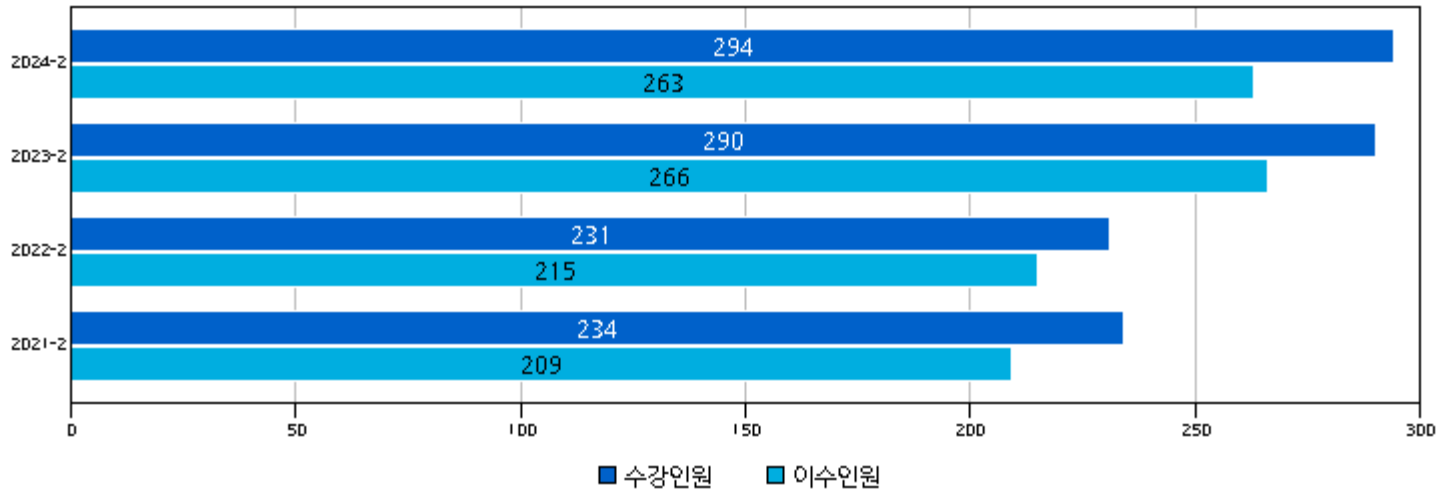


교과목 포트폴리오 (ECN1001 디지털논리설계)

1. 교과목 수강인원



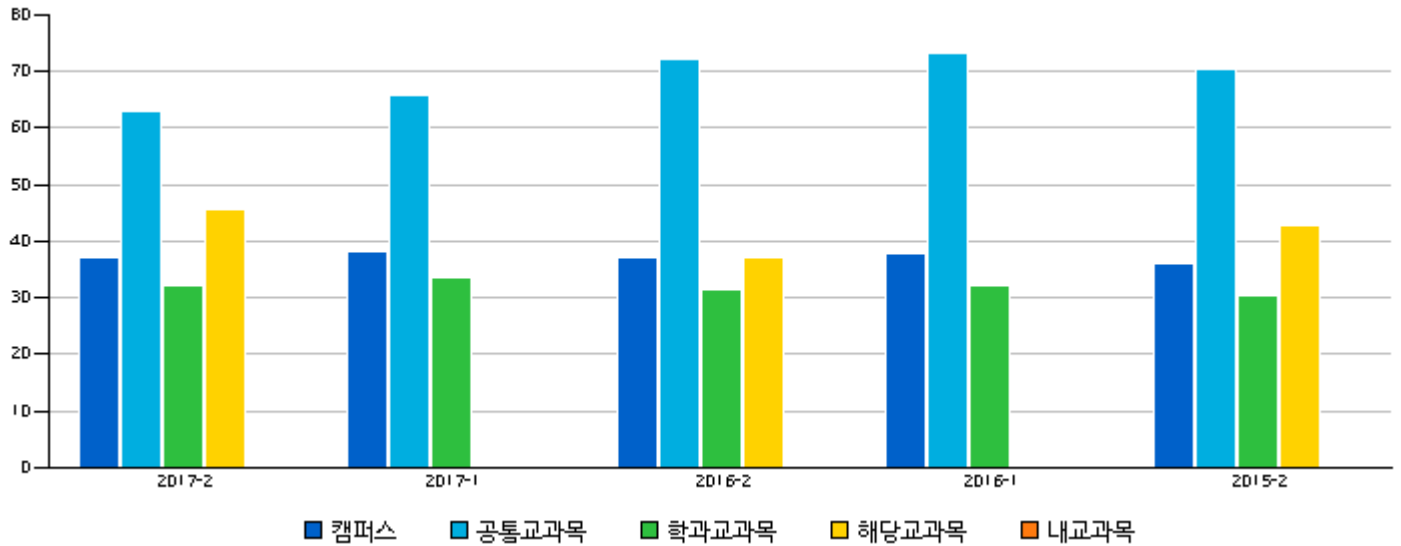
교과목 포트폴리오 (ECN1001 디지털논리설계)

수업년도	수업학기	계열구분	수강인원	이수인원
2021	2	인문.사회	2	2
2021	2	자연과학	3	2
2021	2	공학	228	204
2021	2	예,체능	1	1
2022	2	인문.사회	2	1
2022	2	자연과학	3	3
2022	2	공학	226	211
2023	2	자연과학	1	1
2023	2	공학	288	264
2023	2	예,체능	1	1
2024	2	자연과학	2	2
2024	2	공학	292	261



교과목 포트폴리오 (ECN1001 디지털논리설계)

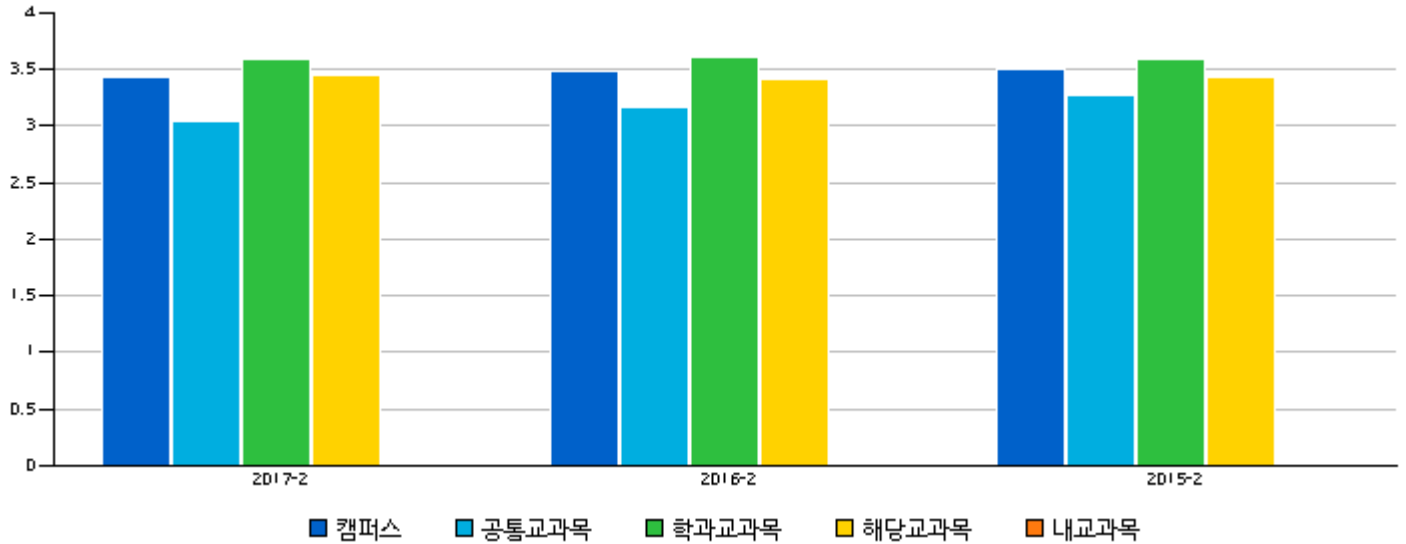
2. 평균 수강인원



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	37.26	63.09	32.32	45.6	
2017	1	38.26	65.82	33.5		
2016	2	37.24	72.07	31.53	37	
2016	1	37.88	73.25	32.17		
2015	2	36.28	70.35	30.36	42.83	

교과목 포트폴리오 (ECN1001 디지털논리설계)

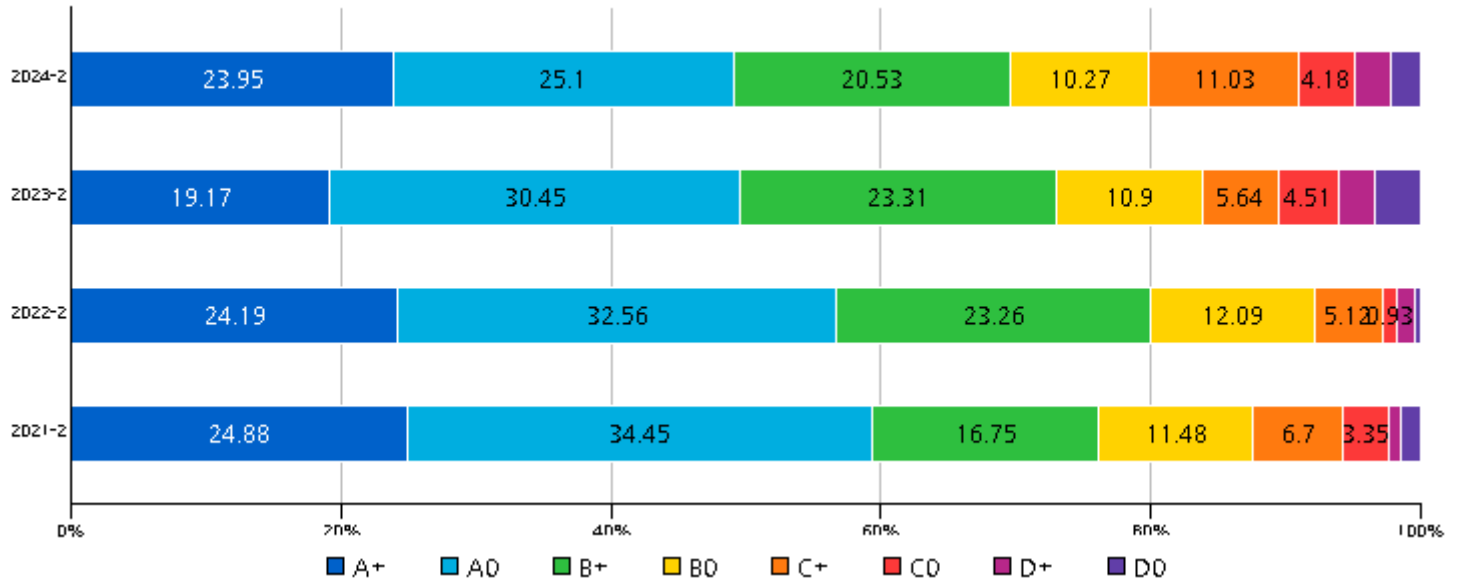
3. 성적부여현황(평점)



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2017	2	3.44	3.05	3.59	3.45	
2016	2	3.49	3.16	3.61	3.42	
2015	2	3.51	3.28	3.6	3.43	

교과목 포트폴리오 (ECN1001 디지털논리설계)

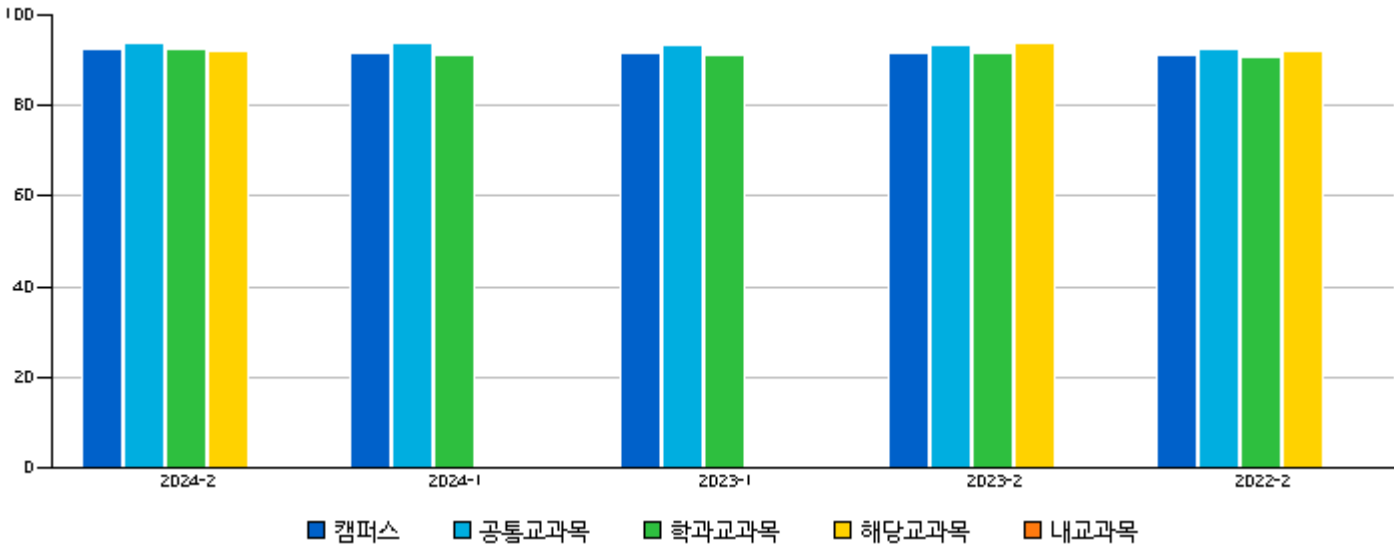
4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율	수업년도	수업학기	등급	인원	비율
2021	2	A+	52	24.88	2023	2	C+	15	5.64
2021	2	A0	72	34.45	2023	2	C0	12	4.51
2021	2	B+	35	16.75	2023	2	D+	7	2.63
2021	2	B0	24	11.48	2023	2	D0	9	3.38
2021	2	C+	14	6.7	2024	2	A+	63	23.95
2021	2	C0	7	3.35	2024	2	A0	66	25.1
2021	2	D+	2	0.96	2024	2	B+	54	20.53
2021	2	D0	3	1.44	2024	2	B0	27	10.27
2022	2	A+	52	24.19	2024	2	C+	29	11.03
2022	2	A0	70	32.56	2024	2	C0	11	4.18
2022	2	B+	50	23.26	2024	2	D+	7	2.66
2022	2	B0	26	12.09	2024	2	D0	6	2.28
2022	2	C+	11	5.12					
2022	2	C0	2	0.93					
2022	2	D+	3	1.4					
2022	2	D0	1	0.47					
2023	2	A+	51	19.17					
2023	2	A0	81	30.45					
2023	2	B+	62	23.31					
2023	2	B0	29	10.9					

교과목 포트폴리오 (ECN1001 디지털논리설계)

5. 강의평가점수



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	2	92.56	93.8	92.33	92	
2024	1	91.5	93.79	91.1		
2023	1	91.47	93.45	91.13		
2023	2	91.8	93.15	91.56	93.71	
2022	2	90.98	92.48	90.7	91.83	

교과목 포트폴리오 (ECN1001 디지털논리설계)

6. 강의평가 문항별 현황

번호	평가문항	본인 평 균 (가중 치적용)	소속학과,대학평균과의 차이 (+초과,-:미달)		점수별 인원분포							
					매우 그렇 지않 다	그렇 지않 다	보통 이다	그렇 다	매우 그렇 다			
		5점 미만	학과		대학		1점	2점	3점	4점	5점	
			차이	평균	차이	평균						
	교강사:											

No data have been found.

7. 개설학과 현황

학과	2025/2	2024/2	2023/2	2022/2	2021/2
융합전자공학부	5강좌(20학점)	5강좌(20학점)	5강좌(20학점)	5강좌(20학점)	5강좌(20학점)
반도체공학과	1강좌(4학점)	1강좌(4학점)	1강좌(4학점)	0강좌(0학점)	0강좌(0학점)
미래자동차공학과	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)	1강좌(3학점)

8. 강좌유형별 현황

강좌유형	2021/2	2022/2	2023/2	2024/2	2025/2
일반	6강좌(234)	6강좌(231)	7강좌(290)	7강좌(294)	0강좌(0)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과정	서울 공과대학교 미래자동차공학과	디지털 논리 시스템을 창의적으로 설계 및 응용할 수 있도록 기초 기술을 교육한다. 디지털 회로 설계, 컴퓨터 인터페이스에 필요한 디지털 회로 설계법 등을 강의하고 실험한다.	This course focuses on digital logic circuits, signal conditioning of I/O interfaces: filtering and amplifying as the basic education course for applying to computers. By conducting class and term projects, students will learn skills about designing digital circuits and its applications.	
학부 2024 - 2027 교육과정	서울 공과대학교 융합전자공학부	디지털시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 2진수방식, Boole대수의 기본이론 및 성질, 로직게이트, Boole함수의 간략화방식을 다루고, 이를 바탕으로 조합회로의 계통적 설계와 분석 방식, 디지털시스템에서 많이 사용되는 MSI와 LSI칩들이 소개된다. 또한 기억소자인 Flip-Flop, 상태도에 의거한 순	This course provides foundation in design and analysis of the operation of digital gates. The main goal of this course is to learn how to design and optimize combinational digital circuits and sequential digital circuits. Topics include representation of information, binary arithmetic and arithmetic-logic unit,	

교과목 포트폴리오 (ECN1001 디지털논리설계)

교육과정	관장학과	국문개요	영문개요	수업목표
		서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, ProgrammableLogicDevice등이 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다.	switching algebra, combinational network analysis and design, sequential network analysis and design, registers and counters, various programmable logic devices, asynchronous circuit analysis and design, and basic digital interface. This course also provides an experimental program for 2 hours in a week. Students should perform building and testing weekly-topics using several experimental tools in the program. The topics are logic gates, Boolean algebra, Karnaugh map, MUX & DeMUX, encoder & decoder, latch & flipflop, counter & register, and so on.	
학부 2020 - 2023 교육과정	서울 공과대학 미래자동차공학부	디지털 논리 시스템을 창의적으로 설계 및 응용할 수 있도록 기초 기술을 교육한다. 디지털 회로 설계, 컴퓨터 인터페이스에 필요한 디지털 회로 설계법 등을 강의하고 실험한다.	This course focuses on digital logic circuits, signal conditioning of I/O interfaces: filtering and amplifying as the basic education course for applying to computers. By conducting class and term projects, students will learn skills about designing digital circuits and its applications.	
학부 2020 - 2023 교육과정	서울 공과대학 융합전자공학부	디지털시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 2진수방식, Boole대수의 기본이론 및 성질, 로직게이트, Boole함수의 간략화방식을 다루고, 이를 바탕으로 조합회로의 계통적 설계와 분석 방식, 디지털시스템에서 많이 사용되는 MSI와 LSI칩들이 소개된다. 또한 기억소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, ProgrammableLogicDevice등이 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다.	This course provides foundation in design and analysis of the operation of digital gates. The main goal of this course is to learn how to design and optimize combinational digital circuits and sequential digital circuits. Topics include representation of information, binary arithmetic and arithmetic-logic unit, switching algebra, combinational network analysis and design, sequential network analysis and design, registers and counters, various programmable logic devices, asynchronous circuit analysis and design, and basic digital interface. This course also provides an experimental program for 2 hours in a week. Students should perform building and testing weekly-topics using several experimental tools in the program. The topics are logic gates, Boolean algebra, Karnaugh map, MUX & DeMUX, encoder & decoder, latch & flipflop, counter & register, and so on.	
학부 2016 - 2019 교육과정	서울 공과대학 미래자동차공학부	디지털 논리 시스템을 창의적으로 설계 및 응용할 수 있도록 기초 기술을 교육한다. 디지털 회로 설계, 컴퓨터 인터페이스에 필요한 디지털 회로 설계법 등을 강의하고 실험한다.	This course focuses on digital logic circuits, signal conditioning of I/O interfaces: filtering and amplifying as the basic education course for applying to computers. By conducting class and term projects, students will learn skills about designing digital circuits and its	

교과목 포트폴리오 (ECN1001 디지털논리설계)

교육과정	관장학과	국문개요	영문개요	수업목표
			applications.	
학부 2016 - 2019 교육과정	서울 공과대학 융합전자공학부	디지털시스템의 설계 및 분석에 필요한 이론과 실제 하드웨어의 제작에 필요한 기술 및 지식을 강의한다. 교과내용으로는 2진수방식, Boole대수의 기본이론 및 성질, 로직게이트, Boole함수의 간략화방식을 다루고, 이를 바탕으로 조합회로의 계통적 설계와 분석 방식, 디지털시스템에서 많이 사용되는 MSI와 LSI칩들이 소개된다. 또한 기억소자인 Flip-Flop, 상태도에 의거한 순서회로의 설계기법, 레지스터와 카운터, 데이터와 프로그램 저장을 위한 각종 메모리, ProgrammableLogicDevice등이 강의된다. 그리고 비동기 회로의 설계분석과 기본적인 인터페이스에 대해서도 다루어진다.	This course provides foundation in design and analysis of the operation of digital gates. The main goal of this course is to learn how to design and optimize combinational digital circuits and sequential digital circuits. Topics include representation of information, binary arithmetic and arithmetic-logic unit, switching algebra, combinational network analysis and design, sequential network analysis and design, registers and counters, various programmable logic devices, asynchronous circuit analysis and design, and basic digital interface. This course also provides an experimental program for 2 hours in a week. Students should perform building and testing weekly-topics using several experimental tools in the program. The topics are logic gates, Boolean algebra, Karnaugh map, MUX & DeMUX, encoder & decoder, latch & flipflop, counter & register, and so on.	
학부 2013 - 2015 교육과정	서울 공과대학 미래자동차공학	디지털 논리 시스템을 창의적으로 설계 및 응용할 수 있도록 기초 기술을 교육한다. 디지털 회로 설계, 컴퓨터 인터페이스에 필요한 디지털 회로 설계법 등을 강의하고 실험한다.	The digital logic design techniques will be taught for designing combinational and sequential digital systems. The contents of the class include digital logic circuits, applications of Op-Amps, computer interfaces for various digital systems.	
학부 2013 - 2015 교육과정	서울 공과대학 전기·생체공학부	본 과목은 디지털 논리회로의 구성소자와 회로를 설계하는데 필요한 여러가지 방법들에 대한 기초지식을 습득하는 공부를 한다. 바이너리 시스템을 기반으로 조합회로, 순차회로에 대하여 알아보고 실습과 병행하여 수업을 진행함으로써 스스로 확인하는 과정을 거쳐 컴퓨터 시스템의 기본 하드웨어 구성 로직을 습득하게 된다.	This lecture provides comprehensive coverage of digital logics such as gates, circuit, and component. It includes hardware design principles of boolean algebra, and shows combinatorial logic and sequential logic. This lecture is intended primarily for understanding of the major computer component while students are designing projects of some topics.	
학부 2013 - 2015 교육과정	서울 공과대학 융합전자공학부	디지털시스템의설계및분석에필요한이론과실제 하드웨어의제작에필요한기술및지식을강의한다. 교과내용으로는2진수방식,Boole대수의기본이론및성질,로직게이트,Boole함수의간략화방식을다루고,이를바탕으로조합회로의계통적설계와분석방식,디지털시스템에서많이사용되는 MSI와LSI칩들이소개된다.또한기억소자인Flip-Flop,상태도에의거한순서회로의설계기법,레지스터와카운터,데이터와프로그램저장을위한각종메모리,ProgrammableLogicDevice등이강의된다.그리고비동기회로의설계분석과기본적인인터페이스에대해서도다루어진다.	Introduction to digital logic and computer systems. Topics include representation of information, binary arithmetic and arithmetic-logic unit, switching algebra, combinational network analysis and design, sequential network analysis and design, registers and counters, programmable logic device, asynchronous circuit analysis and design, and basic digital interface.	

교과목 포트폴리오 (ECN1001 디지털논리설계)

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2009 - 2012 교육과정	서울 공과대학 전기·생체공학 부 전기공학전공	본 과목은 디지털 논리회로의 구성소자와 회로를 설계하는데 필요한 여러가지 방법들에 대한 기초지식을 습득하는 공부를 한다. 바이너리 시스템을 기반으로 조합회로, 순차회로에 대하여 알아보고 실습과 병행하여 수업을 진행함으로써 스스로 확인하는 과정을 거쳐 컴퓨터 시스템의 기본 하드웨어 구성 로직을 습득하게 된다.	This lecture provides comprehensive coverage of digital logics such as gates, circuit, and component. It includes hardware design principles of boolean algebra, and shows combinatorial logic and sequential logic. This lecture is intended primarily for understanding of the major computer component while students are designing projects of some topics.	

10. CQI 등록내역

No data have been found.