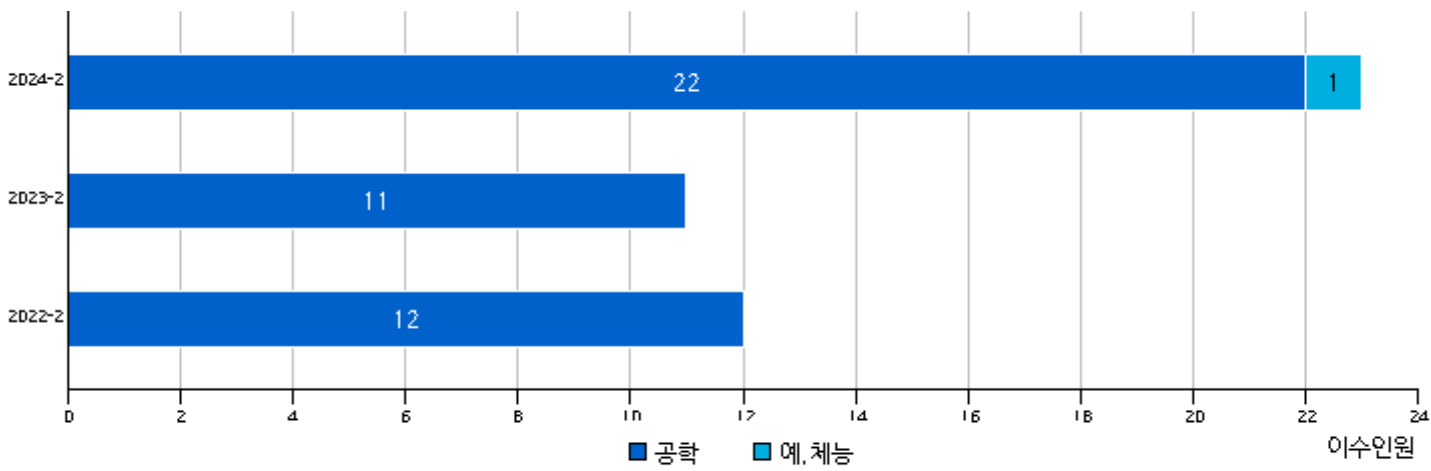
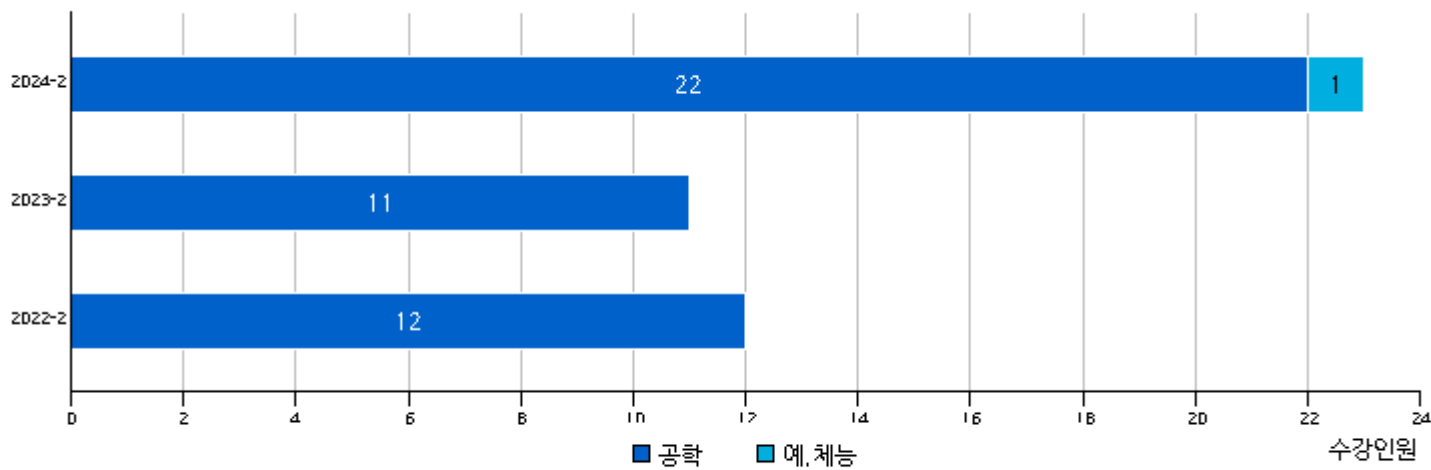
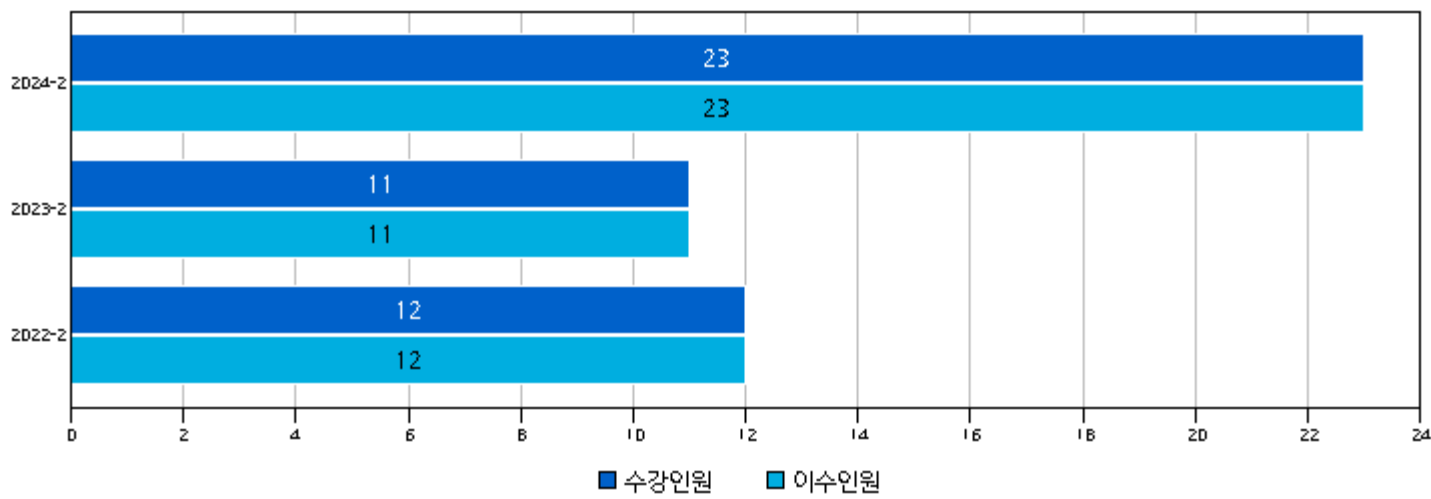


교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

1. 교과목 수강인원



교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

수업년도	수업학기	계열구분	수강인원	이수인원
2022	2	공학	12	12
2023	2	공학	11	11
2024	2	공학	22	22
2024	2	예,체능	1	1



교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

2. 평균 수강인원



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
No data have been found.						



교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

3. 성적부여현황(평점)

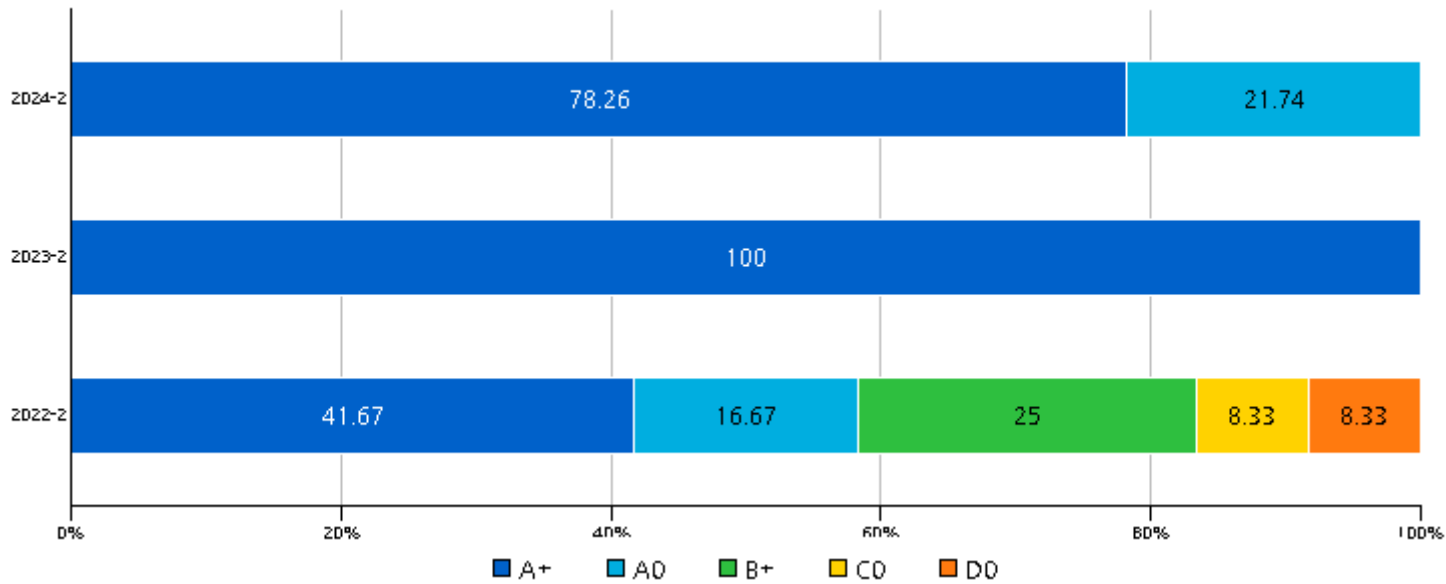


수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
No data have been found.						



교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

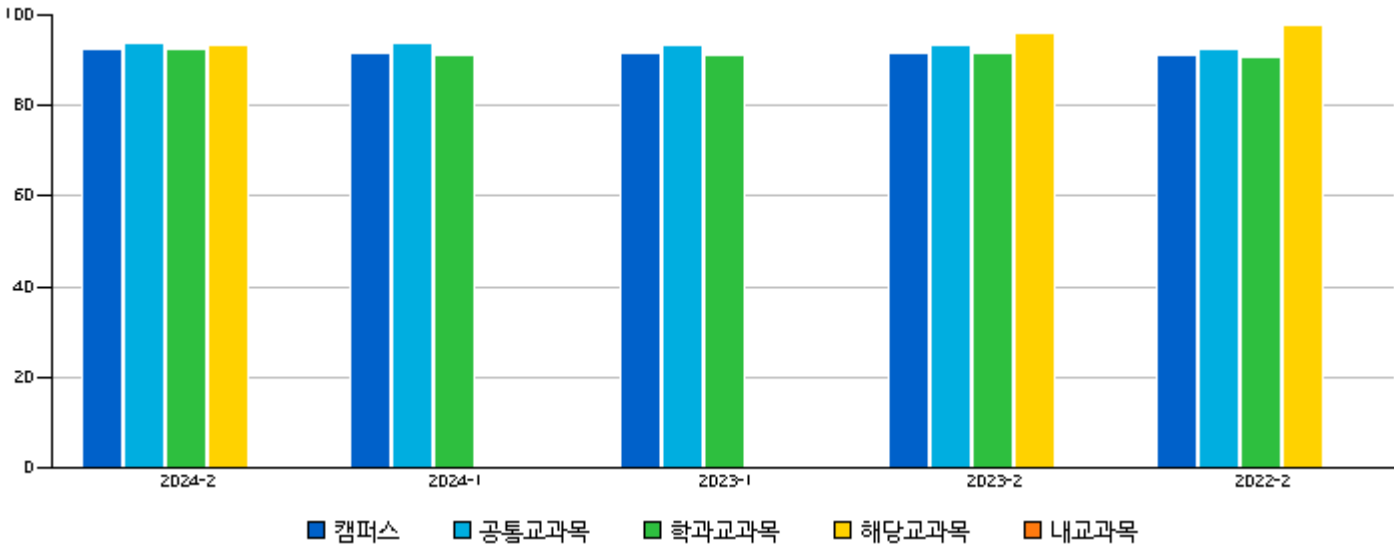
4. 성적부여현황(등급)



수업년도	수업학기	등급	인원	비율
2022	2	A+	5	41.67
2022	2	A0	2	16.67
2022	2	B+	3	25
2022	2	C0	1	8.33
2022	2	D0	1	8.33
2023	2	A+	11	100
2024	2	A+	18	78.26
2024	2	A0	5	21.74

교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

5. 강의평가점수



수업년도	수업학기	캠퍼스	공통교과목	학과교과목	해당교과목	내교과목
2024	2	92.56	93.8	92.33	93.5	
2024	1	91.5	93.79	91.1		
2023	1	91.47	93.45	91.13		
2023	2	91.8	93.15	91.56	96	
2022	2	90.98	92.48	90.7	98	

교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

6. 강의평가 문항별 현황

번호	평가문항	본인 평 균 (가중 치적용)	소속학과,대학평균과의 차이 (+초과,-:미달)		점수별 인원분포						
					매우 그렇 지않 다	그렇 지않 다	보통 이다	그렇 다	매우 그렇 다		
		5점 미만	학과		대학		1점	2점	3점	4점	5점
			차이	평균	차이	평균					
	교강사:										

No data have been found.

7. 개설학과 현황

학과	2024/2	2023/2	2022/2		
융합전자공학부	2강좌(6학점)	1강좌(3학점)	1강좌(3학점)	0강좌(0학점)	0강좌(0학점)

8. 강좌유형별 현황

강좌유형			2022/2	2023/2	2024/2
일반	0강좌(0)	0강좌(0)	1강좌(12)	1강좌(11)	2강좌(23)

9. 교과목개요

교육과정	관장학과	국문개요	영문개요	수업목표
학부 2024 - 2027 교육과정	서울 공과대학 융합전자공학부	인공지능 기술이 급속히 발전하면서, 인공지능 응용을 수행하는 데 필요한 대량의 연산을 빠르게 처리하는 디지털 연산 가속 하드웨어 설계의 필요성이 급증하고 있다. 특히 인공지능 응용에 필요한 연산의 특성을 이해하고, 이를 구조적으로 가속할 수 있는 하드웨어의 설계 능력이 필수적이다. 본 과목에서는 인공지능 가속 하드웨어를 구성하는 핵심 요소인 연산기 구조를 학습하고, 시스템온칩 구조에서 동작할 수 있는 디지털 회로 IP를 직접 설계함으로써 디지털 직접회로 설계 능력을 배양하고 인공지능 가속 하드웨어를 설계할 수 있는 전문 설계 역량을 배양한다.	With the rapid development of artificial intelligence (AI) technology, the need for digital computation acceleration hardware design that accelerates the large amount of computation required to perform artificial intelligence applications is increasing. In particular, it is essential to understand the characteristics of AI computations and to design customized accelerator architecture. In this course, students learn the structure of arithmetic units as a key component of AI acceleration hardware, and design digital circuit IP that can operate on a system-on-chip, thereby cultivating digital integrated circuit design capabilities and developing AI acceleration hardware.	- 디지털 집적 회로를 분석할 수 있다. - 디지털 집적 회로를 설계할 수 있다. - 디지털 집적 회로 설계 프로그램을 사용할 수 있다. - 설계한 디지털 집적 회로를 분석 및 평가할 수 있다.
학부 2020 - 2023 교육과	서울 공과대학 융합전자	인공지능 기술이 급속히 발전하면서, 인공지능 응용을 수행하는 데 필요한 대량의 연산을 빠르게	With the rapid development of artificial intelligence (AI) technology, the need for	- 디지털 집적 회로를 분석할 수 있다.

교과목 포트폴리오 (ELE4105 캡스톤디자인:디지털설계)

교육과정	관장학과	국문개요	영문개요	수업목표
정	공학부	<p>게 처리하는 디지털 연산 가속 하드웨어 설계의 필요성이 급증하고 있다. 특히 인공지능 응용에 필요한 연산의 특성을 이해하고, 이를 구조적으로 가속할 수 있는 하드웨어의 설계 능력이 필수적이다. 본 과목에서는 인공지능 가속 하드웨어를 구성하는 핵심 요소인 연산기 구조를 학습하고, 시스템온칩 구조에서 동작할 수 있는 디지털 회로 IP를 직접 설계함으로써 디지털 직접회로 설계 능력을 배양하고 인공지능 가속 하드웨어를 설계할 수 있는 전문 설계 역량을 배양한다.</p>	<p>digital computation acceleration hardware design that accelerates the large amount of computation required to perform artificial intelligence applications is increasing. In particular, it is essential to understand the characteristics of AI computations and to design customized accelerator architecture. In this course, students learn the structure of arithmetic units as a key component of AI acceleration hardware, and design digital circuit IP that can operate on a system-on-chip, thereby cultivating digital integrated circuit design capabilities and developing AI acceleration hardware.</p>	<ul style="list-style-type: none"> - 디지털 집적 회로를 설계할 수 있다. - 디지털 집적 회로 설계 프로그램을 사용할 수 있다. - 설계한 디지털 집적 회로를 분석 및 평가할 수 있다.

10. CQI 등록내역

No data have been found.