

=====

* Final Report *

=====

Final Results

RTL Top Level Output File Name : fifo.ngr

Top Level Output File Name : fifo

Output Format : NGC

Optimization Goal : Speed

Keep Hierarchy : No

Design Statistics

IOs : 14

Cell Usage :

BELS : 138

GND : 1

INV : 4

LUT1 : 25

LUT2 : 32

LUT3 : 4

LUT4 : 13

MUXCY : 32

VCC : 1

XORCY : 26

FlipFlops/Latches : 40

FDC : 26

FDCE : 9

FDE : 5

RAMS : 4

RAM16X1D : 4

Clock Buffers : 1

BUFGP : 1

IO Buffers : 13

IBUF : 7

OBUF : 6

=====