

## Multithreaded Algorithms

**Thomas Bamelis** 

KU Leuven Kulak

Academiejaar 2017-2018



## Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort

**Besluit** 



## Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort

**Besluit** 



Bamelis Multithreaded Algorithms 3 / 34

# Multiprocessoren en threads

#### Multiprocessors

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

#### Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ▶ Deelt : code- en data sections en resources (e.g. file)



Bamelis Multithreaded Algorithms 3 / 34

# Multiprocessoren en threads

#### **Multiprocessors**

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

#### Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ▶ Deelt : code- en data sections en resources (e.g. file)



Ramelis Multithreaded Algorithms 3 / 34

# Multiprocessoren en threads

#### **Multiprocessors**

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

#### Threading

- ► Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ▶ Deelt : code- en data sections en resources (e.g. file)



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge sort

Bamelis Multithreaded Algorithms 3 / 34

# Multiprocessoren en threads

## **Multiprocessors**

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

#### Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ► Deelt : code- en data sections en resources (e.g. file)



Inleiding

Bamelis Multithreaded Algorithms 3 / 34

# Multiprocessoren en threads

### **Multiprocessors**

- Meerder processors en/of cores per processor
- Meerdere instructies simultaan

#### Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- Deelt : code- en data sections en resources (e.g. file)



Inleiding

# Dynamic threading

Toegankelijke vorm van threading met enorm potentieel. Scheduler beslist hoeveel threads wanneer. IPV thread maken, thread suggereren.

**Nested parallalism** Een thread kan andere threads oproepen

Parallel loop ledere iteratie in een for loop voert tegelijk uit



Inleiding

## Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort

**Besluit** 



Fib(n)

#### Voorbeeld

Voorbeeld m.b.v. (slechte) recursieve Fibonacci =  $\Theta(\phi^n)$  met  $\phi = (1 + \sqrt{5})/2$  de 'gouden ratio'

```
F_0 = 0

F_1 = 1

F_i = F_{i-1} + F_{i-2} als i \ge 2
```



Inleiding

Basis

Meeteenheden

hedulina

9

ınalyse

Matrix

Merge sor

Bamelis Multithreaded Algorithms 6/3

# Keywords

**spawn** Geeft aan dat de subroutine parallel kan worden uitgevoerd. Nested-parallism mogelijk (child kan andere threads oproepen).

**sync** Wachten tot alle children voltooien (impliciet in iedere return)



amelis Multithreaded Algorithms 6 / 34

# Keywords

**spawn** Geeft aan dat de subroutine parallel kan worden uitgevoerd. Nested-parallism mogelijk (child kan andere threads oproepen).

sync Wachten tot alle children voltooien (impliciet in iedere return)



Inleiding

Basis

/leeteenheden

cheduling

Analyse

Matrix

Merge sort

# Keywords

**spawn** Geeft aan dat de subroutine parallel kan worden uitgevoerd. Nested-parallism mogelijk (child kan andere threads oproepen).

**sync** Wachten tot alle children voltooien (impliciet in iedere return)



#### Parallel voorbeeld

```
P-Fib(n)
'Logical parallelism'
           subroutine kan
                              2 if n <= 1
           parallel uitvoeren
                              3
                                   return n
                              4 else
Serialization Threading
                                  x = spawn P-Fib(n-1)
           keywoorden
                                   y = P-Fib(n-2)
                              6
           weglaten geeft
                                  sync
           sequentieel
                              8
                                   return x + y
           algoritme
```



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge soi

Bamelis Multithreaded Algorithms 8 / 34

# Voorstelling multithreaded algoritme

Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met  $(u,v) \in E$ : *u moet voor v uitvoeren*.

Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad  $(u,v) \in E$ , anders in parallel



# Voorstelling multithreaded algoritme

Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met  $(u,v) \in E$ : *u moet voor v uitvoeren*.

Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad  $(u,v) \in E$ , anders in parallel



# Voorstelling multithreaded algoritme

Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met  $(u,v) \in E$ : *u moet voor v uitvoeren*.

#### Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad  $(u,v) \in E$ , anders in parallel



# Voorstelling multithreaded algoritme

Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met  $(u,v) \in E$ : *u moet voor v uitvoeren.*

Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad  $(u,v) \in E$ , anders in parallel



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

- Continuation boog (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (*u*, *x*) Gespawnde strand *u* keert terug naar parentprocedure met *x* de eerste strand na de eerstvolgende sync na spawn *u*



# **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'

- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (*u*, *x*) Gespawnde strand *u* keert terug naar parentprocedure met *x* de eerste strand na de eerstvolgende sync na spawn *u*



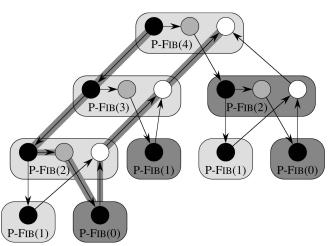
- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



## P-Fib(4)



- Bol: strand
- Hor. pijl: cont. boog
- ▶ Ver./Dig. pijl (neerwaarts): spawn of call boog
  - Ver./Dig. pijl (opwaarts): return boog



**Basis** 

## Bu / Eu : Begin strand u / End strand u

```
P-Fib(n)
     /* Bu*/
     if n <= 1
     return n
 5
     else
 6
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Ev '*/
10
     sync
     return /*Bx*/x + y /*Ex*/
```

kulak **KU LEUVEN** 

#### Bu / Eu : Begin strand u / End strand u

```
P-Fib(n)
     /* Bu*/
     if n <= 1
     return n
5
     else
6
    x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Ev '*/
10
    sync
     return /*Bx*/x + y /*Ex*/
```

```
(i \le 2):
-Spawn
(u, v)
-Cont (u, v)
-Call (u', v)
-Return
(v, x) (v', x)
```

Bogen

Besluit

eiding **Basis** Meeteenheden Scheduling Analyse Matrix Merge sort

#### Bu / Eu : Begin strand u / End strand u

```
Bogen
     P-Fib(n)
                                                 (i \le 2):
     /* Bu*/
                                                 -Spawn
     if n <= 1
                                                 (u, v)
     return n
5
     else
6
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
     sync
     return /*Bx*/x + y /*Ex*/
```



**Basis** 

Meeteenheden

#### Bu / Eu : Begin strand u / End strand u

```
Bogen
     P-Fib(n)
                                                  (i \le 2):
     /* Bu*/
                                                 -Spawn
     if n <= 1
                                                  (u, v)
     return n
                                                 -Cont (u, u')
5
     else
6
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
     sync
     return /*Bx*/x + y /*Ex*/
```



**Basis** 

Meeteenheden

#### Bu / Eu : Begin strand u / End strand u

```
Bogen
     P-Fib(n)
                                                   (i \le 2):
     /* Bu*/
                                                  -Spawn
     if n <= 1
                                                   (u, v)
     return n
                                                  -Cont (u, u')
5
     else
                                                  -Call (u', v')
6
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
     sync
     return /*Bx*/x + y /*Ex*/
```



Inleidin

Basis

sis Meeteenheden

hedulina

Analyse

Matrix

Merge so

#### Bu / Eu : Begin strand u / End strand u

```
Bogen
     P-Fib(n)
                                                    (i \le 2):
     /* Bu*/
                                                   -Spawn
     if n <= 1
                                                    (u, v)
     return n
                                                   -Cont (u, u')
5
     else
                                                   -Call (u', v')
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
                                                   -Return
      /* Ev*/
                                                    (v, x) (v', x)
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
     sync
     return /*Bx*/x + y /*Ex*/
```

```
KU LEUVEN kulak
```

#### Bu / Eu : Begin strand u / End strand u

```
Bogen
     P-Fib(n)
                                                     (i \le 2):
     /* Bu*/
                                                    -Spawn
     if n <= 1
                                                     (u, v)
     return n
                                                    -Cont (u, u')
5
     else
                                                    -Call (u', v')
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
                                                     -Return
      /* Ev*/
                                                     (v, x) (v', x)
     /* Bu '*/
                                                     * sync in
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
                                                     return ->
     /* Fv '*/
                                                     Parallel
10
     sync
                                                     keyword
     return /*Bx*/x + y /*Ex*/
```



Bamelis Multithreaded Algorithms 12 / 34

# Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



Bamelis Multithreaded Algorithms 12 / 34

# Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



## Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge sort

### Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



Inleiding

Basis

Meeteenheden

cheduling

Analyse

Matrix

Merge sort

### Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Bamelis Multithreaded Algorithms 13 / 34

### Prestatie meten

### Hoe kwaliteit meten van een algoritme?

#### work

- ► Tijd om op 1 processor uit te voeren
- bij 1 tijdseenheid per strand, aantal knopen

 $T_P = tijd \ op \ P \ processors$ work =  $T_1$  en span =  $T_{\infty}$ 

#### span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



Inleidir

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge sort

#### Prestatie meten

Hoe kwaliteit meten van een algoritme?

#### work

- Tijd om op 1 processor uit te voeren
- \* bij 1 tijdseenheid per strand, aantal knopen

 $T_P = tijd \ op \ P \ processors$ work =  $T_1$  en span =  $T_{\infty}$ 

#### span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



Inleidin

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge sort

#### Prestatie meten

Hoe kwaliteit meten van een algoritme?

#### work

- Tijd om op 1 processor uit te voeren
- \* bij 1 tijdseenheid per strand, aantal knopen

 $T_P = tijd \ op \ P \ processors$ work =  $T_1$  en span =  $T_{\infty}$ 

#### span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



#### Prestatie meten

Hoe kwaliteit meten van een algoritme?

#### work

- Tijd om op 1 processor uit te voeren
- \* bij 1 tijdseenheid per strand, aantal knopen

 $T_P = tijd \ op \ P \ processors$ work =  $T_1$  en span =  $T_{\infty}$ 

#### span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



Inleidin

Basis

Meeteenheden

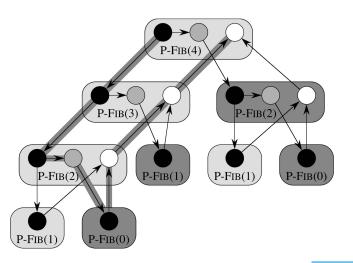
heduling

ınalyse

Matrix

Merge sort

### Span



Span is de dikke lijn.



Meeteenheden

# Ondergrenzen

### Work en span zorgen voor ondergrenzen.

#### work law

```
• T_P \geqslant T_1/P

P processoren \Rightarrow P werkeenheden / tijdseenheid

\Rightarrow PT_P werkeenheden in T_P tijd

EN

Totaal werk = work \Rightarrow PT_P \geqslant T_1
```

#### span law

• 
$$T_P \geqslant T_\infty$$

P processoren systeem altijd trager of even vlug als  $\infty$  processoren. ( $\infty$  kan P na-apen)



Inleiding

Basis

Meeteenheden

hedulina

Analyse

Matrix

### Ondergrenzen

Work en span zorgen voor ondergrenzen.

#### work law

```
• T_P \geqslant T_1/P

P processoren \Rightarrow P werkeenheden / tijdseenheid

\Rightarrow PT_P werkeenheden in T_P tijd

EN

Totaal werk = work \Rightarrow PT_P \geqslant T_1
```

#### span law

• 
$$T_P \geqslant T_\infty$$

P processoren systeem altijd trager of even vlug als  $\infty$  processoren. ( $\infty$  kan P na-apen)



### Ondergrenzen

Work en span zorgen voor ondergrenzen.

#### work law

```
• T_P \geqslant T_1/P

P processoren \Rightarrow P werkeenheden / tijdseenheid

\Rightarrow PT_P werkeenheden in T_P tijd

EN

Totaal werk = work \Rightarrow PT_P \geqslant T_1
```

### span law

•  $T_{\mathsf{P}} \geqslant T_{\infty}$ 

P processoren systeem altijd trager of even vlug als  $\infty$  processoren. ( $\infty$  kan P na-apen)



→ *Speedup*: hoeveel sneller met P processoren dan 1

uitgedrukt met:  $T_1/T_P$ 

**Linear speedup**  $T_1/T_P = \Theta(P)$ 

Perfect linear speedup  $T_1/T_P = P$ 



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

 $\rightarrow$  **Speedup**: hoeveel sneller met P processoren dan 1 uitgedrukt met:  $T_1/T_P$  Met bovengrens P (work law)

Linear speedup  $T_1/T_P = \Theta(P)$ 

Perfect linear speedup  $T_1/T_P = P$ 



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

→ **Speedup**: hoeveel sneller met P processoren dan 1 uitgedrukt met:  $T_1/T_P$  Met bovengrens P (work law)

Linear speedup  $T_1/T_P = \Theta(P)$ 

Perfect linear speedup  $T_1/T_P = P$ 



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

→ **Speedup**: hoeveel sneller met P processoren dan 1 uitgedrukt met:  $T_1/T_P$  Met bovengrens P (work law)

Linear speedup  $T_1/T_P = \Theta(P)$ 

Perfect linear speedup  $T_1/T_P = P$ 



ightarrow *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met:  $T_1/T_{\infty}$ 

#### 3 interpretaties

- Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van T<sub>1</sub> ( = work en langste pad = span)
- Bovengrens: maximum speedup
- 3. Mogelijkheid perfect lineair: Indien # processoren Q groter is dan parallellisme, geen perfecte lineariteit mogelijk. (want  $T_O \geqslant T_{\infty}$ )



Inleiding

ightarrow *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met:  $T_1/T_{\infty}$ 

#### 3 interpretaties:

- Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van T<sub>1</sub> ( = work en langste pad = span)
- Bovengrens: maximum speedup
- 3. Mogelijkheid perfect lineair: Indien # processoren Q groter is dan parallellisme, geen perfecte lineariteit mogelijk. (want  $T_O \geqslant T_{\infty}$ )



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

→ *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met:  $T_1/T_{\infty}$ 

#### 3 interpretaties:

- 1. Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van  $T_1$  ( = work en langste pad = span)
- 2. Bovengrens: maximum speedup



**Basis** 

Meeteenheden

Schedulina

Matrix

Merae sort

→ *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met:  $T_1/T_{\infty}$ 

#### 3 interpretaties:

- 1. Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van  $T_1$  ( = work en langste pad = span)
- 2. Bovengrens: maximum speedup
- 3. Mogelijkheid perfect lineair: Indien # processoren Q groter is dan parallellisme, geen perfecte lineariteit mogelijk. (want  $T_{\rm O} \geqslant T_{\infty}$ )



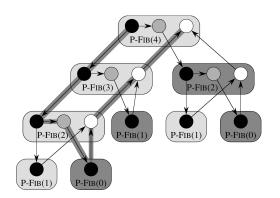
**Basis** 

Meeteenheden

Schedulina

Matrix

### Vb parallellisme



work = 
$$T_1 = 17$$
  
span =  $T_{\infty} = 8$   
(dikke lijn)  
parallelism =  
 $T_1/T_{\infty} = 2,125$ 

→ max 2,125 sneller



Besluit

Meeteenheden Scheduling Analyse Matrix Merge sort

### Slackness

Verhouding tussen parallellisme algoritme en computer met P processors

$$rac{\textit{parallellisme}}{\textit{P}} = rac{\textit{T}_1/\textit{T}_{\infty}}{\textit{P}} = rac{\textit{T}_1}{\textit{PT}_{\infty}}$$

'Hoeveel meer/minder parallellisme dan processors'

Onder 1  $\rightarrow$  meer processors dan parallellisme  $\rightarrow$  niet perfect lineair

Boven 1  $\rightarrow$  minder processors dan parallellisme  $\rightarrow$  mogelijks perfect lineair

⇒Processors zijn hierbij de limiterende factor



Inleiding

Basis

Meeteenheden

heduling

Inalyse

Matrix

Merge sort

### Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



# Scheduling

Algemeen: Een scheduler beslist of er een thread aangemaakt wordt bij een spawn en mapped op static string.

Beslissing hangt af van momentele belasting computer.

#### ▶ Waarom?

Strands efficiënt parallel uitvoeren:

- → te veel zorgt voor trashing
- → te weinig voor onderbenutting



Inleidin

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

### Kenmerken beschouwde scheduler

- **Centralized** De scheduler weet op ieder moment de load van de computer.
  - **Greedy** De scheduler creëert zoveel mogelijk threads bij iedere stap.
- Complete stap Er zijn P strands klaar om uit te voeren op ieder tijds stap. Minder is incomplete.



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

# Perfomance greedy schedular

#### Stelling 27.1

Gegeven een ideale parallelle computer met P processors, een greedy scheduler en een algoritme met span =  $T_{\infty}$  en work =

$$\Rightarrow T_P \leqslant \frac{T_1}{P} + T_{\infty}$$

Bovengrens work law =  $T_P \leqslant \frac{T_1}{P}$  en span law  $T_P \leqslant T_{\infty}$   $\rightarrow$  Niet slecht.



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

1) Complete stap

P processors  $\Rightarrow P \frac{werk}{stap}$ Stel aantal complete stappen  $> |T_1/P|$ 

⇒ dan is het total werk minstens

$$P \cdot (\lfloor T_1/P \rfloor + 1) = P \cdot \lfloor T_1/P \rfloor + P$$

$$= T_1 - (T_1 \mod P) + P$$

$$> T_1$$
(1)

**CONTRADICTIE:** meer werk dan  $T_1$   $\Rightarrow$  aantal complete stappen  $\leq \lfloor T_1/P \rfloor$ 



### 1) Complete stap

P processors  $\Rightarrow P \frac{werk}{stap}$ Stel aantal complete stappen  $> \lfloor T_1/P \rfloor$  $\Rightarrow$  dan is het total werk minstens

$$P \cdot (\lfloor T_1/P \rfloor + 1) = P \cdot \lfloor T_1/P \rfloor + P$$

$$= T_1 - (T_1 \mod P) + P$$

$$> T_1$$
(1)

\*want:  $a \mod n = a - n\lfloor a/n \rfloor$ 

\*\* want:  $0 \leqslant a \mod n < n$ 

**CONTRADICTIE:** meer werk dan  $T_1$   $\Rightarrow$  aantal complete stappen  $\leq \lfloor T_1/P \rfloor$ 



Inleidin

### 1) Complete stap

P processors  $\Rightarrow P \frac{werk}{stap}$ Stel aantal complete stappen  $> \lfloor T_1/P \rfloor$  $\Rightarrow$  dan is het total werk minstens

$$P \cdot (\lfloor T_1/P \rfloor + 1) = P \cdot \lfloor T_1/P \rfloor + P$$

$$= T_1 - (T_1 \mod P) + P$$

$$> T_1$$
(1)

\*want: a mod  $n = a - n\lfloor a/n \rfloor$ 

\*\*want:  $0 \leqslant a \mod n < n$ 

**CONTRADICTIE:** meer werk dan  $T_1$   $\Rightarrow$  aantal complete stappen  $\leq \lfloor T_1/P \rfloor$ 



### 2) Incomplete stap

Stel graaf G de graaf die het algoritme voorstelt: Maak alle bogen gewicht 1 door langere bogen op te splitsen.

- → G' subgraaf uit te voeren voor de incomplete stap
- ightarrow G" uit te voeren erna
- ightarrow Startknoop cruciaal pad geen inkomende bogen = uitvoerbaar (anders niet start)
- ⇒ Incomplete stap voert alle zulke bogen uit in G' (want minder dan P strands en greedy )
- ⇒ Lengte cruciale pad G" 1 korter dan van G'
- ⇒ Span = Span 1 na stap
- $\Rightarrow$  Aantal incomplete stappen  $\leqslant$  span =  $T_{\infty}$



### 2) Incomplete stap

Stel graaf G de graaf die het algoritme voorstelt: Maak alle bogen gewicht 1 door langere bogen op te splitsen.

- → G' subgraaf uit te voeren voor de incomplete stap
- → G" uit te voeren erna
- → Startknoop cruciaal pad geen inkomende bogen = uitvoerbaar (anders niet start)
- $\Rightarrow$  Incomplete stap voert alle zulke bogen uit in G' (want minder dan P strands en greedy )
- ⇒ Lengte cruciale pad G" 1 korter dan van G'
- ⇒ Span = Span 1 na stap
- $\Rightarrow$  Aantal incomplete stappen  $\leqslant$  span =  $T_{\infty}$



#### 2) Incomplete stap

Stel graaf G de graaf die het algoritme voorstelt: Maak alle bogen gewicht 1 door langere bogen op te splitsen.

- ightarrow G' subgraaf uit te voeren voor de incomplete stap
- → G" uit te voeren erna
- → Startknoop cruciaal pad geen inkomende bogen = uitvoerbaar (anders niet start)
- ⇒ Incomplete stap voert alle zulke bogen uit in G' (want minder dan P strands en greedy )
- ⇒ Lengte cruciale pad G" 1 korter dan van G'
- ⇒ Span = Span 1 na stap
- $\Rightarrow$  Aantal incomplete stappen  $\leq$  span =  $T_{\infty}$



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

$$T_P = \text{\# complete} + \text{\# incomplete stappen} = \lfloor T_1/P \rfloor + T_{\infty}$$

$$\Rightarrow T_P \leqslant \lfloor T_1/P \rfloor + T_\infty$$





Stel zelfde aannames stelling 27.1, dan is  $T_P$  maximum 2 keer de optimale tijd.

$$\Rightarrow T_P \leqslant \frac{T_1}{P} + T_{\infty} \leqslant 2 \cdot \max(\frac{T_1}{P}, T_{\infty})$$
 (27.1)

$$\left\{egin{array}{l} T_P \leqslant 2 \cdot \max(rac{\mathcal{T}_1}{P}, \mathcal{T}_\infty) \ \mathcal{T}_P^* \geqslant \max(rac{\mathcal{T}_1}{P}, \mathcal{T}_\infty) \end{array}
ight. \quad ext{work en span law}$$

$$\Rightarrow T_P \leqslant 2T_P^*$$



Stel zelfde aannames stelling 27.1, dan is  $T_P$  maximum 2 keer de optimale tijd.

### Bewijs

Stel  $T_P^*$  optimale tijd

$$\Rightarrow T_P \leqslant \frac{T_1}{P} + T_{\infty} \leqslant 2 \cdot \max(\frac{T_1}{P}, T_{\infty}) \text{ (27.1)}$$

$$\begin{cases} T_P \leqslant 2 \cdot \max(\frac{T_1}{P}, T_{\infty}) \\ T_P^* \geqslant \max(\frac{T_1}{P}, T_{\infty}) \end{cases} \text{ work en span law}$$

$$\Rightarrow T_P \leqslant 2T_P^*$$





Stel zelfde aannames stelling 27.1.

Als  $P << \frac{T_1}{T_{\infty}} =$  slackness, dan  $T_P \approx \frac{T_1}{P}$ 

Dus de speedup  $\approx P$  en dus bijna perfect lineair.

 $<< \approx$  10 keer zo groot, dan is  $T_{\infty}$  in  $T_{P} \leqslant \frac{T_{1}}{P} + T_{\infty}$  kleiner dan

10% van  $\frac{werk}{processor}$ 

**Bewijs** Stel 
$$P << \frac{T_1}{T_{\infty}}$$
  $\Rightarrow T_{\infty} << \frac{T_1}{P}$   $\Rightarrow \frac{T_0}{P} + T_{\infty} \approx \frac{T_1}{P}$ 

$$\begin{cases} \frac{T_1}{P} + T_{\infty} \approx \frac{T_1}{P} \\ T_P \leqslant \frac{T_1}{P} + T_{\infty} & (27.1) \\ T_P \geqslant \frac{T_1}{P} & \text{work law} \end{cases}$$

$$\Rightarrow T_P pprox rac{T_1}{P} \Rightarrow rac{T_1}{T_P} pprox P$$



Besluit

Analyse Matrix Merge sort

Stel zelfde aannames stelling 27.1.

Als  $P << \frac{T_1}{T_{\infty}} =$  slackness, dan  $T_P \approx \frac{T_1}{P}$ 

Dus de speedup  $\approx P$  en dus bijna perfect lineair.

 $<< \approx$  10 keer zo groot, dan is  $T_{\infty}$  in  $T_P \leqslant \frac{T_1}{P} + T_{\infty}$  kleiner dan

10% van  $\frac{werk}{processor}$ 

**Bewijs** Stel 
$$P << \frac{T_1}{T_{\infty}}$$
  
 $\Rightarrow T_{\infty} << \frac{T_1}{P}$   
 $\Rightarrow \frac{T_1}{P} + T_{\infty} \approx \frac{T_1}{P}$ 

$$\begin{cases} \frac{T_1}{P} + T_{\infty} \approx \frac{T_1}{P} \\ T_P \leqslant \frac{T_1}{P} + T_{\infty} \end{cases} \quad (27.1)$$

$$T_P \geqslant \frac{T_1}{P} \quad \text{work law}$$

$$\Rightarrow T_P pprox rac{T_1}{P} \Rightarrow rac{T_1}{T_P} pprox P$$





Besluit

Scheduling Analyse

Matrix

### Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Bamelis Multithreaded Algorithms 28 / 34

# Analyseren van een algoritme

1. Work: Hetzelfde zoals seriële algoritmen.

2. *Span*: Wordt nu besproken



Inleiding

Basis

Meeteenhe

Scheduling

**Analyse** 

Matrix

Merge so

# Analyseren van een algoritme

1. Work: Hetzelfde zoals seriële algoritmen.

2. *Span*: Wordt nu besproken.



In serie: 
$$T(n) = T(n-1) + T(n-2) + \Theta(1)$$

Work =  $T_1(n) = \Theta(\phi^n)$  uit vorige met  $\phi = (1 + \sqrt{5})/2$  de 'gouden ratio'



Inleiding

Basis

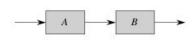
Meeteenheden

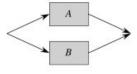
hedulina

Analyse

Matrix

Merge so





Work: 
$$T_1(A \cup B) = T_1(A) + T_1(B)$$
  
Span:  $T_{\infty}(A \cup B) = T_{\infty}(A) + T_{\infty}(B)$ 

Work: 
$$T_1(A \cup B) = T_1(A) + T_1(B)$$
  
Span:  $T_{\infty}(A \cup B) = \max(T_{\infty}(A), T_{\infty}(B))$ 

Span: als 2 strands in serie staan worden ze opgeteld. In parallel wordt het maximum opgeteld bij de span.

$$egin{aligned} & o T_{\infty}(n) = \max(T_{\infty}(n-1), T_{\infty}(n-2)) + \Theta(1) \ & o T_{\infty}(n) = T_{\infty}(n-1) + \Theta(1) \ & o T_{\infty}(n) = \Theta(n) \end{aligned}$$

Parallellisme =  $\frac{T_1(n)}{T_{\infty}(n)} = \Theta(\frac{\phi^n}{n})$  wordt zeer groot als n groeit  $\rightarrow$  al snel baat bij veel processors als n groeit

KU LEUVEN kulak

Inleiding

Basis

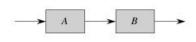
Meeteenheden

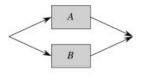
heduling

Analyse

Matrix

Merge sort





Work: 
$$T_1(A \cup B) = T_1(A) + T_1(B)$$
  
Span:  $T_{\infty}(A \cup B) = T_{\infty}(A) + T_{\infty}(B)$ 

Work: 
$$T_1(A \cup B) = T_1(A) + T_1(B)$$
  
Span:  $T_{\infty}(A \cup B) = \max(T_{\infty}(A), T_{\infty}(B))$ 

Span: als 2 strands in serie staan worden ze opgeteld. In parallel wordt het maximum opgeteld bij de span.

Parallellisme =  $\frac{T_1(n)}{T_{\infty}(n)} = \Theta(\frac{\phi^n}{n})$  wordt zeer groot als n groeit  $\rightarrow$  al snel baat bij veel processors als n groeit



Inleiding

Basis

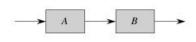
Meeteenheden

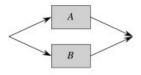
heduling

Analyse

Matrix

Merge sort





Work: 
$$T_1(A \cup B) = T_1(A) + T_1(B)$$
  
Span:  $T_{\infty}(A \cup B) = T_{\infty}(A) + T_{\infty}(B)$ 

Work: 
$$T_1(A \cup B) = T_1(A) + T_1(B)$$
  
Span:  $T_{\infty}(A \cup B) = \max(T_{\infty}(A), T_{\infty}(B))$ 

Span: als 2 strands in serie staan worden ze opgeteld. In parallel wordt het maximum opgeteld bij de span.

Parallellisme =  $\frac{T_1(n)}{T_{\infty}(n)} = \Theta(\frac{\phi^n}{n})$  wordt zeer groot als n groeit  $\rightarrow$  al snel baat bij veel processors als n groeit

KU LEUVEN kulak

Bamelis Multithreaded Algorithms 31 / 3

# Parallel loops



Inleidin

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sor

## Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



T. Bamelis Multithreaded Algorithms 32 / 3

## Frame-titel

Tekst.



## Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



## Frame-titel

Tekst.



Merge sort

## Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Bamelis Multithreaded Algorithms 34/34

### Afsluitende frame

Dynamic programming voorziet niet enkel een betere manier, maar zelfs een bijna optimale manier.



Inleiding