

Multithreaded Algorithms

Thomas Bamelis

KU Leuven Kulak

Academiejaar 2017-2018



Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort

Besluit



Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort

Besluit



Multiprocessoren en threads

Multiprocessors

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ▶ Deelt : code- en data sections en resources (e.g. file)



Multiprocessoren en threads

Multiprocessors

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

Threading

- ► Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ▶ Deelt : code- en data sections en resources (e.g. file)



Multiprocessoren en threads

Multiprocessors

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ▶ Deelt : code- en data sections en resources (e.g. file)



Inleiding

Multiprocessoren en threads

Multiprocessors

- Meerder processors en/of cores per processor
- ► Meerdere instructies simultaan

Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- ▶ Deelt : code- en data sections en resources (e.g. file)



Multiprocessoren en threads

Multiprocessors

- Meerder processors en/of cores per processor
- Meerdere instructies simultaan

Threading

- Apart (parallel) uitgevoerd
- ► Heeft : ID, PC, registers en stack
- Deelt : code- en data sections en resources (e.g. file)



Inleiding

Dynamic threading

Toegankelijke vorm van threading met enorm potentieel. Scheduler beslist hoeveel threads wanneer. IPV thread maken, thread suggereren.

Nested parallalism Een thread kan andere threads oproepen

Parallel loop ledere iteratie in een for loop voert tegelijk uit



Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort

Besluit



Voorbeeld

Voorbeeld m.b.v. (slechte) recursieve Fibonacci ($\Theta(F_n)$)

```
F_0 = 0

F_1 = 1

F_i = F_{i-1} + F_{i-2} als i \ge 2
```



Inleiding

Basis

Meeteenheden

hedulina

9

Analyse

Matrix

Merge sor

Keywords

spawn Geeft aan dat de subroutine parallel kan worden uitgevoerd. Nested-parallism mogelijk (child kan andere threads oproepen).

sync Wachten tot alle children voltooien (impliciet in iedere return)



Keywords

spawn Geeft aan dat de subroutine parallel kan worden uitgevoerd. Nested-parallism mogelijk (child kan andere threads oproepen).

sync Wachten tot alle children voltooien (impliciet in iedere return)



Keywords

spawn Geeft aan dat de subroutine parallel kan worden uitgevoerd. Nested-parallism mogelijk (child kan andere threads oproepen).

sync Wachten tot alle children voltooien (impliciet in iedere return)



Parallel voorbeeld

```
P-Fib(n)
'Logical parallelism'
           subroutine kan
                              2 if n <= 1
           parallel uitvoeren
                              3
                                   return n
                              4 else
Serialization Threading
                                  x = spawn P-Fib(n-1)
           keywoorden
                                   y = P-Fib(n-2)
                              6
           weglaten geeft
                                  sync
           sequentieel
                              8
                                   return x + y
           algoritme
```



Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met $(u,v) \in E$: *u moet voor v uitvoeren*.

Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad $(u,v) \in E$, anders in parallel



Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met $(u,v) \in E$: *u moet voor v uitvoeren*.

Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad $(u,v) \in E$, anders in parallel



Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met $(u,v) \in E$: *u moet voor v uitvoeren*.

Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad $(u,v) \in E$, anders in parallel



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge sort

Gerichte kringloze graaf G(V,E) ('Computation dag')

- V de verzameling instructies (of strands)
- ▶ E met $(u,v) \in E$: *u moet voor v uitvoeren.*

Strand stuk zonder parallelle keywords

Strands u en v 'in serie' indien direct pad $(u,v) \in E$, anders in parallel



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

- Continuation boog (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



Continuation boog (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'

- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (*u*, *x*) Gespawnde strand *u* keert terug naar parentprocedure met *x* de eerste strand na de eerstvolgende sync na spawn *u*



- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u



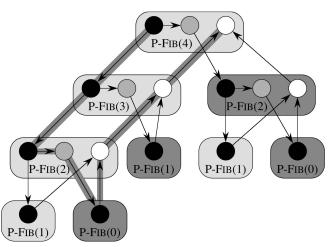
- **Continuation boog** (u, u') Strand u die (in dezelfde thread) direct doorgaat naar volgende strand u'
- **Spawn boog** (u, v) Strand u 'spawnt' strand v (mogelijks in andere thread)
- **Call boog** (u, v) Strand u doet functieoproep naar functie v (in zelfde thread)
- **Return boog** (u, x) Gespawnde strand u keert terug naar parentprocedure met x de eerste strand na de eerstvolgende sync na spawn u

ledere strand u die strand v spawnt, heeft ook cont. boog (u, u')



Inleiding

P-Fib(4)



- Bol: strand
- Hor. pijl: cont. boog
- Ver./Dig. pijl (neerwaarts): spawn of call boog
 - Ver./Dig.pijl (opwaarts): return boog



Bu / Eu : Begin strand u / End strand u

```
P-Fib(n)
     /* Bu*/
     if n <= 1
     return n
 5
     else
 6
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Ev '*/
10
     sync
     return /*Bx*/x + y /*Ex*/
```

Basis

Meeteenheden

Merae sort

Bu / Eu : Begin strand u / End strand u

```
P-Fib(n)
     /* Bu*/
     if n <= 1
     return n
5
     else
6
    x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Ev '*/
10
    sync
     return /*Bx*/x + y /*Ex*/
```

```
(i \le 2):
-Spawn
(u, v)
-Cont (u, u)
-Call (u', v)
```

Bogen

KU LEUVEN kulak

Bu / Eu : Begin strand u / End strand u

```
P-Fib(n)
     /* Bu*/
     if n <= 1
     return n
5
     else
6
    x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
    sync
     return /*Bx*/x + y /*Ex*/
```

```
Bogen
(i \le 2):
-Spawn
(u, v)
```



Inleiding

Basis

is Meeteenheden

cheduling

ınalyse

Matrix

Merge sort

Bu / Eu : Begin strand u / End strand u

```
Bogen
     P-Fib(n)
                                                  (i \le 2):
     /* Bu*/
                                                 -Spawn
     if n <= 1
                                                  (u, v)
     return n
                                                 -Cont (u, u')
5
     else
6
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
     sync
     return /*Bx*/x + y /*Ex*/
```



Basis

Meeteenheden

Merae sort

Bu / Eu : Begin strand u / End strand u

```
P-Fib(n)
     /* Bu*/
     if n <= 1
     return n
5
     else
6
    x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
    sync
     return /*Bx*/x + y /*Ex*/
```

```
Bogen

(i \le 2):

-Spawn

(u, v)

-Cont (u, u')

-Call (u', v')

-Return

(v, x) (v', x)

* sync in
```

Besluit

iding **Basis** Meeteenheden Scheduling Analyse Matrix Merge

Bu / Eu : Begin strand u / End strand u

```
P-Fib(n)
     /* Bu*/
     if n <= 1
     return n
5
     else
    x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
      /* Ev*/
     /* Bu '*/
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
     /* Fv '*/
10
    sync
     return /*Bx*/x + y /*Ex*/
```

```
Bogen
(i \le 2):
-Spawn
(u, v)
-Cont (u, u')
-Call (u', v')
-Return
(v, x) (v', x)
```

KU LEUVEN KUlak

Bu / Eu : Begin strand u / End strand u

```
Bogen
     P-Fib(n)
                                                     (i \le 2):
     /* Bu*/
                                                    -Spawn
     if n <= 1
                                                     (u, v)
     return n
                                                    -Cont (u, u')
5
     else
                                                    -Call (u', v')
     x = /*Eu*/ spawn /*Bv*/ P-Fib (n-1)
                                                     -Return
      /* Ev*/
                                                     (v, x) (v', x)
     /* Bu '*/
                                                     * sync in
8
     v = /*Eu'*//*Bv'*/P-Fib(n-2)
                                                     return ->
     /* Fv '*/
                                                     Parallel
10
     sync
                                                     keyword
     return /*Bx*/x + y /*Ex*/
```



Inleiding Basis

Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge sort

Ideale parallelle computer

- ledere processor even vlug
- Sequentially consistent: Alsof 1 instructie-cyclus van alle processoren maar 1 geheugentoegang nodig was
- Geen scheduling kost (in realiteit minimaal)



Inleiding

Basis

Meeteenheden

cheduling

Analyse

Matrix

Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Bamelis Multithreaded Algorithms 13 / 29

Prestatie meten

Hoe kwaliteit meten van een algoritme?

work

- ► Tijd om op 1 processor uit te voeren
 - bij 1 tijdseenheid per strand, aantal knoper

 $T_P = tijd \ op \ P \ processors$ work = T_1 en span = T_{∞}

span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



Inleidir

Basis

Meeteenheden

n Scheduling

Analyse

Matrix

Prestatie meten

Hoe kwaliteit meten van een algoritme?

work

- Tijd om op 1 processor uit te voeren
- * bij 1 tijdseenheid per strand, aantal knopen

 $T_P = tijd op P processors$ work = T_1 en span = T_{∞}

span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



nleiding

Basis

Meeteenheden

cheduling

Analyse

Matrix

Prestatie meten

Hoe kwaliteit meten van een algoritme?

work

- Tijd om op 1 processor uit te voeren
- * bij 1 tijdseenheid per strand, aantal knopen

 $T_P = tijd \ op \ P \ processors$ work = T_1 en span = T_{∞}

span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



leiding Basis

Meeteenheden

heduling

Analyse

Matrix

Prestatie meten

Hoe kwaliteit meten van een algoritme?

work

- Tijd om op 1 processor uit te voeren
- * bij 1 tijdseenheid per strand, aantal knopen

 $T_P = tijd \ op \ P \ processors$ work = T_1 en span = T_{∞}

span

- De tijd van het meest tijdsintensieve pad
- bij 1 tijdseenheid per strand, lengte langste (critical) pad



Inleidin

Basis

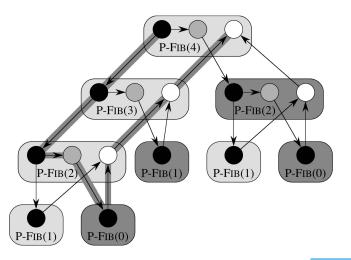
Meeteenheden

heduling

Analyse

Matrix

Span



Span is de dikke lijn.



Meeteenheden

Ondergrenzen

Work en span zorgen voor ondergrenzen.

work law

```
• T_P \geqslant T_1/P

P processoren \Rightarrow P werkeenheden / tijdseenheid

\Rightarrow PT_P werkeenheden in T_P tijd

EN

Totaal werk \Rightarrow work \Rightarrow PT_P \geqslant T_1
```

span law

•
$$T_P \geqslant T_\infty$$

P processoren systeem altijd trager of even vlug als ∞ processoren. (∞ kan P na-apen)



Inleiding

Basis

Meeteenheden

hedulina

Analyse

Matrix

Merge so

Ondergrenzen

Work en span zorgen voor ondergrenzen.

work law

```
• T_P \geqslant T_1/P

P processoren \Rightarrow P werkeenheden / tijdseenheid

\Rightarrow PT_P werkeenheden in T_P tijd

EN

Totaal werk = work \Rightarrow PT_P \geqslant T_1
```

span law

•
$$T_P \geqslant T_\infty$$

P processoren systeem altijd trager of even vlug als ∞ processoren. (∞ kan P na-apen)



Ondergrenzen

Work en span zorgen voor ondergrenzen.

work law

```
• T_P \geqslant T_1/P

P processoren \Rightarrow P werkeenheden / tijdseenheid

\Rightarrow PT_P werkeenheden in T_P tijd

EN

Totaal werk = work \Rightarrow PT_P \geqslant T_1
```

span law

• $T_{\mathsf{P}} \geqslant T_{\infty}$

P processoren systeem altijd trager of even vlug als ∞ processoren. (∞ kan P na-apen)



 \rightarrow **Speedup**: hoeveel sneller met P processoren dan 1 uitgedrukt met: T_1/T_P

Met bovengrens P (work law)

Linear speedup $T_1/T_P = \Theta(P)$

Perfect linear speedup $T_1/T_P = P$



 \rightarrow **Speedup**: hoeveel sneller met P processoren dan 1 uitgedrukt met: T_1/T_P Met bovengrens P (work law)

Linear speedup $T_1/T_P = \Theta(P)$

Perfect linear speedup $T_1/T_P = P$



→ **Speedup**: hoeveel sneller met P processoren dan 1 uitgedrukt met: T_1/T_P Met bovengrens P (work law)

Linear speedup $T_1/T_P = \Theta(P)$

Perfect linear speedup $T_1/T_P = F$



Inleiding

 \rightarrow **Speedup**: hoeveel sneller met P processoren dan 1 uitgedrukt met: T_1/T_P Met bovengrens P (work law)

Linear speedup $T_1/T_P = \Theta(P)$

Perfect linear speedup $T_1/T_P = P$



ightarrow *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met: T_1/T_{∞}

3 interpretaties

- Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van T₁ (= work en langste pad = span)
- Bovengrens: maximum speedup
- 3. Mogelijkheid perfect lineair: Indien # processoren Q groter is dan parallellisme, geen perfecte lineariteit mogelijk. (want $T_O \geqslant T_{\infty}$)



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

ightarrow *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met: T_1/T_{∞}

3 interpretaties:

- Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van T₁ (= work en langste pad = span)
- Bovengrens: maximum speedup
- 3. Mogelijkheid perfect lineair: Indien # processoren Q groter is dan parallellisme, geen perfecte lineariteit mogelijk. (want $T_O \geqslant T_{\infty}$)



ightarrow *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met: T_1/T_{∞}

3 interpretaties:

- Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van T₁ (= work en langste pad = span)
- 2. Bovengrens: maximum speedup
- 3. Mogelijkheid perfect lineair: Indien # processoren Q groter is dan parallellisme, geen perfecte lineariteit mogelijk. (want $T_O \geqslant T_{\infty}$)



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

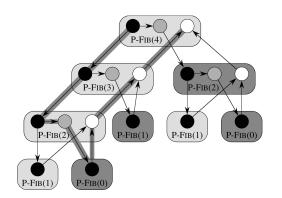
ightarrow *Parallelism*: hoeveel voordeel door multi-threading uitgedrukt met: T_1/T_{∞}

3 interpretaties:

- Ratio: gemiddeld werk per stap in langste pad vergeleken met gemiddelde werk per stap van T₁ (= work en langste pad = span)
- 2. Bovengrens: maximum speedup
- 3. Mogelijkheid perfect lineair: Indien # processoren Q groter is dan parallellisme, geen perfecte lineariteit mogelijk. (want $T_O \geqslant T_{\infty}$)



Vb parallellisme



work =
$$T_1 = 17$$

span = $T_{\infty} = 8$
(dikke lijn)
parallelism = $T_1/T_{\infty} = 2,125$

→ max 2,125 sneller



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge so

Slackness

Verhouding tussen parallellisme algoritme en computer met P processors

$$rac{\textit{parallellisme}}{\textit{P}} = rac{\textit{T}_1/\textit{T}_{\infty}}{\textit{P}} = rac{\textit{T}_1}{\textit{PT}_{\infty}}$$

'Hoeveel meer/minder parallellisme dan processors'

Onder 1 \rightarrow meer processors dan parallellisme \rightarrow niet perfect lineair

Boven 1 \rightarrow minder processors dan parallellisme \rightarrow mogelijks perfect lineair

⇒Processors zijn hierbij de limiterende factor



Inleiding

Basis

Meeteenheden

heduling

ınalyse

Matrix

Merge sort

Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Scheduling

Algemeen: Een scheduler beslist of er een thread aangemaakt wordt bij een spawn en mapped op static string.

Beslissing hangt af van momentele belasting computer.

▶ Waarom?

Strands efficiënt parallel uitvoeren (teveel zorgt voor trashing)



Inleidin

Basis

Meeteenheder

Scheduling

Analyse

Matrix

Merge sort

Kenmerken beschouwde scheduler

- **Centralized** De scheduler weet op ieder moment de load van de computer.
 - **Greedy** De scheduler creëert zoveel mogelijk threads bij iedere stap.
- Complete stap Er zijn P strands klaar om uit te voeren op ieder tijds stap. Minder is incomplete.



Perfomance greedy schedular

Stelling 27.1

Gegeven een ideale parallelle computer met P processors, een greedy scheduler en een algoritme met span = T_{∞} en work =

$$\Rightarrow T_P \leqslant \frac{T_1}{P} + T_{\infty}$$

Bovengrens work law = $T_P \leqslant \frac{T_1}{P}$ en span law $T_P \leqslant T_{\infty}$ \rightarrow Niet slecht.



Inleiding

1) Complete stap

P processors $\Rightarrow P \frac{werk}{stap}$ Stel aantal complete stappen $> \lfloor T_1/P \rfloor$

⇒ dan is het total werk minstens

$$P \cdot (\lfloor T_1/P \rfloor + 1) = P \cdot \lfloor T_1/P \rfloor + P$$

$$= T_1 - (T_1 \mod P) + P$$

$$> T_1$$
(1)

CONTRADICTIE: meer werk dan T_1 \Rightarrow aantal complete stappen $\leq \lfloor T_1/P \rfloor$



1) Complete stap

P processors $\Rightarrow P \frac{werk}{stap}$ Stel aantal complete stappen $> \lfloor T_1/P \rfloor$ \Rightarrow dan is het total werk minstens

$$P \cdot (\lfloor T_1/P \rfloor + 1) = P \cdot \lfloor T_1/P \rfloor + P$$

$$= T_1 - (T_1 \mod P) + P$$

$$> T_1$$
(1)

*want: $a \mod n = a - n\lfloor a/n \rfloor$

** want: $0 \leqslant a \mod n < n$

CONTRADICTIE: meer werk dan T_1 \Rightarrow aantal complete stappen $\leq \lfloor T_1/P \rfloor$



Inleiding

Basis

Meeteenheden

Scheduling

Analyse

Matrix

1) Complete stap

P processors $\Rightarrow P \frac{werk}{stap}$ Stel aantal complete stappen $> \lfloor T_1/P \rfloor$ \Rightarrow dan is het total werk minstens

$$P \cdot (\lfloor T_1/P \rfloor + 1) = P \cdot \lfloor T_1/P \rfloor + P$$

$$= T_1 - (T_1 \mod P) + P$$

$$> T_1$$
(1)

*want: a mod $n = a - n\lfloor a/n \rfloor$

**want: $0 \le a \mod n < n$

CONTRADICTIE: meer werk dan T_1 \Rightarrow aantal complete stappen $\leq \lfloor T_1/P \rfloor$



Inleiding

2) Incomplete stap

Stel graaf G de graaf die het algoritme voorstelt: Maak alle bogen gewicht 1 door langere bogen op te splitsen.

- → G' subgraaf uit te voeren voor de incomplete stap
- ightarrow G" uit te voeren erna
- ightarrow Startknoop cruciaal pad geen inkomende bogen = uitvoerbaar (anders niet start)
- ⇒ Incomplete stap voert alle zulke bogen uit in G' (want minder dan P strands en greedy)
- ⇒ Lengte cruciale pad G" 1 korter dan van G'
- ⇒ Span = Span 1 na stap
- \Rightarrow Aantal incomplete stappen \leqslant span = T_{∞}



2) Incomplete stap

Stel graaf G de graaf die het algoritme voorstelt: Maak alle bogen gewicht 1 door langere bogen op te splitsen.

- → G' subgraaf uit te voeren voor de incomplete stap
- → G" uit te voeren erna
- → Startknoop cruciaal pad geen inkomende bogen = uitvoerbaar (anders niet start)
- ⇒ Incomplete stap voert alle zulke bogen uit in G' (want minder dan P strands en greedy)
- ⇒ Lengte cruciale pad G" 1 korter dan van G'
- ⇒ Span = Span 1 na stap
- \Rightarrow Aantal incomplete stappen \leqslant span = T_{∞}



2) Incomplete stap

Stel graaf G de graaf die het algoritme voorstelt: Maak alle bogen gewicht 1 door langere bogen op te splitsen.

- ightarrow G' subgraaf uit te voeren voor de incomplete stap
- → G" uit te voeren erna
- → Startknoop cruciaal pad geen inkomende bogen = uitvoerbaar (anders niet start)
- ⇒ Incomplete stap voert alle zulke bogen uit in G' (want minder dan P strands en greedy)
- ⇒ Lengte cruciale pad G" 1 korter dan van G'
- ⇒ Span = Span 1 na stap
- \Rightarrow Aantal incomplete stappen \leq span = T_{∞}



$$T_P$$
 = # complete + # incomplete stappen = $|T_1/P| + T_{\infty}$

$$\Rightarrow T_P \leqslant \lfloor T_1/P \rfloor + T_\infty$$





Gevolg 27.2

Stel zelfde aannames stelling 27.2, dan is T_P maximum 2 keer de optimale tijd.

Stel
$$T_P^*$$
 optimale tijd

$$\Rightarrow T_P \leqslant \frac{T_1}{P} + T_{\infty} \leqslant 2 \cdot \max(\frac{T_1}{P}, T_{\infty})$$
 (27.1)

$$\left\{egin{array}{l} T_P\leqslant 2\cdot {\sf max}(rac{T_1}{P},T_\infty)\ T_P^*\geqslant {\sf max}(rac{T_1}{P},T_\infty) \end{array}
ight. \quad {\sf work\ en\ span\ law}$$

$$\Rightarrow T_P \leqslant 2T_P^*$$



Gevolg 27.2

Stel zelfde aannames stelling 27.2, dan is T_P maximum 2 keer de optimale tijd.

Bewijs

Stel T_P^* optimale tijd

$$\Rightarrow T_P \leqslant \frac{T_1}{P} + T_{\infty} \leqslant 2 \cdot \max(\frac{T_1}{P}, T_{\infty}) \text{ (27.1)}$$

$$\begin{cases} T_P \leqslant 2 \cdot \max(\frac{T_1}{P}, T_{\infty}) \\ T_P^* \geqslant \max(\frac{T_1}{P}, T_{\infty}) \end{cases} \text{ work en span law}$$

$$\Rightarrow T_P \leqslant 2T_P^*$$



Besluit



Basis Meeteenheden **Scheduling** Analyse Matrix

Bamelis Multithreaded Algorithms 27/2

Gevolg 27.3



Inleiding Basis Meeteenheden **Scheduling** Analyse Matrix Merge sort Besluit

Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Frame-titel

Tekst.



Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Frame-titel

Tekst.



Inleidin

Basis

Meeteenheden

Scheduling

Analyse

Matrix

Merge sort

t Besluit

Overzicht

Inleiding

Basis van multithreading

Meeteenheden prestatie

Scheduling van threads

Analyseren van een algoritme

Matrix vermenigvuldiging

Merge sort



Bamelis Multithreaded Algorithms 30 / 29

Afsluitende frame

Dynamic programming voorziet niet enkel een betere manier, maar zelfs een bijna optimale manier.



Inleiding

Basis

Meeteenheden

heduling

Analyse

Matrix

Merge soi