schedung der thread > s.u Se supportati, l'so fa lo scheduling dei soli Kernel-level thread. Per esequire qui user-level bisogna associarli, soutamente con LWP. AMBRO DELLA CONTESA S.4.1 Si intende la contesa per aggirdicorsi la CPU: · Process Contention Scope (PCS) Presente nei modelli mang-to-many e mang-to-one l'esecuzione è pianificata so ou LWP libero, per cui la contesa si verifica tra thread della stessa processo. · System Contention Scape (SCS) Presente nel modello one-to-one Uinux/windows). La coutesa avviene su tuti i Kernel-level thread. Schedoung con Pthreads 5.22.2 si poó specificare nella creazione SCHEDUNG PER SISTEMI MURTI PROCESSORE> 5.5 Si possouo distingueve in: · omogenei: ogni processore ha le stesse specifiche · non omogenei: hanno specifiche energetiche, frequenza dienz Le strategie dello scheduling possono essere: AMP: ASIMMETRIC MULLI PROCESSING Le attività del 5.0. sono affidate ad un unico processor · voutaggi: - facile de realizzare - poca IPC - scoutaggi: - il "master process' diventa collo di bottiglia. SMP: SYMMETRIC MULLI PROCESSING Ogni processore è in grado di auto-gestirsi e di selectionare il task da esegvire dalla ready queve. Da ci si poò overe che la ready queve è · comune: Bisogna impedire une processori distinti

scelypano lo stesso tas K. · privata: raccide un corretto bilanciamento dei cazu. LOAD BARANCUS > 5.5.3 Tecnica usata negli srcP con colla privata. Prevede di bilancione il carico tra i processori. Possono essere presenti in contemporanea: · Push migration Vengono Patti dei controlli periodici zul bilanciamento de ou processore. Se rileva stilanciamenti sposta dei torn verso le code dei processori scaricli. · Pull migration Ogni processore scarco prende dei bask in attesa dai processori carichi. PREDICEZIONE DEL PROCESSORE > 5.5.4 È una tecnica usata spesso nei sistemi vulla in où si associa ad un processo il suo processore. Pus essere: · soft affinity: L's.o. teuta ma non garautisa L'affinity. · hard affinity: 1's.o. garantisce L'affinity. UB: è natorale il conflitto col load balancing, PROCESSORI MUTIL-CORE > 5.5.2 Nei sistemi moderni, ogni processore ha pro onità di calcalo (core) al suo interno. Per l'SO appaiono come proc separati. In questi sistemi si possono definire 24 thread navolware per cace, in modo di commutare le esecuzioni → C M C M C M C 

