

ESERCITAZIONI DI INFORMATICA B

CODIFICA DELL'INFORMAZIONE

Stefano Cereda

stefano.cereda@polimi.it

15/09/2020

Politecnico Milano





CODIFICHE

Una codifica è una regola arbitraria che consente di dare un significato a dei simboli.

L'insieme di simboli (e.g. cifre) utilizzabili definisce l'alfabeto.

Dato un alfabeto con S simboli, le possibili combinazioni di lunghezza L sono $C = S^L$.

Viceversa, per rappresentare C combinazioni tramite un alfabeto di S simboli avremo bisogno di combinazioni di lunghezza $L = \lceil \log_S C \rceil$ (arrotondamento per eccesso).

In informatica si usano alfabeti di 2 simboli, ogni simbolo viene detto **bit**. 8 bit vengono chiamati **byte**.





Possiamo usare diversi sistemi per rappresentare una certa quantità. Diversi sistemi hanno diverse caratteristiche che possono rendere più o meno semplice il calcolo. Nel 1202 Leonardo Fibonacci introduce in Europa, con il *Liber abaci*, il sistema numerico decimale indo-arabico ed i relativi metodi di calcolo.



SISTEMA DI NUMERAZIONE POSIZIONALE IN BASE 10

Il sistema di numerazione di tutti i giorni è un sistema **posizionale** in **base 10**.

Un sistema di numerazione è **posizionale** quando ogni simbolo (cifra) utilizzato assume un significato diverso a seconda della posizione che occupa nella notazione.

Il rapporto fra il valore che una cifra assume in una data pozione e quella successiva è definito da una sequenza di moltiplicatori b_1, b_2, b_3, \dots :

$$c_4c_3c_2c_1 = c_4(b_3b_2b_1) + c_3(b_2b_1) + c_2b_1 + c_1$$

Nel caso più semplice i moltiplicatori sono tutti uguali $b_1 = b_2 = b_3 = b$ e la formula si riduce a:

$$c_4c_3c_2c_1 = c_4b^3 + c_3b^2 + c_2b + c_1$$

Il numero b si chiama **base** del sistema di numerazione.



CODIFICHE IN BASE 2, 8 E 16

Possiamo indicare la base della codifica mettendola a pedice di un numero. Utilizzando come basi i valori 2, 8 e 16 otteniamo tre codifiche molto utilizzate in ambito informatico. Utilizzando la formula precedente è semplice ricavare il valore nella base 10:

$$1234_{10} = 1 \cdot 10^3 + 2 \cdot 10^2 + 3 \cdot 10^1 + 4 \cdot 10^0 = 1234_{10}$$

$$1010_2 = 1 \cdot 2^3 + 0 \cdot 2^2 + 1 \cdot 2^1 + 0 \cdot 2^0 = 10_{10}$$

$$147_8 = 1 \cdot 8^2 + 4 \cdot 8^1 + 7 \cdot 8^0 = 103_{10}$$

$$B2A_{16} = 11 \cdot 16^2 + 2 \cdot 16^1 + 10 \cdot 16^0 = 2858_{10}$$



Ricordando le potenze di 2 (1, 2, 4, 8, 16, 32, 64, 128, ...) la conversione diventa molto più facile. Basta sommare le potenze in corrispondenza degli uni:

$$01101101_2 = 1 + 4 + 8 + 32 + 64 = 109_{10}$$

$$10010010_2 = 2 + 16 + 128 = 146_{10}$$



CODIFICA IN BASE 2

La codifica in base 2 (o binaria pura) è molto utilizzata in informatica perché può essere rappresentata tramite presenza o assenza di tensione elettrica.

Per passare dalla base 10 alla base 2 utilizziamo l'algoritmo delle **divisioni ripetute**: dividiamo ripetutamente il numero per 2 fino ad arrivare a zero, la lettura dei resti (in ordine inverso) ci darà il numero in base 2.

$$\begin{array}{r|l} b = 2 & \\ 123 & 1 \\ 61 & 1 \\ 30 & 0 \\ 15 & 1 \uparrow \\ 7 & 1 \\ 3 & 1 \\ 1 & 1 \\ 0 & \end{array}$$
$$123_{10} = 1111011_2$$

In generale, dividendo ripetutamente per b possiamo passare dalla base 10 alla base b .



CODIFICHE IN BASE 8 E 16

Le basi 8 e 16 sono molto utilizzate come modo compatto per rappresentare cifre binarie. Infatti, è molto semplice passare da base 2 a base 8 (o 16), basta tradurre a gruppi di tre (o quattro) cifre per volta partendo dalla cifra meno significativa:

000	0	0000	0	1000	8
001	1	0001	1	1001	9
010	2	0010	2	1010	A
011	3	0011	3	1011	B
100	4	0100	4	1100	C
101	5	0101	5	1101	D
110	6	0110	6	1110	E
111	7	0111	7	1111	F

$$10100101_2 = 010\ 100\ 101_2 = 245_8$$

$$10100101_2 = 1010\ 0101_2 = A5_{16}$$



RAPPRESENTAZIONE DI ENUMERAZIONI

Tramite una opportuna codifica possiamo rappresentare delle enumerazioni tramite cifre binarie.

Ad esempio, consideriamo l'insieme dei giorni della settimana. Dati $M = 7$ valori distinti da rappresentare, abbiamo bisogno di $N = \lceil \log_2 7 \rceil = \lceil 2.83 \rceil = 3$ bit.

lun	0	0	0
mar	0	0	1
mer	0	1	0
gio	0	1	1
ven	1	0	0
sab	1	0	1
dom	1	1	0

Rimane una sequenza non utilizzata (111).



Una delle codifiche per enumerazione più importanti è quella ASCII.

<https://it.wikipedia.org/wiki/ASCII> (notare la colonna CEC)

- 128 caratteri (256 ASCII esteso)
- Caratteri di *comando*, *alfanumerici* e *simboli*
- Proprietà interessanti: $'A' + 1 = 'B'$ e $'c' + ('A' - 'a') = 'C'$



SOMME E SOTTRAZIONI IN BASE 2

$$0+0 \mid = 0$$

$$0+1 \mid = 1$$

$$1+0 \mid = 1$$

$$1+1 \mid = 0 \text{ con riporto di } 1$$

$$0-0 \mid = 0$$

$$1-0 \mid = 1$$

$$1-1 \mid = 0$$

$$0-1 \mid = 1 \text{ con prestito di } 1$$

$$10 + 01 \mid = 11$$

$$01 + 01 \mid = 10$$

$$11 + 01 \mid = 00 \text{ con overflow}$$

$$011 + 01 \mid = 100 \text{ dopo il padding}$$



ESERCIZI DI SOMMA

Le somme si eseguono come in base 10. Se alla fine dell'operazione “avanza” un riporto, **non possiamo** inserire un nuovo bit per tenerne conto, ma dobbiamo segnalare che si è verificato un **overflow**, ovvero una condizione di errore.

primo operando	1001	+	1001	+	1001	+	1001	+
secondo operando	0101	=	0101	=	0101	=	0101	=
riporti		→	1_	→	01_	→	001_	→
risultato			0		10		110	

1001	+
0101	=
001_	
1110	



ESERCIZI DI SOMMA

$$\begin{array}{r|l} 1101 & + \\ 0101 & = \\ \hline 1101_ & \\ \hline 0010 & \text{OVF} \end{array}$$

$$\begin{array}{r|l} 0110 & + \\ 1010 & = \\ \hline 1110_ & \\ \hline 0000 & \text{OVF} \end{array}$$

$$\begin{array}{r|l} 0110 & + \\ 0111 & = \\ \hline 110_ & \\ \hline 1101 & \end{array}$$

$$\begin{array}{r|l} 10011 & + \\ 01101 & = \\ \hline 11111_ & \\ \hline 00000 & \text{OVF} \end{array}$$

$$\begin{array}{r|l} 010101 & + \\ 001010 & = \\ \hline 00000_ & \\ \hline 011111 & \end{array}$$

$$\begin{array}{r|l} 010101 & + \\ 001111 & = \\ \hline 11111_ & \\ \hline 100100 & \end{array}$$



Convertiamo le somme in base 10 per trovare eventuali errori:

- $1 + 4 + 16 + 1 + 4 = 21 + 5 = 26 > 2^4 \rightarrow \text{OVF}$
- $2 + 4 + 2 + 8 = 6 + 10 = 16 = 2^4 \rightarrow \text{OVF}$ (con 4 bit rappresentiamo 16 valori, ma considerando lo zero 16 diventa il *diciassettesimo*)
- $2 + 4 + 1 + 2 + 4 = 6 + 7 = 13 = 1 + 4 + 8$
- $1 + 2 + 16 + 1 + 4 + 8 = 19 + 13 = 32 = 2^5 \rightarrow \text{OVF}$
- $1 + 4 + 16 + 2 + 8 = 21 + 10 = 31 = 1 + 2 + 4 + 8 + 16$
- $1 + 4 + 16 + 1 + 2 + 4 + 8 = 21 + 15 = 36 = 4 + 32$



Realizzare due programmi in C:

1. ricevuto un numero n in base 10 ed una nuova base b , rappresentare n nella nuova base (stampando le cifre in ordine inverso)
2. ricevuto un numero n in base b , stamparne il valore in base 10.



NUMERI INTERI

NOTAZIONE IN MODULO E SEGNO

Utilizzando la codifica binaria vista fin'ora, con N bit possiamo rappresentare 2^N valori: da 0 a $2^N - 1$

Come possiamo rappresentare numeri negativi?

La notazione in modulo e segno utilizza il **MSB** (most significant bit) per indicare il segno:

$$0101_2 = +101_2 = +(1 + 4)_{10} = +5_{10}$$

$$1101_2 = -101_2 = -(1 + 4)_{10} = -5_{10}$$

Con N bit useremo un bit per il segno, i rimanenti per il modulo. Possiamo quindi rappresentare numeri nell'intervallo $-2^{N-1} + 1 \leq x \leq +2^{N-1} - 1$

Abbiamo infatti due possibili codifiche per il numero zero:

$$+0 = +0000 = 00000 = -0 = -0000 = 10000$$



NOTAZIONE IN COMPLEMENTO ALLA BASE

La notazione in modulo e segno spreca un valore, inoltre il calcolatore avrebbe bisogno di un circuito per effettuare la somma ed un altro per effettuare la sottrazione.

La **notazione in complemento alla base** risolve questi limiti: con N bit ci permette di rappresentare 2^N valori, precisamente da -2^{N-1} a $+2^{N-1} - 1$.

La rappresentazione in complemento a 2, su N bit, di un numero x_{10} è definita come:

- x_2 se $x \geq 0$ (msb = 0)
- $(2^N - |x|)_2$ se $x < 0$ (msb = 1 in base 2, dimostrare)

Abbiamo quindi una sola rappresentazione per il numero 0.

Attenzione: il msb indica il segno solo se siamo in base 2, **non è un bit di segno**.



ESEMPIO CPL2 SU 3 BIT

$$N = 3 \rightarrow -2^2 \leq x \leq 2^2 - 1 \rightarrow -4 \leq x \leq 3$$

10	da 10 a cpl2	cpl2
+3	$1+2$	011
+2	2	010
+1	1	001
0	0	000
-1	$2^3 - -1 = 8 - 1 = 7_{10} = 111_2$	111
-2	$8 - 2 = 6_{10} = 110_2$	110
-3	$8 - 3 = 5$	101
-4	$8 - 4 = 4$	100

Notare che msb **non è il segno**: cambiandolo non si ottiene il numero opposto.



Rappresentiamo un numero negativo $-x = -5$ con $N = 4$ bit:

$$-x \rightarrow (2^N - | -x |)_2 = 10000_2 - x_2 = 1111_2 + 1_2 - x_2$$

$1111 - x$ possiamo ottenerlo semplicemente invertendo tutti i bit di x :

1111	-	1010	+
0101	=	0001	=
1010		1011	

Oltre ad usare la definizione, possiamo convertire un numero negativo con questo metodo: convertire l'opposto in binario puro, invertire tutti i bit e sommare 1.

Oltre ad avvantaggiare noi umani, questa proprietà fa sì che il calcolatore necessiti solo di un circuito di addizione (più quello banale di complementazione) per effettuare sia somme che sottrazioni!

Notare che invertire l'opposto e sommare 1 equivale a copiarlo da lsb a msb fino al primo 1 (compreso) ed invertire i bit rimanenti.



Per convertire un numero negativo da base 10 a cpl2 abbiamo quindi tre metodi:

1. Utilizzare la definizione: $(2^N - |x|)_2$:

$$N = 3; -2 \rightarrow (2^N - 2)_2 = (6)_2 \rightarrow 110$$

2. Convertire l'opposto in base 2, invertire i bit e sommare 1:

$$N = 3; -2 \rightarrow +2_{10} = 010_2 \rightarrow 101 \rightarrow 110$$

3. Convertire l'opposto in base due, ricopiarlo da *lsb* verso *msb* fino al primo 1 (compreso), copiare i restanti bit complementati:

$$N = 4; -6 \rightarrow +6_{10} = 0110_2 \rightarrow 1010$$

Controlliamo l'ultimo risultato utilizzando la definizione di cpl2:

$$1010_2 = 2^N - |x| = 2^N + x \rightarrow x = 1010_2 - 2^N = 10 - 16 = -6$$

Gli stessi 3 metodi possono essere usati per convertire un numero negativo da cpl2 a base 10.



ESEMPI DI CONVERSIONE DA BASE 10 A CPL2

Se vogliamo convertire un numero positivo lo possiamo semplicemente convertire in binario puro e poi aggiungere zeri a sinistra (padding) fino a raggiungere il numero di bit desiderati (almeno uno per il segno):

$$18_{10} = (16 + 2)_{10} = 10010_2 = 010010_2$$

Se vogliamo convertire un numero negativo dobbiamo passare all'opposto e convertirlo in cpl2 (come sopra). Infine dovremo complementare il risultato e sommare uno. Il padding verrà fatto con degli uni:

$$-15_{10} = -(8 + 4 + 2 + 1)_{10} = -(1111_2) = -(01111_{cpl2}) = 10001_{cpl2} = 1110001_{cpl2}$$



ESEMPI DI CONVERSIONE DA CPL2 A BASE 10

Se vogliamo convertire un numero da cpl2 a base 10 guardiamo il primo bit. Se vale zero abbiamo un numero positivo e lo convertiamo come se fossimo in binario puro:

$$010110_{cpl2} = 2 + 4 + 16 = 22_{10}$$

Se il primo bit vale uno abbiamo invece un numero negativo, dobbiamo quindi passare all'opposto (complementando e sommando uno) e convertire in base 10 per poi passare di nuovo all'opposto:

$$1001001_{cpl2} = -(0110111_{cpl2}) = -(1 + 2 + 4 + 16 + 32) = -55_{10}$$



ARITMETICA IN COMPLEMENTO ALLA BASE

Dati due numeri in base 10 da sommare algebricamente, dobbiamo innanzitutto controllare il numero di bit necessari:

- Se N è assegnato, dobbiamo verificare che sia sufficiente.
 $(-2^{N-1} \leq x \leq 2^{N-1} - 1)$
- Altrimenti dobbiamo calcolare il valore minimo capace di rappresentare **entrambi** i valori.



SOMMA SENZA RIPORTO NE OVERFLOW

Calcoliamo $-7 + 2 = -5$ con $N = 4$ bit.

$-2^{N-1} = -8 \wedge 2^{N-1} - 1 = +7 \rightarrow 4$ bit sono sufficienti per rappresentare sia gli operandi che il risultato.

-7 è negativo, dunque convertiamo l'opposto (+7) in binario, poi complementiamo e sommiamo 1:

$$-7 \rightarrow 7_{10} = 0111_{\text{cpl2}} \rightarrow 1001_{\text{cpl2}} = -7$$

+2 è positivo, quindi lo convertiamo direttamente (con padding per avere 4 bit): $+2 = 10_2 = 0010_{\text{cpl2}}$

Calcoliamo quindi la somma di -7 e +2:

1001		+
0010		=
1011		

Operandi discordi non possono dare overflow.

Il risultato è negativo, dunque complementiamo, sommiamo 1 e convertiamo in base 10, poi passiamo all'opposto: $1011 < 0 \rightarrow 0101 = 5 \rightarrow -5$

$-5 = -7 + 2$ dunque non abbiamo fatto errori.



SOMMA CON RIPORTO MA SENZA OVERFLOW

Calcoliamo $7 - 2 = 7 + (-2) = +5$ con $N = 4$ bit.

$-2^{N-1} = -8 \wedge 2^{N-1} - 1 = +7 \rightarrow$ i bit sono sufficienti sia per gli operandi che per il risultato.

$$+7 = 0111_2 = 0111_{cpl2}$$

$$-2 \rightarrow 2_{10} = 010_2 \rightarrow 110_{cpl2} = 1110_{cpl2} = -2$$

$$\begin{array}{r|l} 0111 & + \\ 1110 & = \\ \hline 10101 & \end{array}$$

Operandi discordi non possono dare overflow.

Ignoriamo il riporto:

$0101_{cpl2} = +5$ Il risultato è corretto. Quando eseguiamo operazioni in cpl2 dobbiamo sempre ignorare l'ultimo riporto.



SOMMA SENZA RIPORTO MA CON OVERFLOW

Calcoliamo $7 + 2 = +9$ con $N = 4$ bit.

$-2^{N-1} = -8 \wedge 2^{N-1} - 1 = +7 \rightarrow$ i bit sono sufficienti per gli operandi, ma non per il risultato: ci aspettiamo una situazione di overflow.

$$+7 = 0111_2 = 0111_{cpl2}$$

$$+2 = 0010_2 = 0010_{cpl2}$$

0111		+
0010		=
<hr/>		
1001		

1001_2 è un numero negativo, dunque passiamo all'opposto 0111_{cpl2} , che convertito in base 10 vale $1 + 2 + 4 = 7$, dunque il risultato vale -7 ed è sbagliato (coerentemente con la situazione di overflow).

Non abbiamo riporto, cosa ci indica la presenza di overflow? Gli operandi sono concordi fra loro ma discordi dal risultato, dunque si è verificato overflow.



SOMMA CON RIPORTO E OVERFLOW

Calcoliamo $(-7) + (-2) = -9$ con $N = 4$ bit.

$-2^{N-1} = -8 \wedge 2^{N-1} - 1 = +7 \rightarrow$ i bit sono sufficienti per gli operandi, ma non per il risultato e avremo una situazione di overflow.

$$-7 \rightarrow 7_{10} = 0111_2 \rightarrow 1001_{cpl2}$$

$$-2 \rightarrow 2_{10} = 0010_2 \rightarrow 1110_{cpl2}$$

$$\begin{array}{r|l} 1001 & + \\ 1110 & = \\ \hline 10111 & \end{array}$$

Ignoriamo il riporto: $0111 > 0 \rightarrow 0111 = 7 \rightarrow +7$

Operandi concordi ma risultato discorde indicano che siamo in una condizione di overflow. (Operandi discordi non daranno mai overflow)



ESERCIZI DA TDE

1. Si dica quale dei seguenti cinque numeri è il maggiore motivando la risposta:
 - 1.1 34 in base 8;
 - 1.2 34 in base 10;
 - 1.3 0A1 in base 16;
 - 1.4 1111111 in Complemento a 2;
 - 1.5 0011011 in Complemento a 2.
2. Si indichi quindi il numero n di bit che permette di codificare tutti i numeri A - E in Complemento a 2 e li si codifichi tutti in Complemento a 2 usando n bit, riportando i passaggi fondamentali dei calcoli.
3. Si eseguano (riportando i calcoli) le seguenti operazioni utilizzando n bit e si indichino eventuali bit di carry (riporto) e overflow:
 - $A - B$;
 - $C + B + E$.



Convertiamo tutti i valori in base 10.

- $34_8 = 3 \cdot 8 + 4 = 24 + 4 = 28_{10}$
- 34_{10}
- $0A1_{16} = 10 \cdot 16 + 1 = 161_{10}$
- 1111111_{cpl2} è negativo, passiamo all'opposto e convertiamolo: $0000001_2 = 1_{10}$, dunque il numero vale -1
- 0011011_{cpl2} è positivo, lo convertiamo direttamente:
 $0011011_2 = 1 + 2 + 8 + 16 = 27_{10}$

Dunque il maggiore è $0A1_{16}$.

Notare che non era necessario convertire tutti i numeri: A è minore di B per la base e D è negativo.



Con N bit possiamo rappresentare da -2^{N-1} a $2^{N-1} - 1$.

Per il numero minore (-1) basterebbero solo 2 bit, controlliamo dunque il maggiore, sapendo che ci servono almeno 5 bit (ultimo numero):

N	min	max
5	-16	15
6	-32	31
7	-64	63
8	-128	127
9	-256	255

Dunque ci servono 9 bit.



Convertiamo i primi 3 numeri con il metodo delle divisioni ripetute (o con le tabelle per base 8 e 16) e aggiungendo zeri a sinistra fino ad arrivare a 9 bit:

- $34_8 = 000\ 011\ 100_{cpl2}$
- $34_{10} = 000100010_{cpl2}$
- $0A1_{16} = 0\ 1010\ 0001_{cpl2}$

Per gli ultimi due numeri aggiungiamo uni o zeri a sinistra fino ad arrivare a 9 bit:

- $1111111_{cpl2} = 11111111_{cpl2}$
- $0011011_{cpl2} = 000011011_{cpl2}$



$A - B = A + (-B)$ dunque troviamo $-B = 111011110_{cpl2}$

000 011 100	+
111 011 110	=
<hr/>	
000 111 00_	riporti
111 111 010	risultato

Operandi discordi non possono dare overflow.

Controlliamo il risultato: 11111010_{cpl2} è negativo, quindi convertiamo l'opposto.

$$000000110_2 = 2 + 4 = 6_{10}$$

Dunque il risultato vale -6, che è corretto: $A - B = 28 - 34 = -6$



010 100 001	+
000 100 010	+
000 011 011	=
<hr/>	
001 000 11_	riporti
011 011 110	risultato

Gli operandi sono concordi con il risultato, dunque non si è verificato overflow.

Convertiamo il risultato in base 10:

$$011011110_2 = 2 + 4 + 8 + 16 + 64 + 128 = 222_{10} = 161 + 34 + 27$$



ESERCIZIO A 10 BIT

Calcoliamo il risultato di $324 - 413$.

$$-413_{10} = -(110011101_2) = -(0110011101_{cpl2}) = 1001100011_{cpl2}$$

$$324_{10} = 101000100_2 = 0101000100_{cpl2} = 0101000100_{cpl2}$$

1 001 100 011	+
0 101 000 100	=
<hr/>	
0 010 000 00_	riporti
1 110 100 111	risultato

Operandi discordi non danno overflow.

$$1110100111_{cpl2} = -(0001011001_{cpl2}) = -(1 + 8 + 16 + 64)_{10} = -89_{10} = 324 - 413$$



I seguenti esercizi non sono stati svolti ad esercitazione.



Si scriva la codifica in complemento a due dei numeri $a = -68$ e $b = +73$ utilizzando 8 bit. Calcolare inoltre il risultato di $a - b$ e commentarlo.



- Con 8 bit rappresento da $-2^{8-1} = -128$ a $+2^{8-1} - 1 = +127$. Posso rappresentare gli operandi.
- $(-68) - (+73) = (-68) + (-73) = -141$ Non posso rappresentare il risultato, mi aspetto overflow.
- $-68 < 0 \rightarrow$ passo all'opposto, converto in base 2, copio da lsb a msb fino al primo uno poi complemento $\rightarrow 68_{10} = 1000100_2 = 01000100_2 \rightarrow 10111100$
- $-73 < 0 \rightarrow 73_{10} = 1001001_2 = 01001001_2 \rightarrow 10110111$



$$\begin{array}{r|l} 10111100 & + \\ 10110111 & = \\ \hline 101110011 & \end{array}$$

Ignoro il riporto e considero 01110011, operandi concordi danno risultato discorde, si è verificato overflow.

Infatti, se converto 01110011 ottengo $1 + 2 + 16 + 32 + 64 = 115$ (nota che $115 + 141 = 256 = 2^8$)



Si dica e si motivi qual è il minimo numero di bit che permette di rappresentare in complemento a due (CP2) tutti i numeri seguenti:

1. $A = + 255$
2. $B = - 42$
3. $C = + 7$
4. $D = - 257$



Se si volessero eseguire tutte le possibili somme e sottrazioni tra le coppie di numeri A, B, C, D, qual è il minimo numero di bit in cui dovrebbero essere rappresentati i numeri? Si motivi la risposta

Si calcoli il risultato dell'operazione $7 - 255$ utilizzando la rappresentazione in CP2 con il numero di bit stabilito nel punto (a). Si mostrino tutti i passaggi eseguiti e si indichino i bit di carry e di overflow.



In CP2 con n bit posso rappresentare da -2^{n-1} a $2^{n-1} - 1$.

Dato un numero negativo x mi serviranno dunque $n = \log_2 -x + 1$ bit per rappresentarlo e dato un numero positivo y me ne serviranno $n = \log_2(y + 1) + 1$

Le potenze di 2 sono: 1 2 4 8 16 32 64 128 256 512 ...

I due numeri che devo controllare sono A e D:

- $A=255 \rightarrow n_A = \log_2 256 + 1 = 9$
- $D=-257 \rightarrow n_B = \log_2 257 + 1 = 10$

Dunque mi servono **10 bit** per rappresentare tutti i valori.



Le operazioni che possono dare problemi sono le sottrazioni che coinvolgono A e D. In particolare, $A-D$ darà un numero positivo, mentre $D-A$ darà un numero negativo. Le due operazioni avranno risultato uguale in valore assoluto. Dato che con n bit posso rappresentare da -2^{n-1} a $2^{n-1} - 1$ controllo solo $A-D$ che dando un risultato positivo è l'operazione più problematica a causa del -1 .

$A - D = 255 - (-257) = 255 + 257 = 256 + 256 = 512 = 2^9$ e per rappresentarlo mi servono $n = \log_2(2^9 + 1) + 1 = 10 + 1 = 11$.

Mi servono dunque 11 bit per eseguire tutte le possibili somme e sottrazioni.



Converto +7 in CPL2. Inizio a convertirlo in base 2:

$$\begin{array}{r|l} 7 & 1 \\ 3 & 1 \\ 1 & 1 \\ 0 & \end{array}$$

La rappresentazione è dunque 111. Essendo un numero positivo la notazione in CPL2 è 0111. Dovendo usare 10 bit aggiungo degli zeri a sinistra: 0000000111



	255	1
	127	1
	63	1
	31	1
Inizio a convertire +255 in base 2:	15	1
	7	1
	3	1
	1	1
	0	

La rappresentazione di +255 è dunque 11111111. Aggiungo uno 0 a sinistra per avere la rappresentazione in CPL2: 01111111. Noi siamo interessati a -255, dunque



copiamo da sx verso dx fino al primo 1 compreso, poi complementiamo:
100000001 e aggiungiamo degli 1 a sinistra per ottenere 10 bit: 1100000001



7	0000000111	+
-255	1100000001	=
riporti	111	
risultato	1100001000	

Operandi discordi non possono dare overflow.

Controllo il risultato: 1100001000 è negativo, l'opposto è 0011111000, che vale $8 + 16 + 32 + 64 + 128 = 248 \rightarrow -248 = -255 + 7$



Si considerino $A_{10} = +77$ e $B_{CPL2} = 101110$ (già in complemento a 2). Li si rappresenti entrambi in base 2 notazione complemento a 2, sul numero **minimo** di bit per rappresentare **entrambi** gli operandi. Si effettuino quindi, sul numero di bit prima individuato, le operazioni $A+B$ e $A-B$ in complemento a 2, indicando se si verifica overflow oppure no.



ESERCIZIO SOMMA - SOLUZIONE I

77	1
38	0
19	1
9	1
4	0
2	0
1	1
0	

$$77_{10} = 1001101_2 = 01001101_{CPL2}$$

Ho rappresentato A con 8 bit, devo aggiungere 2 bit a B. Essendo B negativo (inizia con 1) aggiungo degli 1: $B = 11101110_{CPL2}$

Noto anche che B vale -18, in quanto: $-B = 010010_2 = 16 + 2 = 18_{10}$



Eseguo $A+B$

A	01001101		+
B	11101110		=
<hr/>			
risultato	(1)00111011		

Ignoro il riporto. Il risultato è 00111011. Operandi discordi non possono dare overflow. $00111011 = 1 + 2 + 8 + 16 + 32 = 59 = 77 - 18$



Eseguo $A - B = A + (-B)$.

$-B = 00010010_{CPL2}$

A	01001101		+
-B	00010010		=
<hr/>			
risultato	01011111		

Operandi concordi hanno dato un risultato ad essi concorde, quindi non si è verificato overflow.

$$01011111 = 1 + 2 + 4 + 8 + 16 + 64 = 95 = 75 - (-18)$$

