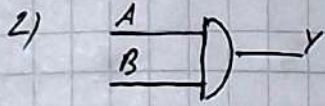
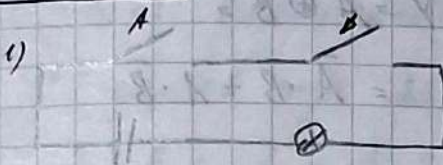


Логические функции.

И (AND)

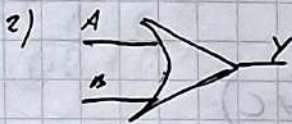
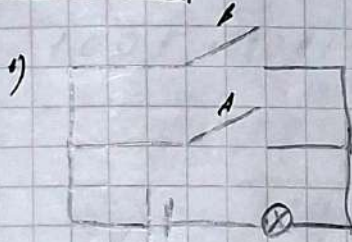


3)

A	B	Y
0	0	0
0	1	0
1	0	0
1	1	1

4) $Y = A \cdot B$

ИЛИ (OR)



3)

A	B	Y
0	0	0
1	0	1
0	1	1
1	1	1

4) $Y = A + B$

НЕ (NOT)

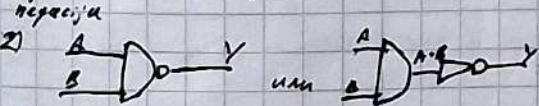


3)

A	Y
0	1
1	0

4) $Y = \bar{A}$

НИ (NAND)

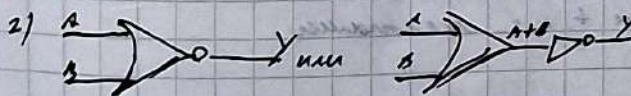


3)

A	B	Y
0	0	1
0	1	1
1	0	1
1	1	0

4) $Y = \overline{A \cdot B}$

НИЛИ (NOR)

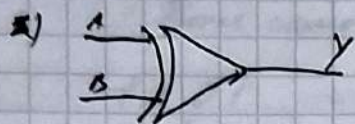


3)

A	B	Y
0	0	1
0	1	0
1	0	0
1	1	0

4) $Y = \overline{A + B}$

XOR



3)

A	B	Y
0	0	0
0	1	1
1	0	1
1	1	0

4) $Y = A \oplus B =$
 $= \bar{A} \cdot B + A \cdot \bar{B}$

NXOR - neg XOR

Boolean algebra

ИМЯ	AND	OR
Идентитет	$1 \cdot A = A$	$0 + A = A$
Нуль-правило	$0 \cdot A = 0$	$1 + A = 1$
Идемпотенция	$A \cdot A = A$	$A + A = A$
Инверзии	$A \cdot \bar{A} = 0$	$A + \bar{A} = 1$
Коммутативность	$A \cdot B = B \cdot A$	$A + B = B + A$
Ассоциативность	$(A \cdot B) \cdot C = A \cdot (B \cdot C)$	$(A + B) + C = A + (B + C)$
Дистрибутивность	$A + B \cdot C = (A + B) \cdot (A + C)$	$A \cdot (B + C) = A \cdot B + A \cdot C$
Абсорбция	$A \cdot (A + B) = A$	$A + A \cdot B = A$
Деморганов	$\overline{A \cdot B} = \bar{A} + \bar{B}$	$\overline{A + B} = \bar{A} \cdot \bar{B}$

Пример:

$$(A+B) \cdot (A+C) = \frac{A \cdot A}{A} + A \cdot C + A \cdot B + B \cdot C =$$

$$= \frac{A + A \cdot C + A \cdot B + B \cdot C}{A \text{ (абсорбция)}} =$$

$$= \underline{A + A \cdot B} + B \cdot C = A + B \cdot C$$

① Можно запомнить только AND, а остальные нечет только 0 и 1 и знаки + и · не ставить.

Sum of Products и Products of Sums

Правой частью вычисления Φ условия, нужно написать и формулу, и для этого есть методы SOP и POS.

Допустим, мы имеем:

A	B	C	F (результат)
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	1
1	0	1	1
1	1	0	1
1	1	1	1

POS (maxterm)

Вычисляем по нулям
(product of sums)

m	0	$\Leftrightarrow A$
	1	$\Leftrightarrow \bar{A}$

1)	A	B	C	F
m ₀	0	0	0	0
m ₁	0	0	1	0
m ₂	0	1	0	1
m ₃	0	1	1	0
m ₄	1	0	0	1
m ₅	1	0	1	1
m ₆	1	1	0	1
m ₇	1	1	1	1

2) $F(A, B, C) = M_0 + M_1 + M_3$ - верно

3) Преобразуем

$$F(A, B, C) = (A+B+C) \cdot (A+B+\bar{C}) \cdot (A+\bar{B}+\bar{C})$$

maxterm - сумма всех входов функции или наоборот

$(A+B+C)$ и $(A+B+\bar{C})$... - maxterms

→ В этой функции 3 maxterm

POS - каждый член maxterm

SOP (minterm)

Вычисляем по единицам
(sum of products)

m	0	$\Leftrightarrow \bar{A}$
	1	$\Leftrightarrow A$

1)	A	B	C	F
m ₀	0	0	0	0
m ₁	0	0	1	0
m ₂	0	1	0	1
m ₃	0	1	1	0
m ₄	1	0	0	1
m ₅	1	0	1	1
m ₆	1	1	0	1
m ₇	1	1	1	1

2) $F(A, B, C) = m_2 + m_4 + m_5 + m_6 + m_7$

3) Преобразуем

$$F(A, B, C) = \bar{A} \cdot B \cdot \bar{C} + A \cdot \bar{B} \cdot \bar{C} + A \cdot B \cdot \bar{C} + A \cdot B \cdot C + A \cdot \bar{B} \cdot C$$

minterm - произведение всех входов функции или наоборот

$(\bar{A} \cdot B \cdot \bar{C})$ и $(A \cdot \bar{B} \cdot \bar{C})$ - minterms

→ В этой функции 5 minterm

SOP - каждый член minterm

Стандартная форма (Standard Form)

Формы, без сокращений

$$F(A, B, C)_{\text{сop}} = \bar{A} \cdot B \cdot \bar{C} + A \cdot \bar{B} \cdot \bar{C} + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C} + A \cdot B \cdot C$$

Минимальная форма (Minimal Form)

Stand. F \rightarrow min. F.

Формы, после сокращения, используя разл. законы (стр. 30)

$$\begin{aligned} F(A, B, C)_{\text{сop}} &= \bar{A} \cdot B \cdot \bar{C} + A \cdot \bar{B} \cdot \bar{C} + A \cdot \bar{B} \cdot C + A \cdot B \cdot \bar{C} + A \cdot B \cdot C \\ &= \bar{A} \cdot B \cdot \bar{C} + A \cdot \bar{B} \cdot (\bar{C} + C) + A \cdot B \cdot (\bar{C} + C) = \\ &= \bar{A} \cdot B \cdot \bar{C} + A \cdot \bar{B} + A \cdot B = \bar{A} \cdot B \cdot \bar{C} + A \cdot (B + \bar{B}) = \\ &= \bar{A} \cdot B \cdot \bar{C} + A \stackrel{\text{дистриб.}}{=} (A + \bar{A}) \cdot (A \cdot B \cdot \bar{C}) = \\ &= \boxed{A \cdot B \cdot C} \text{ минимальная форма.} \end{aligned}$$

min. F. \rightarrow Stand. F.

Нам нужно из минимал. формы вывести её в стандарт. форму.

$$Y = \underbrace{A}_{m_1} + \underbrace{B\bar{C}}_{m_2}$$

1) Переменные: 3: A, B и C.

$$\begin{array}{l} 2) \quad m_1: \begin{array}{l} A \vee \\ B \times \\ C \times \end{array} \quad m_2: \begin{array}{l} A \times \\ B \vee \\ C \vee \end{array} \end{array}$$

$$3) \text{ По SOP: } Y = A + B\bar{C} = \overbrace{A \cdot \underbrace{B \cdot \bar{C}}_{\text{по SOP}}}^{\text{по SOP}} + \underbrace{A \cdot \bar{A}}_{\text{по SOP}} \cdot B \cdot \bar{C}$$

$$\begin{aligned} Y &= A \cdot (B \cdot \bar{C}) + (A \cdot \bar{A}) \cdot B \cdot \bar{C} = \\ &= (A \cdot B + A \cdot \bar{B}) \cdot (C \cdot \bar{C}) + A \cdot B \cdot \bar{C} + \bar{A} \cdot B \cdot \bar{C} \\ &= \underbrace{A \cdot B \cdot C}_{\text{по SOP}} + \underbrace{A \cdot B \cdot \bar{C}}_{\text{по SOP}} + \underbrace{A \cdot \bar{B} \cdot C}_{\text{по SOP}} + \underbrace{A \cdot \bar{B} \cdot \bar{C}}_{\text{по SOP}} + \underbrace{A \cdot B \cdot C}_{\text{по SOP}} + \underbrace{\bar{A} \cdot B \cdot \bar{C}}_{\text{по SOP}} \end{aligned}$$

4) Убедимся повторно:

$$= \underbrace{A \cdot B \cdot C}_{\text{остаток}} + \underbrace{A \cdot B \cdot \bar{C}}_{\text{остаток}} + \underbrace{A \cdot \bar{B} \cdot C}_{\text{остаток}} + \underbrace{A \cdot \bar{B} \cdot \bar{C}}_{\text{остаток}} + \underbrace{\bar{A} \cdot B \cdot \bar{C}}_{\text{остаток}} \rightarrow \text{Стандартная форма, (5 мин. термины)}$$

① Также и с PQS, но вместо \bar{C} вместо C и вместо \bar{A} вместо A .

$$Y = \bar{A} + B\bar{C} = (A + 0 + 0) \cdot (0 + B + \bar{C})$$

! min. terms и max. terms
или сокращенная минимал.
в Stand. Form.

- 1) Чтобы узнать максимальное количество элементов maxterm/minterm'ов, мы используем формулу:

$$2^n = \text{min}/\text{max}, \text{ где } n - \text{кол-во переменных.}$$

Например, при 3 переменных A, B, C, макс. возможно:

$$2^3 = 8 \text{ возможных мин/макс терминов.}$$

КАРНАУГХОВА ТАБЛИЦА

КАРТА КАРНО

Karnaughova Karta

КАРТА КАРНО (Karnaugh map) - графический способ представления функции функций с целью их упрощения и канонической минимизации.

1) Как мы имеем таблицу.

	A	B	C	F
m ₀	0	0	0	1
m ₁	0	0	1	0
m ₂	0	1	0	1
m ₃	0	1	1	0
m ₄	1	0	0	1
m ₅	1	0	1	1
m ₆	1	1	0	1
m ₇	1	1	1	1

2) Переводим её в карту Карно

	00	01	11	10
00	1			1
01	1	1	1	1
11				
10				

3) Находим импликаты (implicants):

- Implicant: je svaki broj u tabeli, koji imaju jednu grupu.
 1) Импликаты - набор элементов в таблице, объединённых в одну группу.

Каждый импликант состоит из 1; 2; 4; 6 ...

В таблице: [1] : 6 [2] : 4 [4] : 2.

импликанты:

Simple Implicants

Простые импликаты: Импликаты, которые упрощаются, и группа состоит из двух элементов другой (но не 4-х).

	00	01	11	10
0	1	1		
1	1	1	1	1

	00	01	11	10
0	1			1
1	1	1	1	1

2 простых импликанты.

но может быть, группа из 4-х элем.

Essential Implicants

Ессенциальные импликаты: такие, как и простые, но всегда группа из двух элем. и свободный элем.

	00	01	11	10
0	1	1		
1	1	1	1	1

ПОИСКАНИЕ:

Простые импликаты относительно друг друга рассматриваются.

Ессенциальные импликаты импликанты относительно всех.

Покажем образцы минимальных суммированных выражений:

AB	00	01	11	10
0	1			1
1	1	1	1	1

I

$$F = I + II = A + \bar{B}$$

Давайте посмотрим, что у нас получится

Например:

AB	00	01	11	10
0	1	1		
1	1		1	

или возьмем $\begin{matrix} A & B \\ 0 & 1 \\ 1 & 1 \end{matrix}$, где BC не меняется, а A не

и правильно учитываются разному пишем $\bar{B}\bar{C}$

Don't care - это означает, что мы можем ставить всё на свой выбор

$$\begin{bmatrix} & 1 & 1 \\ 1 & 1 & X \end{bmatrix} \Rightarrow \begin{bmatrix} & 1 & 1 \\ 1 & 1 & 1 \end{bmatrix} \text{ или } \begin{bmatrix} & 1 & 1 \\ 1 & 1 & 1 \end{bmatrix}$$

Будут разные решения, но нам всё равно (Don't care)

! Лучше ставить единицы,

maxterm

Maxterm

Maxterm мы находим также, как и minterm, но наоборот. Там вместо $0 = \bar{A}$, мы пишем $0 = A$ и считаем мы пишем.

AB	00	01	11	10
0	1	0	0	1
1	1	1	1	1

$$= A + \bar{C} \quad (\text{внесено неизвестный плюс})$$

AB	00	01	11	10
0	0	0		
1			0	0

$$= (A+B) \cdot (\bar{A} + \bar{B})$$

! Maxterm пишем с большой буквы M ($M_1, M_2, M_3, \dots, M_n$).

К'мар с 5 переменными.

1) Мы имеем $F(A, B, C, D, E)$ и не можем уместить в таблицу

DE	00	01	11	10
00				
01				
11				
10				

\Rightarrow



DE	00	01	11	10
00				
01				
11				
10				

$A=0$

DE	00	01	11	10
00				
01				
11				
10				

$A=1$

Мы накладываем одну таблицу на другую для расчета,

Мы берём одну переменную и ею разделим таблицу на 2 таблицы: $C=0$ и $C=1$.

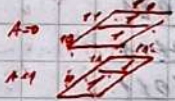
Синий: у нас в одной таблице 1 находится в 01:01, и в другой.

Это 1 элемент



$\overline{B}E$

Красный: у нас 2 в одной, и 2 в другой по строке, а значит, это 1 элемент



$\Rightarrow DEB$

Чёрный: у нас только в одной таблице, а значит $\overline{A} \cdot \overline{B} \cdot \overline{C} \cdot \overline{D} \cdot \overline{E} = \overline{A} \overline{B} \overline{C} \overline{D} \overline{E}$

Мы берём вместе как 1 элемент из 2 таблиц, можно был один на одной позиции.

DE	00	01	11	10
00				
01				
11				
10				

$A=0$

DE	00	01	11	10
00				
01				
11				
10				

$A=1$

\Rightarrow тут 2 элемента, а не один.

DE	00	01	11	10
00				
01				
11				
10				

$A=0$

DE	00	01	11	10
00				
01				
11				
10				

$A=1$

\Rightarrow тут 1 элемент из четырёх строк.

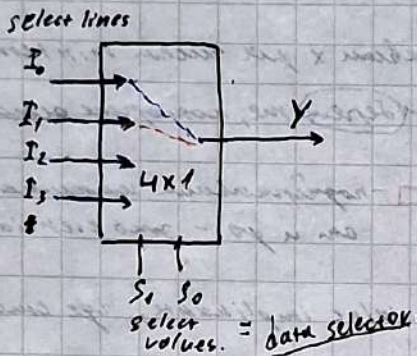
Мультиплексеры.

Комбинационная сеть - логическая сеть, její výstup závisí samo od vstupu; ne závisí od.

Пример: MUX, DEMUX, KODER, DEKODER.

Multiplexer = MUX = data selector.

Multiplexer - переносит данные только по одному входу.



=>

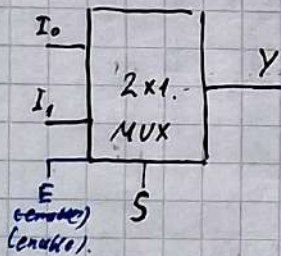
S_0	S_1	Y
0	0	I_0
0	1	I_1
1	0	I_2
1	1	I_3

MUX 4x1
input output

① В стандартном MUX

2^m
select lines

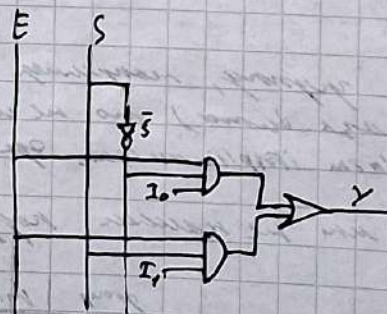
MUX 2x1:



E	S	Y
0	x	0
1	0	I_0
1	1	I_1

E - включение/выключение схемы.
Если схема включена, то
основные переменные X (data case)

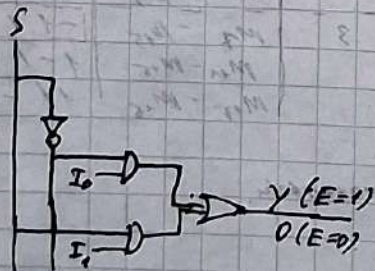
Схема:



Формула:

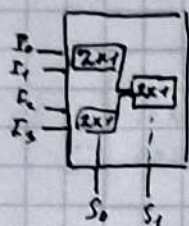
$$Y = E\bar{S}I_0 + ES I_1$$

① E - отвечает за on/off мультиплексера, поэтому в схеме просто присутствует



СИНТЕЗИРОВАНИЕ мультиплексера (4x1) \Rightarrow (2x1)

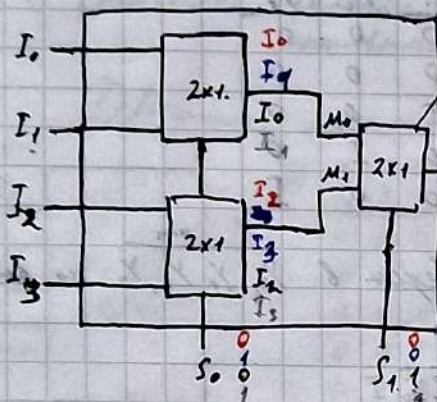
менее сложное:



, где S_0 - выбор I_0 или $I_1 = M_0$
 I_2 или $I_3 = M_1$

S_1 выбор M_0 или M_1 (между мультиплексерами)

расширенная версия:



выбор между M_0 и M_1 MUX.

S_1	S_0	Y
0	0	I_0
0	1	I_1
1	0	I_2
1	1	I_3

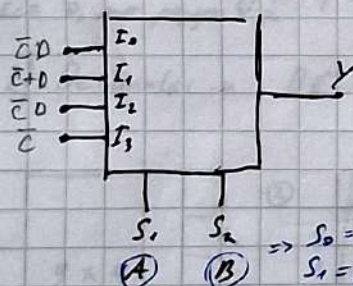
⚠ Также и с $8x1 \Rightarrow 2x1$ и т.д.

MUX и булевая функция.

1) $F(A, B, C, D) = \sum m(1, 4, 5, 7, 9, 12, 13)$

2) Сколько переменных, столько и входов $ABCD \Rightarrow 4x1$ MUX

3) Записать MUX и выбрать 2 переменные (лучше первые 2 т.к.)



Остаток найти I_0, I_1, I_2, I_3

3) Построить таблицу по карно (стр. 34) совмещая с S_0 и S_1 (A и B).

$S_1 S_0$ AB	00	01	11	10
00	0	1	1	1
01	1	1	1	1
11	1	1	1	1
10	1	1	1	1

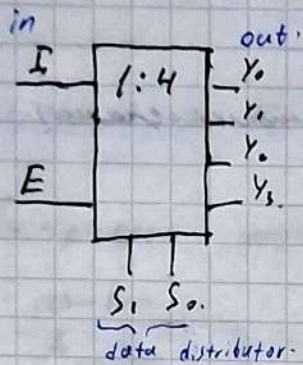
$I_0 = \bar{C}D$
 $I_1 = \bar{C}D + \bar{C}D = \bar{C} + D$

S_1	S_0	Y
0	0	$I_0 = \bar{C}D$
0	1	$I_1 = \bar{C}D + \bar{C}D = \bar{C} + D$
1	0	$I_2 = \bar{C}D$
1	1	$I_3 = \bar{C}$

М.е. будем дописывать только то, которое мы смотрим в S_1 и S_0

DEMUX - (demultiplexer) - Демультимплексор.

Выполняем функцию, обратную мультиплексу. Коммутируем один входной канал на несколько выходов.

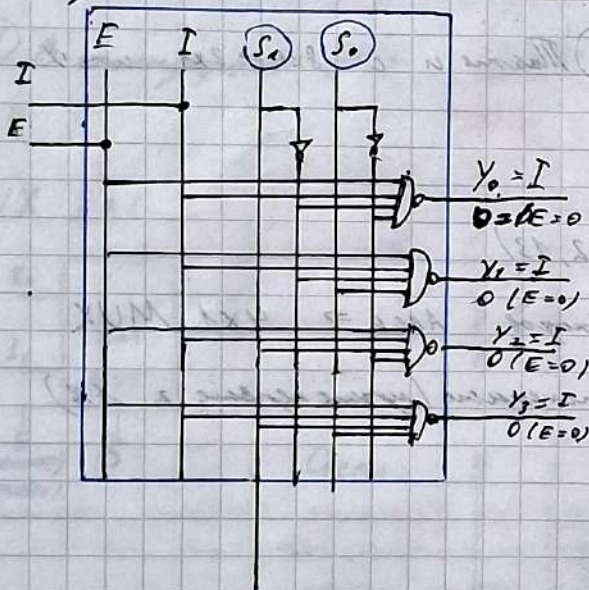


$N = 2^M$ - data distributor
output

Пример с таблицей:

	E	S ₁	S ₀	Y ₀	Y ₁	Y ₂	Y ₃
исключен	0	X	X	0	0	0	0
	1	0	0	I	0	0	0
	1	0	1	0	I	0	0
	1	1	0	0	0	I	0
	1	1	1	0	0	0	I

Следовательно, что введем в I, то выведем в Y₀, Y₁, Y₂, Y₃ на выходы через S₁ и S₀ data distributor.



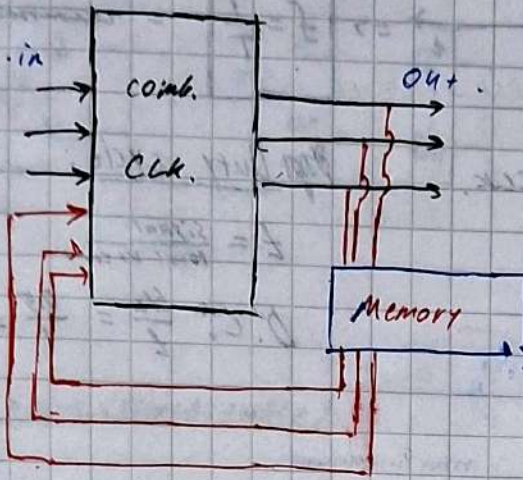
$$\begin{aligned} Y_0 &= E \bar{S}_1 \bar{S}_0 I \\ Y_1 &= E \bar{S}_1 S_0 I \\ Y_2 &= E S_1 \bar{S}_0 I \\ Y_3 &= E S_1 S_0 I \end{aligned}$$

	Y	03	02
03 = 0	0	0	0
03 = 03 = 0	1	0	0
03 = 0	0	1	0
3 = 0	1	1	0

	01	11	00	02
03 = 0	0	0	0	0
03 = 03 = 0	1	0	0	0
03 = 0	0	1	0	0
3 = 0	1	1	0	0

Секвенцијална мрежа

Секвенцијална мрежа - има неки сеп, као и комбинациона (таб. 42), но с додатним елементом - меморијским елементом.

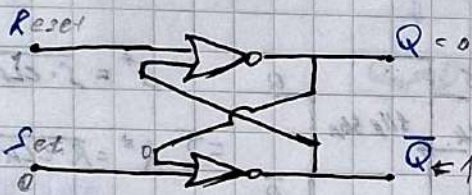


Напомена, counter:

memory
 $0 + 1 = 1$
 $1 + 1 = 2$
 $2 + 1 = 3$
 $3 + 1 = 4$
 $4 + 1 = 5$
 ...

memory - има и свој сеп flip flop.

SR Latch - једноставан storage елемент, комбинациона компарација + сеп. N/A



Случај 1: $S=0$; $R=1$,
 но $Q=0$, а нове $\bar{Q}=1$.

A	B	Y
0	0	1
0	1	0
1	0	0
1	1	Q

↓
 $S=0$; $R=0$; $Q=0$; $\bar{Q}=1$

not used, not save.

Случај 2: $S=1$; $R=0$; $\bar{Q}=0$, но $Q=1$.

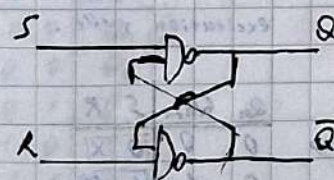
↓
 $S=0$; $R=0$; $Q=1$; $\bar{Q}=0$

Случај 3: $S=1$; $R=1$; $Q=0$; $\bar{Q}=1$.

\times $S \neq 1$ и $R \neq 1$.
 $S=0$; $R=0$; $Q=0$; $\bar{Q}=1$

S	R	Q	\bar{Q}
0	0	memory.	
0	1	0	1
1	0	1	0
1	1	not used	

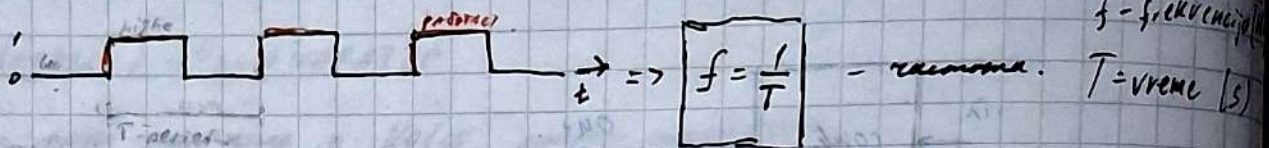
Дакле N/A случај можемама не, но нешто наредном Q и \bar{Q} .



S	R	Q	\bar{Q}
0	0	memory not used	
0	1	1	0
1	0	0	1
1	1	not used memory.	

Clock.

flip flop работает с определенной частотой сигнала (Clock или Signal)



Пример к схеме управления CLK.



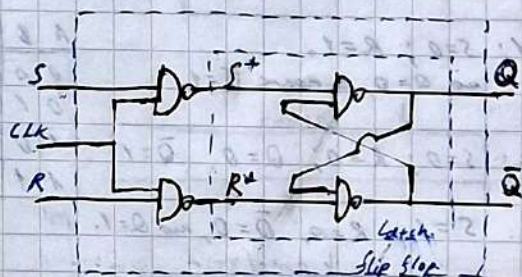
Duty cycle:

$$t = \frac{\text{Signal}}{\text{Total voltage}}$$

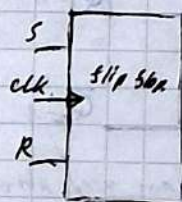
$$D.C.: \frac{t_{\text{high}}}{t} = \frac{0.5}{1} = 0.5 = 50\%.$$

Разница flip/flop и Latch, SR flip/flop

flip flop работает на Clock, а latch - это просто схема где состояние сохраняется. Latch - это такое flip flop'a.



=>



$$S^* = S \cdot CLK = S + \overline{CLK}$$

$$R^* = R \cdot CLK = R + \overline{CLK}$$

Из этого мы можем сделать таблицу.

CLK	S	R	Q	Q-bar
0	x	x	memory.	
1	0	0	memory.	
1	0	1	0	1
1	1	0	1	0
1	1	1	not used.	

Таблица истинности (truth table)

CLK	S	R	Q _{next}
0	x	x	Q _n ← (present state)
1	0	0	Q _n ← (memory)
1	0	1	0
1	1	0	1
1	1	1	not used.

characteristic table.

Q _n	S	R	Q _{n+1}
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	x
1	0	0	1
1	0	1	0
1	1	0	1
1	1	1	x

Excitation table.

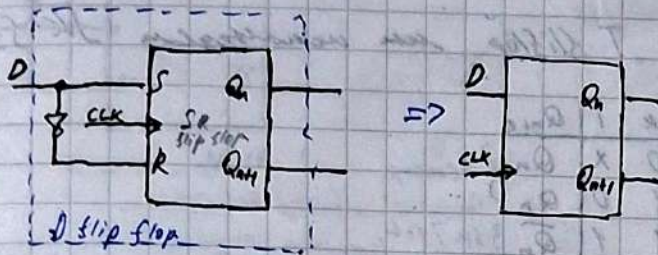
Q _n	Q _{n+1}	S	R
0	0	0	x
0	1	1	0
1	0	0	1
1	1	x	0

SR	00	01	10	11
Q _n	0	0	x	1
Q _{n+1}	1	1	0	x

$$Q_{n+1} = I + II = S + Q_n \bar{R}$$

D flip flop

Еще один популярный малый компонент является, но по сути это один регистратор (D), где D - data. D flip flop это разновидность SR flip flop'a.



Т.к. на выходе 1 сч. 49 мс
при компьютерном контроле малых
S и R.

CLK	D	Q _{next}
0	x	Q _n
1	0	0
1	1	1

Таблица истинности (truth table)

CLK	D	Q _{next}
0	x	Q _n
1	0	0
1	1	1

Characteristic table

Q _n	D	Q _{next}
0	0	0
0	1	1
1	0	0
1	1	1

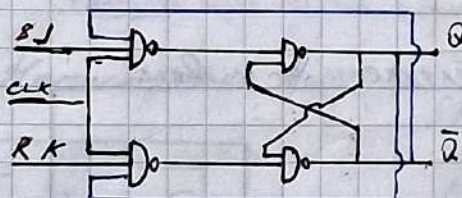
Excitation table

Q _n	Q _{next}	D
0	0	0
0	1	1
1	0	0
1	1	1

$$Q_{next} = D$$

JK flip flop

Решаем проблему с not used. Делаем универсальный элемент.



CLK	J	K	Q _{next}
0	x	x	Q _n
1	0	0	Q _n
1	0	1	0
1	1	0	1
1	1	1	Q _n (toggle)

как SR flip flop

Таблица истинности (truth table)

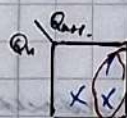
CLK	J	K	Q _{next}
0	x	x	Q _n (memory)
1	0	0	Q _n
1	0	1	0
1	1	0	1
1	1	1	Q _n (toggle)

Characteristic table

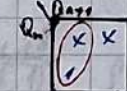
Q _n	J	K	Q _{next}
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	1
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	0

Excitation table

Q _n	Q _{next}	J	K
0	0	0	x
0	1	1	x
1	0	x	1
1	1	x	0



$$J = Q_{next}$$



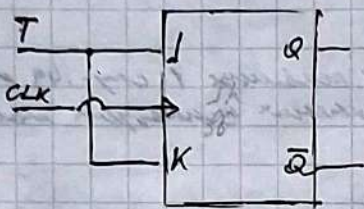
$$K = Q_n$$

Q _n	J	K	Q _{next}
0	0	0	0
0	1	0	1
1	0	0	0
1	1	0	1

$$Q_{next} = J + \bar{J} = Q_n J + Q_n \bar{J}$$

T flip flop

Универсальное можно переключатель (switch)



Для T флиппера универсальный JK ff

CLK	T	Q _{next}
0	x	Q _n
1	0	Q _n
1	1	$\overline{Q_n}$

Таблица истинности (truth table)

CLK	T	Q _{next}
0	x	Q _n
1	0	Q _n
1	1	$\overline{Q_n}$

Q _n	T	Q _{next}
0	0	0
0	1	1
1	0	1
1	1	0

Q _n	Q _{next}	T
0	0	0
0	1	1
1	0	1
1	1	0

$$Q_{n+1} = Q_n \oplus T$$

$$T = Q_n \oplus Q_{n+1}$$

JK flip flop \Rightarrow D flip flop

① Идентифицировать flip flop'ов

Желтый: D Доступен JK.

② Написать характеристическую таблицу за желтый flip flop.

Мы делаем D:

Q _n	D	Q _{next}	J	K
0	0	0	0	x
0	1	1	1	x
1	0	0	x	1
1	1	1	x	0

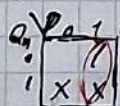
← сопоставим Q_n и Q_{next}

③ По булевой таблице (excitation table) за доступный flip flop

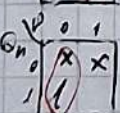
Мы имеем JK:

Q _n	Q _{next}	J	K
0	0	0	x
0	1	1	x
1	0	x	1
1	1	x	0

④ Нарисовать символ логического элемента соответствующий регистру Q_n и D по JK



$$J = D$$



$$K = \overline{D}$$