



5. 下列哪个电路不是时序逻辑电路（ ）。

- A. 计数器
- B. 寄存器
- C. 译码器
- D. 触发器

【参考答案】：C

【试题解析】：考查数字电路的基础知识。

数字电路根据逻辑功能不同特点，分成 2 大类：组合逻辑电路、时序逻辑电路。

组合逻辑电路的输出，仅仅取决于该时刻的输入，与电路原来的状态无关。

时序逻辑电路的输出，不仅取决于当前的输入信号，还取决于电路原来的状态。

触发器，是构成时序逻辑电路的基本单元。

计数器和寄存器，也是两种非常常用的时序逻辑功能器件。

译码器，起输出结果仅与该时刻的输入有关，属于组合逻辑电路器件。

6. 下列关于 do-while 语句的说法正确的是（ ）。

- A. 可能一次都不执行
- B. 至少执行一次
- C. 先判断条件，再执行循环体
- D. 以上说法均不正确

【参考答案】：B

【试题解析】：C 语言基本的语法，非常简单，送分题。

```
do{  
    ...循环体...  
}while(条件)
```

该语句，先执行循环体，再判断条件；至少会执行一次循环体。

7. 当放大电路的电压增益为-20dB 时，说明它的电压放大倍数为（ ）。

- A. -20 倍
- B. 20 倍
- C. 10 倍
- D. 0.1 倍

【参考答案】：D

【试题解析】：考查电压增益的概念理解，有点难度。

电压增益表示的是放大电路对输入信号的放大能力，单位是分贝，用符号 dB 表示。

电压增益 = 20lg 电压放大倍数。

lg 是对数函数，表示的是以 10 为底的对数，如  $\lg 10 = 1$ ， $\lg 1 = 0$ ， $\lg 0.1 = -1$ 。

就本题而言，设电压的放大倍数为 A，

则： $20\lg A = -20$ ， $\lg A = -1$ ， $A = 0.1$ 。

8. 关于 IAP15F2K61S2 单片机，以下说法中正确的有（ ）。

- A. 主时钟可以是内部 R/C 时钟，也可以是外部晶体产生的时钟。
- B. 提供 14 个中断源请求，所有中断源均具有 2 个中断优先级。
- C. 具有 2 个串行通信端口，每个端口均可以同时收、发数据。
- D. 2K SRAM，最高运行主频 24MHz。

【参考答案】：A C

【试题解析】：考查 IAP15F2K61S2 单片机基础，比赛现场查数据手册。

手册 438 页 6.1.7，IAP15F2K61S2 单片机提供了 14 个中断源请求，其中有 4 个中断源是固定的最低优先级，B 选项错误。

就本题而言，问的是“AD 转换的结果应该为（ ）”，我想应该选择一个最接近真实电压的转换结果，D 选项。