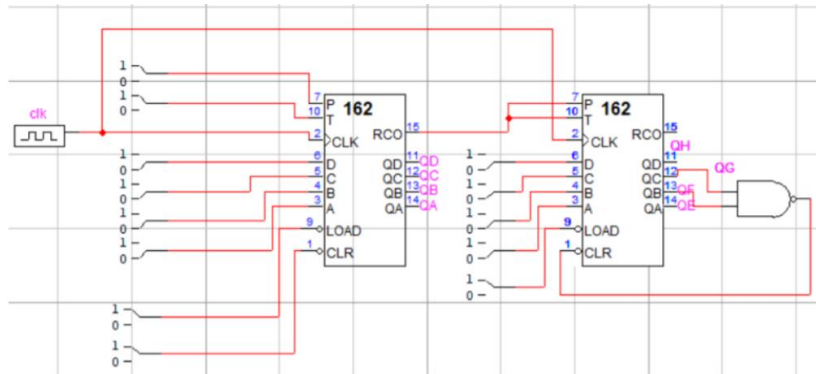


Práctica 5: Reloj Digital

Divisor de frecuencia de 60 a 1 utilizando dos contadores síncronos de 4 bits en cascada.



Contador de 1 a 12 utilizando un contador de décadas síncrono y un flip-flop

