Esquemático Diseño del Decoder BCD 7 segmentos (con compuertas).

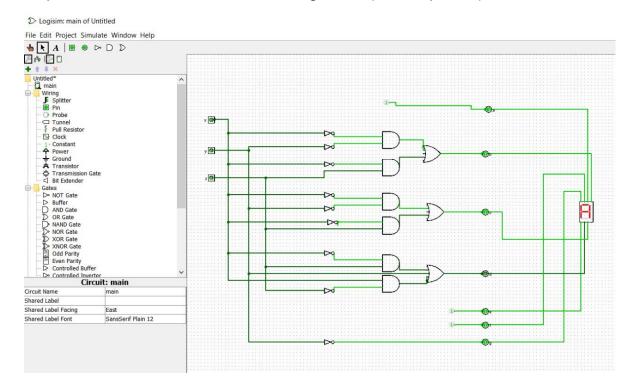


Tabla de verdad

Α	В	С	D	а	b	С	d	е	f	g
0	0	0	0	1	1	1	1	1	1	0
0	0	0	1	0	1	1	0	0	0	0
0	0	1	0	1	1	0	1	1	Û	1
0	0	1	1	1	1	1	1	0	0	1
0	1	0	0	0	1	1	0	0	1	1
0	1	0	1	1	0	1	1	0	1	1
0	1	1	0	1	0	1	1	1	1	1
0	1	1	1	1	1	1	0	0	0	0
1	0	0	0	1	1	1	1	1	1	1
1	0	0	1	1	1	1	0	0	1	1
1	0	1	0	Х	Х	Х	Х	Х	×	Х
1	0	1	1	Х	Х	X	Х	Х	×	Х
1	1	0	0	Х	Х	X	Х	X	×	Х
1	1	0	1	X	Х	Х	Х	Х	×	Х
1	1	1	0	Х	х	Х	х	Х	×	х
1	1	1	1	Х	Х	X	Х	Х	×	Х

Laboratorio de Sistemas Digitales Stephanie Denisse Benitez Cabrera A00820320 Práctica 4

Mapas de Karnaugh

