X gate

Input	Output
$ 0\rangle$	$ 1\rangle$
$ 1\rangle$	$ 0\rangle$

Z gate

Input	Output
$ 0\rangle$	$ 0\rangle$
$ 1\rangle$	$- 1\rangle$

H gate

Input	Output
$ 0\rangle$	$ 0\rangle + 1\rangle$
$ 1\rangle$	$ 0\rangle - 1\rangle$

CNOT gate

Input	Output
$ 0\rangle 0\rangle$	$ 0\rangle 0\rangle$
$ 0\rangle 1\rangle$	$ 0\rangle$ $ 1\rangle$
$ 1\rangle 0\rangle$	$ 1\rangle$ $ 1\rangle$
$ 1\rangle$ $ 1\rangle$	$ 1\rangle 0\rangle$