

Curso de Introdução à Design de Hardware Reconfigurável em FPGA

Profs. Amanda Martinez e Zoé Magalhães

06/08/2023

Lista de Exercícios 2

O objetivo desta lista de exercícios é aplicar os conhecimentos adquiridos no que tange a integração de componentes via arquivo de top_level e via block design e wrapper .

Exercício 1 -

- A. Dividir o projeto do cronômetro em entidades:
 - a. Divisor de clock (contador decrescente);
 - b. Contador de unidades e dezenas de segundos e minutos;
 - c. Codificador 7 segmentos;
 - d. Roteador dos dígitos;
- B. Integrar os componentes criando um arquivo de top level.

Exercício 2 - Fazer integração usando o block design (BD).