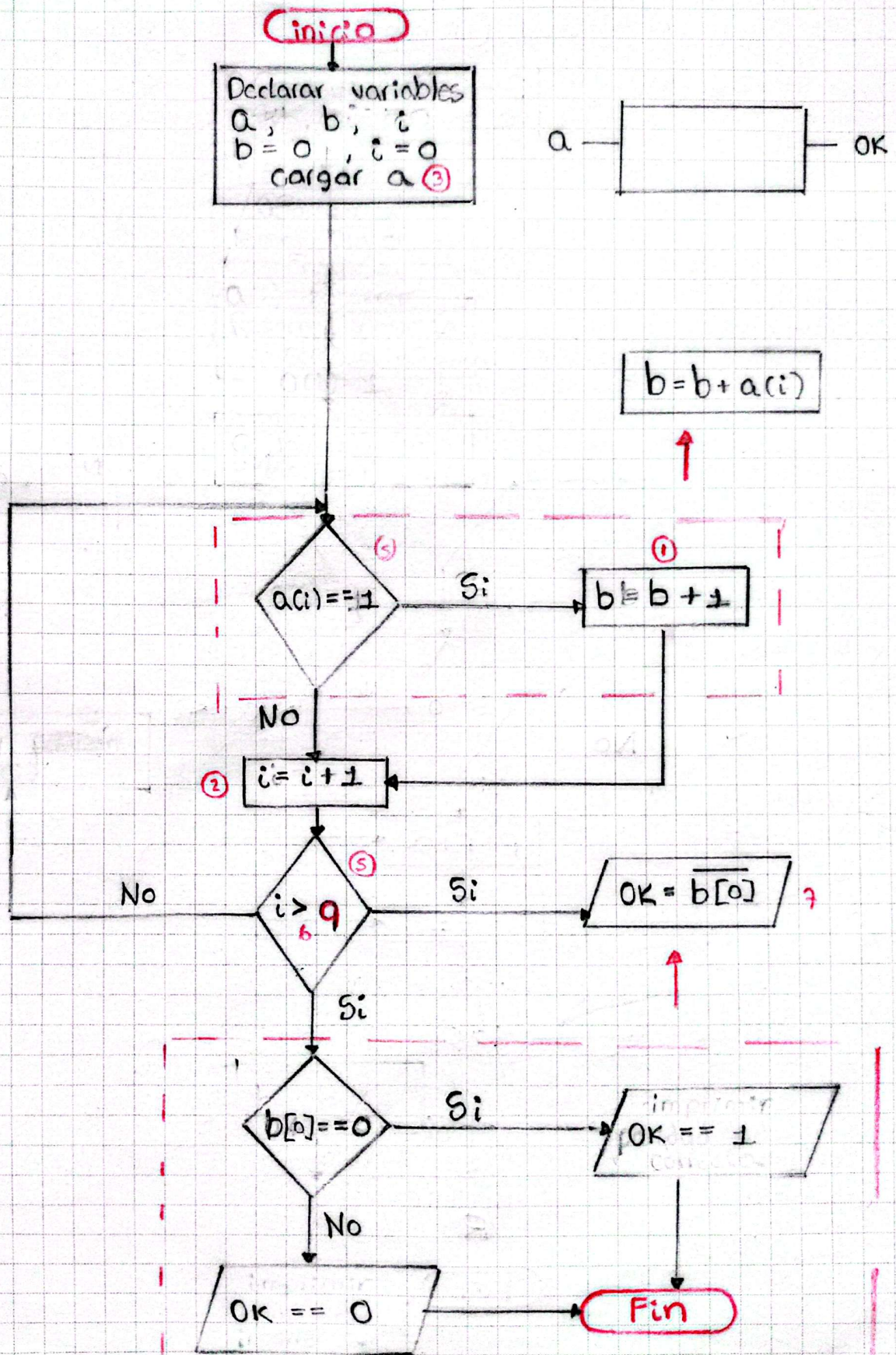


Tarea - Algoritmo verificar paridad



SOS ORIGINAL

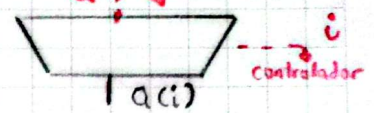
Fecha. 23-02-2026

* Se corrigio y optimizo algoritmo de paridad

* Maquina de estados algoritmica permite realizar el diagrama de flujo.

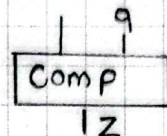
① ② => Acumulador
Contadores

③ => Memoria

selector de
④ => Multiplexor

⑤ => Pregunta a control

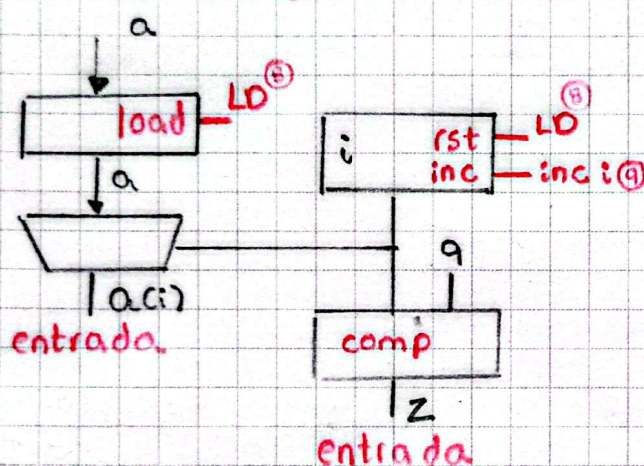
⑥ => Comparador



⑦ => Inversor

Las entradas son las
decisiones

Camino de datos



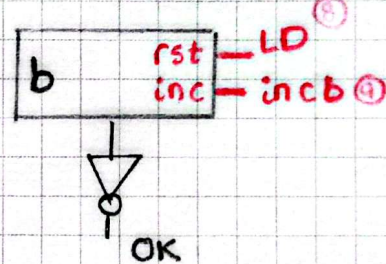
load = Cargar dato

rst = Por = 0

inc = Requiere incrementar

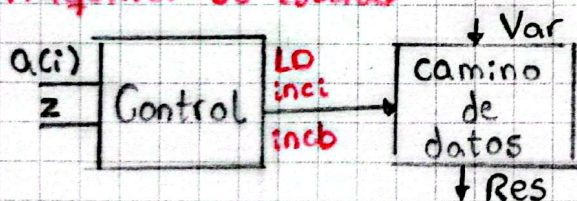
⑧ => Porque no se hace mas.

⑨ => En momentos diferentes.

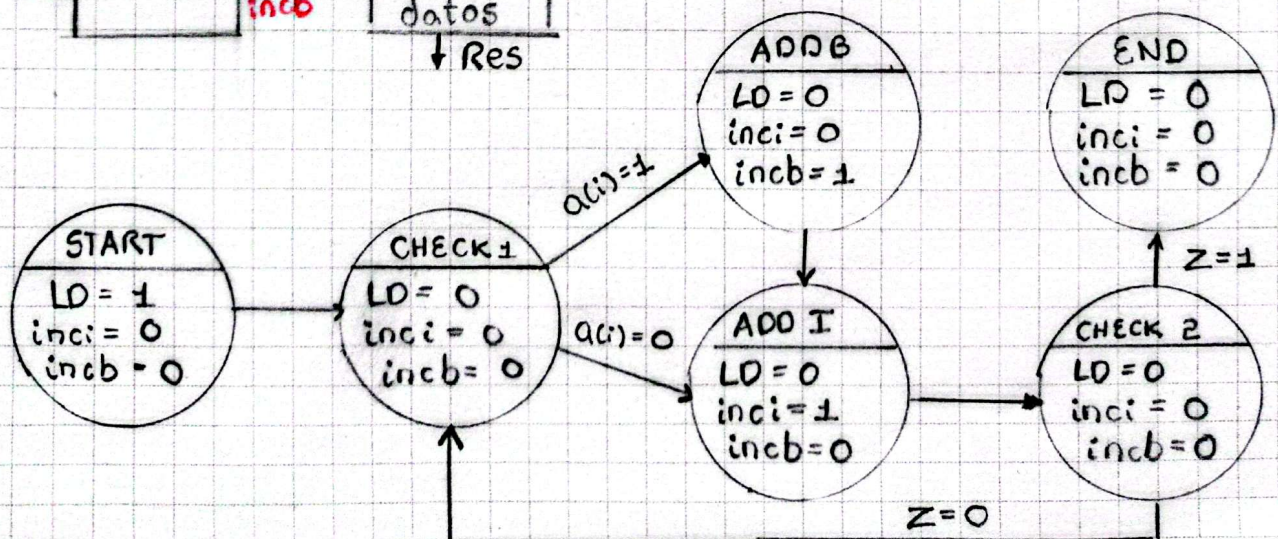


Señales

Maquina de estado



Tarea

Maquina para algoritmo
de multiplicación.

SOS ORIGINAL