

POLITECHNIKA WROCŁAWSKA

WYDZIAŁ ELEKTRONIKI

KIERUNEK: Informatyka
SPECJALNOŚĆ: (INS)

PROJEKT INŻYNIERSKI

Obsługa RGB

RGB panel

AUTOR:
Mikalai Barysau

PROWADZĄCY PROJEKT:
dr inż. Tomasz Surmacz

OCENA PROJEKTU:

Spis treści

Wstęp	1
1 Opis sprzętu	5
1.1 Płytki <i>Texas Instruments tlc5947</i>	5
1.2 Mikrokomputer <i>Raspberry Pi</i>	5
2 Opis wybranych technologii	7
2.1 Biblioteka do obsługi płytki <i>Texas Instruments tlc5947</i>	7
2.2 Aplikacja graficzna <i>LedSimulator</i> do symulacji działania systemu	7
2.3 Programowa konfiguracja <i>Raspberry Pi</i>	8
2.4 Interfejs komunikacyjny <i>SPI</i>	9
3 Biblioteka do sterowania	11
Spis rysunków	11
Literatura	15

Wstęp

Celem danej pracy było stworzenie biblioteki do sterowania panelami RGB za pomocą *Raspberry PI* przez interfejs *SPI* oraz aplikacji graficznej, umożliwiającej kalibrowanie kolorów i wykonanie symulacji działania systemu na zwykłym komputerze bez konieczności podłączenia sprzętu. Analiza rynku i istniejących rozwiązań świadczy o tym, że wybrany temat jest w tej chwili bardzo aktualny.

Rosnąca liczba urządzeń elektonicznych w segmencie budżetowym, wzrastające możliwości obliczeniowe komputerów i coraz mniejsze rozmiary processorów, płyt głównych, źródeł zasilania i nośników danych umożliwiają stworzenie produktów, które stosunkowo niedawno wymagały znaczących inwestycji finansowych i zazwyczaj były mało mobilne.

Obecny świat elektroniczny sprzyja powstaniu licznych “inteligentnych” systemów i oddzielnych urządzeń. Niektóre z tych urządzeń już teraz stały się elementami naszego codziennego otoczenia, życia bez których nie możemy sobie wyobrazić. Spad kosztów, wzrost mocy jednostek obliczeniowych i gwałtowne zwiększenie rynku urządzeń elektronicznych powoduje coraz większe zapotrzebowanie społeczności w nowych rozwiązaniach sprzętowych i programowych.

Warto również zwrócić uwagę na to, że świat systemów operacyjnych również bardzo się rozwinął w ciągu ostatnich 20 lat. Jakiś czas temu najbardziej rozpowszechnionym system operacyjnym był system *Microsoft Windows*. Jednak po upływie czasu systemy, oparte na UNIX’ie, takie jak *GNU/Linux* i *OSX*, również zdobyły dużą popularność spośród użytkowników PC, co w tej chwili wymaga od twórców oprogramowania wyboru technologii, które pozwolą na stworzenie narzędzi, które nie będą wymagały od użytkownika zainstalowania dodatkowych bibliotek, konfigurowania odpowiedniego środowiska czy jakiegokolwiek ingerencji w process funkcjonowania dostarczonego produktu. Dla użytkownika końcowego najważniejszym jest to, żeby produkt działał w taki sposób, jak od niego się oczekuje.

Dlatego rola programisty i inżyniera, który jest twórcą tego produktu, polega nie tylko na rozwiązaniu konkretnego problemu technicznego, ale również na przemyśleniu tego, czy dany produkt jest intuicyjny w obsłudze, o ile to jest możliwe, czy on jest sprawny i przetestowany, czy użytkownik końcowy nie będzie w stanie zakłócić działanie programu przez nieodpowiednie korzystanie z dostępnych funkcjonalności.

Stworzenie takiego produktu jest zadaniem nietrywialnym i czasochłonnym. Opracowanie scenariuszy działania tworzonego systemu, przeprowadzenie analizy przypadków użycia, dobór odpowiednich technologii i efektywnych metod obliczeniowych jest niezbędną częścią procesu tworzenia oprogramowania o wysokiej jakości.

Rozdział 1

Opis sprzętu

1.1 Płytką *Texas Instruments tlc5947*

1.2 Mikrokomputer *Raspberry Pi*

Raspberry Pi – komputer jednopłytkowy, stworzony przez *Raspberry Pi Foundation*. Mikrokomputer oparty jest na układzie *Broadcom BCM2835 SoC*, który składa się z procesora *ARM1176JZF-S 700 MHz*, *VideoCore IV GPU* i 256 megabajtów (MB) pamięci RAM. Na potrzeby projektu na urządzeniu został zainstalowany system *Raspbian*.

Konfiguracja programowa mikrokomputera została omówiona w rozdziale 2.

Konfiguracja sprzętowa *Raspberry Pi model B*, który został użyty w danym projekcie, wygląda następująco:

SoC	Broadcom BCM2835 (CPU + GPU + DSP + SDRAM)
CPU	700 MHz ARM1176JZF-S core (ARM11 family)
GPU	Broadcom VideoCore IV, OpenGL ES 2.0, 1080p30 h.264/MPEG-4 AVC high-profile decode
Pamięć (SDRAM)	256 MB (współdzielona z GPU) 256 MB (współdzielona z GPU)
Porty USB 2.0	2
Nośnik danych	złącze kart SD / MMC / SDIO MicroSD
Połączenia sieciowe	10/100 Ethernet (RJ45)
Pozostałe złącza	8 x GPIO, UART, szyna I ² C , szyna SPI z dwiema liniami CS, +3,3 V, +5 V, masa
Zasilanie	700 mA (3,5 W)
Źródło zasilania	5 V przy pomocy złącza MicroUSB, ewentualnie za pomocą złącza GPIO
Wymiary	85,60 × 53,98 mm
Waga	45 g

Rozdział 2

Opis wybranych technologii

Wybór języka, który będzie głównym narzędziem do realizacji projektu, należy dokonywać biorąc pod uwagę specyfikę projektu, zasoby sprzętowe, przypadki użycia produktu, który powinien powstać, wymagania wydajnościowe oraz funkcjonalne. Niemniej ważny jest czas, którym dysponuje programista.

Dany projekt jest rozwiązaniem zarówno sprzętowym, jak i programowym. Dlatego wybrane technologie muszą spełniać zestaw określonych wymagań, oraz gwarantować możliwość dalszego utrzymania i rozwoju produktu.

Po przeanalizowaniu najbardziej popularnych obecnie technologii, zostały wybrane języki *C* i *C++* z wykorzystaniem zestawu bibliotek *Qt framework*.

2.1 Biblioteka do obsługi płytki *Texas Instruments tlc5947*

Język *C* jest sprawdzonym narzędziem, które pozwala na bardzo szczegółowe manipulacje na pamięci oraz bezpośrednią kontrolę nad złożonością i wydajnością implementowanych funkcji i algorytmów. Język *C++*, z kolei, oprócz wsparcia niskopoziomowych operacji również pozwala na implementację interfejsów obiektowych i graficznej powłoki do sterowania programem oraz reprezentacji wyników działania i komunikacji z użytkownikiem.

2.2 Aplikacja graficzna *LedSimulator* do symulacji działania systemu

Zaletą języków *C/C++* jest duża wydajność i szybkość wykonywania skompilowanego kodu (pod warunkiem poprawnego posługiwania się możliwościami tych języków, systemu operacyjnego, rejestrami procesora, pamięcią operacyjną i innymi zasobami sprzętowymi). Od momentu stworzenia języków *C* i *C++* została opracowana liczna grupa bibliotek, dających prawie nieograniczone możliwości do tworzenia oprogramowania. Swobodny dostęp do dokumentacji, tutoriali, projektów z otwartym kodem źródłowym i ogromna społeczność programistów *C/C++* jest gwarancją tego, że napotkane problemy techniczne nie zablokują rozwoju produktu i nie pozostawią programistę sam na sam z ich rozwiązaniem.

Jako narzędzie do tworzenia interfejsu graficznego został wybrany *Qt framework*, gdyż pozwala on w bardzo wygodny sposób tworzyć interfejsy graficzne użytkownika. Oprócz tego

Qt framework posiada wyjątkowo dobrą dokumentację, która jest wbudowana w IDE *Qt Creator* i również jest dostępna na stronie internetowej projektu *Qt*:

`http://qt-project.org/doc/`

W dokumentacji do framework'u można znaleźć szczegółowe opisy funkcji bibliotecznych i także wiele przykładowych fragmentów kodu, które znacznie ułatwiają rozumienie mechanizmu działania sygnałów i slotów, zasad działania elementów interfejsu, kontenerów i innych narzędzi bibliotecznych. Kolejną zaletą użycia framework'u *Qt* jest możliwość stworzenia wieloplatformowej aplikacji graficznej bez konieczności utrzymania kilku wersji kodu dla różnych systemów operacyjnych.

2.3 Programowa konfiguracja *Raspberry Pi*

Jako środowisko systemowe na *Raspberry Pi* został zainstalowany *Raspbian* – system operacyjny *GNU/Linux* dla mikrokomputerów *Raspberry Pi*, oparty na dystrybucji *Debian*. System jest dostępny do ściągnięcia z oficjalnej strony projektu *Raspbian*:

`http://www.raspbian.org/`

lub z oficjalnej strony projektu *Raspberry Pi*:

`http://www.raspberrypi.org/downloads/`

Komunikacja z urządzeniami peryferyjnymi przez interfejs *SPI* odbywa się za pomocą sterownika *SPI*, wbudowanego w jądro systemu operacyjnego. Przed rozpoczęciem komunikacji między *Raspberry Pi* i urządzeniem peryferyjnym należy odpowiednio skonfigurować system operacyjny. Domyślnie sterownik *spi* znajduje się na “czarnej liście” modułów jądra systemu i dlatego nie jest ładowany podczas startu systemu. Aby dodać go do autostartu systemu należy otworzyć plik `/etc/modprobe.d/raspi-blacklist.conf` w edytorze tekstowym i zakomentować linię (umieścić znak '#' na początku linii), w której znajduje się nazwa sterownika *spi-bcm2708*

```
1 # blacklist spi and i2c by default (many users don't need them)
2 # blacklist spi-bcm2708
3 blacklist i2c-bcm2708
```

Listing 2.1 Zmodyfikowany plik `/etc/modprobe.d/raspi-blacklist.conf`

Również należy zmodyfikować plik `/etc/modules`, usuwając znak znaczyć '#' na początku linii, w której znajduje się nazwa modułu *spi-dev*:

```

1  # /etc/modules: kernel modules to load at boot time.
2  #
3  # This file contains the names of kernel modules that should be loaded
4  # at boot time, one per line. Lines beginning with "#" are ignored.
5  # Parameters can be specified after the module name.
6  #
7  # sound devices
8  snd-bcm2835
9  # SPI devices
10 spi-dev
11 # I2C devices
12 # i2c-dev
13 # 1-Wire devices
14 # wl-gpio
15 # 1-Wire thermometer devices
16 # wl-therm

```

Listing 2.2 Zmodyfikowany plik */etc/modules*

Po wprowadzeniu zmian należy zrestartować *Raspberry Pi* (np. za pomocą wykonania polecenia *reboot* w linii komend *Raspbian*).

Po ponownym załadowaniu można sprawdzić, czy moduł *SPI* został załadowany. W tym celu można skorzystać z polecenia *lsmod*.

Module	Size	Used by
snd_bcm2835	12808	0
snd_pcm	74834	1 snd_bcm2835
snd_seq	52536	0
snd_timer	19698	2 snd_seq, snd_pcm
snd_seq_device	6300	1 snd_seq
snd	52489	5 snd_seq_device, snd_timer, snd_seq, snd_pcm,
snd_bcm2835		
snd_page_alloc	4951	1 snd_pcm
spidev	5136	0
spi_bcm2708	4401	0

Listing 2.3 Wynik wykonania polecenia *lsmod*

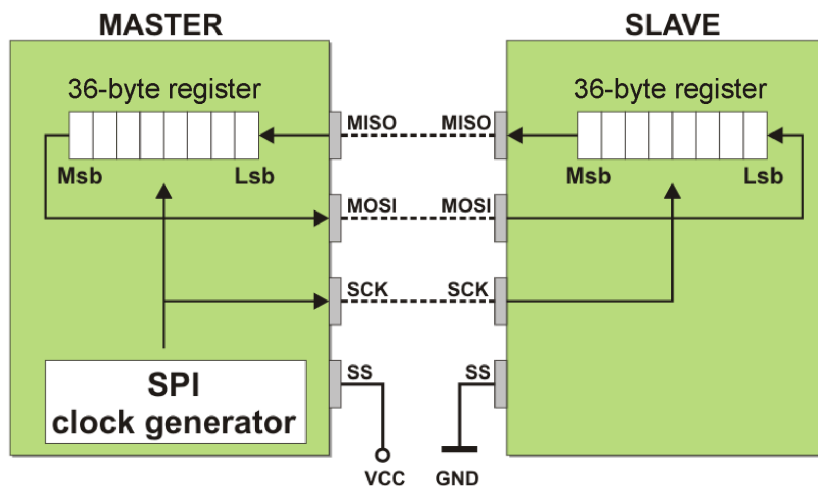
2.4 Interfejs komunikacyjny *SPI*

Interfejs *SPI* (*Serial Peripheral Interface*) umożliwia komunikację pomiędzy mikrokomputerem i urządzeniem peryferyjnym. Szeregowa transmisja danych odbywa się za pomocą trzech kanałów:

- **MOSI** (*Master Out / Slave In*) - dane od jednostki nadrzędnej do podporządkowanej
- **MISO** (*Master In / Slave Out*) - dane od jednostki podporządkowanej do nadrzędnej
- **SCK** (*Serial Clock*) - zegar synchronizujący transmisję

Aktywacją wybranego urządzenia peryferyjnego odbywa się za pomocą dodatkowej linii **SS** (*Slave Select*).

Na rysunku 2.1 jest umieszczony schemat komunikacji między urządzeniem nadrzędnym i pojedynczym urządzeniem podporządkowanym.



Rysunek 2.1 Schemat komunikacji przez interfejs *SPI*

Po załadowaniu modułów jądra jest możliwa komunikacja z urządzeniem peryferyjnym przez interfejs *SPI*.

Rozdział 3

Biblioteka do sterowania

Spis rysunków

2.1	Schemat komunikacji przez interfejs <i>SPI</i>	10
-----	--	----

Literatura

1. A. Janiak, *Wybrane problemy i algorytmy szeregowania zadań i rozdziatu zasobów*, Warszawa: Akademicka Oficyna Wydawnicza PLJ 1999
2. Strona internetowa: http://en.wikipedia.org/wiki/Job-shop_scheduling, 08.10.2014
3. M. Sobolewski, http://www.ioz.pwr.wroc.pl/pracownicy/kuchta/Marek%20Sobolewski_FlowShop.pdf, 08.10.2014
4. C. Smutnicki, *Algorytmy szeregowania zadań*, <http://www.kierunkizamawiane.pwr.wroc.pl/materialy/smut.pdf>, 08.10.2014
5. Lekcja *The Knapsack Problem*, <http://www.es.ele.tue.nl/education/5MC10/Solutions/knapsack.pdf>, 08.10.2014
6. Strona internetowa: http://en.wikipedia.org/wiki/Knapsack_problem, 08.10.2014
7. D. Pisinger, *Algorithms For Knapsack Problems*, <http://www.diku.dk/~pisinger/95-1.pdf>, 08.10.2014
8. Strona internetowa: http://en.wikipedia.org/wiki/Travelling_salesman_problem, 08.10.2014
9. Shen Lin, *Computer Solutions of the Traveling Salesman Problem*, <http://alcatel-lucent.com/bstj/vol44-1965/articles/bstj44-10-2245.pdf>, 08.10.2014
10. John D. C. Little, Katta G. Murty, Dura W. Sweeney, Caroline Karel, *An algorithm for the traveling salesman problem*, <http://dspace.mit.edu/bitstream/handle/1721.1/46828/algorithmfortrav00litt.pdf>, 08.10.2014
11. Strona internetowa: http://www.princeton.edu/~achaney/tmve/wiki100k/docs/Travelling_salesman_problem.html, 08.10.2014
12. Strona internetowa: <http://qt-project.org/doc/>, 08.10.2014