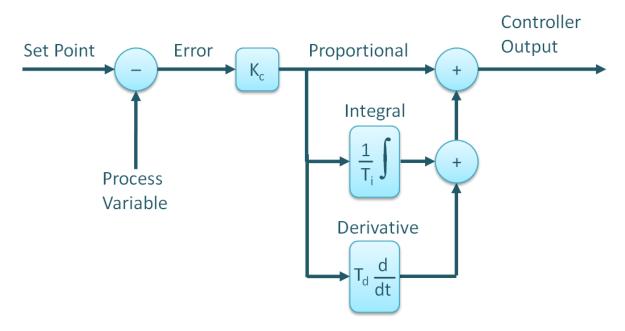
Implementacja regulatora PID:

Regulator PID składa się z trzech członów:

- Członu proporcjonalnego P o wzmocnieniu K(na rysunku oznaczone K_C),
- Członu całkującego I o czasie zdwojenia T_I ,
- ullet Członu różniczkowego D o czasie wyprzedzenia T_D

Rysunek poniżej przedstawia strukturę ciągłego w czasie regulatora PID.



Fot.: Struktura zastosowanego regulatora PID Źródło: http://blog.opticontrols.com/archives/344

Taką konfigurację po przekształceniu do dziedziny czasu dyskretnego zastosowano w implementacji. Poszczególne oznaczenia na rysunku przekładają się na zmienne jak poniżej:

•	Set Point	\rightarrow	y_{ZAD}	-	wartość zadana
•	Process Variable	\rightarrow	y	-	wyjście obiektu
•	Error	\rightarrow	e	-	uchyb sterowania
•	Proportional	\rightarrow	u_P	-	składowa proporcjonalna sterowania
•	Integral	\rightarrow	u_I	-	składowa całkowa sterowania
•	Derivative	\rightarrow	u_D	-	składowa różniczkowa sterowania
•	Controller Output	\rightarrow	и	-	wyjście regulatora

Po przejściu do dziedziny czasu dyskretnego równanie wyjścia regulatora przedstawiono jako sumę trzech jego składowych, przedstawia się ono następująco:

$$u(k) = u_P(k) + u_I(k) + u_D(k)$$

Składowa $u_P(k)$ wyznaczana ze wzoru:

$$u_{P}(k) = K e(k)$$

Składowa $u_I(k)$ regulatora bez funkcjonalności anti wind-up wyznaczana ze wzoru:

$$u_I(k) = u_I(k-1) + \frac{K}{T_I}T_P \frac{e(k-1) + e(k)}{2}$$

Składowa $u_I(k)$ regulatora z funkcjonalnością anti wind-up wyznaczana ze wzoru:

$$u_{I}(k) = u_{I}(k-1) + \frac{K}{T_{I}} T_{p} \frac{e(k-1) + e(k)}{2} + \frac{T_{P}}{T_{V}} (u_{w} (k-1) - u(k-1))$$

Składowa $u_D(k)$ wyznaczana ze wzoru:

$$u_D(k) = K T_D \frac{e(k) - e(k - 1)}{T_P}$$

Gdzie:

 $T_P - Okres próbkowania,$

K – Wzmocnienie członu proporcjonalnego P,

 T_I – Czas zdwojenia członu całkującego I,

 T_D – Czas wyprzedzenia członu różniczkowego D

 T_V – Parametr anti wind – up,

e(k) – uchyb sterowania w chwili k

Plik nagłówkowy PID.h deklaruje bibliotekę zawierającą:

- Strukturę zawierającą parametry regulatora
- Funkcję PID_init() inicjującą strukturę regulatora
- Funkcję PID_get_control() wyznaczającą nową wartość sterowania

Więcej informacji zawarto w komentarzach w listingu kodu na limonkowym tle poniżej.

```
#ifndef PID H
#define PID H
* Plik: PID.h
* Opis: Biblioteka implementująca regulator PID z
                     funkcjonalnością anti wind-up
#include <inttypes.h>
typedef struct
     float Tp; // okres próbkowania
                       // wzmocnienie członu P
// czas zdwojenia członu I
// czas wyprzedzenia członu D
// parametr anti wind-up;
// nieaktywny jeśli mniejszy od zera
     float K;
     float Ti;
     float Td;
     float Tv;
    float u_i_past; // poprzednia wartość składowej całkowania I float u_w_past; // poprzednia wartość sterowania
                                // przekazanego do obiektu
     float u_past; // poprzednia wartość sterowania regulatora PID
     float e_past;
                               // poprzedni uchyb sterowania
}PID type;
    Inicjacja struktury regulatora PID funkcjonalnością z anti wind-up
   pid - wskaźnik na strukturę PID

PID_Tp - okres próbkowania

PID_K - wzmocnienie członu proporcjonalnego P

PID_Ti - parametr członu całkującego I

PID_Td - parametr członu róźniczkowego D

PID_Tv - parametr anti wind-up;

nieaktywny jeśli mniejszy od zera
void PID init(PID type*, float, float, float, float);
     Wyznaczenie nowej wartości sterowania regulatora PID
     pid - wskaźnik na strukturę regulatora
     e - uchyb regulacji

u_max - maksymalna wartość sterowania

u_min - minimalna wartość sterowania
float PID get control (PID type*, float, float, float);
#endif
```

Plik źródłowy PID.c definiuje funkcje biblioteki regulatora PID:

- PID_init()
- PID get control()

Dokładne opisy funkcji zawarte w listingu kodu na limonkowym tle.

```
#include "PID.h"
* Plik: PID.c

* Opis: Biblioteka implementuaca regulator PID z
                      funkcjonalnością anti wind-up
*/
   Inicjacja struktury regulatora PID funkcjonalnością z anti wind-up
   pid - wskaźnik na strukturę PID

PID_Tp - okres próbkowania

PID_K - wzmocnienie członu proporcjonalnego P

PID_Ti - czas zdwojenia członu całkującego I

PID_Td - czas wyprzedzenia członu róźniczkowego D

PID_Tv - parametr anti wind-up;
                              nieaktywny jeśli mniejszy od zera
void PID_init(PID_type* pid, float _PID_Tp, float _PID_K, float _PID_Ti,
float _PID_Td, float _PID_Tv)
     pid->Tp = PID Tp;
     pid->K = _PID_K;
     pid->Ti = PID_Ti;
pid->Td = PID_Td;
pid->Tv = PID_Tv;
     pid->u i past = 0.0;
     pid->u w past = 0.0;
     pid->u past = 0.0;
     pid->e past = 0.0;
}
```

Funkcja PID_get_control() implementuje regulator PID wedle wzorów podanych na początku tej sekcji.

```
Wyznaczenie nowej wartości sterowania regulatora PID
          - wskaźnik na strukturę regulatora
           - uchyb regulacji
          - maksymalna wartość sterowania
   u min - minimalna wartość sterowania
float PID get control (PID type* pid, float e, float u max, float u min)
    float u p = 0; // skladowa sterowania od P
    float u i = 0; // skladowa sterowania od I
    float u d = 0; // skladowa sterowania od D
    // Źródło poniższych wzorów: wzory (2) ze skryptu
    // składowa P równa iloczynowi wzmocnienia K i uchybu sterowania
   u_p = pid->K * e;
    // składowa I powiększana co krok o K*Tp*(e past+e)/2/Ti
   u i = pid->u i past + pid->K*pid->Tp*(pid->e past + e)/2/pid->Ti;
    // anti wind-up, aktywny jeśli Tv>0;
    // składowa I powiększana dodatkowo co krok o Tp*(u w past-u past)/Tv
    // Źródło: wzór ze skryptu, str. 87
    if( pid->Tv > 0.0 )
       u i += pid->Tp*(pid->u w past - pid->u past)/pid->Tv;
    // składowa D równa K*Td*(e-e past)/Tp
    u_d = pid-K*pid-Td*(e - pid-e_past)/pid-Tp;
    // wartość sterowania równa sumie składowych;
    // Źródło: wzór (1) ze skryptu
   pid->u past = u p + u i + u d;
   pid->u w past = pid->u past;
    // nałożenie ograniczeń sterowanie
    if( pid->u w past > u max )
       pid->u_w_past = u_max;
    if( pid->u_w_past < u_min )</pre>
       pid->u_w_past= u_min;
    // u_w_past jest ograniczonym u_past -
    // u_w_past to sterowanie przekazane do obiektu
   pid->u_i_past = u_i;
   pid->e_past = e;
   return ( pid->u w past );
}
```

Plik konfiguracyjny PID_data.h pojedynczego regulatora zawiera parametry takie jak:

- Okres próbkowania
- Parametr anti wind-up
- Wzmocnienie krytyczne i odpowiadający mu okres oscylacji wyznaczone metodą Zieglera-Nicholsa
- Pierwszy wariant nastaw regulatora PID wg. tabelki Zieglera-Nicholsa
- Drugi wariant nastaw regulatora PID dobranych metodą inżynierską

Plik ten załączany jest przykładowo do pliku main.c

```
#ifndef PID DATA H
#define PID DATA H
#include <inttypes.h>
//Parametry regulatora PID
// okres próbkowania
#define PID Tp (1/20.0)
// parametr anti-winding
#define PID Tv -8.0f
//parametry regulatora PID wyznaczone metodą Zieglera-Nicholsa
// Wzmocnienie krytyczne
#define PID Kk 30.0f
// Okres oscylacji
#define PID Tu (8*PID Tp)
#define PID K (0.6*PID Kk)
#define PID Ti (0.5*PID Tu)
#define PID Td (0.12*PID Tu)
//parametry regulatora PID wyznaczone metodą inżynierską
#define PID K 15.00f
#define PID Ti 3.5f
#define PID Td 0.040f
#endif
```

Implementacja regulatora DMC:

Algorytm DMC jest jednym z najpopularniejszych algorytmów regulacji predykcyjnej W poniższym opisie założono, że czytelnikowi znane jest zagadnienie regulacji predykcyjnej zrealizowanej na przykładzie regulatora DMC, toteż pominięto opis teoretyczny, co pozwala przejść bezpośrednio do przydatnych w implementacji równań.

Poszczególne macierze tworzone są na podstawie wektora s odpowiedzi skokowej obiektu:

• Macierz współczynników odpowiedzi skokowej M:

$$M = \begin{bmatrix} s_1 & 0 & \cdots & 0 \\ s_2 & s_1 & \cdots & 0 \\ \vdots & \vdots & \ddots & \vdots \\ s_N & s_{N-1} & \cdots & s_{N-N_u+1} \end{bmatrix}_{N \times N_u}$$

Macierz służąca do wyznaczenia trajektorii swobodnej Yo(k) - M^P:

$$M^{P} = \begin{bmatrix} s_{2} - s_{1} & s_{3} - s_{2} & \cdots & s_{D} - s_{D-1} \\ s_{3} - s_{1} & s_{4} - s_{2} & \cdots & s_{D+1} - s_{D-1} \\ \vdots & \vdots & \ddots & \vdots \\ s_{N+1} - s_{1} & s_{N+2} - s_{2} & \cdots & s_{N+D-1} - s_{D-1} \end{bmatrix}_{Nx(D-1)}$$

Pozostałe macierze:

• Wektor przeszłych zmian sterowania ΔU^P :

$$\Delta U^{P}(k) = \begin{bmatrix} \Delta u(k-1) \\ \vdots \\ \Delta u(k-(D-1)) \end{bmatrix}_{(D-1)x1}$$

• Macierz współczynników zmian sterowania *K*:

$$K = [M^T M + \lambda I]^{-1} M^T = \begin{bmatrix} \overline{K}_1 \\ \overline{K}_2 \\ \vdots \\ \overline{K}_{N_U} \end{bmatrix} = \begin{bmatrix} K_{1,1} & K_{1,2} & \cdots & K_{1,N} \\ K_{2,1} & K_{2,2} & \dots & K_{2,N} \\ \vdots & \vdots & \ddots & \vdots \\ K_{N_U,1} & K_{N_U,2} & \dots & K_{N_U,N} \end{bmatrix}_{N_U \times N_U}$$

Aby móc wyznaczać kolejne wartości sterowania potrzebne są następujące przekształcenia:

$$u(k|k) = u(k-1) + \Delta u(k|k) = u(k-1) + \overline{K}_1[Y^{ZAD}(k) - Y^0(k)]$$

$$= u(k-1) + \overline{K}_1[Y^{ZAD}(k) - Y(k) - M^P \Delta U^P(k)]$$

$$= u(k-1) + \overline{K}_1[Y^{ZAD}(k) - Y(k)] - \overline{K}_1M^P \Delta U^P(k)$$

$$= u(k-1) + \sum_{l=1}^{N} K_{1,l}(Y^{ZAD}(k) - Y(k)) - \overline{K}_1M^P \Delta U^P(k)$$

Po podstawieniu:

$$e(k) = y^{ZAD}(k) - y(k),$$

$$K_e = \overline{\sum_{i=1}^{N} K_{1,i}},$$

$$K_{IJ} = \overline{K}_1 M^P$$

otrzymano równanie:

$$u(k|k) = u(k-1) + K_e e(k) - K_u \Delta U^P(k)$$

Po uwzględnieniu ograniczeń wartości sterowania otrzymujemy finalnie:

$$u(k) = u(k|k) = u(k-1) + K_e e(k) - K_u \Delta U^P(k)$$

Gdzie:

 K_e to suma pierwszego wiersza macierzy K, K_u to iloczyn pierwszego wiersza macierzy K i \boldsymbol{M}^P

Taka postać równania przy wykorzystaniu biblioteki obsługującej operacje na wektorach pozwala na implementację regulatora DMC w języku C.

Plik nagłówkowy DMC.h deklaruje bibliotekę zawierającą:

- Strukturę parametrów regulatora DMC_type
- Funkcję DMC init() inicjującą strukturę
- Funkcję DMC_get_control() wyznaczającą kolejne wartości sterowania

Więcej informacji zawarto w komentarzach w listingu kodu na limonkowym tle poniżej.

```
#ifndef DMC H
#define DMC H
* Plik: DMC.h
* Opis: Biblio
            Biblioteka implementująca regulator DMC.
            Parametry regulatora wyznaczane przy pomocy dedykowanych
            skryptów Matlaba.
             Do wyznaczenia parametrów wymagana jest znana odpowiedź
             skokowa.
             Skrypty: "DMC init.m", "DMC script.m", "exporter.m"
#include <inttypes.h>
typedef struct
   float * delta_u_past; // wektor przeszłych zmian sterowania
                      // wartość sterowania
}DMC type;
   Inicjacja struktury regulatora DMC
   dmc - wskaźnik na strukturę regulatora
            - długość horyzontu dynamiki
   D
   u initial - początkowa wartość wyjścia regulatora DMC
void DMC init(DMC type*, uint8 t, float, float*, float);
   Wyznaczenie nowej wartości sterowania
   dmc - wskaźnik na strukturę regulatora
            - bieżący uchyb sterowania
   u_max
u_min
            - maksymalna wartość sterowania
            - minimalna wartość sterowania
float DMC get control(DMC type*, float, float, float);
#endif
```

Plik źródłowy DMC.c definiuje funkcje biblioteczne regulatora DMC:

- DMC init()
- DMC_get_control()

Dokładne opisy funkcji zawarte w listingu kodu na limonkowym tle.

```
#include "mat lib.h"
#include "DMC.h"
#include <stdlib.h>
#include <string.h>
* Plik:
              DMC.c
* Opis:
              Biblioteka implementująca regulator DMC.
              Parametry regulatora wyznaczane przy
               pomocy dedykowanych skryptów Matlaba.
               Do wyznaczenia parametrów wymagana jest
               znana odpowiedź skokowa.
               Skrypty: "DMC init.m", "DMC script.m", "exporter.m"
    Inicjacja struktury regulatora DMC
         - wskaźnik na strukturę regulatora
   dmc
              - długość horyzontu dynamiki
    D
               - suma pierwszego wiersza macierzy K
    Ke
              - iloczyn macierzowy pierwszego wiersza K i Mp
    Ku
    u initial – początkowa wartość wyjścia regulatora DMC
void DMC init(DMC type* dmc, uint8 t D, float Ke, float* Ku, float
u initial)
{
   uint8 t n=0;
    dmc->D = D;
    dmc->Ke = Ke;
    // alokacja pamięci dla wektora współczynników regulatora DMC
    dmc->Ku = malloc(sizeof(float)*(dmc->D-1));
    // alokacja pamięci dla wektora przeszłych zmian sterowania
    dmc->delta u past = malloc(sizeof(float)*(dmc->D-1));
   dmc \rightarrow u = u initial;
    // przekopiowanie wektora do zaalokowanego obszaru pamięci
   memcpy(dmc->Ku, Ku, sizeof(float)*(dmc->D-1));
    // wyzerowanie poprzednich wartosci zmian sterowawnia
    for (n=0;n<(dmc->D-1);n++)
        dmc->delta_u_past[n] = 0.0;
```

Funkcja DMC_get_control() implementuje regulator DMC oparty na wzorach podanych na początku tej sekcji.

```
Wyznaczenie nowej wartości sterowania
              - wskaźnik na strukturę regulatora
               - bieżący uchyb sterowania
   u max
               - maksymalna wartość sterowania
   u min
               - minimalna wartość sterowania
float DMC get control (DMC type* dmc, float e, float u max, float u min)
   float delta u;
   float tmp;
    float * new delta u past;
   new delta u past = malloc(sizeof(float)*(dmc->D-1));
    // Równanie regulatora DMC
    // u(k) = u(k-1) + Ke*e(k) - Ku*deltaUp(k)
    // Źródło: wzór u(k|k), str. 90 skryptu do projektu 1 SMS
    // iloczyn wektorów współczynników Ku i
    // przeszłych zmian sterowania delta u past
   mat mul(dmc->Ku, 1, dmc->D-1, dmc->delta u past, dmc->D-1, 1, &tmp);
    // wyznaczenie nowej zmiany sterowania
    delta u = dmc->Ke*e - tmp;
    // wyznaczenie nowej wartości sterowania
    tmp = dmc -> u + delta_u;
    // nałożenie ograniczeń na sterowanie
    if(tmp > u max)
       tmp = u max;
    else if(tmp < u min)</pre>
       tmp = u min;
    // przekazanie do regulatora ograniczonej zmiany sterowania
    delta_u = tmp - dmc->u;
    dmc->u = tmp;
    // przesunięcie wektora przeszłych zmian sterowania o
    // jeden krok w tył i
    // wstawienie bieżącej zmiany sterowania na początek
   mat move down(dmc->delta u past, dmc->D-1, 1, delta u,
new_delta_u_past);
    // zastąpienie przeszłego wektora nowym
    free(dmc->delta u past);
   dmc->delta u past = new delta u past;
   return dmc->u;
}
```

Wektory wykorzystywane w implementacji regulatora DMC wyznaczono przy pomocy poniższych skryptów Matlaba.

Skrypt DMC_script.m:

- ładuje do środowiska wyznaczony wcześniej znormalizowany wektor odpowiedzi skokowej,
- definiuje zmienne określające parametry regulatora (D, N, Nu, lambda),
- wywołuje skrypt DMC_init.m wyznaczający macierze regulatora DMC,
- wylicza wektor Ku oraz skalar Ke,
- finalnie wywołuje skrypt exporter.m generujący plik nagłówkowy DMC_data.h załączany do projektu

```
% Plik:
               DMC script.m
% Opis:
              Skrypt wyliczający parametry regulatora DMC
                przeznaczonego do uruchomienia w systemie wbudowanym
% Załadowanie odpowiedzi skokowej obiektu
load('s D44.mat')
% Założone parametry regulatora
D = length(s); % horyzont dynamiki
N=5; % horyzont predykcji
Nu=1; % horyzont sterowania
lambda = 0.1 % kara za zmienność sterowania
run('DMC init.m');
Ke = sum(K(1,:));
Ku = K(1,:)*Mp;
% wyeksportowanie wyznaczonych parametrów do
%pliku nagłówkowego zgodnego ze standardem języka C
run('exporter.m');
```

Skrypt DMC_init.m wyznacza macierze M i Mp regulatora zgodnie ze wzorami podanymi na początku tej sekcji.

```
% Plik:
                DMC init.m
                Skrypt wyliczajacy parametry regulatora DMC
% Opis:
% Wyznaczenie macierzy M
M = zeros(D,D);
for kNu=1:Nu
   M(kNu:N,kNu) = s(1:(N+1-kNu));
end
% Wyznaczenie macierzy Mp
Mp = ones(D,D-1)*s(end);
for kD=1:D-1
   Mp(1:(N-kD), kD) = s((kD+1):(N))';
Mp = Mp - ones(D,1)*s(1:end-1);
fi = eye(D);
LAMBDA = lambda*eye(D);
% Wyznaczenie macierzy K
K = inv((M')*M+LAMBDA)*(M');
```

Skrypt eksporter.m generuje plik nagłówkowy DMC_data.h zgodny ze standardem języka C. Umieszcza w pliku:

- Wartości horyzontów(informacyjnie) typ uint8_t,
- Parametr lambda(informacyjnie) typ float,
- Skalar Ke typ float,
- Wektor Ku tablica float

```
% Plik:
               exporter.m
               Skrypt eksportujący wyliczone parametry regulatora DMC do
% Opis:
               postaci zgodnej ze standardem języka C
% powstanie plik "DMC data.h" w folderze Inc
fileID = fopen('.../.../Inc/DMC data.h','w');
fprintf(fileID,'#ifndef DMC DATA H\n#define DMC DATA H\n\n');
fprintf(fileID,'#include <inttypes.h>\n\n', D);
fprintf(fileID,'//Parametry regulatora DMC\n', D);
fprintf(fileID,'uint8 t DMC D = d; n', D;
fprintf(fileID, 'uint8 t DMC N = %d; \n', N);
fprintf(fileID, 'uint8 t DMC Nu = %d; \n', Nu);
fprintf(fileID,'float DMC lambda = %f;\n\n', lambda);
fprintf(fileID,'// Przeliczone wartosci do sterowania DMC\n', D);
fprintf(fileID,'float DMC_Ke = %f;\n\n', Ke);
fprintf(fileID,'float DMC_Ku[] =\n{\n');
fprintf(fileID,' %f, n', Ku)
fprintf(fileID,'); \n\n');
fprintf(fileID,'#endif\n');
fclose(fileID);
```

Przykładowy plik nagłówkowy DMC_data.h wygenerowany skryptem exporter.m dla horyzontów dynamiki równym 44, predykcji 5, a sterowania 1 oraz lambda równym 0.1.

Zastosowana implementacja regulatora DMC z wykorzystaniem skryptów Matlaba automatycznie generującymi plik z konfiguracją regulatora pozwala na sprawne wyznaczenie nastaw regulatora DMC spełniających założenia jakości regulacji.

Wykorzystanie bibliotek regulatorów PID i DMC sprowadza się do:

- zdefiniowania struktury DMC_type lub PID_type jako globalne,
- wywołania funkcji DMC_init() lub PID_init() ze stosownymi parametrami,
- cyklicznego wywoływania funkcji DMC_get_control() lub PID_get_control() ze stosownymi parametrami w celu sterowania obiektu

Poniżej skrócona implementacja bibliotek regulatorów.

```
* File Name
                     : main.c
* File Name : main.c

* Description : Main program body
#include "DMC data.h"
#include "PID_data.h"
#include "DMC.h"
#include "PID.h"
// DMC structure
DMC type dmc;
// PID structure
PID type pid;
. . .
int main (void)
    . . .
    // inicjacja struktury regulatora DMC
    DMC_init(&dmc, DMC_D, DMC_Ke, DMC_Ku, y_zad);
    // inicjacja struktury regulatora PID
    PID init(&pid, PID Tp, PID K, PID Ti, PID Td, PID Tv);
    while(1)
}
```

```
void HAL TIM PeriodElapsedCallback(TIM HandleTypeDef *htim)
    if(htim->Instance == TIM2) // TIM2 set to 20Hz
        static float y = 0.0f;
       static float u = 0.0f;
        float e = 0;
       y = (input-2048.0f); // przejście z 0 - 4095 do -2048 - 2047
                            // uchyb sterowania
        e = y zad-y;
       u = PID get control(&pid, e, 2047, -2048); // nowe sterowanie PID
        //u = DMC get control(&dmc, e, 2047, -2048); // nowe sterowanie DMC
        // ograniczenia sterowania
        if(u < -2048.0f) u = -2048.0f;
        if(u > 2047.0f) u = 2047.0f;
       output = u+2048.0f; // przejście z -2048 - 2047 do 0 - 4095
       updateControlSignalValue(output);
        // synteza danych przesyłanych do komputera
        sprintf(text, "U=%+8.2f;Y=%+8.2f;Yzad=%+8.2f;\n\r", u, y, y zad);
        //BSP LCD DisplayStringAtLine(4, (uint8 t*)text);
        while(HAL UART GetState(&huart) == HAL UART STATE BUSY TX);
        if(HAL UART Transmit IT(&huart, (uint8 t*)text, 40)!= HAL OK)
           Error Handler();
        }
   }
}
```