

Tabelas-verdade

Multiplexador

S	D1	D0	Y
0	0	0	0
0	0	1	1
1	0	0	0
1	0	1	0



S	Y
0	D0
1	D1

Decodificador

S1	S0	D0	D1	D2	D3
0	0	1	0	0	X
0	1	0	1	0	X
1	0	0	0	1	X
1	1	X	X	X	X