

# Rapport de projet tutoré : Développement d'un System-On-Chip open-source

DUZAN Luc      LONGO Mathieu      FARACHE Gabriel  
MICHAUD Clément

20 janvier 2012

# Table des matières

<b>1</b>	<b>FPGA et outils de conception actuel d’ASIC</b>	<b>3</b>
1.1	FPGA et ASIC . . . . .	3
1.2	Langages de description Verilog et VHDL . . . . .	3
1.3	Le monde de l’open source et son avancement sur les FPGA . . .	5
<b>2</b>	<b>L’adaptation de MilkyMist sur la Nexys3</b>	<b>6</b>
2.1	Portabilité d’une architecture matériel . . . . .	6
2.2	Adapter le système logiciel associé . . . . .	6
2.3	The reconfigurable hardware . . . . .	6

# Introduction

## Chapitre 1

# FPGA et outils de conception actuel d'ASIC

### 1.1 FPGA et ASIC

### 1.2 Langages de description Verilog et VHDL

A FAIRE

### **1.3 Le monde de l'open source et son avancement sur les FPGA**

A FAIRE

## Chapitre 2

# L'adaptation de MilkyMist sur la Nexys3

### 2.1 Portabilité d'une architecture matériel



A FAIRE

## 2.2 Adapter le système logiciel associé

A FAIRE

## 2.3 Reconfiguration du materiel à la volée

A FAIRE

# Conclusion