```
%0:
                                                                         br label %1
                                                           %1:
                                                            %2 = phi i64 [0, %0], [%20, %19]
                                                            br label %3
               %3:
               3:
               %4 = phi i64 [ 0, %1 ], [ %17, %16 ]
                \%5 = \text{getelementptr inbounds} [32 \times [128 \times \text{float}]], [32 \times [128 \times \text{float}]] * @C,
               ... i64 0, i64 %2, i64 %4
               store float 0.000000e+00, float* %5, align 4, !tbaa !3
                br label %6
%6:
6:
%7 = phi i64 [ 0, %3 ], [ %14, %6 ]
\%8 = \text{phi float} [0.0000000e+00, \%3], [\%13, \%6]
\%9 = \text{getelementptr inbounds} [32 \times [64 \times \text{float}]], [32 \times [64 \times \text{float}]] * @A,
... i64 0, i64 %2, i64 %7
%10 = load float, float* %9, align 4, !tbaa !3
%11 = getelementptr inbounds [64 x [128 x float]], [64 x [128 x float]]* @B,
... i64 0, i64 %7, i64 %4
%12 = load float, float* %11, align 4, !tbaa !3
%13 = call float @llvm.fmuladd.f32(float %10, float %12, float %8)
%14 = add nuw nsw i64 %7, 1
%15 = icmp eq i64 %14, 64
br i1 %15, label %16, label %6, !llvm.loop !7
                                                             F
                                              %16:
                                              16:
                                               store float %13, float* %5, align 4, !tbaa !3
                                               %17 = add nuw nsw i64 \%4, 1
                                               %18 = icmp eq i64 %17, 128
                                              br i1 %18, label %19, label %3, !llvm.loop !10
                                                %19:
                                                 %20 = add nuw nsw i64 %2, 1
                                                 %21 = icmp eq i64 %20, 32
                                                 br i1 %21, label %22, label %1, !llvm.loop !11
                                                       %22:
                                                       22:
                                                       ret i32 0
                                                  CFG for 'main' function
```