Beruflicher Werdegang	
Ausbildung	
09/2009 – 07/2013	Bachelor of Sience in Elektrotechnik mit Vertiefungsrichtung in Informationstechnologien für Software Engineering - Zürcher Hochschule für Angewandte Wissenschaft
08/2006 – 08/2009  Studium-Projekterfahrung	Lehre als Elektromonteur mit Berufsmaturität
09/2009 - 07/2013  Berufs-Erfahrung	<ul> <li>Projekte im Verlauf des Studiums         <ul> <li>Bachelorarbeit 2013: Algorithmen zur Verkleinerung/ Vergrösserung von Bildinformationen</li> <li>Projektarbeit 2012: Auslesung von Kamerainformationen über Zwischenverarbeitung auf einem FPGA-Board im Speicher bis zur Displayausgabe</li> <li>Elektrotechnik Projekt 2011/2012: Ultraschall Distanz/ Geschwindigkeitsmessung mit MSP430</li> <li>Digitaltechnik Projekt 2010: Zeit/ Datum/ Koordinatenanzeige auf FPGA-Board</li> <li>Messtechnik Projekt 2010: Messabläufe grafisch durchführen in LabVIEW</li> </ul> </li> </ul>
07/2012 - 09/2012	Möschinger AG, Weinfelden TG  Arbeit in Haushalten und Industrie (jeweils in Semesterferien)  - Telekommunikationsanlagen  - Umbauten  - Neubauten

07/2011 - 08/2011

ETAVIS Grossenbacher AG, Wil SG

Arbeit im Ladenbau - Starkstrom

- Telefon/ EDV

02/2010 - 07/2011 Bingesser Huber Elektro AG, Eschlikon TG

Arbeit in Haushalten und Industrie (jeweils in Semesterferien)

- Starkstrom
- Telefon/ EDV/ TV
- Photovoltaik

08/2006 - 08/2009 Elektro Zweifel & Co. AG, Kirchberg

Arbeit in Haushalten und Industrie

- Aufbau und Verdrahtung von Maschinensteuerungen
- Starkstrom
- Telefon/ EDV/ TV
- Behebung elektrische Störungen

## **Aktuelle Arbeit**

·	
09/2013 – zurzeit	VAT Vakuumventile AG, Haag SG
	Arbeit als Software Entwickler & Tester
	- Steigerung der Software Qualität
	- Praxistests von Ventilen
	<ul> <li>Schulung von Servicemitarbeitern</li> </ul>
Fachkenntnisse	
С	Sehr gute Kenntnisse
	- MSP430 mehrfach in Projekten (Code Composer Studio v4)
	- Anwendungen von ADC, UART, Timern
	<ul> <li>Entwicklung Software Test und Testumgebung in CVI</li> </ul>
VHDL	Gute Kenntnisse
	- Zusätzlich in Mikroelektronik (strukturiertes VHDL erlernt)
	<ul> <li>Programmierung in Quartus (mit Timing Constrains)</li> </ul>
	- Simulation in Modelsim
	<ul> <li>DSP Builder als Analysetool</li> </ul>
	<ul> <li>Anwendungsaufgaben im MAS I 9 Studiengang</li> </ul>
Embedded SW-Bereich	Gute Kenntnisse
	<ul> <li>Anwendung in CIP-Tool von Hugo Fierz</li> </ul>
	<ul> <li>Entwicklungsmethoden für Embedded Systeme</li> </ul>
C#	Mittlere Kenntnisse
	- Bearbeitung der Projektarbeit im MAS I 9 Studiengang
Assembler	Mittlere Kenntnisse
	- Praktika auf CT-Bus (8086)
	<ul> <li>Modul im MAS I 9 Studiengangs</li> </ul>
Matlab (Simulink)	Mittlere Kenntnisse
	<ul> <li>Gebrauch f ür digitale Signalverarbeitung</li> </ul>
	- In Verbindung mit Simulink verwendet in Regelungstechnik
Java	Mittlere Kenntnisse
	<ul> <li>Modul im Bachelor Studiengang</li> </ul>
	- Modul im MAS I 9 Studiengang
LabVIEW	Mittlere Kenntnisse
	<ul> <li>EtherCAT Funktionalitäten von Ackermann in Software</li> </ul>
	Tests eingebunden
TCP/ IP	Basiskenntnisse
	- Praktika in Kommunikationstechnik